

Digitaltechnik & Rechnersysteme

KV-Minimierung

Martin Kumm



WiSe 2025/2026

Was bisher geschah...



- Symbolische Darstellung durch Gatter-Symbole
- Boolesche Gesetze

Gesetze der Booleschen Algebra



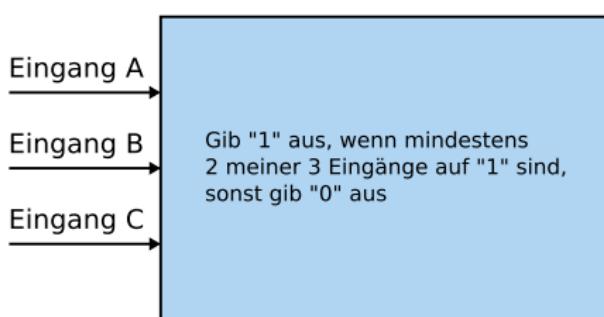
	Disjunktives Gesetz	Konjunktives Gesetz
Identität	$x + 0 = x$	$x \cdot 1 = x$
Eins/Null	$x + 1 = 1$	$x \cdot 0 = 0$
Idempotenz	$x + x = x$	$x \cdot x = x$
Involution	$\overline{\overline{x}} = x$	
Komplement	$x + \overline{x} = 1$	$x \cdot \overline{x} = 0$
Kommutativität	$x + y = y + x$	$x \cdot y = y \cdot x$
Assoziativität	$(x+y)+z = x+(y+z)$	$(x \cdot y) \cdot z = x \cdot (y \cdot z)$
Distributivität	$x \cdot y + x \cdot z = x \cdot (y + z)$	$(x + y) \cdot (x + z) = x + y \cdot z$
De Morgan	$\overline{(x+y)} = \overline{x} \cdot \overline{y}$	$\overline{(x \cdot y)} = \overline{x} + \overline{y}$
De Morgan (gen.)	$(x_1 + \dots + x_n) = \overline{x_1} \cdot \dots \cdot \overline{x_n}$	$(x_1 \cdot \dots \cdot x_n) = \overline{x_1} + \dots + \overline{x_n}$
Absorption 1	$x + x \cdot y = x$	$x \cdot (x + y) = x$
Absorption 2	$x + \overline{x} \cdot y = x + y$	$x \cdot (\overline{x} + y) = x \cdot y$
Konsensus	$xy + \overline{x}z + yz = xy + \overline{x}z$	$(x + y)(\overline{x} + z)(y + z) = (x + y)(\overline{x} + z)$

Rückblick: Schaltfunktion aus Tabelle

AI

Angewandte Informatik

Beispiel



A	B	C		Y
0	0	0		0
0	0	1		0
0	1	0		0
0	1	1		1
1	0	0		0
1	0	1		1
1	1	0		1
1	1	1		1

$\bar{A}BC$ $\bar{A}\bar{B}C$ $A\bar{B}\bar{C}$ ABC

KDNF (Minterme ODER verknüpft):

$$\Rightarrow Y = \bar{A}BC + A\bar{B}C + AB\bar{C} + ABC$$

Beispiel: Vereinfachung Schaltfunktion

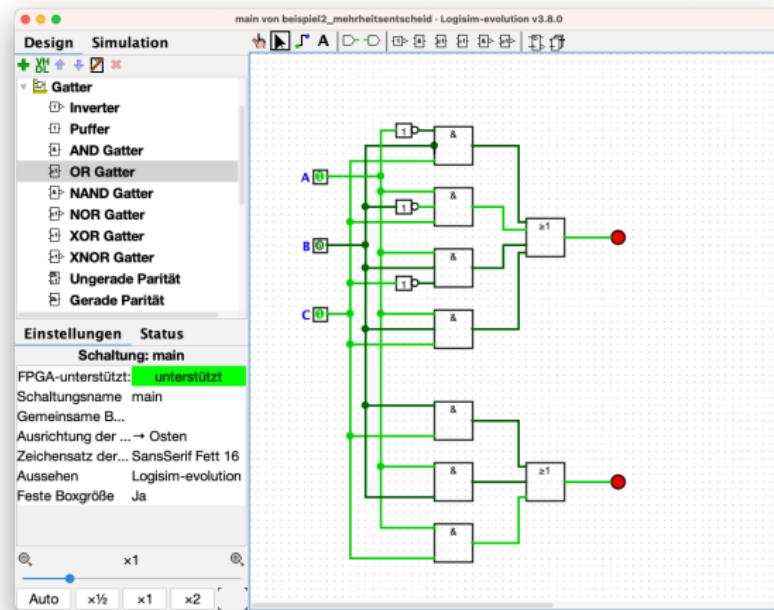
Vereinfachung mit Hilfe der Booleschen Algebra:

$$\begin{aligned} Y &= \overline{A}BC + A\overline{B}C + ABC\overline{C} + ABC \\ &= (\overline{A} + A)BC + A\overline{B}C + ABC\overline{C} \\ &= BC + A\overline{B}C + ABC\overline{C} \\ &= (B + A\overline{B})C + ABC\overline{C} \\ &= (B + A)C + ABC\overline{C} \\ &= BC + AC + AB\overline{C} \\ &= B(C + A\overline{C}) + AC \\ &= B(C + A) + AC \\ &= BC + AB + AC \end{aligned}$$

A	B	C		Y
0	0	0		0
0	0	1		0
0	1	0		0
0	1	1		1
1	0	0		0
1	0	1		1
1	1	0		1
1	1	1		111

BC *AC* *AB* *BC, AB, AC*

Überprüfung durch Simulation



Logiksimulation des vereinfachten Schaltnetzes mit *LogiSim evolution*

<https://github.com/logisim-evolution/logisim-evolution>

Übungsmaterial Boolesche Algebra



Algebra Solver

KMap Solver

Quiz

Boolean Algebra Simplifier

 $\overline{ABC} + A\overline{B}C + A\overline{B}\overline{C} + ABC$

Go

[Random](#) [Share](#)

◀ ▶ Help: Press 'I' to insert a Not

Solution: $CB + AB + AC$

Steps

Start

 $\overline{ABC} + A\overline{B}C + A\overline{B}\overline{C} + ABC$ Apply the Distributive Law: $AB + AC = A(B + C)$
 $BC(\overline{A} + A) + A\overline{B}C + A\overline{B}\overline{C}$ Apply the Complement Law: $A + \overline{A} = 1$
 $BC1 + A\overline{B}C + A\overline{B}\overline{C}$ Apply the Identity Law: $A1 = A$
 $BC + ABC + ABC$ Apply the Distributive Law: $AB + AC = A(B + C)$
 $C(A + B) + ABC$ Apply the Absorption Law: $\overline{AB} + A = B + A$
 $C(A + B) + A\overline{B}C$ Apply: Distribution
 $CA + CB + A\overline{B}C$ Apply the Distributive Law: $AB + AC = A(B + C)$
 $CB + A(B\overline{C} + C)$ Apply the Absorption Law: $\overline{AB} + A = B + A$
 $CB + A(B + C)$ Apply: Distribution
 $CB + AB + AC$

Unter

www.boolean-algebra.com

finden Sie ein Werkzeug zum
Lösen Boolescher Ausdrücke

Mit nachvollziehbarem
Lösungsweg, Wahrheitstabelle,
KV-Diagramm!

Inhalte



1 Wrap-Up

2 Abgeleitete Operatoren

3 Normalformen

4 KV-Diagramme

Nicht-UND-Operator / NAND

Funktionsweise: Das Ergebnis des Nicht-UND-Operators ist genau dann 0 wenn alle Eingänge 1 sind, ansonsten ist das Ergebnis 1.

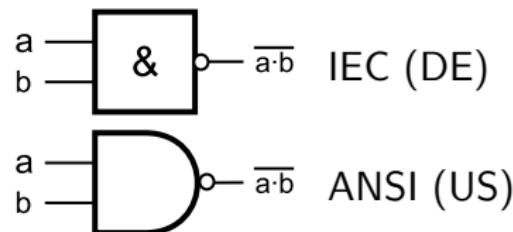
Die Schaltungsrealisierung wird als Nicht-UND-Gatter oder NAND-Gate bezeichnet.

Boolescher Ausdruck: $y = \overline{a \cdot b}$ (alt. $y = \overline{a} \wedge \overline{b}$)

Wahrheitstabelle:

a	b	$\overline{a \cdot b}$
0	0	1
0	1	1
1	0	1
1	1	0

Schaltsymbole:



Nicht-ODER-Operator / NOR

Funktionsweise: Das Ergebnis des Nicht-ODER-Operators ist genau dann 0 wenn **mindestens ein** Eingang 1 ist, ansonsten ist das Ergebnis 1.

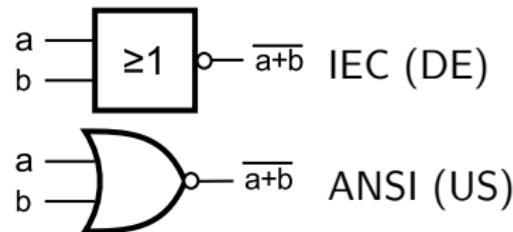
Die Schaltungsrealisierung wird als Nicht-ODER-Gatter oder NOR-Gate bezeichnet.

Boolescher Ausdruck: $y = \overline{a + b}$ (alt. $y = \overline{a} \vee \overline{b}$)

Wahrheitstabelle:

a	b	$\overline{a + b}$
0	0	1
0	1	0
1	0	0
1	1	0

Schaltsymbole:



Exklusiv-ODER (XOR) / Kontravalenz

Funktionsweise: Das Ergebnis des Exklusiv-ODER-Operators ist genau dann 1 wenn eine ungeradzahlige Anzahl an Eingängen 1 ist.

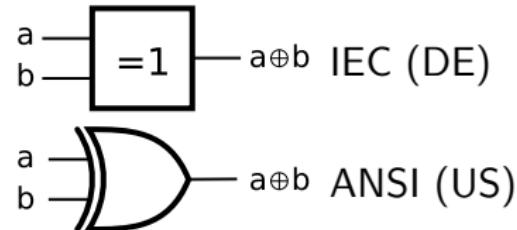
Die Schaltungsrealisierung wird als Exklusiv-ODER-Gatter oder Exclusive-OR-Gate, kurz XOR-Gate bezeichnet.

$$\text{Boolescher Ausdruck: } y = a \oplus b = a\bar{b} + \bar{a}b$$

Wahrheitstabelle:

a	b	$a \oplus b$
0	0	0
0	1	1
1	0	1
1	1	0

Schaltsymbole:



XOR-Rechenregeln



Identität, 1/0-Element

$$x \oplus 0 = x \quad x \oplus 1 = \bar{x}$$

$$x \oplus x = 0$$

Kommutativität (Vertauschung)

$$x \oplus y = y \oplus x$$

Assoziativität (Verbindung)

$$(x \oplus y) \oplus z = x \oplus (y \oplus z) = x \oplus y \oplus z$$

Distributivität (Verteilung)

$$x \cdot (y \oplus z) = x \cdot y \oplus x \cdot z$$

Äquivalenz

Funktionsweise: Das Ergebnis des Äquivalenz-Operators ist genau dann 1 wenn alle Eingänge gleich sind.

Die Äquivalenz entspricht dem negierten XOR-Operator.

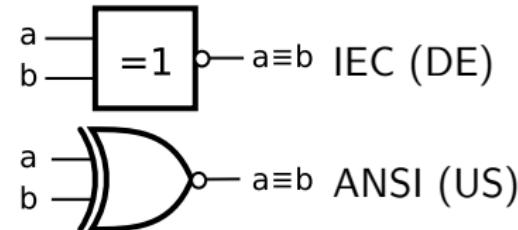
Die Schaltungsrealisierung wird als Exklusiv-Nicht-ODER-Gatter oder Exclusive-NOR-Gate, kurz XNOR-Gate bezeichnet.

Boolescher Ausdruck: $y = a \equiv b = \overline{a \oplus b} = \overline{a} \overline{b} + ab$

Wahrheitstabelle:

a	b	$a \equiv b$
0	0	1
0	1	0
1	0	0
1	1	1

Schaltsymbole:



Umrechnung in Normalformen



Umsetzung allgemeiner Formen in kanonische Normalformen

Erweiterung bei Konjunktionen: $x + \bar{x} = 1$

Erweiterung bei Disjunktionen: $x \cdot \bar{x} = 0$

Beispiel (zu Konjunktionen):

$$y = \bar{a} + bc \quad \leftarrow \text{Erweitern mit den fehlenden Variablen}$$

Lösung:

$$\begin{aligned} y &= \bar{a} \cdot (b + \bar{b}) \cdot (c + \bar{c}) + (a + \bar{a}) \cdot bc \\ &= (\bar{a}b + \bar{a}\bar{b}) \cdot (c + \bar{c}) + abc + \bar{a}bc \\ &= \bar{a}bc + \bar{a}b\bar{c} + \bar{a}\bar{b}c + \bar{a}\bar{b}\bar{c} + abc + \bar{a}bc \quad \leftarrow \text{identisch} \\ &= \bar{a}bc + \bar{a}b\bar{c} + \bar{a}\bar{b}c + \bar{a}\bar{b}\bar{c} + abc \quad \leftarrow \text{KDNF} \end{aligned}$$

Vorlesungsaufgabe



Ermitteln Sie **kanonische** DNF für die folgenden Funktionen:

$$f(a, b, c) = bc + ab\bar{c}$$

$$g(a, b, c) = ab + \bar{a}bc$$

NAND/NOR Umformung



Eine wichtige Art der Realisierung ist die Darstellung über NAND und NOR Verknüpfungen, da diese funktional vollständige Systeme bilden und häufig die einfachste Art der Verknüpfung darstellen.

Gegeben ist y in DNF (OR/AND Form)

$$y = abc + \bar{a}b\bar{c} + \bar{a}\bar{b}c$$

Gesucht: NAND/NAND Form

Nach doppelter Negation und Auflösung der inneren Negation:

$$y = \overline{\overline{abc} + \overline{\bar{a}b\bar{c}} + \overline{\bar{a}\bar{b}c}} = \overline{\overline{abc}} \cdot \overline{\overline{\bar{a}b\bar{c}}} \cdot \overline{\overline{\bar{a}\bar{b}c}}$$

Analog lässt sich die NOR/NOR Form aus der KNF bestimmen.

Minimierung in Wahrheitstabellen

AI

Angewandte Informatik

Minimierung in Wahrheitstabellen oft schwer zu erkennen:

x_1	x_0	$f_1(x_1, x_0)$
0	0	0
0	1	0
1	0	$1 \leftarrow x_1 \bar{x}_0$
1	1	$1 \leftarrow x_1 x_0$

x_1	x_0	$f_2(x_1, x_0)$
0	0	0
0	1	$1 \leftarrow \bar{x}_1 x_0$
1	0	0
1	1	$1 \leftarrow x_1 x_0$

$$\begin{aligned}f_1(x_1, x_0) &= x_1 \bar{x}_0 + x_1 x_0 \\&= x_1(\bar{x}_0 + x_0) = x_1\end{aligned}$$

$$\begin{aligned}f_2(x_1, x_0) &= \bar{x}_1 x_0 + x_1 x_0 \\&= x_0(\bar{x}_1 + x_1) = x_0\end{aligned}$$

⇒ Keine Abhängigkeit von x_0

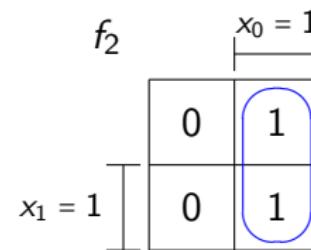
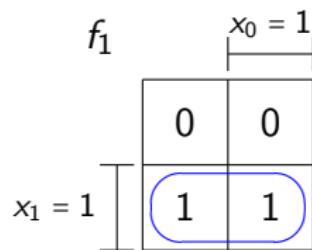
⇒ Keine Abhängigkeit von x_1

KV-Diagramme

Lösung: x_0 gegen x_1 in Zeilen/Spalten auftragen:

x_1	x_0	$f_1(x_1, x_0)$
0	0	0
0	1	0
1	0	1
1	1	1

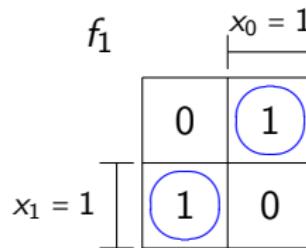
x_1	x_0	$f_2(x_1, x_0)$
0	0	0
0	1	1
1	0	0
1	1	1



⇒ Horizontal/vertikal benachbarte 1en lassen sich zusammenfassen!

Minimierung in KV-Diagrammen

x_1	x_0	$f_3(x_1, x_0)$
0	0	0
0	1	1 $\leftarrow \overline{x_1} x_0$
1	0	1 $\leftarrow x_1 \overline{x_0}$
1	1	0



- ⇒ Keine horizontal/vertikal benachbarten 1en
- ⇒ Keine Zusammenfassung möglich!

KV-Diagramme



Diagrammdarstellung

Ausgehend von der disjunktiven Normalform wurden von E. W. Veitch (1952) und M. Karnaugh (1953) Diagramme zur graphischen Darstellung eingeführt. Sie dienen zur Vereinfachung und Systematisierung von Schaltfunktionen.

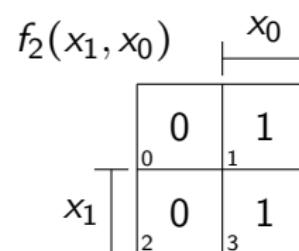
Die Diagramme werden als **KV-Diagramme** (manchmal auch Veitch-Diagramm) bezeichnet.

Die Darstellung erfolgt als zweidimensionale Anordnung von Feldern, sodass jedes Feld genau einer Kombination der Variablen entspricht, und benachbarte Felder sich in genau einer Variablen unterscheiden.

KV-Diagramme mit Index

Der Zeilenindex (=Binärdarstellung der Argument-Variablen) lässt sich im KV-Diagramm darstellen:

Index	x_1	x_0	$f_2(x_1, x_0)$
0	0	0	0
1	0	1	1
2	1	0	0
3	1	1	1



Dies macht ein einfaches Übertragen möglich.

KV-Minimierung mit n Variablen

Eine Funktion mit 2 Variablen ist 2-Dimensional und lässt sich auf der Ebene zeichnen.

 Wie funktioniert das für Funktionen mit n Variablen?

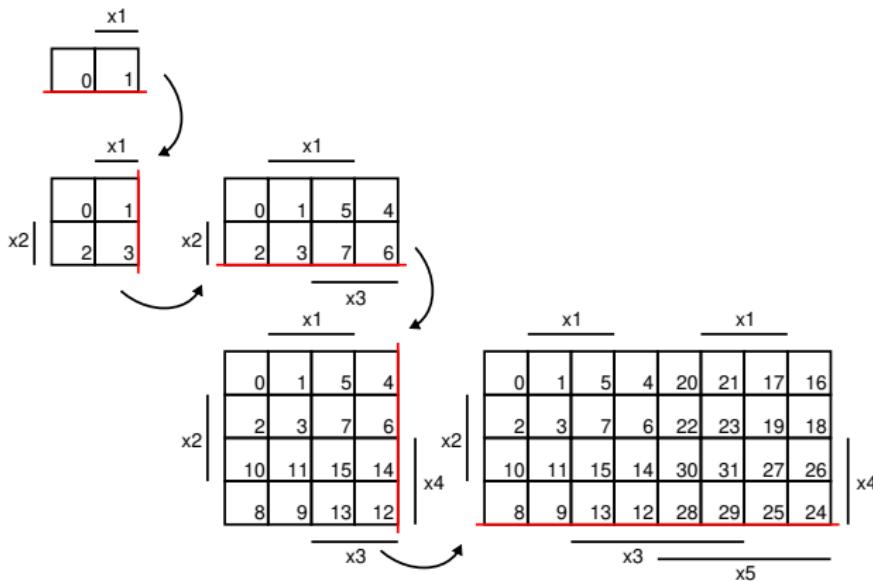
Jede Dimension kennt nur zwei Werte: »0« oder »1«.

 Lösung: Projektion auf 2 Dimensionen durch Verdoppeln des Diagramms mit jeder Variable möglich!

KV: Systematischer Aufbau



Konstruktion größerer Diagramme (mehr Variablen) durch Spiegelung (Symmetriediagramm)



Vorlesungsaufgabe

a	b	c		$f(a, b, c, d)$
0	0	0		1
0	0	1		1
0	1	0		0
0	1	1		1
1	0	0		0
1	0	1		0
1	1	0		1
1	1	1		0

Tragen Sie die Funktion in das KV-Diagramm ein.

