

1. XOR → realizarea operației XOR între biți celor două registre, și pune rezultatul în primul registru

ASM

xor \$d, \$s, \$t

ex: xor \$1, \$1, \$2

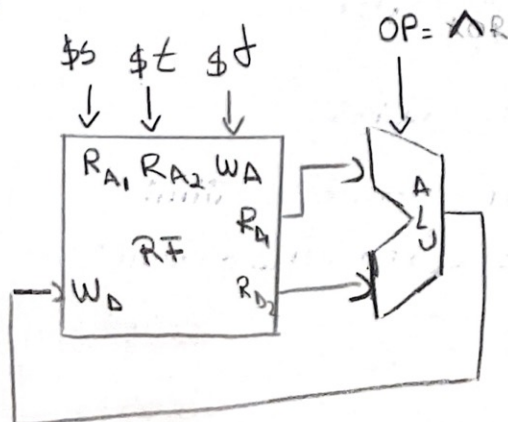
RTL

$\$d \leftarrow \$s \oplus \$t; PC \leftarrow PC + 1$

Cod masină

B"000-sss-eee-ddd-0-110"

ex: B"000-001-010-001-0-110"



2. SLT (Set on Less than (signed)), dacă $\$s < \t , \$d este inițializat cu 1, altfel cu 0

ASM

slt \$d, \$s, \$t

ex: slt \$1, \$1, \$2

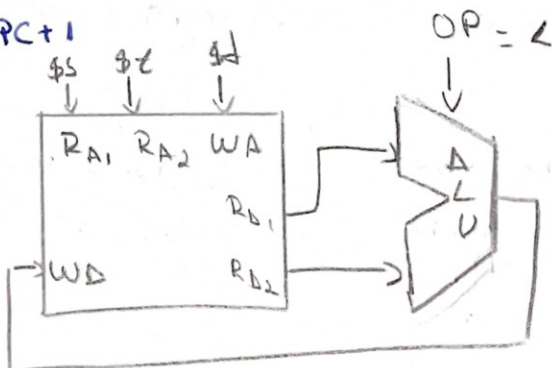
RTL

if $\$s < \t $\$d \leftarrow 1$; else $\$d \leftarrow 0$
 $PC \leftarrow PC + 1$

Cod masină

B"000-sss-eee-ddd-0-111"

B"000-001-010-001-0-111"



Dr

3. BNE (Branch on not equal) salt condiționat dacă 2 registre sunt diferite. dacă cele 2 registre sunt diferite oare la adresa ~~imm~~ dată de imm

ASM

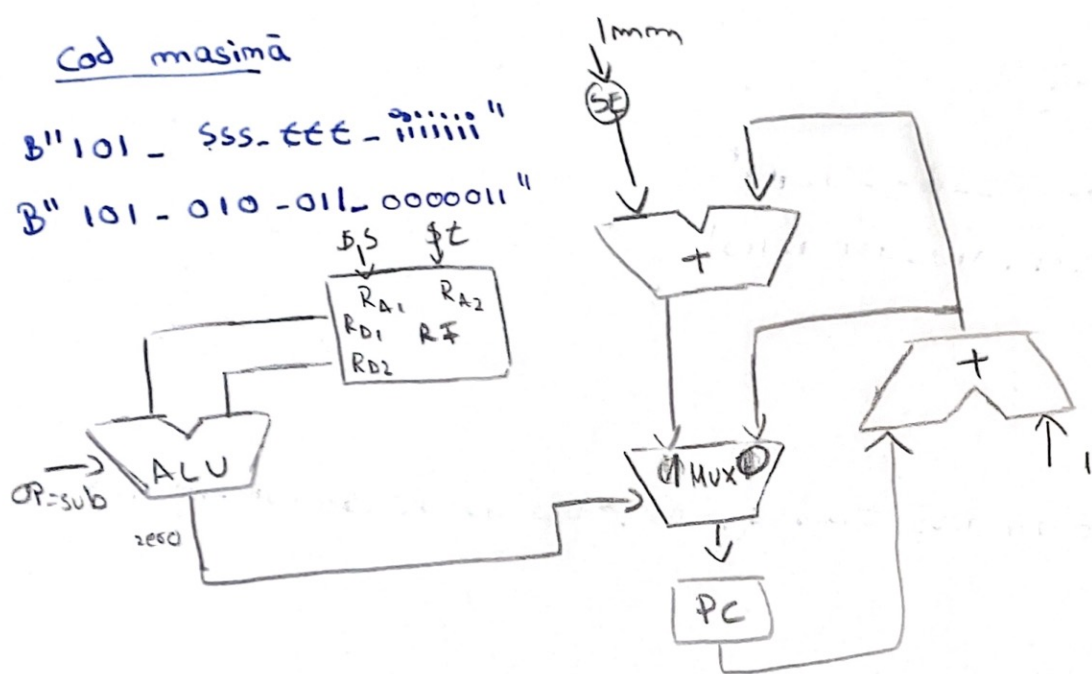
bne \$s, \$t, imm
ex: bne \$2, \$3, 3

RTL

if (\$s != \$t) PC = PC + 1 + SE(imm)
else PC = PC + 1

Cod masimă

B" 101 - sss - ttt - iiiiii "
B" 101 - 010 - 011 - 0000011 "



4. BGEZ (Branch on greater than or equal to zero), salt condiționat dacă un registru este mai mare sau egal cu 0

ASM

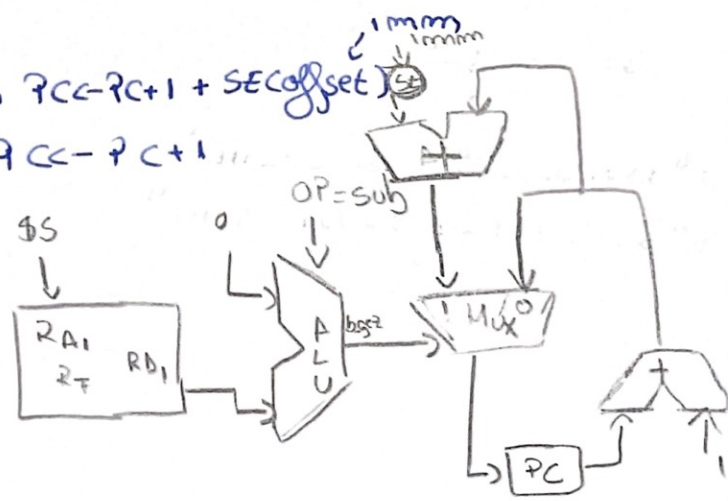
bgez \$s, imm
ex bgez \$4, 12

RTL

if \$s >= 0 PC = PC + 1 + SE(offset) ~~SE~~
else PC = PC + 1

Cod masimă

B" 110 - sss - 001 - iiiiii "
B" 110 - 100 - 001 - 0001100 "



Bu