

Raport de activitate

Nume/Prenume: Pop Ruxandra Maria

Grupa: 30226

Lucrarea nr.: 5

Cerinț a	Încheiat [X]	Observații, dificultăți întâmpinate, soluții adoptate
1	x	Am implementat entitatea lf. Dupa cum se observa are 7 intrari si 2 iesiri. Am introdus aici memoria ROM care se afla inainte in test_env. Am folosit 3 semnale , unu pentru PC , unu pentru primul mux , si unul pentru al doilea . Procesul este unul asincron de aia am pus si rst. In program se intalneste exact ce este prezent si in schema din prezentarea suport, fara nimic special in plus.
2	x	In test_env se poate observa ca am folosit 2 mpg , lf , display , si un multiplexor care va selecta ce sa se afiseze pe display in functie de valoarea lui sw(7). La inceput se afla pe prima adresa , iar daca apasam pe btn(0) se incrementeaza si trece la urmatoarea adresa. Daca sw(0) devine 1 pe display dupa apasarea lui btn(0) se afiseaza codul de pe prima adresa. Daca sw(1) devine 1 se afiseaza valoarea de pe adresa de branch si anume de pe adresa x"0000" . Daca sw(7) devine 1 se afiseaza valoarea PCinc (a catea instructiune din program e) plus 1 (deoarece practic programul incepe de 0). Cand sw(7) devine din nou 0 se va afisa instructiunea de pe pozitia arata inainte . Btn(1) se foloseste pentru a reseta PCinc , pentru al face 1. Am testat pe placuta , functioneaza corect.
3	x	De data asta sper ca am incarcat si lista: (. Sunt aceleasi explicatii ca inainte , la opcode am pus X- -X pentru ca nu ma lasa sa scriu 0 inainte . Pentru BNE si BGEZ am aceleasi opcode pentru ca nu am mai avut cod diferit.. si nu stiam daca se poate pune si aceasta pe mai multi biti. Dupa cum se observa , toate instructiunea de tip R au acelasi ALUOp . Pentru celelalte instructiuni , daca se efectueaza aceleasi operatii se pune acelasi ALUOp , daca, nu este diferit
4		
5		