Projeto MC613 - Digit Recognition Abordagem Diagrama de Blocos **Funcional** Imagem Módulo de Entrada de PC Dados Pré Processamento Bitmap (Serialização e de Imagem Armazenamento como Matriz) Controle Matriz (Teste/Aprendizado) Parâmetros_ Módulo de Processador Processamento (Teste) Memória Interna (Aprendizado ou NIOS II Parâmetros exp(x), log(x) Teste) (Aprendizado) Dígito/ Sinal Módulo de Display (Dígito previsto ou Sinal de Fim de Aprendizado) Saida Carlos Augusto Figueiredo F. Carvalho RA: 165684 Abordagem Ruy Castilho Barrichelo RA: 177012 Hierárquica Digit Recognition Módulo de PC Processamento Pré Processamento (Aprendizado ou de Imagem Teste) Entrada de Conversor Comunicação com Dados de Formato Entrada de Processamento da Processador Controle Matriz NIOS II Módulo para Cálculo de Memória Interna exp(x) e log(x) Módulo de Entrada de Módulo de Display Dados (Dígito previsto ou (Serialização e Sinal de Fim de Armazenamento como Aprendizado) Matriz) Display de 7 Segmentos Módulo de Armazenamento Barrel Shifter Entrada em Matriz