1.请先完成实验任务一

2. 学习本章内容。

3. 准备好LoongArch单周期CPU设计的实验环境,CPU\_CDE2。

4. 打开gettrace工程（CPU\_CDE2/gettrace/gettrace.xpr）。

5. 确定gettrace工程中soc\_lite\_top.v 中INST\_COE宏定义指向的是对应func的mif文件（CPU\_CDE2/func/obj/inst\_ram.mif）。

6. 运行gettrace工程的仿真（进入仿真界面后，直接点击run all等待仿真运行完成），生成新的参考trace文件golden\_trace.txt（CPU\_CDE2/gettrace/golden\_trace.txt）。注意，要等仿真运行完成，golden\_trace.txt才有完整的内容。

7. 打开myCPU工程（CPU\_CDE2/mycpu\_verify/run\_vivado/mycpu\_prj1/mycpu.xpr）。

8. 对myCPU工程中的inst\_ram重新定制，此时选择对应func的coe

文件（CPU\_CDE2/func/obj/inst\_ram.coe）。

9. 运行myCPU工程的仿真（进入仿真界面后，直接点击 run all），开始调试。

10. myCPU仿真通过后，综合实现后生成bit流文件，进行上板验证。（如果无实验箱，请跳过该步）