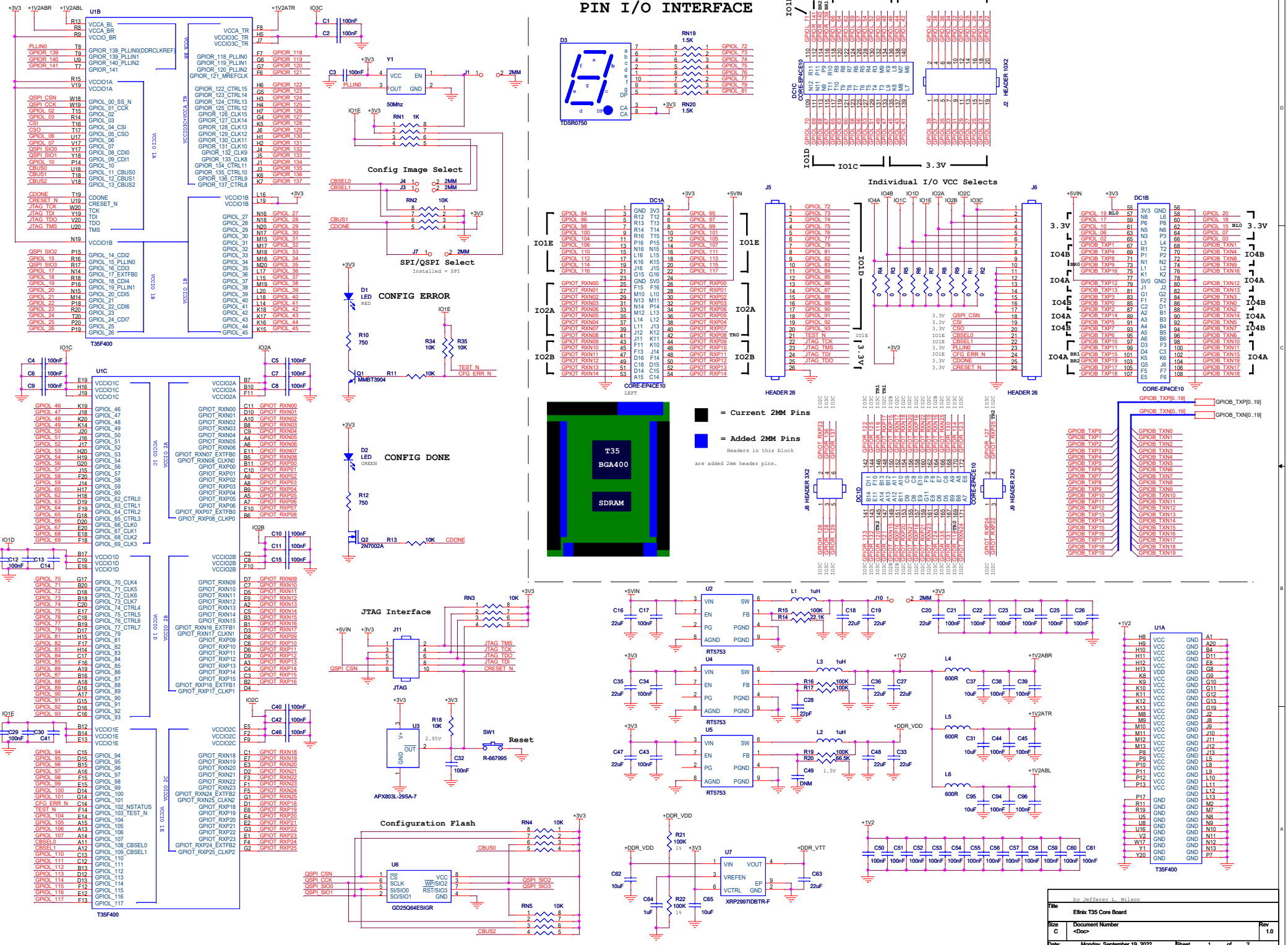
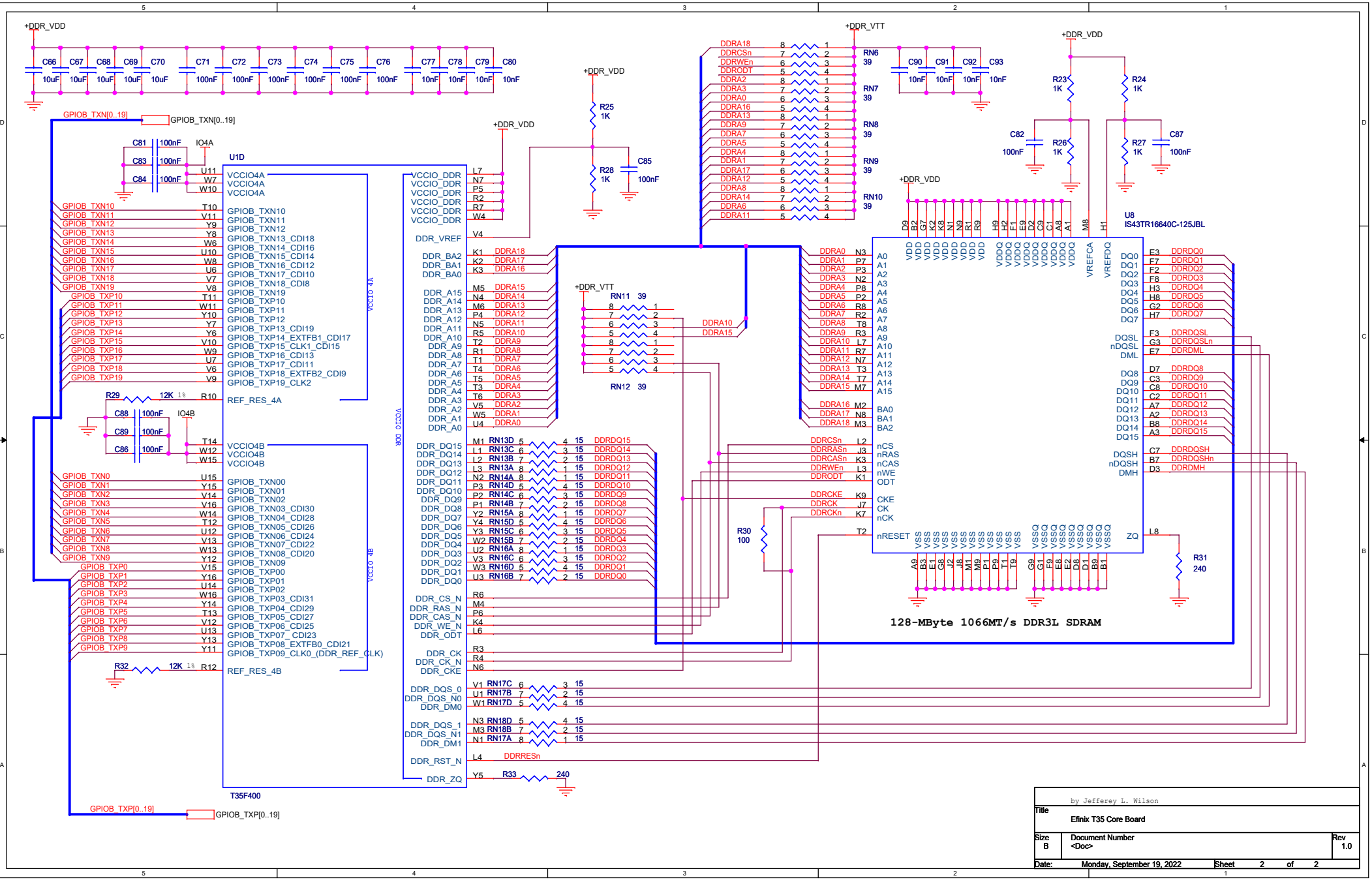
PIN I/O INTERFACE




+DDR_VDD
C66 C67 C68 C69 C70 C71 C72 C73 C74 C75 C76 C77 C78 C79 C80
10uF 10uF 10uF 10uF 10uF 100nF 100nF 100nF 100nF 100nF 100nF 10nF 10nF 10nF 10nF
GPIOB_TXN[0..19]
GPIOB_TXN[0..19]
C81 100nF
C83 100nF
C84 100nF
IO4A
U1D
VCCIO4A
VCCIO4A
VCCIO4A
GPIOB_TXN10
GPIOB_TXN11
GPIOB_TXN12
GPIOB_TXN13
GPIOB_TXN14
GPIOB_TXN15
GPIOB_TXN16
GPIOB_TXN17
GPIOB_TXN18
GPIOB_TXN19
GPIOB_TXP10
GPIOB_TXP11
GPIOB_TXP12
GPIOB_TXP13
GPIOB_TXP14
GPIOB_TXP15
GPIOB_TXP16
GPIOB_TXP17
GPIOB_TXP18
GPIOB_TXP19
R29 12K 1%
C88 100nF
C89 100nF
C86 100nF
IO4B
VCCIO4B
VCCIO4B
VCCIO4B
GPIOB_TXN0
GPIOB_TXN1
GPIOB_TXN2
GPIOB_TXN3
GPIOB_TXN4
GPIOB_TXN5
GPIOB_TXN6
GPIOB_TXN7
GPIOB_TXN8
GPIOB_TXN9
GPIOB_TXP0
GPIOB_TXP1
GPIOB_TXP2
GPIOB_TXP3
GPIOB_TXP4
GPIOB_TXP5
GPIOB_TXP6
GPIOB_TXP7
GPIOB_TXP8
GPIOB_TXP9
R32 12K 1%
REF_RES_4A
REF_RES_4B
VCCIO_DDR
DDR_VREF
DDR_BA2
DDR_BA1
DDR_BA0
DDR_A15
DDR_A14
DDR_A13
DDR_A12
DDR_A11
DDR_A10
DDR_A9
DDR_A8
DDR_A7
DDR_A6
DDR_A5
DDR_A4
DDR_A3
DDR_A2
DDR_A1
DDR_A0
DDR_DQ15
DDR_DQ14
DDR_DQ13
DDR_DQ12
DDR_DQ11
DDR_DQ10
DDR_DQ9
DDR_DQ8
DDR_DQ7
DDR_DQ6
DDR_DQ5
DDR_DQ4
DDR_DQ3
DDR_DQ2
DDR_DQ1
DDR_DQ0
DDR_CS_N
DDR_RAS_N
DDR_CAS_N
DDR_WE_N
DDR_ODT
DDR_CK
DDR_CK_N
DDR_CKE
DDR_DQS_0
DDR_DQS_N0
DDR_DM0
DDR_DQS_1
DDR_DQS_N1
DDR_DM1
DDR_RST_N
DDR_ZQ
R33 240
T35F400
GPIOB_TXP[0..19]
GPIOB_TXP[0..19]
R25 1K
R28 1K
C85 100nF
RN11 39
RN12 39
DDRA10
DDRA15
R30 100
DDRA18
DDRCSn
DDRWEn
DDRODT
DDRA2
DDRA3
DDRA0
DDRA16
DDRA13
DDRA9
DDRA7
DDRA5
DDRA4
DDRA1
DDRA17
DDRA12
DDRA8
DDRA14
DDRA6
DDRA11
RN6 39
RN7 39
RN8 39
RN9 39
RN10 39
C90 C91 C92 C93
10nF 10nF 10nF 10nF
R23 1K
R24 1K
C82 100nF
R26 1K
R27 1K
C87 100nF
U8
IS43TR16640C-125JBL
128-MByte 1066MT/s DDR3L SDRAM
DDRCSn
DDRRASn
DDRCASn
DDRWEn
DDRODT
DDRCKE
DDRCK
DDRCKn
DDRRESn
R31 240
by Jefferey L. Wilson
Title
Efinix T35 Core Board
Size B
Document Number
<Doc>
Rev 1.0
Date: Monday, September 19, 2022
Sheet 2 of 2