به نام خدا

معماری کامپیوتر نیمسال دوم ۹۹-۰۰ استاد: دکتر اسدی



تمرین سری دوم

- پاسخ تمرین های تئوری را به صورت فایل تایپ شده در فرمت PDF در قسمت مربوطه در سامانه CW بارگزاری نمایید.
 - پرسشهای خود را می توانید در فروم ایجاد شده در سایت درس مطرح کنید.
 - هر دانشجو مي تواند حداكثر دو تمرين را با دو روز تاخير بدون كاهش نمره ارسال نمايد.

سوال ۱ - دستورات متوالی RTL زیر را در نظر بگیرید. اگر تنها یک گذرگاه ارتباطی ابرای جابه جایی اطلاعات موجود باشد، دستورات را طوری بازنویسی کنید که به کمترین تعداد کلاک برای اجرا نیاز داشته باشند. آیا ممکن است با اضافه کردن یک گذرگاه ارتباطی این عملیات را در یک کلاک انجام داد؟

 $R1 \rightarrow R2$ $R5 \rightarrow R3$ $R1 \rightarrow R4$ $R5 \rightarrow R1$ $R6 \rightarrow R5$

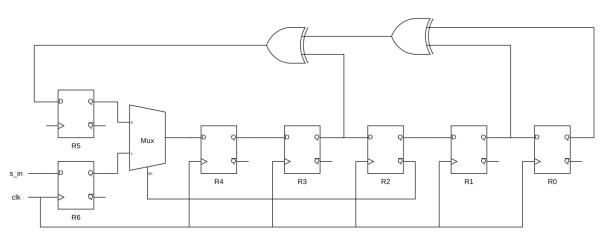
R و R طراحی کنیم که عملیات زیر را با مشخص کردن سیگنالهای R بیتی R و R طراحی کنیم که عملیات زیر را با مشخص کردن سیگنالهای R انجام می دهد.

S0	S1	S2	Operation
0	X	X	ACC = ACC
1	1	0	ACC = R
1	1	1	ACC = ACC + R
1	0	1	ACC = ACC + 1
1	0	0	ACC = 1

الف - كد RTL مربوط به مدار فوق را بنويسيد.

ب – با فرض در اختیار داشتن فقط یک جمع کننده ۴ بیتی و گیتهای پایه، مدار فوق را طراحی کنید.

سوال ۳ – كد RTL مدار زير را بنويسيد.



۱ Bus

[™] Register

سوال ٤ – نمودار بلوكي "سختافزار گزارهي زير را رسم كنيد:

$$x + yz$$
: $AR \leftarrow AR + BR$

AR و BR دو ثبات n بیتی و x و y و z متغیرهای کنترلی هستند. توجه داشته باشید علامت + در سمت چپ به معنای or منطقی و در سمت راست به معنای جمع می باشد.

سوال o – مدار حسابی با یک متغیر انتخابی S و دو ورودی n بیتی A و B طراحی کنید که با توجه به ورودی C_{in} ، خروجی های زیر را تولید کند و نمودار بلوکی مدار را رسم کنید.

S	$C_{in}=0$	$C_{in}=1$
0	D = A + B	D = A + 1
1	D = A - 1	$D = A + \bar{B} + 1$

سوال ٦ - چهار ثبات CR ،BR ،AR و DR مقادير اوليه زير را دارند:

$$AR = 11110010$$

$$BR = 111111111$$

$$CR = 10111001$$

$$DR = 11101010$$

بعد از اجرای دستورات زیر مقدار هر ثبات را تعیین کنید:

$$AR \leftarrow AR + BR$$
 $CR \leftarrow CR \land DR$. $BR \leftarrow CR + 1$ $AR \leftarrow AR - CR$

[™] Block Diagram