מס' נבחן AFEKA מס' נבחן AFEKA מס' נבחן אפרק המכללה האקדמית להנדסה בתל-אביב

פתרון X

מס' נבחו

AFEKA המכללה האקדמית להנדסה בתל-אביב AFEKA TEL-AVIV ACADEMIC COLLEGE OF ENGINEERING

חלק א: (32 נקודות)

ħ	7	λ	٦	N	שאלה
	X				1
	X				2
		X			3
				X	4
X					5
				X	6
			X		7
	X				8

חלק ב (68 נקודות) שאלות פתוחות

שאלה **9 (42 נקודות)** 9.1 (18 נקודות)

D1	0x23 (Opcode lw)	D4	0x00009000 (\$9=9*0x1000)
D2	0x00 (Instruction 11-15) ¹	D5	0x00006100 ³
D3	0x00006500 ²	D6	0x00895022 ⁴

. $\log 1$ אולכן 5 הסיביות הגבוהות משדה הערך המיידי שערכו 00x0100 (בפקודה $\log 1$) ולכן 5 הסיביות ערכן $\log 1$

branch target=PC-4+s.e(imm)*4 נעשה הפעם עייי branch target 2.

0x00006104-4 + 0x00000100*4 = 0x00006500

3. מהפקודה הראשונה 3+\$3=**0**x00006000 מהפקודה הראשונה

בפקודה אליה ניגש בזיכרון. LU הוא: ALU הערך המחושב בALU הוא: ALU הוא:

4. במקום בזיכרון 0x00006100 (ממוספרת 2) sub \$10,\$4,\$9 נמצאת הפקודה כמופיע בעמודת ה code בתמונת הזיכרון. **0X00895022**

מס' נבחן AFEKA מס' נבחן AFEKA מס' נבחן

(24 נק') 9.2

Z1	0x000060f8 (pc-4 of the or \$6,\$7,\$8)	Z 5	0x09 (rt of the bubble)
Z2	0x0A (Rd of add \$10,\$3,\$3)	Z6	0x00004000 (\$rs=\$4=4*0x1000)
Z3	0x00004000 (\$rs=\$4=4*0x1000)	Z 7	0x0 ²
Z4	0x00009000¹ (\$rt=\$9=9*0x1000)	Z8	0x33 (lw: 1=RegWrite 1=Memtoreg)

. זה עדיין לא הערך המעודכן של \$9 שיועבר קדימה עייי הפקודה lw רק בפעימת השעון הבאה 1

2 הבקרות של הבועה מאופסות

3 למי שהתייחס רק ל RegWrite וכתב 1 תשובתו התקבלה.

(26 נקי) 10

```
# $a0= string null terminate address
```

```
Reverse_word:
   li $v0,11 #syscall 11 print char
   move $t0,$a0 #backup $a0 to $t0 ($a0 use in syscall 11)
   li $t1,0x20 #$t1=' '=space
   li $t2,0 # $t2= number of char in word
get word:
   lbu $t3.($t0)
   addi $t2,$t2,1 #char counter ++
   addi $t0,$t0,1 #next char address
   beq $t3,$t1,End_Of_Word #$t3 = space
   bnez $t3, get_word #if not null terminate
End_Of_Word:
   addi $t4,$t0,-1 #$t4 point to the end of the reverse word
   addi $t2,$t2,-1 #$t2 the number of char in the word
print_reverse:
   addi $t4,$t4,-1 #go reverse
   lbu $a0,($t4) #get char
   andi $a0,$a0,0xDf # reset bit 6 for capital letter
   syscall
   addi $t2,$t2,-1 #char counter --
   bnez $t2,print_reverse
   move $a0,$t1 #print space
   syscall
   beq $t3,$t1 get_word #in case of space there are more word.
           $ra
```

AFEKA בתל-אביב להנדסה בתל-אביב AFEKA TEL-AVIV ACADEMIC COLLEGE OF ENGINEERING

Xשאלון

חלק א: (32 נקודות)

בחלק זה שמונה שאלות יש לבחור את <u>התשובה הנכונה מבין האפשריות</u>. משקל כל שאלה 4 נקודות. יש לסמן באופן ברור ב-X בטבלה שלפניכם. הערה: יש לסמן רק אפשרות אחת לכל שאלה!

ħ	7	λ	ے	N	שאלה
					1
					2
					3
					4
					5
					6
					7
					8

שאלה 1

מה יהיה ערכו של 2\$ בסיום קוד זה ?

xor \$1, \$1, \$2 xor \$2, \$1, \$2

- א. ערכו יהיה 0.
- ב. מתבצע היפוך סימן משלים לשתיים לערך המקורי של \$2. כלומר ערך חיובי יהפוך לשלילי וערך שלילי יהפוך לחיובי.
 - ג. ערכו יהיה תוצאת החיסור של 2\$ המקורי מ 1\$ המקורי.
 - ד. 22 יקבל את ערכו המקורי של \$1.
 - ה. ערכו יהיה תוצאת החיסור של 1\$ המקורי מ \$2 המקורי.

AFEKA בתל-אביב בהלראביב להנדסה בתל-אביב AFEKA TEL-AVIV ACADEMIC COLLEGE OF ENGINEERING

שאלה 2

L1 טוענת את הכתובת של התווית אמכבלי המורחב של מעבד MIPS, פסיאודו הפקודה אונת אמכבלי המורחב של מעבד $\frac{\mathbf{jal\ func}}{\mathbf{func}}$ בעזרת קוד חלופי המשתמש בפסיאודו פקודה זו. \$a0\$ איזה קטע קוד מממש את הפקודה $\frac{\mathbf{jal\ func}}{\mathbf{func}}$

שאלה 3

.2GHz או המעבד השעון של פורות, B ,A סוגי פקודות, 3 סוגי המכילה 18 המעבד הוא מעבד מסוים מריצים לולאה, המכילה 3 סוגי פקודות, ומורצת שלושה מיליארד ($^{(01*5)}$) פעם.

התפלגות הפקודות כמופיע בטבלה:

ה-CPI של סוג	מספר הפקודות	סוג
הפקודה		הפקודה
1	50%	A
3	30%	В
4	20%	С

מה יהיה זמן ריצת הלולאה?

- 3.3[sec] .ℵ
- 11[sec] .⊐
- 33[sec] .۵
- 40[sec] .7
- ה. [sec] ה.

שאלה 4

(מדד ההאצה) נכון! (קיים רק טיעון אחד נכון) Speedup איזה מהטיעונים הבאים לגבי המדד

- א. אם Speedup גדול מ-1, פירושו כי שופרו הביצועים.
- ב. אם Speedup גדול מ-0, פירושו כי שופרו הביצועים.
- ג. אם Speedup קטן מ-1, פירושו כי שופרו הביצועים.
 - ד. Speedup חייב להית מספר שלם (Integer).
 - ה. מדד ה –Speedup ניתן ביחידות של שניה.

שאלה 5

נתונה פקודה באסמבלי של ה MIPS, שקידודה לשפת מכונה הוא 0x0BEFFF20. נריץ פקודה זו על מעבד חד-מחזורי, כמתואר בתרשים 4.24 בנספח לבחינה, איזה ערך ייכנס בכניסה התחתונה ל-ALU (הכוונה לערך המגיע מהיציאה של המרבב של ALUsrc) במהלך ביצוע פקודה זו? ניתן להסתכל גם בטבלאות 4.12 4.18 בנספח לבחינה.

- א. ערך אוגר 31.
- ב. ערך אוגר 15.
 - د. 0xffffff20
- 0x0000ff20 .7
- .don't care הינו ALUsrc הינו מאחר שערך הינו

on AFEKA בתל-אביב בתל-אביב AFEKA בתל-אביב AFEKA מסדר המכללה האקדמית להנדסה בתל-אביב

שאלה 6

: נתון קטע קוד

```
      I1
      add
      $1,$2,$3

      I2
      sw
      $3,40($1)

      I3
      label:
      $$$ (Undefined Instruction)

      I4
      sub
      $2,$4,$3

      I5
      lw
      $3,16($4)
```

Exception_Handler:

0x80000180 sw \$26,1000(\$0)

(undefined instruction). 13 היא פקודה לא מוגדרת

sw \$26,1000(\$0)
 היא הפקודה הראשונה של התכנית המטפלת בחריגה (Exception Handler).
 בהנחה שהקוד רץ על הצנרת המתוארת בתרשים 4.66 בנספח לבחינה. ובהנחה שלאחר המעבר ל Exception Handler
 לא חוזרים יותר לקוד זה, מבין הפקודות I1-I5 אילו פקודות מתבצעות עד סופן?
 (הכוונה שהפקודה עוברת את כל השלבים עד לשלב החמישי שלב ה WB)

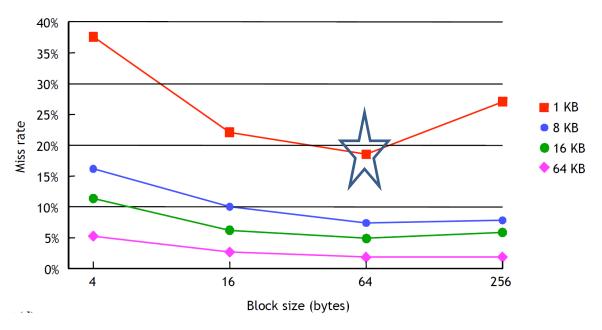
- I1 I2 .א
- ב. I1 I2 I3
- - I1 I3 .7
 - ה. I1 I5



:7-8 התרשים והנתונים הבאים הם עבור שאלות

מצורף תרשים המתאר את שיעור ההחטאות (miss rate) בגישות למטמון כפונקציה של גודל הבלוק בבתים (byte). כל קו מחובר מציין גודל מסוים של מטמון, המופיע מימין בהתאמה: 8KB ,1KB וכו'.), הכוונה בגודל הוא לאזור הנתונים בלבד של המטמון.

- הזיכרונות בנויים בתצורת ברצורת arreader.
 - הזיכרון הראשי הממופה הוא בגודל 32 סיביות.



שאלה 7

64 – 2-ממה סיביות שבו גודל בלוק מוגדר כ $^{-64}$ בזיכרון המטמון (2-way) בגודל בלוק מוגדר כ $^{-64}$ בתים, (הנקודה המוקפת בכוכב)?

- 2 .א
- 3 .コ
- 4 . ۵
- ד. 5
- ה. 6

שאלה 8

miss בתרשים בעמוד הקודם עבור המטמון של 1KB הגדלת הבלוקים מ-64 בתים ל 256 בתים גורמת לעלייה ב- rate מה הסיבה לעלייה זו?

- א. ה-miss penalty הוא פי ארבע יותר גדול (לא מוצג בצורה ישירה בתרשים).
- ב. בגודל בלוק של 256 בתים עוברים כבר לסכמת write back, שלא מוצגת בצורה ישירה בתרשים, ושם כמובן miss rate ... ה
 - .:. לוקליות במרחב (spatial locality).
 - .miss Tag יש יותר ...
 - .miss valid ה. יש יותר



<u>חלק ב (68 נקודות) שאלות פתוחות.</u> את התשובות לחלק זה יש לכתוב בשאלון הבחינה, במקום המיועד.

<u>שאלה 9: (42 נקודות)</u>

נתונה תמונת הקוד שלהלן הלקוחה מה MARS באסמבלי של ה

Address	Code	Basic	Source
0x000060fc	0x00e83025	or \$6,\$7,\$8	1 or \$6,\$7,\$8
0x00006100	0x00895022	sub \$10,\$4,\$9	2 sub \$10,\$4,\$9
0x00006104	0x8d490100	lw \$9,0x00000100(\$10)	3 lw \$9,0x100(\$10)
0x00006108	0x00635020	add \$10,\$3,\$3	4 add \$10,\$3,\$3

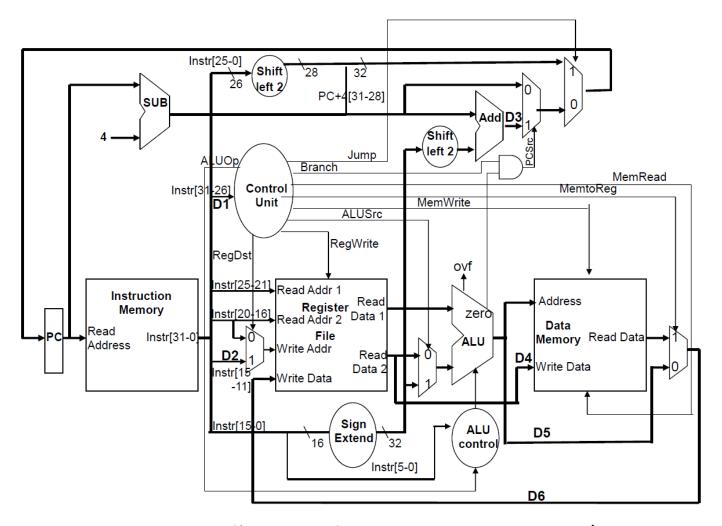
הפעם המעבד עובד בצורה סידרתית הפוכה בזיכרון כלומר סדר הפקודות בקוד זה הוא מכתובת גבוהה כלפי כתובת נמוכה (פקודה 4 ראשונה ופקודה 1 אחרונה בקוד). לצורך זה יש מחסר של PC פחות ארבע במקום המחבר.

- ערך כל אוגר לפני ביצוע פקודה 4 בקוד הוא מספרו כפול 0x1000 (אוגר 1 ערכו 0x00001000 אוגר 00x00002000 ערך אוגר 3 0x00002000 וכן הלאה) 2
 - ניתן לגשת לכל מרחב הזיכרון בפקודות lw sw (כל עוד הכתובת מתחלקת ב 4).
 - נתונים אלו תקפים לכל סעיפי השאלה.



D1-סימונים 6 בתרשים שלהלן מעבד חד-מחזורי בו יש מחסר $\underline{{\bf PC-4}}$ (במקום המחבר), בתרשים 6 סימונים 9.1 (18) פונים מסוימים על המעבד.

עליכם לחשב את הערכים העוברים על קווים אלו, בהנחה שהמידע נבדק לקראת סוף פעימת השעון בביצוע עליכם לחשב את הערכים העוברים על קווים אלו, בהנחה שהמידע נבדק ($\frac{1}{2} \frac{1}{2} \frac{1$



הנחיה: שימו לב שהפקודה הראשונה בקוד \$410,\$3,\$3 (הנמצאת בשורה 4) כבר הורצה ושינתה את ערכו של אוגר מספר 10.

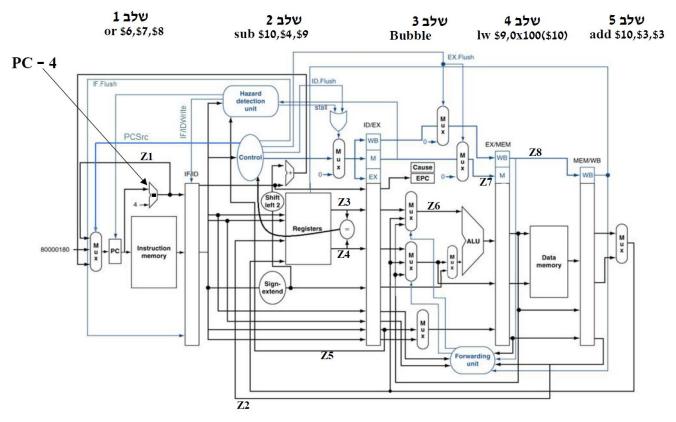
D1	D4	04
D2	Ds)5
D3	De	06

9.2 (קי) התרשים שלפניכם בעמוד זה מבוסס על תרשים 4.66 בספר בתוספת המרבב ALUSrc. לתרשים זה נחליף את רכיב המחבר של 4 ל PC ברכיב מחסר 4. בתרשים מתוארת סוף פעימת השעון החמישית בביצוע הקוד שבשאלה, על פי הנתונים המופיעים בתחילת השאלה.

(בפעימה זו הפקודה 3,\$3,\$3 נמצאת בשלב 5 שלב add \$10,\$3,\$3 שלב הadd

ניתן להניח שסיכוני הנתונים בהרצת הקוד נפתרים ע"י יחידת העברה קדימה, יחידת איתור (HDU, Forwarding Unit) סיכונים

בתרשים 8 סימונים Z1-Z1 על קווים מסוימים על המעבד. יש למלא בטבלה שבתחתית העמוד את הערכים על קווים אלו. יש להציג בבטיס הקסא (3 נק׳ לסימון), ערך לא ידוע יש לסמן בX.



שימו לב סדר ביצוע הפקודות הוא הפוך!

Z1	Z 5	
Z2	Z6	
Z3	Z 7	
Z4	Z8	

הבהרה: שימו לב שהרכיב בשלב ה fetch מבצע חיסור של 4 מ PC (במקום חיבור)

שאלה 10 (26 נקי)

עליכם לכתוב פרוצדורה בשם Reverse_word , הפרוצדורה מקבלת כפרמטר באוגר \$40 כתובת של מחרוזת, שנגדיר אותה כמשפט.

משפט מורכב מאוסף של מילים (מילה =רצף של אותיות גדולות ו\או קטנות). המחרוזת מסתיימת בקוד האסקי null ($0x0 = v(\cdot)$). המילים מופרדות ביניהן בתו רווח אחד ($0x20=v(\cdot)$)

על הפרוצדורה להדפיס את המחרוזת כאשר האותיות בכל מילה רשומות בסדר הפוך ובאותיות גדולות בלבד. בהדפסה יש להקפיד על רווח אחד בין המילים ההפוכות.

לדוגמא עבור המחרוזת:

str: .asciiz " Function allows you to evaluate"

יודפס למסך:

NOITCNUF SWOLLA UOY OT ETAULAVE

אין צורך לבדוק חוקיות משפט ניתן להניח מבנה מחרוזת חוקי כלומר:

- 0x61-0x7A קוד אסקי (0x00) וקוד אסקי (0x00) חוll מלבד רווח (0x20) מלבד רווח (0x20) ו 0x41-0x5A אסקי (0x41-0x5A) ו 0
 - תווי הרווח לא יופיעו בתחילה או סוף משפט ותו רווח בודד יפריד בין מילים בתוך המשפט.

נקודות לתשומת לב:

- יש לכתוב את הפרוצדורה בלבד ע"פ הכללים (מוסכמות) שלמדנו.
- לצורך הדפסה יש להשתמש ב 11 syscall, המדפיסה תו בודד (שימו לב ש 11 syscall משתמש ב \$40 \$40,
 - יש לתעד את הפרוצדורה.
 - מותר להשתמש בפסיאודו פקודות.
 - שימו לב שאין לשנות את המחרוזת אלא רק להדפיס את המילים באותיות גדולות הפוך.
- 0 נתון עזר: בהמרה לייצוג בינארי של קודי אסקי ההבדל בין אות גדולה (A-Z) קוד האסקי -0x41 (0 קוד האסקי -2x40 (0 קוד אסקי 0 קוד אות גדולה לקטנה או 0 להיפך באמצעות שינוי סיבית זו.

את הפרוצדורה בלבד יש לכתוב בעמוד הבא:

_		_
ı	נבחן	'0ท

AFEKA בתל-אביב לה האקדמית להנדסה בתל-אביב AFEKA TEL-AVIV ACADEMIC COLLEGE OF ENGINEERING

יון שאלה 10: י
·
· · · · · · · · · · · · · · · · · · ·
······

מס' נבחן	AFEKA בתל-אביב בתל-אביב AFEKA בתל-אביב AFEKA TEL-AVIV ACADEMIC COLLEGE OF ENGINEERING
	
	

מס' נבחן AFEKA מס' נבחן AFEKA מס' נבחן אפרק המכללה האקדמית להנדסה בתל-אביב

מס' נבחן AFEKA מס' נבחן AFEKA מס' נבחן אפרק המכללה האקדמית להנדסה בתל-אביב

:טיוטא

מס' נבחן AFEKA מס' נבחן AFEKA מס' נבחן אפרק המכללה האקדמית להנדסה בתל-אביב

:טיוטא