



دانشگاه صنعتی شریف
دانشکده مهندسی کامپیوتر

پایان نامه کارشناسی ارشد
مهندسی نرم افزار

برخوردی صوری به آزمون میکروسرویس ها

نگارش

سجاد واحدی فرد

استاد راهنما

دکتر حسن میریان

خرداد ۱۴۰۲

به نام خدا
دانشگاه صنعتی شریف
دانشکده مهندسی کامپیوتر

پایان نامه کارشناسی ارشد

این پایان نامه به عنوان تحقق بخشی از شرایط دریافت درجه کارشناسی ارشد است.

عنوان: برخوردی صوری به آزمون میکروسرویس ها

نگارش: سجاد واحدی فرد

کمیته ممتحنین

استاد راهنما: دکتر حسن میریان
امضاء:

استاد مشاور: استاد مشاور
امضاء:

استاد مدعو: دکتر جعفر حبیبی
امضاء:

تاریخ:

سپاس

از استاد بزرگوارم که با کمک‌ها و راهنمایی‌های بی‌دریغشان، مرا در به سرانجام رساندن این پایان‌نامه یاری داده‌اند، تشکر و قدردانی می‌کنم. همچنین از همکاران عزیزی که با راهنمایی‌های خود در بهبود نگارش این نوشتار سهیم بوده‌اند، صمیمانه سپاسگزارم.

چکیده

معماری میکروسرویس^۱ یک سبک معماری نرم‌افزاری در حال گسترش است که اساساً با معماری یکپارچه^۲ و لایه‌ای متفاوت است. معماری میکروسرویس مبتنی بر خدمات کوچک است و مزیت‌هایی مانند استقلال، ترکیب‌پذیری، مقیاس‌پذیری و تحمل شکست را ارائه می‌دهد. با ظهور سبک معماری میکروسرویس، روشی که نرم‌افزار درک و طراحی می‌شود تغییر کرده است. بنابراین، نیاز به تکنیک‌ها و ابزارهایی وجود دارد که به حل مسأله‌ی توصیف و درستی‌سنجی رفتار ارتباطی سیستم‌های میکروسرویس کمک می‌کنند.

ما در این پایان‌نامه، روشی مبتنی بر آزمون مدل-رانه^۳ و رویکرد صوری برای صحت‌سنجی^۴ و آزمون برنامه‌ها با معماری میکروسرویس ارائه کرده‌ایم. روش ما می‌تواند به صورت خودکار مدل گردش کاری برنامه‌ها را به توصیفی صوری ترجمه کند و با استفاده از توصیف به دست آمده، ساختار ارتباطی میکروسرویس‌ها را درستی‌سنجی کند و به صورت خودکار برای آن، موارد آزمون را تولید و حتی در فضای محدود آزمون‌ها را اجرا کند. روش ارائه‌شده درون یک ابزار موجود برای مدل‌سازی فرآوندهای کسب و کاری جای‌گذاری شده است.

کلیدواژه‌ها: معماری میکروسرویس، آزمون مدل-رانه، گردش کار، توصیف صوری

^۱ Microservice Architecture (MSA)

^۲ Monolith

^۳ Model-Driven Testing

^۴ Verification

فهرست مطالب

۱	مقدمه	۱
۱-۱	تعریف مسئله	۱
۲-۱	اهمیت موضوع	۲
۳-۱	اهداف پژوهش	۳
۴-۱	ساختار پایان نامه	۴
۲	مفاهیم اولیه	۵
۱-۲	مفاهیم مربوط به میکروسرویس	۵
۱-۱-۲	میکروسرویس	۵
۲-۱-۲	میکروسرویس ها (معماری میکروسرویس) [۱۱]	۵
۲-۲	یاول	۷
۱-۲-۲	ساختار ذخیره سازی مدل ها در زبان یاول	۹
۳-۲	الوی	۹
۱-۳-۲	تحلیل گرالوی	۱۲
۴-۲	آزمون	۱۲
۱-۴-۲	آزمون مدل-رانه	۱۴
۲-۴-۲	مدل خطا/شکست	۱۴
۳-۴-۲	مورد آزمون	۱۵

۱۶	مجموعه آزمون ۴-۴-۲
۱۶	نیازمندی آزمون ۵-۴-۲
۱۶	معیار پوشش ۶-۴-۲
۱۶	پوشش ۷-۴-۲
۱۷	معیارهای پوشش بر اساس منطق ۸-۴-۲
۱۷	پوشش گزاره ۹-۴-۲
۱۷	پوشش گزاره‌ی فعال ۱۰-۴-۲
۱۸	پوشش گزاره‌ی فعال محدود ۱۱-۴-۲

۳ کارهای پیشین ۲۰

۲۰	پژوهش‌های مربوط به آزمون میکروسرویس‌ها ۱-۳
۲۰	آزمون خودکار ۱-۱-۳
۲۱	معماری ۲-۱-۳
۲۲	توسعه- عملیات و یکپارچه‌سازی مستمر ۳-۱-۳
۲۲	عملکرد ۴-۱-۳
۲۳	آزمون مبتنی بر مدل ۵-۱-۳

۴ روش پیشنهادی ۲۵

۲۵	چارچوب کلی ۱-۴
۲۶	مدل‌سازی سیستم‌های پیچیده با معماری میکروسرویس با یاول ۲-۴
۲۹	خودکار سازی ترجمه‌ی مدل‌های یاول به الوی ۳-۴
۲۹	توصیف مدل‌ها در زبان الوی ۱-۳-۴
۳۰	جای‌گذاری روش در ابزار ویرایش یاول ۲-۳-۴
۳۰	تحلیل صوری مدل‌ها ۴-۴
۳۵	ایجاد موارد آزمون و اعمال آن‌ها بر روی مدل ۵-۴

۴۰	۵ نتیجه‌گیری
۴۱	مراجع
۴۴	واژه‌نامه
۴۷	آ مطالب تکمیلی

فهرست جداول

۱-۳	دسته‌بندی پژوهش‌های پیشین مرتبط با آزمون میکروسرویس	۲۴
-----	---	----

فهرست تصاویر

۶	۱-۲ معماری میکروسرویس برای یک برنامه‌ی ماشین حساب
۱۱	۲-۲ سیستم چراغ راهنمایی
۱۴	۳-۲ آزمون مدل-رانه
۱۵	۴-۲ مدل خطا/شکست و شرایط RIPR
۲۷	۱-۴ گردش کاری یک برنامه‌ی نمونه برای خرید برخط
۲۸	۲-۴ مدل گردش کاری برنامه‌ی خرید برخط در یاول
۳۲	۳-۴ وجود پیوند از نوع “یا” در مدل
۳۴	۴-۴ منتظر بودن دو پیوند از نوع “یا” در مثال خرید برخط
۳۷	۵-۴ درخت عبارت منطقی برای گزاره‌های مسند $(a \wedge b) \vee c$
۳۹	۶-۴ وظیفه‌ی انتخاب شده‌ی دارای گزاره‌های شرطی برای ایجاد آزمون

فصل ۱

مقدمه

۱-۱ تعریف مسئله

معماری میکروسرویس سبکی از معماری است که در آن یک برنامه‌ی کاربردی در قالب مجموعه‌ای از اجزا یا ماژول‌ها ساخته می‌شود. هر ماژول از یک کار یا هدف تجاری خاص پشتیبانی می‌کند و از یک واسط که به صورت کامل تعریف شده و ساده است مانند واسط برنامه نویسی کاربردی^۱ برای برقراری ارتباط با دسته‌های دیگر از برنامه‌ها یا خدمات استفاده می‌کند [۱].

در سال‌های اخیر، میکروسرویس‌ها محبوبیت بیشتری پیدا کرده‌اند و شرکت‌ها ترجیح می‌دهند از معماری یکپارچه به معماری میکروسرویس حرکت کنند. به طور معمول، ممکن است صدها تا هزاران میکروسرویس در سیستم‌های مبتنی بر معماری میکروسرویس در برنامه‌ها با مقیاس بزرگ گنجانده شوند. به عنوان مثال، بیش از ۵۰۰ میکروسرویس نتفلیکس^۲ روزانه تقریباً ۲ میلیارد درخواست واسط برنامه نویسی کاربردی را انجام می‌دهند. [۲]، در حالی که سیستم وی‌چت تنسنت^۳ از بیش از ۳۰۰۰ سرویس تشکیل شده است که بر روی بیش از ۲۰۰۰۰ ماشین اجرا می‌شود [۳].

سبک معماری میکروسرویس از معماری بر محور خدمت^۴ پدید آمده است و تاکید آن نیز بر ایجاد خدمات ریزدانه، توسعه-عملیات^۵ و روش‌های چابک^۶ است [۴]. دو سبک معماری میکروسرویس و معماری بر محور خدمت، به طور قابل توجهی از نظر ویژگی‌های هر خدمت، مانند ارتباطات خدمات و

^۱Application Programming Interface (API)

^۲Netflix

^۳WeChat Tencent

^۴Service Oriented Architecture (SOA)

^۵Development-Operations (DevOps)

^۶Agile

به اشتراک گذاری مولفه^۷ها متفاوت هستند؛ به عنوان مثال، معماری میکروسرویس می‌تواند شامل صدها سرویس ریزدانه باشد که با هم یک خدمت را ارائه می‌کنند، در حالی که هر کدام از این میکروسرویس‌ها با سرعت زیاد تکامل می‌یابند. اما سبک معماری بر محور خدمت شامل خدمات درشت‌دانه‌تر و پایدارتری است. در معماری میکروسرویس، ارتباط از طریق یک لایه واسط برنامه‌نویسی کاربردی برقرار می‌شود، در حالی که در معماری بر محور خدمت می‌توان از طریق یک واسط برنامه‌نویسی کاربردی (API) در کنار یک گذرگاه خدمات سازمانی^۸ ارتباطات را برقرار کرد. در کل معماری میکروسرویس مقیاس‌پذیری، جداسازی و کنترل بهتری در فرآروند پیاده‌سازی برنامه (به عنوان مثال در مراحل توسعه، آزمون، استقرار) نسبت به معماری بر محور خدمت ارائه می‌کند [۵]. این تفاوت‌های اساسی چالش‌هایی را در آزمون راهبردهای خاص برنامه‌های مبتنی بر معماری میکروسرویس ایجاد می‌کند. هدف از ایجاد آزمون‌ها یافتن احتمال خطاهای پیاده‌سازی یا خطاهایی است که به کاهش کیفیت منجر می‌شوند و یا خطاهایی است که قابلیت استفاده یک برنامه یا سیستم را کاهش می‌دهند.

آزمون نرم‌افزار از مجموعه تصدیق‌کننده‌های پویا تشکیل شده است که ارزیابی می‌کنند، آیا یک سیستم، رفتار مورد انتظار را در مجموعه‌ی محدودی از موارد آزمون (که به طور مناسب از دامنه‌ی اجرای معمولاً نامحدود انتخاب شده‌اند) ارائه می‌دهد؟ [۶]. آزمون‌ها مجموعه‌ای از فعالیت‌ها هستند که هدفشان یافتن خطاهای احتمالی در طراحی، پیاده‌سازی، کیفیت یا قابلیت استفاده یک برنامه یا سیستم است. تعداد سرویس‌ها، فرآیندهای ارتباطی، وابستگی‌ها، نمونه‌ها، ارتباطات شبکه و سایر متغیرها بر روش‌های آزمون برنامه‌ها با معماری میکروسرویس تأثیر می‌گذارند. این نوع از برنامه‌ها به دلیل ماهیت پیچیده و رفتار پویای خود، چالش‌های مهمی را برای آزمون ایجاد می‌کنند. برای رسیدن به هدفی که گفته شد، در طول فرآروند آزمون، باید رفتارهای همزمان میکروسرویس‌های مختلف و تعاملات بین آنها درک شود [۷].

۲-۱ اهمیت موضوع

تشخیص عیوب و اشکالات یک نرم‌افزار در مرحله طراحی، یک گام مهم در مهندسی نرم‌افزار است. اهمیت این فرآیند از این واقعیت ناشی می‌شود که به بالا رفتن کیفیت عملکرد نرم‌افزار کمک می‌کند و باعث اطمینان بیشتر و کارآمدتر شدن آن در خدمت به کاربران می‌شود. با تشخیص فعالانه نقص‌ها در مرحله طراحی، توسعه‌دهندگان می‌توانند از مشکلات بی‌شماری پائین‌دستی که در غیر این صورت پس از استقرار نرم‌افزار و استفاده توسط کاربران نهایی ایجاد می‌شوند، جلوگیری کنند. این فرآیند به‌ویژه در پروژه‌های مقیاس بزرگ، که در آن‌ها حتی اشکالات یا نقص‌های جزئی می‌تواند فاجعه‌بار باشد و منجر به خسارات

مالی قابل توجه و آسیب به اعتبار سازمان شود، اهمیت دارد.

مزایای مالی تشخیص نقص در مرحله طراحی قابل توجه است و به ویژه برای پروژه های بزرگ جذاب است. با شناسایی و رفع خطاها در مراحل اولیه طراحی، سازمان ها می توانند خطرات ناشی از خطاها و تاخیرهای پرهزینه را به حداقل برسانند، در منابع با ارزش صرفه جویی کنند و کارایی کلی پروژه را بهبود بخشند. این رویکرد همچنین با اجازه دادن به مدیران پروژه برای برآورد نیازهای منابع و تخصیص موثرتر منابع، فرآیند توسعه را بهبود می بخشد. در مجموع، تشخیص عیوب و اشکالات در مرحله طراحی برای توسعه و استقرار موفق نرم افزار ضروری است و می تواند تأثیر قابل توجهی بر بازگشت سرمایه برای سازمان ها داشته باشد.

چالش هایی بر سر راه آزمون برنامه ها با معماری پیچیده و رفتار پویای میکروسرویس ها وجود دارد، در پژوهش های پیشین سعی شده است که برای چالش های ایجاد شده در این مسیر روش ها و رویکردهای جدیدی ارائه شود، در این روش ها تلاش شده است تا با وجود مولفه هایی که به طور مستقل از هم قابل استقرار هستند و در عین حال روابط پیچیده ای دارند، درستی عملکرد کلی سامانه سنجیده شود. یکی از رویکردهای آزمون معرفی شده رویکرد مدل رانه است، پژوهشگران در این رویکرد سعی کرده اند با روش های مدل سازی و ارائه توصیف صوری از میکروسرویس ها صحت عملکرد و نحوه تعامل میکروسرویس ها را صحت سنجی کنند، با وجود روش های پیشنهادی جدید، آزمون سامانه ها با معماری میکروسرویس در حوزه صنعت همچنان با چالش های زیادی روبه رو است. [۴]

۳-۱ اهداف پژوهش

هدف ما در این پایان نامه ارائه روشی مبتنی بر آزمون مدل-رانه برای آزمون برنامه ها و سیستم ها با معماری میکروسرویس بوده است. روش آزمونی که در این پایان نامه ارائه دادیم، موارد آزمون را طبق یک معیار پوشش بر اساس منطق، به صورت خودکار استخراج می کند و همچنین با استفاده از یک ابزار آماده به کار برای تحلیل توصیفات صوری آن ها را در محیطی محدود بر روی توصیف صوری برنامه اجرا می کند.

برای تولید موارد آزمون از معماری برنامه به صورت خودکار، ابتدا مدل های گردش کار برنامه که به زبان یاول [۸] تولید شده اند، به ابزاری که تولید کردیم، ورودی داده می شود سپس ما با تحلیل مدل ورودی آن را با روشی که توسعه داده شده روش پیشنهادی ریواده و همکاران است [۹]، آن را به توصیفی صوری به زبان الوی [۱۰] تبدیل می کنیم و سپس موارد آزمون را از مکان هایی از برنامه که جریان کنترل برنامه را تعیین می کنند استخراج می کنیم و بر اساس مسند^۹ های موجود در آن ها موارد آزمون را به صورت خودکار

^۹ predicate

طبق پوشش گزاره‌ی فعال بند محدود^{۱۰} تولید می‌کنیم.

در این پایان‌نامه سعی کردیم ترجمه‌ی مدل‌ها از یاول به الوی را به صورت خودکار، در ابزار موجود برای طراحی مدل‌های گردش کاری در یاول، انجام دهیم؛ با استفاده از ترجمه‌ی انجام‌شده تحلیل‌هایی بر روی ساختار میکروسرویس‌ها انجام می‌دهیم و نتایج را در ابزار نمایش می‌دهیم؛ علاوه بر این‌ها تولید موارد آزمون را نیز طبق روشی که ارائه دادیم به صورت خودکار و با تولید همه‌ی مقادیر ممکن از روی مسندهای توصیف صوری بر اساس معیار RACC ایجاد می‌کنیم و در همان ابزار گفته شده به آزمون‌کننده نمایش می‌دهیم. علاوه بر این‌ها موارد آزمون تولیدشده بر روی توصیف صوری اعمال می‌شود و نتایج آزمون را نیز در ابزار نشان می‌دهیم.

۴-۱ ساختار پایان‌نامه

ساختار پایان‌نامه در ادامه به شرح زیر است: بخش دوم شامل مفاهیم اولیه‌ای است که برای درک روش پیشنهادی و کارهای مرتبط با این پایان‌نامه نیاز هستند. در بخش سوم کارهای پیشین مرتبط با موضوع این پایان‌نامه را بررسی کردیم و سعی کردیم آن‌ها را بر اساس فراوانی موضوعات اصلی تحقیقی رایج در موضوعات پنج‌گانه دسته‌بندی کنیم. در بخش چهارم روش ارائه‌شده‌ی خود را با استفاده از یک نمونه‌ی برگرفته شده از یک برنامه‌ی واقعی شرح داده‌ایم. و در بخش پایانی نیز به ارزیابی روش پرداختیم.

^{۱۰}Restricted Active Clause Coverage (RACC)

فصل ۲

مفاهیم اولیه

در این قسمت مفاهیم مورد استفاده در پایان نامه و همچنین چند اصطلاح رایج در مبحث آزمون نرم افزار نوشته شده است

۱-۲ مفاهیم مربوط به میکروسرویس

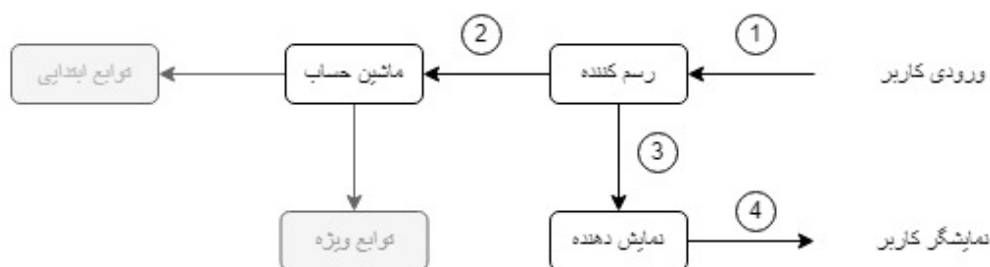
۱-۱-۲ میکروسرویس

میکروسرویس یک فراروند^۱ منسجم و مستقل است که از طریق پیام در تعامل است. از دیدگاه فنی، میکروسرویس ها باید مولفه های مستقلی باشند که به صورت مفهومی به صورت مجزا مستقر شده و مجهز به ابزارهای اختصاصی ماندگاری حافظه (مانند پایگاه های داده) باشند. از آنجایی که تمام اجزای یک معماری میکروسرویس، میکروسرویس هستند، رفتار متمایزکننده ی آن از ترکیب و تعامل اجزای آن از طریق پیام ها ناشی می شود. تعاملات بین میکروسرویس ها اغلب از طریق مکانیسم های سبک، مانند های API منابع از نوع HTTP برقرار می شود [۱۱] [؟].

۲-۱-۲ میکروسرویس ها (معماری میکروسرویس) [۱۱]

سبک معماری میکروسرویس رویکردی برای توسعه یک برنامه کاربردی واحد به عنوان مجموعه ای از سرویس های کوچک است که هر کدام در فرآروند خاص خود اجرا می شوند. برای مثالی از معماری

^۱ Process



شکل ۱-۲: معماری میکروسرویس برای یک برنامه‌ی ماشین حساب

میکروسرویس، فرض می‌کنیم که می‌خواهیم عملکردی ارائه دهیم که نمودار یک تابع را رسم کند. وجود دو میکروسرویس را فرض می‌کنیم: ماشین حساب و نمایشگر. اولین مورد، میکروسرویس ماشین حساب است و دومی تصاویر را رنده می‌کند و نمایش می‌دهد. برای تحقق هدفمان، می‌توانیم یک میکروسرویس جدید به نام ”رسم‌کننده“^۲ معرفی کنیم که ماشین حساب را برای محاسبه شکل نمودار تنظیم می‌کند^۳ و نمایشگر را برای ارائه شکل محاسبه‌شده فراخوانی می‌کند. در شکل ۱-۲، تصویری از معماری میکروسرویس برنامه‌ی ماشین حساب ذکر شده را نمایش داده‌ایم. توسعه‌دهندگان معماری فوق قادرند به طور جداگانه بر روی اجرای عملکردهای میکروسرویس اصلی، یعنی ماشین حساب و نمایش‌دهنده^۴ تمرکز کنند. در نهایت، آن‌ها می‌توانند رفتار برنامه‌ی توزیع شده را با رسم‌کننده پیاده‌سازی کنند که در مرحله‌ی ۱ تابع کاربر را می‌گیرد، در گام ۲ با ماشین حساب تعامل می‌کند تا یک نمایش نمادین از نمودار تابع را محاسبه کند، و در نهایت در گام ۳ از نمایش‌دهنده درخواست می‌کند تا نتیجه را به کاربر نشان دهد. در مرحله‌ی پایانی^۴. برای نشان دادن اینکه چگونه رویکرد میکروسرویس با ساخت بر روی معماری‌های میکروسرویی که از قبل موجود هستند، مقیاس^۵ می‌شود؛ در شکل؟؟ ماشین حساب را به گونه‌ای طراحی کردیم که دو میکروسرویس اضافی (به رنگ خاکستری) را که توابع ابتدایی و ویژه ریاضی را اجرا می‌کنند، نیز تنظیم کند.

سبک معماری میکروسرویس هیچ پارادایم برنامه نویسی خاصی را مورد حمایت یا ممنوع قرار نمی‌دهد؛ بلکه یک دستورالعمل است برای شکستن اجزای یک برنامه کاربردی توزیع شده به موجودیت‌های مستقل که هر یک به یکی از نگرانی‌های آن برنامه می‌پردازد. این بدان معنی است که یک میکروسرویس، به شرطی که عملکردهای خود را از طریق ارسال پیام ارائه دهد، می‌تواند در داخل برنامه با هر زبانی پیاده‌سازی شود[۱۱]. میکروسرویس‌ها ممکن است برای ارائه عملکردهای پیچیده‌تر و دقیق‌تر همکاری

^۲Plotter
^۳Orchestrate
^۴Displayer
^۵Scale

کنند. دو رویکرد برای ایجاد این همکاری وجود دارد - سبک ارکستراسیون^۶ [۱۲] و سبک موزون^۷ [۱۳]. ارکستراسیون نیاز به یک رهبر دارد—یک سرویس مرکزی که درخواست‌ها را به سرویس‌های دیگر ارسال می‌کند و با دریافت پاسخ‌ها بر فرآیند نظارت می‌کند. از سوی دیگر، سبک موزون هیچ مرکزی ندارد و از رویدادها و مکانیسم‌های انتشار^۸/اشتراک^۹ برای ایجاد همکاری استفاده می‌کند. این دو مفهوم برای میکروسرویس‌ها جدید نیستند، بلکه از دنیای معماری بر محوریت سرویس به ارث رسیده‌اند. قبل از ظهور میکروسرویس‌ها و به طور خاص در آغاز ظهور SOA، به دلیل سادگی استفاده و راه‌حل‌های با هزینه‌ی کمتر برای مدیریت پیچیدگی، عموماً ارکستراسیون محبوب‌تر بود و به طور گسترده‌تر استفاده می‌شد. با این حال، ارکستراسیون به وضوح منجر به جفت‌شدگی^{۱۰} سرویس‌ها و توزیع نابرابر مسئولیت‌ها می‌شود، بنابراین برخی از سرویس‌ها نقش متمرکزتری نسبت به سایرین پیدا می‌کنند. فرهنگ تمرکززدایی و درجات بالای استقلال در میکروسرویس‌ها اتفاقاً نشان‌دهنده‌ی سناریوی کاربردی ذاتی برای استفاده از سبک موزون برای دستیابی به همکاری است [۹].

۲-۲ یاول

بر اساس تجزیه و تحلیل دقیق سیستم‌های مدیریت گردش کار موجود و زبان‌های گردش کار، یک زبان گردش کار جدید به نام یاول (یک زبان دیگر گردش کار) توسط ون‌درآلست^{۱۱} (استاد دانشگاه فناوری آینده‌هون، هلند) و ترهافستید^{۱۲} (استاد دانشگاه صنعتی کوئینزلند، استرالیا) در سال ۲۰۰۲ ایجاد شد. این زبان از یک سو بر شبکه‌های پتری، که یک نظریه همزمانی تثبیت شده با یک نمایش گرافیکی است، و از سوی دیگر بر روی الگوهای گردش کار معروف استوار است. الگوهای گردش کار یک معیار عمومی پذیرفته شده برای مناسب بودن یک زبان توصیف فرآیند است. شبکه‌های پتری^{۱۳} می‌توانند تعداد کمی از الگوهای کنترل جریان شناسایی شده را جذب کنند، اما آنها از الگوهای چندگانه، الگوهای لغو و پیوند از نوع "یا"ی^{۱۴} تعمیم‌یافته پشتیبانی نمی‌کنند. بنابراین یاول شبکه‌های پتری را با ساختارهای اختصاصی برای پشتیبانی این الگوها گسترش می‌دهد [۸].

یک مدل یاول از مجموعه‌ای از شبکه‌های یاول به شکل یک ساختار گراف ریشه‌دار تشکیل شده است. هر شبکه یاول از یک سری وظایف تشکیل شده است. وظایف و شرایط در شبکه‌های یاول نقشی مشابه

Orchestration^۶
Choreography^۷
Publish^۸
Subscribe^۹
Coupling^{۱۰}
Wil van der Aalst^{۱۱}
Arthur ter Hofstede^{۱۲}
۱۳

انتقال ها و مکان ها در شبکه های پتری ایفا می کنند. هر شبکه یاول دارای یک شرط ورودی و یک شرط خروجی منحصر به فرد است، که نقطه شروع و پایان برای یک نمونه فرآروند است.

وظایف در یک شبکه یاول می توانند رفتارهای پیوند و انشعاب خاص خودشان را داشته باشند. ساختارهای پیوند و انشعاب پشتیبانی شده عبارتند از پیوند از نوع "و"، پیوند از نوع "یا"ی انحصاری، پیوند از نوع "یا"، انشعاب از نوع "و"، انشعاب از نوع "یا" و انشعاب از نوع "یا"ی انحصاری. عملکرد هر یک از پیوند و انشعاب ها در یاول به شرح زیر است:

- پیوند از نوع "و" – شاخه ای که به دنبال پیوند از نوع "و" است کنترل را زمانی دریافت می کند که تمام شاخه های ورودی به پیوند از نوع "و" در یک مورد مشخص فعال شده باشند.
- پیوند از نوع "یا" – شاخه ای که پس از پیوند از نوع "یا" قرار می گیرد کنترل را در شرایط زیر دریافت می کند: زمانی که (۱) همه ی شاخه های ورودی فعال شده باشند یا (۲) همه ی شاخه های ورودی که هنوز فعال نشده اند، امکان فعال شدن در زمان آینده را نداشته باشند.
- پیوند از نوع "یا"ی انحصاری – شاخه ای که پس از پیوند از نوع "یا"ی اختصاصی قرار می گیرد، کنترل را زمانی دریافت می کند که یکی از شاخه های ورودی به پیوند از نوع "یا"ی انحصاری فعال شده باشد. در زبان های مختلف رویکردهای مختلف معنایی متفاوت (اغلب فقط شهودی) را به این نوع پیوند اختصاص می دهند، اگرچه همه ی آن ها، این موضوع مشترک را دارند که همگام سازی فقط برای شاخه های فعال انجام می شود. به بیان دقیق تر در یاول نگاه کلی به معنای پیوند از نوع "یا"، در حضور ویژگی های الغا و بدون محدودیت های ساختاری، با استفاده از فرمالیسم شبکه بازنشانی است. شبکه های بازنشانی شبکه های پتری با قوس های بازنشانی هستند. یک قوس بازنشانی زمانی که انتقال آن فعال می شود، همه توکن ها را از یک مکان حذف می کند.
- انشعاب از نوع "و" – زمانی که شاخه ی ورودی به انشعاب از نوع "و" فعال می شود، کنترل به همه شاخه های خروجی انشعاب از نوع "و" منتقل می شود.
- انشعاب از نوع "یا" – زمانی که شاخه ی ورودی به انشعاب از نوع "یا" فعال می شود، کنترل به یک یا چند شاخه ی خروجی انشعاب از نوع "یا" بر اساس ارزیابی شرایط مرتبط با هر یک از شاخه ها منتقل می شود.
- انشعاب از نوع "یا"ی انحصاری – زمانی که شاخه ی ورودی به انشعاب از نوع "یا"ی انحصاری فعال می شود، کنترل دقیقاً به یکی از شاخه های خروجی انشعاب از نوع "یا"ی انحصاری بر اساس ارزیابی شرایط مرتبط با هر یک از شاخه ها منتقل می شود.

یاول از مفهوم منطقه‌ی لغو پشتیبانی می‌کند، که شامل گروهی از وظایف در یک شبکه یاول است. منطقه‌ی لغو به یک وظیفه‌ی خاص در همان شبکه یاول مرتبط است. در زمان اجرا، زمانی که نمونه‌ای از وظیفه‌ای که منطقه لغو به آن متصل است، اجرا را کامل می‌کند، تمام وظایف موجود در منطقه لغو مرتبط که در حال حاضر برای همان مورد در حال اجرا هستند، لغو می‌شوند.

۱-۲-۲ ساختار ذخیره‌سازی مدل‌ها در زبان یاول

مدل‌های تولیدشده به زبان یاول در قالب استاندارد XML ذخیره می‌شوند؛ استفاده از فرمت استاندارد XML برای ذخیره مدل‌های یاول، امکان ذخیره و تبادل داده‌ها بین سیستم‌های مختلف را در یک فرمت قابل استفاده و قابل خواندن فراهم می‌کند. با استفاده از فرمت استاندارد، امکان تبادل ساده و راحت مدل‌های یاول بدون توجه به مکان و پلتفرم نرم‌افزاری آن‌ها، بین افراد و تیم‌های مختلف وجود دارد.

۳-۲ الوی

الوی یک زبان توصیف برای بیان محدودیت‌ها و رفتار ساختاری پیچیده در یک سیستم نرم‌افزاری است. الوی یک ابزار مدل‌سازی ساختاری ساده بر اساس منطق مرتبه اول ارائه می‌دهد. [۱۰]

الوی از موفقیت‌ها و محدودیت‌های چک‌کننده‌ی مدل‌ها الهام گرفته شده است و نوع جدیدی از زبان طراحی و تحلیل ارائه می‌دهد که با سه نوآوری امکان‌پذیر شده است:

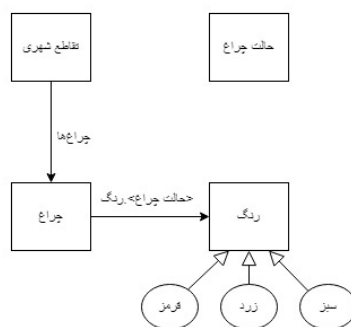
- اولین آن‌ها منطق رابطه‌ای است، الوی از این منطق برای توصیف طراحی‌ها و ویژگی‌ها استفاده می‌کند. منطق رابطه‌ای [۱۴]، کمیت‌کننده‌های منطق مرتبه اول را با عملگرهای نظریه‌ی مجموعه‌ها و حساب رابطه‌ای می‌آمیزد. ایده‌ی مدل‌سازی طرح‌های نرم‌افزاری با مجموعه‌ها و روابط در زبان Z مطرح شده بود [۱۵] الوی از بخش زیادی از قدرت Z استفاده کرده است، در حالی که منطق موجود در آن را ساده‌تر می‌کند تا Z را قابل استفاده‌تر کند. در این راستا الوی فقط ساختارهای مرتبه اول را استفاده می‌کند. الوی همچنین تحت تأثیر زبان‌های مدل‌سازی مانند UML است.

- نوآوری دوم در الوی استفاده از تجزیه و تحلیل دامنه کوچک است. حتی منطق مرتبه اول ساده (بدون عملگرهای رابطه‌ای) تصمیم‌پذیر نیست. این به این معنی است که هیچ الگوریتمی نمی‌تواند وجود داشته باشد که بتواند طراحی نرم‌افزاری که به طور کامل به زبانی مانند الوی نوشته شده است را تجزیه و تحلیل کند. می‌توان زبان را تصمیم‌پذیر کرد، اما این امر قدرت بیان آن را ناقص می‌کند و باعث می‌شود که نتواند حتی ابتدایی‌ترین ویژگی‌های ساختارها را بیان کند. برای داشتن تجزیه و

تحلیل چنین برنامه‌هایی یک راه این است که خودکارسازی تجزیه و تحلیل را حذف کرد و از کاربر برای این کار کمک گرفت. اما این کار مزایای یک ابزار تجزیه و تحلیل را ضایع می‌کند. در این صورت تجزیه و تحلیل دیگر پاداشی برای ساخت یک مدل طراحی نیست، بلکه یک سرمایه‌گذاری اضافی بزرگ و فراتر از مدل‌سازی است.

یک راه دیگر نیز محدود کردن تحلیل است که پیش از الوی از راه‌های انتزاع و شبیه‌سازی استفاده می‌شد. انتزاع معمولاً به ایجاد مثبت نادرست منجر می‌شد که قابل تفسیر هم نبود و شبیه‌سازی نیز آنقدر بخش کوچکی از فضای حالت را پوشش می‌داد که نقص‌های ظریف از تشخیص فرار می‌کردند. اما یاول یک رویکرد جدید ارائه کرد: اجرای تمام آزمون‌های کوچک. طراح، محدوده‌ای را مشخص می‌کند که هر یک از انواع را در توصیف محدود می‌کند. این نوآوری بر پایه‌ی فرضیه دامنه کوچک [۱۶] است، که ادعا می‌کند اکثر خطاها را می‌توان با مثال‌های نقص کوچک مشخص کرد.

- سومین نوآوری الوی در ترجمه‌ی مدل‌ها به یک مساله‌ی صدق‌پذیری است. حتی با محدوده‌های کوچک، فضای حالت یک مدل الوی، بسیار بزرگ است. حالت شامل مجموعه‌ای از متغیرها است که مقادیر آنها، روابط بین انواع هستند. فقط یک رابطه‌ی دودویی در یک محدوده‌ی پنج تایی دارای $5 \times 5 = 25$ یال ممکن است، و بنابراین می‌تواند 25^2 مقدار ممکن داشته باشد. یک طرح بسیار کوچک ممکن است دارای پنج رابطه باشد که به 25^2 حالت ممکن - حدود 37^8 حالت می‌دهد. حتی با بررسی یک میلیارد مورد در ثانیه، چنین تحلیلی چندین برابر عمر جهان است. بنابراین الوی یک جستجوی صریح انجام نمی‌دهد، بلکه در عوض مسئله‌ی طراحی را به یک مسئله رضایت‌پذیری تبدیل می‌کند که متغیرهای آن روابط نیستند بلکه بیت‌های ساده هستند. با چرخش بیت‌ها به صورت جداگانه، یک حل‌کننده رضایت‌پذیری معمولاً می‌تواند راه‌حلی را بیابد (اگر وجود داشته باشد) یا تنها با بررسی بخش کوچکی از فضا نشان دهد که هیچ راه‌حلی وجود ندارد. ابزار تجزیه و تحلیل الوی اساساً یک کامپایلر برای مساله‌ی رضایت‌پذیری است که به آن اجازه می‌دهد از آخرین پیشرفت‌ها در حل‌کننده‌های مساله‌ی رضایت‌پذیری بهره‌برداری کند. موفقیت حل‌کننده‌های مساله‌ی رضایت‌پذیری یک داستان قابل توجه در علم کامپیوتر بوده است - نظریه‌پردازان نشان داده بودند که مساله‌ی رضایت‌پذیری ذاتاً غیر قابل حل است، اما معلوم شد که بیشتر مواردی که در عمل پدیدار می‌شوند می‌توانند به طور موثر حل شوند. بنابراین مساله‌ی رضایت‌پذیری از یک مسئله‌ی حل‌نشدنی کهن الگو که برای نشان دادن غیرممکن بودن مسائل دیگر استفاده می‌شد، به یک مساله‌ی حل‌شدنی تبدیل شد که سایر مسائل را می‌توان به آن ترجمه کرد.



شکل ۲-۲: سیستم چراغ راهنمایی

الوی همچنین از روش‌های مختلفی برای کاهش مساله قبل از حل استفاده می‌کند، به ویژه افزودن محدودیت‌های شکست تقارن که حل‌کننده مساله‌ی رضایت‌پذیری را از در نظر گرفتن موارد مشابه با یکدیگر باز می‌دارد [۱۷].

زبان الوی مانند زبان‌های توصیف نرم‌افزار دیگر دارای ابزارهایی برای نظام‌دهی مدل‌ها، ساخت مدل‌های بزرگ‌تر از مدل‌های کوچک‌تر و ساخت مولفه‌ها با قابلیت استفاده‌ی مجدد است، همچنین جزئیاتی در نحو آن وجود دارد تا الوی زبانی قابل استفاده در عمل باشد. مدل‌ها در الوی به صورتی مشخص و با نحو الوی توصیف می‌شوند، اجزایی از الوی که در این پایان‌نامه مورد استفاده قرار گرفته‌اند، را در ادامه آورده‌ایم و در انتها نیز در یک مثال از آن‌ها برای توصیف یک نرم‌افزار ساده استفاده کرده‌ایم. امضا: یک امضا مجموعه‌ای از اتم‌ها را معرفی می‌کند. امضا $\{A\}$ مجموعه‌ای به نام A را معرفی می‌کند. امضا در واقع چیزی بیش از یک مجموعه است، زیرا می‌تواند شامل اعلام روابط باشد و می‌تواند به طور ضمنی نوع جدیدی را معرفی کند. یک مجموعه را می‌توان به عنوان زیرمجموعه‌ای دیگر معرفی کرد. از آن جایی که یک امضا در واقع یک مجموعه نیز هست در نتیجه $\{A\}$ $\{A\}$ $\{A\}$ مجموعه‌ای به نام A را معرفی می‌کند که زیرمجموعه A است. امضای A توسعه داده شده یا زیرامضای امضای A است.

در الوی مفروضات در "حقیقت"ها قرار می‌گیرند. مفاهیمی که باید بررسی شوند در اظهارها گفته می‌شوند. محدودیت‌هایی که در زمینه‌های مختلف لازم‌اند. به عنوان مسند تعریف می‌شوند. با استفاده از یک مثال در زیر نشان می‌دهیم که چگونه می‌توان با استفاده از ابزارها و نحو الوی، یک مدل ساده را به صورت سازگار توصیف کرد.

شکل ۲-۲، یک سیستم چراغ راهنمایی را نشان می‌دهد. در این سیستم می‌خواهیم که در هر تقاطع، در هر حالتی، بعضی از چراغ‌ها قرمز را نشان دهند. برای این سیستم در الوی قطعه توصیف زیر را می‌توان نوشت:

```

sig LightState {color: Light -> one Color}
sig Light {}
abstract sig Color {}
one sig Red, Yellow, Green extends Color {}
sig Junction {lights: set Light}
fact{
  all s: LightState, j: Junction | some s.color.Red & j.lights
}

```

۲-۳-۱ تحلیل گر الوی

تحلیل گر الوی ابزاری است که در واقع توصیفات نوشته شده به زبان الوی را بررسی می کند. تحلیل گر مدل را به فرمول صدق پذیری برای حل تبدیل می کند. این تحلیل که در تحلیل گر الوی گنجانده شده است، بر پیشرفت های اخیر در فناوری صدق پذیری متکی است. تحلیل گر الوی محدودیت هایی را که باید حل شوند از الوی به محدودیت های بولی ترجمه می کند، که به یک حل کننده صدق پذیری آماده به کار داده می شود. همانطور که حل کننده های مساله صدق پذیری سریع تر می شوند، تجزیه و تحلیل الوی نیز سریع تر می شود و به مسائل بزرگ تر می رسد. با استفاده از بهترین حل کننده های امروزی، تحلیل گر می تواند فضاهایی را که چند صد بیت عرض دارند بررسی کند.

تحلیلی که تحلیل گر الوی انجام می دهد نوعی حل محدودیت است. اما نقطه ی قوت تحلیل گر الوی در شبیه سازی سیستم مدل شده با الوی است. شبیه سازی شامل یافتن نمونه هایی از حالت ها یا اجراهایی است که یک ویژگی معین را برآورده می کند. همچنین می توان با تحلیل گر الوی مثال نقض برای حالت های خاص تعریف شده با الوی یافت. در این جا مقصود از مثال نقض نمونه ای است که یک ویژگی معین را نقض می کند. این ویژگی معین با اظهارها بیان می شوند. جستجوی نمونه ها در فضایی انجام می شود که ابعاد آن توسط کاربر در یک محدوده مشخص شده است، که یک کران به تعداد اشیاء از هر نوع اختصاص می دهد. حتی یک محدوده ی کوچک، یک فضای بزرگ را تعریف می کند، بنابراین استفاده از تحلیل گر الوی اغلب برای یافتن خطاها در فضاهای کوچک مناسب است.

۲-۴ آزمون

با رشد صنعت نرم افزار، آزمون نرم افزار نیز به عنوان فعالیتی کلیدی برای تضمین کیفیت پیشرفت کرده است، اگرچه عوامل بسیاری، از جمله، طراحی دقیق و مدیریت فرآیند کامل، بر مهندسی نرم افزار قابل اتکا تأثیر می گذارند، اما آزمون، اولین روشی است که صنعت، از آن برای ارزیابی نرم افزار در طول توسعه بهره

می‌برد. بیزر^{۱۵} هدف از آزمون محصول نرم‌افزاری را بر حسب «سطوح بلوغ فرآیند آزمون» یک سازمان بیان می‌کند، به طوری که این سطوح با اهداف آزمون‌کنندگان از آزمون تعیین می‌شوند[۱۸].

از آنجایی که واژه‌ی «درستی» در محصولات مهندسی واژه‌ای مبهم است و نمی‌توان منظور از درستی محصول را به صورت دقیق بیان کرد. مهندسان نرم‌افزار خردمند به جای جستجوی «درستی»، سعی می‌کنند «رفتار» نرم‌افزار را ارزیابی کنند تا تصمیم بگیرند که آیا این رفتار با در نظر گرفتن تعداد زیادی از عوامل از جمله قابلیت اطمینان، ایمنی، قابلیت نگهداری، امنیت و کارایی قابل قبول است یا خیر. بدیهی است که این بسیار پیچیده‌تر از میل ساده لوحانه برای نشان دادن درستی نرم‌افزار است. مهندسان نرم‌افزار برای مقابله با چنین پیچیدگی طاق فرسایی از «بالا بردن سطح انتزاع» استفاده می‌کنند.

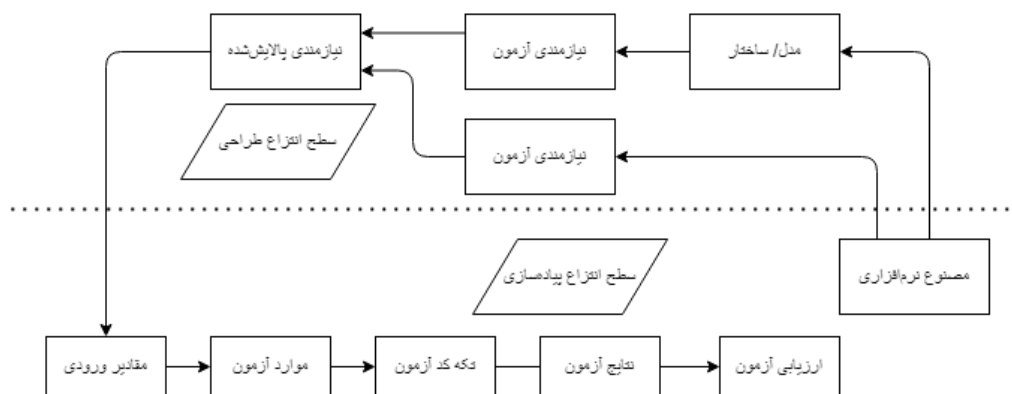
کار توسعه آزمون‌ها را می‌توان به چهار بخش مجزا تقسیم کرد: طراحی آزمون، خودکارسازی آزمون، اجرای آزمون و ارزیابی آزمون.

۱. طراحی آزمون فرآروند طراحی مقادیر ورودی است که به طور موثر نرم‌افزار را آزمایش می‌کند. این ریاضیاتی‌ترین و از نظر فنی چالش برانگیزترین بخش آزمون است. که می‌تواند به روش‌های مبتنی بر قاعده یا روش‌های مبتنی بر انسان انجام شود. استفاده از روش‌های مبتنی بر قاعده نیاز به دانش ریاضیات گسسته، برنامه‌نویسی و البته آزمون دارد. در حالی که روش‌های مبتنی بر انسان نیاز به دانش دامنه‌ی کاربرد نرم‌افزار مورد آزمون، واسطه‌های کاربری و خود آزمون دارد.

۲. خودکارسازی آزمون، فرآروند جاسازی مقادیر آزمون در برنامه‌ی اجرا شونده است. جایی که مقادیر آزمون همان خروجی نهایی مرحله‌ی طراحی آزمون است.

۳. اجرای آزمون فرآروند اجرای آزمون‌ها بر روی نرم‌افزار و ثبت نتایج است. این مرحله، نیاز به دانش ابتدایی نرم‌افزار برای انجام دارد. امروزه بیشتر سازمان‌ها برای رسیدن به خودکارسازی صد در صد آزمون‌ها تلاش می‌کنند، این هدف اجرای آزمون را به طرز قابل ملاحظه‌ای ساده می‌کند. فرآروند طراحی آزمون مدل‌رانه، آزمون را به یک مجموعه کارهای کوچک تقسیم می‌کند که تولید آزمون را ساده می‌کند. سپس طراحان آزمون کار خود را به صورت جداگانه و فارغ از جزئیات نرم‌افزار یا مصنوعات طراحی، اتوماسیون آزمون و اجرای آزمون در سطح بالاتری از انتزاع پیش می‌برند و با استفاده از ساختارهای مهندسی ریاضیاتی مقادیر آزمون را طراحی می‌کنند.

۴. ارزیابی آزمون فرآروند ارزیابی نتایج آزمون و گزارش‌دهی به توسعه‌دهندگان است. انجام این مرحله نیاز به مهارت‌هایی مشابه مهارت‌های مورد نیاز برای طراحی آزمون با روش‌های مبتنی بر انسان دارد. ارزیابی آزمون اغلب با بیان خروجی‌های مورد انتظار در قالب اظهارها انجام می‌شود[۱۹].



شکل ۲-۳: آزمون مدل-رانه

۲-۴-۱ آزمون مدل-رانه

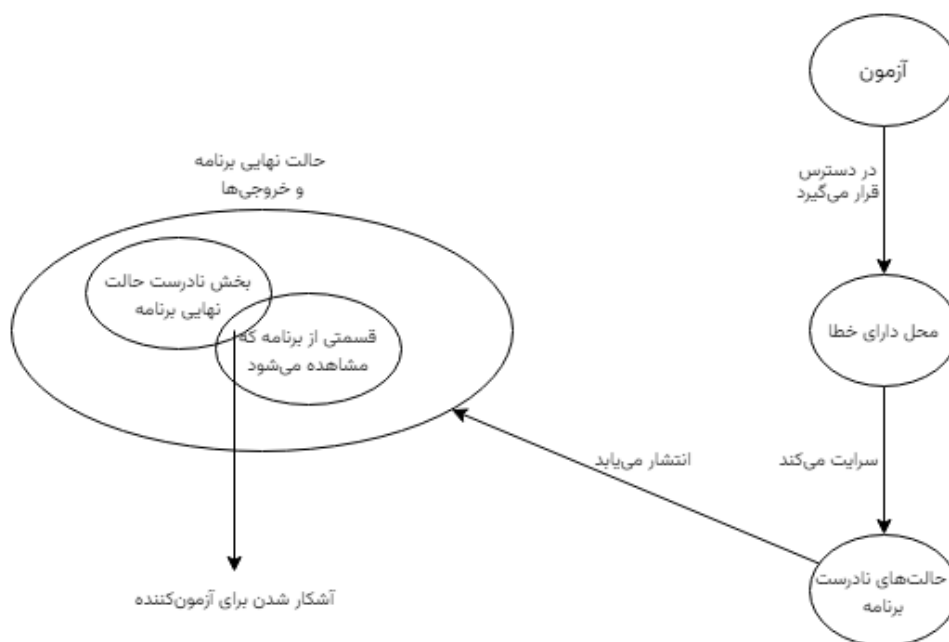
در طراحی آزمون مدل-رانه ما آزمون‌های خود را از ساختارهای انتزاعی که بسیار شبیه به مدل‌ها هستند استخراج می‌کنیم. این ساختارهای انتزاعی می‌توانند نمودارهای وضعیت در UML شبکه‌های پتری، گراف‌ها یا توصیفات صوری باشند.

طراحی آزمون مدل-رانه به طراحان آزمون اجازه می‌دهد «سطح انتزاع خود را بالا ببرند» به طوری که زیر مجموعه‌ی کوچکی از آزمون‌کنندگان، جنبه‌های ریاضی طراحی و توسعه آزمون‌ها را انجام می‌دهند. سپس آزمون‌کنندگان و برنامه‌نویسان دیگر می‌توانند بخش‌های خود که شامل یافتن مقادیر آزمون، خودکار کردن آزمون‌ها، اجرای آزمون‌ها و ارزیابی آن‌ها، می‌شود را انجام دهند. این مشابه طراحی ساختمانی است، جایی که یک مهندس طرحی را ایجاد می‌کند که توسط بسیاری از متخصصین و کارگران دنبال می‌شود.

فرآیند طراحی آزمون مدل-رانه به صراحت از تقسیم کار پشتیبانی می‌کند. فرآروند این نوع از طراحی در شکل زیر نشان داده شده است، فعالیت‌های طراحی آزمون را در بالای خط و سایر فعالیت‌های آزمون را در شکل ۲-۳، می‌بینیم.

۲-۴-۲ مدل خطا/شکست

تفاوتی اساسی بین عمل اشکال‌زدایی و عمل آزمون وجود دارد. در اشکال‌زدایی برای یک شکست موجود به دنبال علت هستیم در حالی که در فرآروند آزمون به دنبال کمینه کردن مخاطره‌ی استفاده از نرم‌افزار هستیم. مسئله اصلی این است که برای یک خطای معین، که در اشکال‌زدایی به ما داده شده است، همه ورودی‌ها باعث ایجاد خطا در ایجاد خروجی نادرست (شکست) نمی‌شوند. همچنین، ربط دادن یک



شکل ۲-۴: مدل خطا/شکست و شرایط RIPR

شکست به خطایی که باعث آن شده است، اغلب بسیار دشوار است. تجزیه و تحلیل این ایده‌ها منجر به مدل خطا/شکست می‌شود که بیان می‌کند چهار شرط برای مشاهده‌ی شکست لازم است.

شکل زیر شرایط را نشان می‌دهد. ابتدا، یک آزمون باید به مکان یا مکان‌هایی در برنامه برسد که حاوی خطا (قابل دسترس بودن) هستند. دوماً، پس از اجرای برنامه در آن مکان، حالت برنامه باید نادرست باشد (سرایت). سوماً، حالت آلوده باید در بقیه مراحل اجرا منتشر شود و باعث شود برخی خروجی‌ها یا وضعیت نهایی برنامه نادرست شوند. (انتشار). در نهایت، آزمون‌کننده باید بخشی از قسمت نادرست حالت نهایی برنامه (قابل آشکار شدن) را مشاهده کند. اگر آزمون‌کننده فقط قسمت‌هایی از حالت نهایی برنامه را ببیند که صحیح هستند، خرابی آشکار نمی‌شود. مدل خطا/شکست در شکل ۲-۴ مشخص شده است.

۲-۴-۳ مورد آزمون

یک مورد آزمون از مقادیر مورد آزمون، مقادیر پیشوند، مقادیر پسوند و نتایج مورد انتظار لازم برای اجرای کامل و ارزیابی نرم افزار تحت آزمایش تشکیل شده است.

۴-۴-۲ مجموعه آزمون

مجموعه آزمون مجموعه ای از موارد آزمون است.

۵-۴-۲ نیازمندی آزمون

یک نیازمندی آزمون عنصر خاصی از یک مصنوع نرم افزاری است که یک مورد آزمون باید آن را برآورده کند یا پوشش دهد.

۶-۴-۲ معیار پوشش

تعداد ورودی‌های بالقوه برای اکثر برنامه‌ها به قدری زیاد است که می‌توان عملاً آن را بی‌نهایت دانست زیرا که نمی‌توان به صراحت ورودی‌ها را برشمرد. اینجاست که معیارهای پوشش رسمی (یا صوری بهتره) وارد می‌شوند. از آنجایی که نمی‌توانیم با همه‌ی ورودی‌ها برنامه را بیازماییم، از معیارهای پوشش برای تصمیم‌گیری درباره‌ی ورودی‌های آزمون استفاده می‌کنیم. منطق پشت معیارهای پوشش این است که آنها فضای ورودی را برای به حداکثر رساندن تعداد خطاهای یافت‌شده در هر مورد آزمون تقسیم می‌کنند. مزیت دیگر برای استفاده از معیارهای پوشش در عمل این است که آن‌ها قوانین مفیدی را برای زمان توقف فرا روند آزمون ارائه می‌کنند.

تعریف رسمی معیار پوشش، آن را یک قاعده یا مجموعه قوانینی معرفی می‌کند که الزامات آزمون را بر یک مجموعه آزمون تحمیل می‌کند. معیارهای رایج که برخی از آن‌ها مطابق با مدل خطا/شکست تعریف شده‌اند و استفاده می‌شوند عبارتند از پارتیشن‌بندی فضای ورودی که طراحی تست را به روشی مستقل از مدل خطا/شکست انجام می‌دهد زیرا که فقط از فضای ورودی نرم‌افزار تحت آزمون استفاده می‌کند؛ معیارهای پوشش گراف که قابل دسترس بودن را تضمین می‌کند، استفاده از عبارات منطقی برای تولید آزمون که سرایت را تضمین می‌کند و تجزیه و تحلیل جهش که انتشار را تضمین می‌کند.

۷-۴-۲ پوشش

با توجه به مجموعه ای از نیازمندی‌های آزمون TR برای یک معیار پوشش C، یک مجموعه آزمون T، C را برآورده می‌کند اگر و تنها اگر برای هر نیازمندی آزمون tr در TR، حداقل یک آزمون t در T وجود داشته باشد به طوری که t را ارضا کند.

۸-۴-۲ معیارهای پوشش بر اساس منطق

معیارهای پوشش بر اساس منطق از عبارات منطقی برای تعریف معیارها و طراحی آزمون‌ها استفاده می‌کند. این دسته از معیارها به پیشرفت ما در مدل خطا/شکست کمک می‌کنند و اطمینان حاصل می‌کنند که آزمون‌ها نه تنها به مکان‌های خاصی می‌رسند، بلکه حالت داخلی برنامه نیز متأثر از انتساب ترکیب‌های مختلفی از درستی به عبارات، آلوده می‌شود. از گزاره‌ها و مسندها برای معرفی انواع معیارهای پوشش استفاده می‌شود. فرض کنید P مجموعه‌ای از مسندها و C مجموعه‌ای از گزاره‌ها در مسندهای P باشد. برای هر مسند $C_p, p \in P$ گزاره‌های در p باشد به طوری که $C_p = \{c | c \in p\}$ مجموعه‌ی C اجتماع گزاره‌های موجود در هر یک از مسندها در P خواهد بود، به عبارتی $C = \bigcup_{p \in P} C_p$.

۹-۴-۲ پوشش گزاره

برای هر $c \in C$ شامل دو نیازمندی است: اطلاق c به "درست" و اطلاق c به نادرست. گزاره‌ی $a \vee b$ را در نظر بگیرید. گزاره‌های C عبارتند از $\{a, b\}$ چهار ورودی آزمون که ترکیبی از مقادیر منطقی برای گزاره‌ها را برمی‌شمارد در جدول صحت زیر آمده، مشخص است.

	a	b	$a \vee b$
1	T	T	T
2	T	F	T
3	F	T	T
4	F	F	F

مجموعه تست $T_{23} = \{2, 3\}$ پوشش گزاره را برآورده می‌کند.

با توجه به تعاریف بالا می‌توان پوشش‌های زیر را بیان کرد

۱۰-۴-۲ پوشش گزاره‌ی فعال

برای تعریف پوشش گزاره‌ی فعال ابتدا باید بدانیم گزاره‌ی اصلی یا تعیین‌کننده چیست. با در نظر گرفتن یک گزاره‌ی اصلی c_i در مسند p ، می‌گوییم که اگر جملات فرعی $c_j \in p, j \neq i$ مقادیری داشته باشند، p را تعیین می‌کند به طوری که تغییر مقدار صدق c_i ، ارزش p را تغییر می‌دهد. با توجه به ادعای بالا می‌توان پوشش گزاره‌ی اصلی را این‌گونه تعریف کرد:

برای هر $p \in P$ و هر گزاره‌ی اصلی $c_i \in C_p$ ، گزاره‌های فرعی $c_j, j \neq i$ را طوری انتخاب کنید تا c_i تعیین کننده‌ی p باشد. نیازمندی آزمون در این حالت برای هر c_i دو شرط دارد: c_i به "درست" و c_i به "نادرست" مقداردهی شود.

برای مثال، برای $a \vee b$ ، در مجموع چهار نیازمندی در مجموعه نیازمندی‌های آزمون وجود دارد، دو مورد برای گزاره‌ی a و دو مورد برای گزاره‌ی b . برای گزاره‌ی a ، ارزش p را تعیین می‌کند اگر و فقط اگر b نادرست باشد. بنابراین ما دو نیازمندی آزمون $\{a = \text{true } b = \text{false}\}$ ($a = \text{false } b = \text{true}$) داریم. برای بند b ، ارزش p را تعیین می‌کند اگر و فقط اگر a نادرست باشد. بنابراین ما دو نیازمندی آزمون $\{a = \text{false } b = \text{true}\}$ ($a = \text{false } b = \text{false}\}$ را داریم. این در جدول صحت جزئی زیر خلاصه شده است (مقادیر گزاره‌های اصلی به صورت پررنگ هستند).

	a	b
$c_i = a$	T	f
	F	f
$c_i = b$	f	T
	f	F

۲-۴-۱۱ پوشش گزاره‌ی فعال محدود

برای هر $p \in P$ و هر گزاره‌ی اصلی $c_i \in C_p$ ، گزاره‌های فرعی $c_j, j \neq i$ را طوری انتخاب کنید که c_i ارزش p را تعیین کند. مجموعه نیازمندی‌های آزمون برای هر c_i دو شرط دارد: c_i به "درست" و c_i به "نادرست" مقداردهی شود. در هر دوی این حالت‌ها مقادیر انتخاب شده برای جملات فرعی c_j باید یکسان باشد.

برای مثال $p = a \vee (b \wedge c)$ ، را در نظر بگیرید برای اینکه a ارزش p را تعیین کند، عبارت $b \vee c$ باید "درست" باشد. این را می‌توان به سه طریق به دست آورد: b "درست" و c "نادرست" باشد، b "نادرست" و c "درست" باشد، و یا b و c هر دو "درست" باشند. بنابراین، می‌توان پوشش گزاره‌ی فعال محدود را با توجه به گزاره‌ی a را به کمک جدول زیر مشخص کرد.

در جدول درستی زیر ۶ حالتی را که گزاره‌ی a تعیین کننده‌ی ارزش مسند p است را آورده‌ایم طبق تعریف

RACC، میتوان این پوشش را با توجه به بند a این گونه ارضا کرد. ردیف ۲ را می توان با ردیف ۶، ردیف ۳ با ردیف ۷، یا ردیف ۱ با ردیف ۵ جفت کرد. بنابراین، تنها سه روش می توانند RACC را برآورده کنند.

	a	b	c	$a \wedge (b \vee c)$
1	T	T	T	T
2	T	T	F	T
3	T	F	T	T
5	F	T	T	F
6	F	T	F	F
7	F	F	T	F

فصل ۳

کارهای پیشین

در این فصل از پایان‌نامه، کارهای پیشین انجام‌شده روی مسئله به تفصیل توضیح داده می‌شود.

۳-۱ پژوهش‌های مربوط به آزمون میکروسرویس‌ها

در راستای آزمون برنامه‌ها با معماری میکروسرویس روش‌های گوناگونی ارائه شده‌اند. می‌توان اغلب روش‌های ارائه‌شده را در پنج زمینه^۱ی اصلی دسته‌بندی کرد به طوری که آن‌ها مطالعات اصلی در راستای آزمون نرم‌افزارها با معماری میکروسرویس را مشخص می‌کنند، این ۵ دسته، شامل آزمون خودکار^۲، معماری، توسعه- عملیات و یکپارچه‌سازی مستمر^۳، عملکرد^۴ و آزمون مبتنی بر مدل^۵. البته این نکته قابل ذکر است که یک مطالعه ممکن است چندین موضوع از این ۵ زمینه‌ی گفته‌شده را در بر بگیرد.

۳-۱-۱ آزمون خودکار

این زمینه، مطالعات عمده‌ای را پوشش می‌دهد که آزمون‌های خاصی را در قالب آزمون خودکار مورد بحث قرار می‌دهند. به عنوان مثال، کوئنوم^۶ و آکنین^۷ یک رویکرد آزمون خودکار مبتنی بر توصیف صوری و عوامل هوشمند (به عنوان مثال، آزمون خودکارشده‌ی LASTA) برای استخراج موارد آزمون (به عنوان

^۱ theme
^۲ automated testing
^۳ continuous integration
^۴ performance
^۵ model-based
^۶ Quenum
^۷ Aknine

مثال، آزمون‌های واحد و پذیرش) برای برنامه‌ها با معماری میکروسرویس ارائه می‌کنند [۲۰].

به طور مشابه، شنگ^۸ و همکاران. یک طرح مبتنی بر گراف و سناریو-رانه را برای تحلیل، آزمون و استفاده مجدد از میکروسرویس‌ها معرفی کردند [۲۱]. این رویکرد از ابزار swagger برای استخراج خودکار فراخوانی‌ها بین میکروسرویس‌ها استفاده می‌کند و وابستگی‌های بین میکروسرویس‌ها به صورت خودکار به‌روز می‌شوند. در نتیجه امکان بازیابی خودکار موارد آزمون مورد نیاز در مواجهه با تغییرات میکروسرویس را فراهم می‌کند.

۳-۱-۲ معماری

در این زمینه‌ی تحقیق، بحث عمده بر استفاده یا در نظر گرفتن مصنوعات معماری (به عنوان مثال، اجزای معماری، ویژگی‌های کیفیت) برای آزمون برنامه‌های مبتنی بر میکروسرویس متمرکز است. به طور دقیق‌تر، مطالعات اصلی، رویکردهای آزمونی را ارائه می‌کنند که از اجزای طراحی میکروسرویس‌ها (به عنوان مثال، سرویس‌ها و رابط سرویس)، راهبردهای تجزیه‌ی برنامه‌ها، و روش‌های ارتباطی میکروسرویس‌ها (مانند پروتکل‌های همگام^۹ یا ناهمگام^{۱۰}) برای ایجاد موارد آزمون برای آزمون برنامه‌های کاربردی مبتنی بر معماری میکروسرویس استفاده می‌کنند. علاوه بر این، چندین مطالعه، چگونگی آزمون و ارزیابی قابلیت اطمینان، انعطاف‌پذیری، و معماری برنامه‌های کاربردی مبتنی بر معماری میکروسرویس را در این زمینه می‌گویند.

به عنوان مثال هوریهادی^{۱۱} و همکاران روش گرمیلین^{۱۲} را با تمرکز بر شبکه‌های ارتباطی بین میکروسرویس‌ها ارائه داده‌اند. گرمیلین چارچوبی برای آزمون سیستماتیک قابلیت‌های مواجهه با شکست در میکروسرویس‌هاست. گرمیلین بر اساس این اصل است که میکروسرویس‌ها به طور معمول جفت‌شدگی کمی دارند و در عوض بر الگوهای استاندارد تبادل پیام در شبکه متکی هستند. گرمیلین به آزمون‌کننده اجازه می‌دهد تا به راحتی آزمون‌ها را طراحی کند و آن‌ها را با دستکاری پیام‌های بین سرویس‌ها در لایه شبکه اجرا کند. این پژوهش نشان می‌دهد که می‌توان از گرمیلین برای بیان سناریوهای شکست رایج به نحوی استفاده کرد تا توسعه‌دهندگان یک برنامه قادر باشند اشکالات ناشناخته‌ی قبلی در کد مدیریت شکست خود را بدون تغییر برنامه، شناسایی کنند [۲۲].

همچنین در پژوهشی که لوتز^{۱۳} و همکارانش ارائه داده‌اند یک مطالعه موردی را بررسی می‌کنند که امکان‌سنجی و اثرات احتمالی تغییر معماری نرم‌افزار کمک‌کننده به راننده را به یک معماری میکروسرویس

Shang^۸
synchronous^۹
asynchronous^{۱۰}
Heorhiadi^{۱۱}
Gremlin^{۱۲}
Lotz^{۱۳}

شامل می‌شود. همچنین آزمون سیستم را برای این مورد مطالعه انجام می‌دهند. نتایج نشان می‌دهد که معماری میکروسرویس می‌تواند پیچیدگی و مراحل فرآروند زمان‌بر را کاهش دهد و سیستم‌های نرم‌افزار خودرو را برای چالش‌های آتی آماده کند تا زمانی که اصول معماری میکروسرویس به دقت دنبال شوند [۲۳].

۳-۱-۳ توسعه- عملیات و یکپارچه‌سازی مستمر

توسعه- عملیات و یکپارچه‌سازی مستمر، دارای طیف وسیعی از اقدامات است (به عنوان مثال، یکپارچه سازی مستمر^{۱۴}، تحویل مستمر^{۱۵}، آزمون، استقرار) آن‌ها با هدف ارائه‌ی سیستم‌های نرم‌افزاری قابل اعتماد با تشویق همکاری نزدیک بین کارکنان توسعه و عملیات پیشنهاد شده‌اند. این زمینه‌ی پژوهشی شامل مطالعاتی است که رویکردهای آزمون و ابزارهای مورد استفاده برای برنامه‌های مبتنی بر معماری میکروسرویس در توسعه- عملیات و یکپارچه‌سازی مستمر را گزارش می‌کنند. خودکارسازی آزمون یک عامل کلیدی در موفقیت با توسعه- عملیات است. به عنوان مثال، کارگر و حنیفی زاده یک روش خودکار را برای پشتیبانی از تست رگرسیون میکروسرویس‌ها در تحویل مداوم پیشنهاد کردند [۲۴].

مارسل^{۱۶} و کریستوس گرابمن^{۱۷} برنامه‌های میکروسروسی را برای سیستم عامل شبکه باز (ONOS) با ایجاد محیط یکپارچه‌سازی مستمر توسعه دادند و آزمون کردند. آن‌ها همچنین یک توپولوژی آزمایشی را پیشنهاد کردند که برای ارزیابی برنامه های ONOS استفاده می‌شود [۲۵].

۳-۱-۴ عملکرد

این موضوع به جنبه‌های کمی رفتاری آزمون می‌پردازد. نتایج نشان می‌دهد که مطالعات اولیه در این زمینه بر روی آزمون عملکرد، عمدتاً در مرحله‌ی تولید توسعه برنامه کاربردی مبتنی بر معماری میکروسرویس تمرکز دارد. کامارگو^{۱۸} و همکاران. رویکردی برای ارزیابی عملکرد میکروسرویس به تنهایی ارائه کردند آن‌ها با یکپارچه‌سازی آزمون با میکروسرویس روش خود را توضیح داده‌اند [۲۶].

علاوه بر این، شارما^{۱۹} و همکاران. با استفاده از مدل تحلیلی و اجرای آزمایش‌های بستر آزمون، عملکرد بین برنامه‌های یکپارچه و میکروسروسی را در زمینه مجازی‌سازی عملکرد شبکه مورد آزمون و مقایسه قرار دادند [۲۷].

^{۱۴} continuous integration (CI)

^{۱۵} continuous delivery (CD)

^{۱۶} Marcel

^{۱۷} Grobmann Christos

^{۱۸} Camargo

^{۱۹} Sharma

۳-۱-۵ آزمون مبتنی بر مدل

این زمینه پژوهشی، آن دسته از مطالعات اولیه را که در مورد رویکردهای آزمون مبتنی بر مدل برای برنامه‌های کاربردی مبتنی بر معماری میکروسرویس بحث می‌کنند، جمع‌آوری می‌کند.

به عنوان مثال، کامیلی^{۲۰} و همکاران. یک چارچوب رسمی مبتنی بر مدل‌های شبکه پتری ارائه می‌کند که در زمینه تست میکروسرویس قابل اجرا است. در این پژوهش یک آنتولوژی^{۲۱} رسمی مبتنی بر شبکه‌های پتری برای جریان‌های فرآروند مبتنی بر ریزسرویس‌های مشخص شده با استفاده از زبان هماهنگ‌سازی کنداکتور ارائه شده است. کنداکتور یک زبان خاص دامنه مبتنی بر JSON است که توسط نتفلیکس طراحی شده است. همچنین یک معنانشناسی صوری از ترجمه‌ی توصیف‌ها در کنداکتور به مدل‌های شبکه پتری که بر پایه‌ی زمان هستند ارائه می‌شود. این مدل‌ها یا شبکه‌های پتری، از تعریف محدودیت‌های زمانی پشتیبانی می‌کنند. این نوع از مدل‌های مبتنی بر شبکه‌ی پتری را می‌توان برای اهداف صحت‌سنجی به کمک کامپیوتر با استفاده از تکنیک‌های شناخته‌شده‌ی پیاده‌سازی شده توسط ابزارهای قدرتمند بررسی مدل آماده به کار، استفاده کرد[۲۸].

شولز^{۲۲} و همکاران یک رویکرد آزمون مبتنی بر مدل را برای تولید مدل‌های فشار کاری برای آزمایش فشار یک یا چند میکروسرویس مشخص معرفی کرده‌اند[۲۹].

جدول ۳-۱: دسته‌بندی پژوهش‌های پیشین مرتبط با آزمون میکروسرویس

پژوهش	نکات کلیدی پژوهش	زمینه‌ی پژوهش
[۲۰] [۲۱]	یک رویکرد مبتنی بر مشخصات رسمی برای استخراج موارد آزمایشی (به عنوان مثال، موارد آزمون پذیرش) برای تست میکروسرویس خودکار طرح مبتنی بر گراف وابستگی سرویس‌ها برای تحلیل، آزمون و استفاده مجدد از میکروسرویس‌ها	آزمون خودکار
[۲۲] [۲۳]	آزمون انعطاف‌پذیری میکروسرویس‌ها در زیرساخت‌های تولید آزمون عملکردهای سیستم کمک راننده پیشرفته مبتنی بر معماری میکروسرویس (ADAS)	معماری
[۲۴] [۲۵]	آزمون گرسیون برنامه‌های کاربردی مبتنی بر معماری میکروسرویس در تحویل مداوم آزمون مداوم سیستم عامل شبکه باز ONOS	توسعه- عملیات و یکپارچه‌سازی مستمر
[۲۶] [۲۷]	ارزیابی عملکردی که هر میکروسرویس می‌تواند ارائه دهد آزمایش و مقایسه عملکرد برنامه‌های یکپارچه و میکروسرویس در NFV	عملکرد
[۲۸] [۲۹]	شبکه‌های پتری به عنوان پایه‌ی آزمون‌های مبتنی بر مدل میکروسرویس‌ها تولید مدل‌های فشار کاری مبتنی بر سشن برای آزمون فشار میکروسرویس‌ها	مبتنی بر مدل

فصل ۴

روش پیشنهادی

۴-۱ چارچوب کلی

چارچوب کلی روش پیشنهادی ما بدین صورت است که در ابتدا گردش‌های کاری میان میکروسرویس‌های تشکیل‌دهنده نرم‌افزار را با استفاده از زبان یاول مدل می‌کنیم. سپس این مدل‌ها را بر اساس روش ترجمه‌ای اثبات شده، به یک توصیف صوری در زبان الوی ترجمه می‌کنیم. بعد از آن بر روی توصیف صوری از میکروسرویس‌ها و ارتباطات آن‌ها تحلیل‌هایی صوری به زبان الوی انجام می‌دهیم تا وجود موقعیت‌های ناخواسته و غیرمجاز در اجرای گردش کاری نرم‌افزار را بررسی کنیم. به علاوه با استفاده از توصیفات صوری مذکور و بر اساس معیار پوشش گزاره‌ی فعال محدود، نیازمندی‌های آزمون و سپس برای برآورده کردن هر یک از نیازمندی‌های آزمون موارد آزمون را تولید می‌کنیم و در انتها موارد آزمون به دست آمده که آن‌ها نیز توصیفات صوری هستند را به توصیف اصلی اضافه می‌کنیم؛ سعی می‌کنیم یک نمونه از توصیف به دست آمده بسازیم، در صورت سازگار ماندن توصیف، این نمونه به دست می‌آید و موفقیت‌آمیز بودن اجرای آزمون را نشان می‌دهد.

تمام این روند، پس از مدل‌سازی میکروسرویس‌ها در زبان یاول توسط طراحان نرم‌افزار، تا ایجاد موارد آزمون و اعمال آن‌ها بر روی مدل صوری به صورت خودکار در ابزار مدل‌سازی یاول انجام می‌شود.

در ادامه به تشریح گام‌های ذکر شده در روش پیشنهادی می‌پردازیم. اما برای روشن‌تر شدن این روش یک نمونه‌ی برگرفته‌شده از یک سیستم نرم‌افزاری با معماری میکروسرویس در دنیای واقع را می‌آوریم و در هر گام، روش تشریحی خود را بر روی این نمونه‌ی واقعی اعمال می‌کنیم.

نمونه‌ای که گفته خواهد شد، یک برنامه‌ی خرید به صورت برخط است که از میکروسرویس‌های مستقل

برای ارائه‌ی خدمت خود تشکیل شده است. این میکروسرویس‌ها شامل میکروسرویس ورود با استفاده از گوگل^۱، ورود با استفاده از توئیتر^۲ ورود با استفاده از لینکدین^۳، سرویس خرید (انتخاب موارد خرید)، پرداخت با کارت اعتباری، پرداخت با پی‌پل^۴ و تایید پرداخت است. می‌توان گفت که این خدمت با همکاری چند میکروسرویس ریزدانه‌تر محقق می‌شود؛ در این برنامه با آغاز روند خرید و اولین درخواست کاربر، اگر برنامه تشخیص بدهد که نیاز به بررسی امنیتی درخواست کاربر وجود دارد میکروسرویس بررسی‌کننده‌ی امنیت این وظیفه را انجام می‌دهد و اگر درخواست را غیر مجاز یا خرابکارانه تشخیص دهد، بلافاصله فرآیند برنامه به اتمام می‌رسد و کاربر مجبور است درخواست دیگری برای آغاز خرید ارسال کند؛ اما در صورتی که درخواست از جنبه‌ی امنیتی تایید شود، کاربر باید احراز هویت خود را انجام دهد و این هدف توسط یکی از سه میکروسرویس ورود با استفاده از گوگل، ورود با استفاده از توئیتر و ورود با استفاده از لینکدین به انتخاب کاربر، محقق می‌شود. اگر برنامه، بررسی امنیتی درخواست کاربر را لازم نداند، احراز هویت کاربر بلافاصله پس از درخواست کاربر صورت می‌پذیرد و اگر احراز هویت کاربر به درستی صورت نگیرد کاربر به حالت ابتدایی خود پس از درخواست شروع برنامه منتقل می‌شود و روند گفته‌شده در تلاش بعدی کاربر تکرار می‌شود؛ در غیر این صورت پس از احراز هویت کاربر، انتخاب کالاها و پر کردن سبد خرید توسط میکروسرویس نمایش و انتخاب کالاها، در تعامل با کاربر انجام می‌شود.

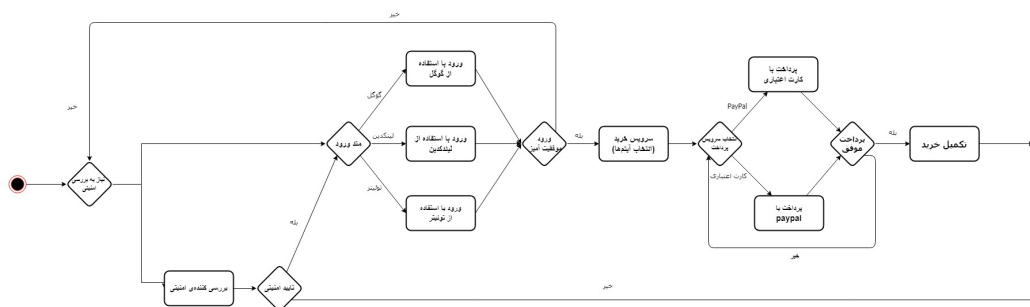
پس از انتخاب کالاها، کاربر باید برای تکمیل خرید خود سبد خود را تسویه حساب کند، این وظیفه نیز توسط یکی از دو میکروسرویس پرداخت یعنی پرداخت با کارت اعتباری یا پرداخت با پی‌پل انجام می‌شود. اگر پرداخت موفقیت‌آمیز باشد جریان کنترل برنامه به میکروسرویس انتخاب کالا باز گردانده می‌شود و اگر پرداخت موفق باشد نیز میکروسرویس اتمام خرید که نحوه‌ی دریافت و تاییدیه‌ی پرداخت کاربر را به او نمایش می‌دهد خدمت خرید را به اتمام می‌رساند.

شکل ۴-۱ نشان‌دهنده‌ی گردش کاری این برنامه است.

۴-۲ مدل‌سازی سیستم‌های پیچیده با معماری میکروسرویس با یاول

امروزه خیلی از برنامه‌ها شامل مجموعه‌ای از سرویس‌ها هستند هر میکروسرویس به طور مستقل توسعه یافته، مستقر و مدیریت می‌شود. همکاری میکروسرویس‌ها با یکدیگر هدف برنامه را محقق می‌کند؛ هماهنگی و تعامل میان میکروسرویس‌ها با به کارگیری یکی از دو رویکرد ارکستراسیون یا موزون انجام

Google^۱
Twitter^۲
Linkedin^۳
PayPal^۴



شکل ۴-۱: گردش کاری یک برنامه‌ی نمونه برای خرید برخط

می‌شود. به دلیل ذات غیرمتمرکز میکروسرویس‌ها به نظر می‌رسد استفاده از رویکرد موزون برای ترکیب^۵ آن‌ها مناسب تر باشد. در سبک موزون، هر میکروسرویس به طور مستقل کار می‌کند، در حالی که، در ارکستراسیون، یک کنترل‌کننده^۶ وجود دارد که تعاملات سرویس را هماهنگ می‌کند. [۳۰][۳۱]

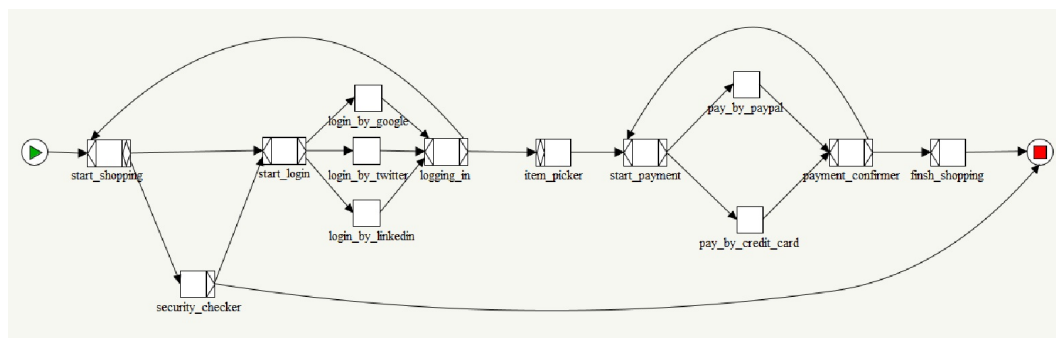
پایان‌نامه، ما روشی برای آزمون هر دو این سبک‌ها ارائه می‌کنیم اما نمونه‌ای که برای روشن‌تر شدن موضوع استفاده شده‌است از رویکرد Orchestration برای ساختن معماری میکروسرویسی خود استفاده می‌کند.

استفاده از زبان مدل‌سازی یاول که یک زبان مدیریت فراروند کسب و کاری است یکی از رویکردها برای مدل‌سازی از این تعاملات بین میکروسرویس‌ها در یک برنامه‌ی پیچیده است. [۳۰]

در روش پیشنهادی ما ابتدا یک برنامه با استفاده از یاول مدل می‌شود، میکروسرویس‌ها واحدهای مستقلی هستند که هر کدام جزئی از کل کار برنامه را بر عهده دارند و گردش کار بین میکروسرویس‌ها معمولاً با رد و بدل شدن پیام بین آن‌ها انجام می‌پذیرد [۲۲]، در سبک موزون این ارتباط بدون واسطه و مستقیم انجام می‌شود.

در یاول کوچک‌ترین واحدهای کاری مستقل، وظایف هستند و می‌توان آن‌ها را معادل میکروسرویس‌ها در یک برنامه در نظر گرفت. همچنین در یاول ارتباط میان وظایف با جریان‌ها برقرار می‌شوند، [۸] می‌توان برای نمایش ارسال پیام‌ها میان میکروسرویس‌ها از جریان‌ها استفاده کرد. از انشعاب‌ها و اتصال‌ها برای هدایت گردش کار در یاول استفاده می‌شود، در آن‌ها با توجه به متغیرهای ورودی و خروجی و شروط اعمال شده بر روی آن‌ها گردش کار توسط وظایف هدایت می‌شود. مقادیر متغیرها در برنامه را خروجی میکروسرویس‌ها تعیین می‌کنند و جریان کنترل در برنامه با توجه به خروجی هر میکروسرویس بین آن‌ها گردش می‌کند. شکل ۴-۲ مدل‌سازی از برنامه‌ی پرداخت، به زبان یاول است.

^۵ Compostion
^۶ Controller



شکل ۴-۲: مدل گردش کاری برنامه‌ی خرید برخط در یاول

در این مثال وظیفه‌ی "بررسی‌کننده‌ی امنیتی" انشعاب از نوع "یا" دارد و بعد از اتمام این وظیفه با توجه به پاسخ آن یا "شروع فرآیند ورود" بلافاصله آغاز می‌شود و یا این که بررسی‌کننده‌ی امنیتی خدمت برنامه، را منع می‌کند. همچنین وظیفه‌ی "شروع فرآیند ورود" دارای انشعاب از نوع "یا ی انحصاری" است زیرا کاربر تنها با یک روش از روش‌های سه‌گانه‌ی ورود ممکن (یعنی "ورود با گوگل"، "ورود با لینکدین" و "ورود با توئیتر")، می‌تواند احراز هویتش را انجام دهد و وارد حساب کاربری خود شود. اگر که پاسخ میکروسرویس‌هایی که عمل احراز هویت را انجام می‌دهند تایید هویت کاربر باشد، ورود کاربر موفقیت آمیز است و جریان کنترل برنامه به میکروسرویس "خرید (انتخاب موارد)" می‌رسد و در غیر این صورت جریان کنترل به ابتدای برنامه، یعنی "شروع خرید" باز می‌گردد.

پس از انتخاب موارد خرید توسط میکروسرویس "خرید"، بسته به انتخاب کاربر، یکی از میکروسرویس‌های پرداخت ("پرداخت با کارت اعتباری" و "پرداخت با پی‌پل") شروع به کار می‌کنند در نتیجه انشعاب در وظیفه‌ی "شروع پرداخت" از نوع "یا ی انحصاری" است. اگر پاسخ میکروسرویس پرداخت، پرداخت موفقیت آمیز باشد، روند خرید تکمیل می‌شود و خدمت برنامه به پایان می‌رسد؛ اما اگر "پرداخت" ناموفق باشد، جریان کنترل به وظیفه‌ی "شروع پرداخت" بازگردانده می‌شود که در حین آن وظیفه کاربر مجدداً به انتخاب سرویس پرداخت می‌پردازد. با توجه به عملکرد مورد انتظار از برنامه و شرایط گفته‌شده، وظیفه‌ی "شروع پرداخت" پیوند از نوع "یا ی انحصاری" دارد.

۳-۴ خودکارسازی ترجمه‌ی مدل‌های یاول به الوی

۱-۳-۴ توصیف مدل‌ها در زبان الوی

در این پایان‌نامه برای ترجمه‌ی مدل‌های یاول به توصیفات صوری در زبان الوی، از روشی که در پژوهش ریواده و همکاران انجام شده است [۹] استفاده کردیم؛ در روشی که ریواده و همکاران برای ترجمه ارائه کرده‌اند، ساختار مدل‌ها در یاول به دو بخش ایستا و پویا تقسیم‌بندی شده‌است و برای هر یک از موجودیت‌ها^۷ در هر دسته معادلی در الوی ذکر شده‌است. همچنین برای ویژگی‌های ذاتی مدل‌های گردش کاری در یاول مانند هم‌بند بودن گراف، در الوی حقیقت‌هایی^۸ تعریف شده‌است. در نهایت روشی برای ترجمه‌ی مدل‌ها به دست آمده و سپس با نه قضیه نشان داده‌است که ترجمه‌ی به دست آمده از مدل‌های گردش کاری در یاول به زبان الوی کامل و صحیح^۹ هستند.

بخش ایستا در مدل‌ها، همان مفاهیم و مولفه‌های موجود در زبان یاول هستند. در پژوهش ریواده این بخش شامل وظیفه^{۱۰}، شرط ورودی^{۱۱}، شرط خروجی^{۱۲} و شرط است؛ برای هر کدام از این مولفه‌ها در الوی یک معادل در قالب نشان^{۱۳} آورده شده است. همچنین رفتار انواع پیوند^{۱۴}‌ها و انشعاب^{۱۵}‌ها نیز در قالب حقیقت‌ها بیان شده‌اند. علاوه بر این‌ها بخش ایستا در ترجمه‌ی تولیدشده شامل تعریف حالت^{۱۶} در یک گردش کار نیز می‌شود به تعریف حالت در الوی ترتیب اضافه شده‌است، این کار اجازه می‌دهد بتوان تغییر حالت‌ها در زمان را مدل کرد. ترتیب حالت‌ها توسط ماژول کتابخانه util/ordering ارائه می‌شود. این ماژول عمومی است - یعنی می‌تواند به مجموعه‌ای از هر نوع ترتیب بدهد - بنابراین وقتی باز می‌شود باید با یک نوع (در این مورد، حالت) نمونه‌سازی^{۱۷} شود [۱۰].

مجموعه‌ی توکن مجموعه‌ای از وظایف یا شرط ورودی یا شرط خروجی است که کاری در آن‌ها در حال انجام است در هر حالت از گردش کار، توکن در یک یا چند وظیفه وجود دارد و با تغییر حالت، در میان وظیفه‌ها جابجا می‌شود. در واقع و تغییر حالت متناظر با تغییر مجموعه‌ی توکن است. بخش پویا مرتبط با معماری میکروسرویزی است که در یاول مدل شده است.

Entity^۷
fact^۸
sound^۹
task^{۱۰}
input condition^{۱۱}
output condition^{۱۲}
signature^{۱۳}
join^{۱۴}
split^{۱۵}
state^{۱۶}
instantiate^{۱۷}

برای ترجمه‌ی مدل تعریف شده به الوی، برای هر وظیفه که معادل یک میکروسرویس است، حقیقت یا حقیقت‌هایی در الوی تعریف می‌کنیم و در آن(ها) ویژگی‌های وظیفه شامل نام، نوع پیوند، نوع انشعاب و جریان‌های خروجی آن را ذکر می‌کنیم؛ همچنین مسندهایی که در جریان‌های خروجی وظیفه تعریف شده‌اند را نیز بسته به نوع انشعاب، در گزاره‌های شرطی ذکر می‌کنیم. بخش پویا در واقع نشان‌دهنده‌ی میکروسرویس‌ها و نحوه‌ی ارتباط آن‌ها با یکدیگر هستند و شامل وظیفه و جریان‌های بین آن‌ها می‌شود.

ما در این پایان‌نامه موارد جدیدی به ترجمه اضافه کردیم که در ادامه به آن‌ها می‌پردازیم؛ در ترجمه‌ای که از مدل‌های یاول تولید می‌کنیم، شامل توصیف ناحیه‌ی لغو در بخش ایستا نیز می‌باشد، همچنین در تعریف وظیفه‌ها نیز مجموعه‌ی وظیفه‌هایی که در ناحیه‌ی لغو آن وظیفه وجود دارند تعریف می‌شود. متغیرهای موجود در مدل گردش کاری که شامل ورودی خروجی وظیفه‌ها و معادل ورودی و خروجی میکروسرویس‌ها هستند، در تعریف حالت ذکر می‌شوند. مقادیر متغیرها در هر حالت امکان تغییر دارند و رفتار میکروسرویس‌ها در هر حالت بسته به مقدار متغیرها و شرایط درونی میکروسرویس می‌تواند تغییر کند. قطعه‌ی کدی که در پیوست ۱ آمده، ترجمه‌ی نمونه‌ای است که در شکل ۴-۲ آمده است.

۴-۳-۴ جای‌گذاری روش در ابزار ویرایش یاول

روش پیشنهادی گفته شده را در ابزار ویرایشگر یاول جاسازی کردیم و کار ترجمه در این ابزار به صورت خودکار انجام می‌شود و در خروجی به طراح نرم‌افزار نمایش داده می‌شود. برای تولید ترجمه به این صورت عمل می‌کنیم: قسمت‌های ایستا به صورت ثابت و ایستا به ترجمه اضافه می‌شوند اما برای ترجمه‌ی خودکار مولفه‌های متغیر در مدل‌ها ما پیش‌پردازشی بر روی فرم استاندارد ذخیره‌شده‌ی مدل یاول انجام می‌دهیم و سپس با روشی هر کدام از مولفه‌های پویا را تجزیه و تحلیل می‌کنیم و آن‌ها را به اشیائی از کلاس‌های تعریف شده در زبان جاوا تبدیل می‌کنیم و سپس در انتهای کار ترجمه از هر کدام از آن اشیاء، توصیف آن‌ها را به زبان الوی پرس و جو می‌کنیم و سپس آن‌ها را تجمیع و به قسمت‌های ایستای توصیف اضافه می‌کنیم. در نهایت، توصیف به دست آمده شامل تعاریف اجزای ایستای مدل‌ها که شامل انواع پیوندها و انشعاب‌ها و همچنین تعاریف وظیفه و شرط ورودی و شرط خروجی است.

۴-۴ تحلیل صوری مدل‌ها

در این بخش به تحلیل‌هایی که بر روی مدل گردش کاری در میکروسرویس‌ها انجام می‌دهیم، می‌پردازیم. تحلیل‌های که در ادامه می‌آیند، با بررسی درستی اظهار در الوی انجام می‌شود به این صورت که یک

اظهار به کل تعریف گردش کاری افزوده می‌شود و سپس توصیف حاصل‌شده را به موتور الوی می‌دهیم. اظهارها به صورت کلی به این فرمت نوشته می‌شوند که ”در هیچ نمونه‌ای از توصیف موجود حالت غیرمجاز وجود ندارد” اگر موتور الوی بتواند مثال نقضی برای این اظهار پیدا کند، پیدا شدن نمونه‌ای که این اظهار را نقض کند، در کاربرد ما به منزله‌ی وجود حالتی غیرمجاز است که ساختار گردش کاری باعث پیدایش آن شده است.

• بررسی پیوند از نوع ”یا” در حلقه:

بنا بر تعریف، این وضعیت که یک وظیفه که دارای پیوند از نوع ”یا” است در حلقه قرار گیرد، غیرمجاز است؛ در این حالت، وظیفه‌ای که دارای پیوند از نوع ”یا” است منتظر مشخص شدن وضعیت شاخه‌ی ورودی خود است در حالی که مشخص شدن وضعیت شاخه‌ی ورودی به خروجی همین وظیفه بستگی دارد و در نتیجه گردش کار دچار نوعی بن‌بست می‌شود. ما برای تشخیص این حالت غیرمجاز در روش پیشنهادی خود، تحلیلی را ارائه کردیم که با بررسی ساختار گردش کاری ورودی که آیا وظیفه‌ای باعث ایجاد این حالت غیرمجاز می‌شود یا خیر.

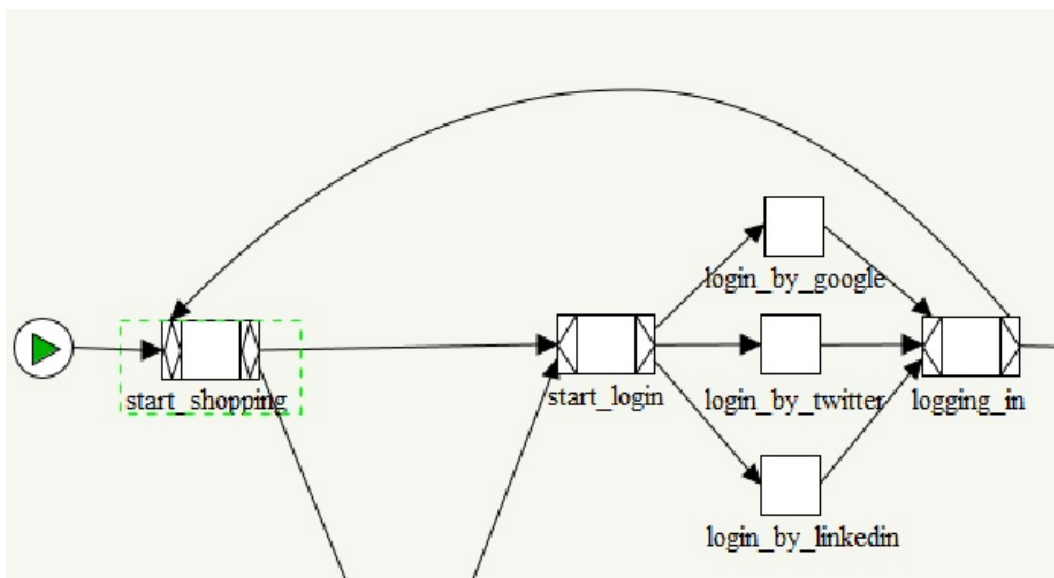
همان‌طور که در بالاتر شرح داده‌شد، این تحلیل با افزودن یک اظهار و سپس بررسی آن در توصیف انجام می‌شود. اظهار به صورت زیر توصیف می‌شود.

```
assert no_or_join_in_loop {
  all t: task | t.label = "task_title" => t not in t.^(flowsInto.nextTask)
}
```

مثالی خری برخط را در نظر بگیرید، سناریویی را در نظر بگیرید که طراح برای شروع کار میکروسرویس ”شروع خرید”، شرط انجام کار در میکروسرویس ”احراز هویت و ورود” قبلی را لحاظ می‌کند و گردش کار مشخص شده در شکل ۳-۴ را تعریف می‌کند. در این گردش کاری وظیفه‌ی ”شروع خرید” که دارای پیوند از نوع ”یا” است در انتظار مشخص شدن وضعیت جریان‌های ورودی خود است تا پس از آن کار خود را آغاز کند، در حالی که مشخص شدن وضعیت ورودی‌های آن به فعال بودن یا نبودن خروجی وظیفه‌ی ”احراز هویت و ورود” بستگی دارد؛ در حالی که مشخص شدن فعال یا غیر فعال بودن خروجی این وظیفه به مشخص بودن وضعیت ”آغاز خرید” بستگی دارد؛ در نتیجه گردش کار در وضعیت بن‌بست قرار گرفته است که وضعیتی نامطلوب است و دلیل آن نیز قرار گرفتن وظیفه‌ای با پیوند از وضعیت ”یا” در حلقه است.

اظهار تولید شده برای گردش کاری در شکل ۳-۴، در زیر آمده است:

```
assert no_or_join_in_loop {
  all t: task | t.label = "item_picker" => t not in t.^(flowsInto.nextTask)
}
```

شکل ۴-۳: وجود پیوند از نوع “یا” در مدل

- قابل دسترس بودن وظایف:

میکروسرویس هایی که در معماری نرم افزار استفاده شده اند مسئولیت انجام قسمتی از خدمت را به عهده دارند در نتیجه در طول اجرای نرم افزار زمانی وجود خواهد داشت که هر میکروسرویس در حال انجام وظیفه ای است که به عهده دارد، اگر میکروسروسی در جریان کنترل نرم افزار قابل دسترسی نباشد وجود آن میکروسرویس برای نرم افزار غیر ضروری است؛ به طوری که گردش کار بدون وجود آن وظیفه ی غیر قابل دسترس نیز همان رفتاری را نشان می دهد که با وجود آن وظیفه دارد.

در این تحلیل ما برای هر وظیفه به دنبال این هستیم که در حداقل یک حالت از گردش کار، وظیفه ی مورد بررسی، در مجموعه ی توکن آن حالت باشد. این تحلیل نیز با افزودن یک اظهار به توصیف و سپس پیدا کردن مثال نقض برای آن توسط موتور الوی انجام می شود. اظهار به صورت زیر نوشته می شود.

```
assert is_any_state_task_is_token_in_it {
  all t: task | t.label = "task_title" => {
    all s: State | t not in s.token
  }
}
```

اظهار بالا برای تک تک وظایف گردش کاری به صورت متوالی به توصیف گردش کاری افزوده می شود و بررسی نیز انجام می شود و نتیجه ی بررسی آن ها به صورت تجمیع شده در خروجی برمی گردد.

در مثال خدمت پرداخت، فرض کنید که طراح در میکروسرویس "تاییدکننده‌ی پرداخت" شرط فعال شدن میکروسرویس "اتمام خرید" را این‌گونه تعریف کند:

```
{
  t1, t2: Task && f: Flow | t1.name = "payment_confirmer" && t2.name =
    "finish_shopping" && f = (t1, t2) =>
    {f.predicate =
      ((s."pay_by_credit_card" == 1 and s."pay_by_credit_card" == 0) or
      ((s."pay_by_credit_card_succesfull" == 0 and
      s."pay_by_credit_card_succesfull" == 1)))
    }
}
```

در حالی که مقدار شرط صحیح این‌گونه است:

```
{
  t1, t2: Task && f: Flow | t1.name = "payment_confirmer" && t2.name =
    "finish_shopping" && f = (t1, t2) =>
    {f.predicate =
      ((s."pay_by_credit_card" == 1 and s."pay_by_credit_card_succesfull" == 1)
      or ((s."pay_by_paypal" == 1 and s."pay_by_paypal_succesfull" == 1)))
    }
}
```

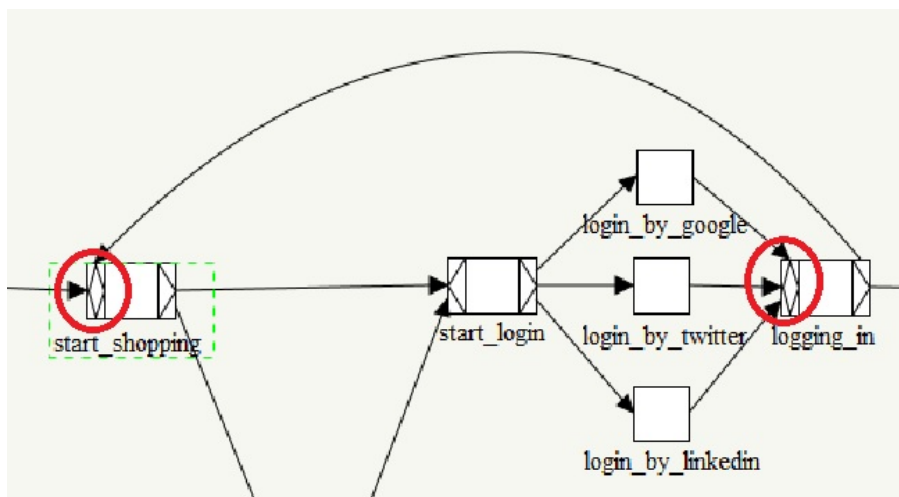
در این صورت هرگز ارزش مسند

```
((s."pay_by_credit_card" == 1 and s."pay_by_credit_card" == 0) or
(s."pay_by_credit_card_succesfull" == 0 and
s."pay_by_credit_card_succesfull" == 1))
```

برابر "درست" نخواهد شد. در نتیجه هیچ گاه به وظیفه‌ی "اتمام خرید" در زمان اجرای گردش کار نخواهیم رسید و در حقیقت وظیفه‌ی "اتمام خرید" در گردش کاری طراحی شده غیرقابل دسترسی است. اظهار افزوده شده برای یافتن مثال نقض این گزاره به صورت زیر به توصیف گردش کار افزوده می‌شود.

```
assert is_any_state_task_is_token_in_it {
  all t: task | t.label = "finish_shopping" => {
    all s: State | t not in s.token
  }
}
```

- منتظر ماندن دو وظیفه با پیوند از نوع "یا" برای یکدیگر:



شکل ۴-۴: منتظر بودن دو پیوند از نوع “یا” در مثال خرید برخط

در این تحلیل ما پس از بررسی وجود دو وظیفه با پیوند از نوع “یا” در گردش کاری، با تحلیل ساختار بررسی میکنیم که آیا این دو وظیفه در تصمیم گیری برای جلو رفتن گردش کار در خودشان منتظر یکدیگر هستند یا خیر. چرا که با منتظر بودن این دو وظیفه برای مشخص شدن وضعیت دیگری، وضعیت بن بست در گردش کاری رخ می دهد که غیرمجاز است.

این تحلیل نیز با افزودن یک اظهار و سپس بررسی آن در توصیف انجام می شود. اظهار را به صورت زیر می نویسیم.

```
assert no_two_or_joins_pend_on_each_other {
  all t1, t2: task | t1.label = "service1_title" && t2.label = "service2_title" => t2 not in t1.^(flowsInto.nextTask)
}
```

مجدداً مثال برنامه‌ی خرید برخط را در نظر بگیرید فرض کنید در این مثال طراح برای نمایش اجرای دو بار “خرید” به صورت پشت سر هم، توسط کاربر گردش کار زیر را طراحی میکند، در این گردش کار، میکروسرویس “آغاز خرید”، دارای پیوند از نوع “یا” است و برای آغاز به کار در انتظار مشخص شدن وضعیت جریان‌های ورودی خود است. در حالی که یکی از ورودی‌های آن میکروسرویس “احراز هویت و ورود” است که خود دارای پیوند از نوع “یا” است و مشخص شدن وضعیت ورودی‌های آن به مشخص شدن وضعیت وظیفه‌ی “آغاز خرید”، بستگی دارد. در نتیجه گردش کار دچار بن بست می شود که وضعیتی نامطلوب است.

برای پیدا کردن این وضعیت در گردش کار اظهار زیر را به توصیف کلی اضافه می کنیم:

```
assert no_two_or_joins_pend_on_each_other {
  all t1, t2: task | t1.label = "start_shopping" && t2.label = "logging_in" => t2 not in t1.^(flowsInto.nextTask)
}
```

۴-۵ ایجاد موارد آزمون و اعمال آن‌ها بر روی مدل

آزمون نرم افزار یک فرآیند حیاتی است که کیفیت محصولات نرم افزاری را تضمین می کند. در این پژوهش ما آزمون مدل صوری ترجمه شده ی نرم افزار با معماری میکروسرویس را با استفاده از معیارهای پوشش بند فعال محدود (RACC) پیشنهاد می کنیم.

پس از اطمینان از قابل دسترس بودن همه ی وظایف و همچنین اطمینان از عدم برخورد با وضعیت های غیرمجاز به آزمون گردش کار می پردازیم در رویکرد ارائه شده در این پژوهش ما جریان کنترل گردش کار را مورد آزمون قرار می دهیم، ما برای آزمون مدل صوری به زبان الوی، موارد آزمون را در مکان هایی که در آن ها جریان کنترل تعیین می شود، تولید می کنیم.

در یک سیستم نرم افزاری با معماری میکروسرویس، هر خدمت یا یک مجموعه خدمت توسط یک میکروسرویس انجام می گیرد، پاسخ به درخواست کاربر از نقطه ای آغاز می شود و سپس گردش کار در میان میکروسرویس ها شامل ارتباط بین سرویس های مختلف برای تکمیل یک فراروند است. هر میکروسرویس ورودی را از سرویس های دیگر دریافت می کند، عملکرد خود را انجام می دهد و خروجی را به سرویس های دیگر می فرستد. به عبارتی گردش کار به عملکرد هر سرویس وابسته است و تعیین مسیر در گردش کاری با توجه به ورودی و خروجی های سرویس ها انجام می گیرد.

مدل گردش کاری میکروسرویس ها مدل سازی سطح بالایی است و به مدل سازی از عملکرد داخلی سرویس ها پرداخته نمی شود و تنها ارتباط آن ها و نحوه ی تعیین جریان کنترل در آن مشخص می شود. در نتیجه ترجمه ی این مدل ها نیز به صورت صوری شامل توصیف عملکرد داخلی میکروسرویس ها نیست و در آن صرفا به توصیف نحوه ی گردش کار و جریان کنترل در سیستم پرداخته می شود. جریان کنترل در زبان یاول، به وسیله ی پیوند یا انشعاب ها از انواع مختلف انجام می شود برای این درگاه ها بسته به نوع آن ها شروطی تعیین می شود و تصمیم گیری با توجه به این شروط و همچنین نوع درگاه گرفته می شود. ما برای تولید موارد آزمون مسندهایی که در انشعاب ها توسط طراح نوشته می شوند را مبنا قرار می دهیم. گزاره های شرطی موجود در انشعاب ها در ترجمه ی مدل ها به زبان الوی در نظر گرفته می شوند و در توصیف وظایف آن ها نیز توصیف می شوند. با پیش پردازش توصیف به دست آمده، انشعاب ها را می یابیم و سپس مسندهای

آن‌ها را برای تولید موارد آزمون استخراج می‌کنیم.

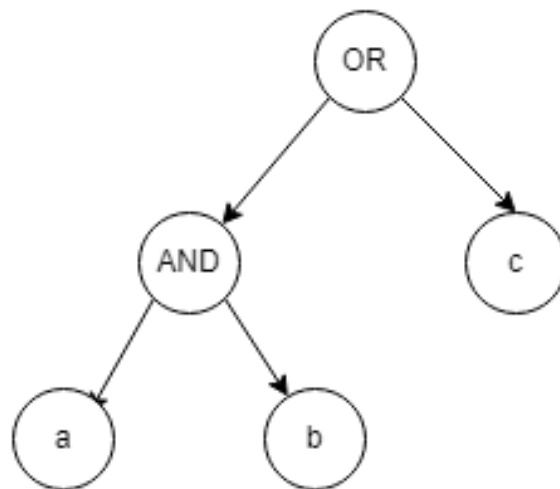
در روشی که ارائه داده‌ایم ما از RACC برای تولید موارد آزمون استفاده می‌کنیم. برای تولید خودکار موارد آزمون به روش RACC ماژولی ساختیم که با ورودی مسند، جفت‌های موارد آزمون را برای RACC تولید می‌کند.

برای به دست آوردن زوج موارد آزمون بر اساس RACC نیاز است که گزاره‌های اصلی که ارزش کلی مسند را تعیین می‌کنند بیابیم. نیازمندی آزمون برای هر ci دو شرط دارد: گزاره‌ی اصلی به ارزش "درست" و به ارزش "نادرست" اطلاق شود. مقادیر انتخاب شده برای گزاره‌های فرعی باید در زمانی که گزاره‌ی اصلی "درست" است با زمانی که گزاره‌ی اصلی "نادرست" است یکسان باشد [۱۰]. می‌توان با محاسبه‌ی مسند به روش زیر برای یک گزاره‌ی خاص، تعیین ارزش مسند را به ارزش گزاره‌ی اصلی وابسته کرد. $P_a = p_{a=True} \oplus p_{a=False}$ برای تولید زوج موارد آزمون بعد از محاسبه‌ی مسند به صورتی که ارزش آن را گزاره‌ی اصلی تعیین کند، ارزش گزاره اصلی را یک بار برابر با "درست" و یک بار نیز برابر "نادرست" قرار می‌دهیم. برای این که بتوانیم ارزش گزاره‌ی اصلی را برابر "درست" یا "نادرست" قرار بدهیم به گونه‌ای متغیرهای مورد استفاده در گزاره‌ی شرطی را مقداردهی می‌کنیم تا گزاره ارزش مورد نظر را پیدا کند. در روشی که ما برای تولید موارد آزمون استفاده کردیم، ابتدا با تجزیه و تحلیل مسند موجود در جریان خروجی گزاره‌های شرطی تشکیل دهنده‌ی مسند و متغیرهای موجود در آن‌ها را استخراج می‌کنیم و سپس درخت عبارت منطقی را می‌سازیم. درخت عبارت منطقی درختی دودویی است که برای نشان دادن عبارات منطقی و استدلال‌های منطقی استفاده می‌شود. برگ‌های این درخت همان گزاره‌های شرطی هستند و راس‌های میانی آن عملگرهای منطقی هستند. مسند زیر را در نظر بگیرید شکل ۴-۵ نمایانگر درخت عبارت منطقی آن است. $(a \wedge b) \vee c$

با استفاده درخت عبارت منطقی به ازای همه‌ی P_i ها عبارت $P_a = p_{a=True} \oplus p_{a=False}$ را محاسبه می‌کنیم، سپس با ثابت نگه‌داشتن ارزش گزاره‌های فرعی ارزش P_i را یک بار برابر "درست" و یک بار برابر "نادرست" قرار می‌دهیم. در انتها با تحلیل گزاره‌ها و تجزیه‌ی آن‌ها به عملگرها و عملوندی تشکیل دهنده، مقادیر متغیرها را به گونه‌ای به آن‌ها نسبت می‌دهیم که ارزش مورد نظر برای گزاره حاصل شود.

پس از تولید موارد آزمون، آن‌ها را بر روی توصیف اعمال می‌کنیم. هر یک از موارد آزمون را با زبان الوی به صورت صوری توصیف می‌کنیم، سپس توصیف را به توصیف کلی گردش کار اضافه می‌کنیم و آن را با API های ابزار تحلیل الوی اجرا می‌کنیم.

اجرای آزمون‌ها با استفاده از تحلیل‌گر الوی انجام می‌شود و در نتیجه در فضایی کوچک و با حالت‌های محدود شده انجام می‌گیرد [۱۷]. در نتیجه نمی‌توان موفقیت اجرای یک آزمون را معادل موفقیت همیشگی برنامه با ورودی‌های مورد آزمون دانست، اما ناموفق بودن آزمون وجود خطا در برنامه با وجود ورودی‌های



شکل ۴-۵: درخت عبارت منطقی برای گزاره‌های مسند $(a \wedge b) \vee c$

مورد آزمون را تضمین می‌کند. به همین دلیل استفاده از تحلیل‌گر الوی به قدرت روش ارائه‌شده در تشخیص خطاها در برنامه می‌افزاید.

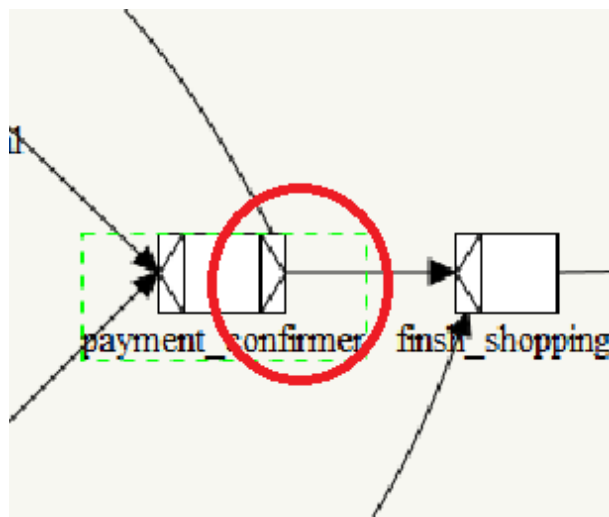
زوج‌های موارد آزمون تولید شده برای مجموعه متغیرهای استفاده شده در عبارات شرطی در هر درگاه تولید می‌شوند. طبق تعریف RACC ارزش هر متغیری که مورد آزمون است، تعیین‌کننده‌ی ارزش کلی مسند است. سازگار بودن توصیفی که از اعمال موارد آزمون به دست می‌آید، به معنی موفق بودن آزمون است.

در زیر نمونه‌ای از تولید موارد آزمون برای مثال خرید برخط آمده است. همان‌طور که در شکل زیر می‌بینید خروج از "تاییدکننده‌ی پرداخت" و ورود به "اتمام خرید" شرط زیر را داراست:

```
((s."pay_by_credit_card" == 1 and s."pay_by_credit_card_succesfull" == 1)
or ((s."pay_by_paypal" == 1 and s."pay_by_paypal_succesfull" == 1))
```

است.

توصیفی که برای اجرای موارد آزمون تولید شده بر اساس معیار پوشش RACC ایجاد می‌شود به صورت زیر است:



شکل ۴-۶: وظیفه‌ی انتخاب شده‌ی دارای گزاره‌های شرطی برای ایجاد آزمون

```
fact test {
  all s: State | all t, t': task | t1.name = "payment_confirmer" &&
    t2.name = "finish_shopping" && t in s.token => {
    ((s."pay_by_credit_card" == 1 and s."pay_by_credit_card_succesfull" == 1) or
    ((s."pay_by_paypal" == 1 and s."pay_by_paypal_succesfull" == 1))
    && s.x = 3 && t' not in s.next.token
  }
}
```

فصل ۵

نتیجه‌گیری

در این فصل، ضمن جمع‌بندی نتایج جدید ارائه‌شده در پایان‌نامه یا رساله، مسائل باز باقی‌مانده و همچنین پیشنهادهایی برای ادامه‌ی کار ارائه می‌شوند.

Bibliography

- [1] N. Sam. *Building Microservices*. O'Reilly Media, Inc., 2nd edition, 2015.
- [2] S. Software. Why you can't talk about microservices without mentioning netflix, 2015.
- [3] H. Zhou, M. Chen, Q. Lin, Y. Wang, X. She, S. Liu, R. Gu, B. C. Ooi, and J. Yang. Overload control for scaling wechat microservices. SoCC '18. Association for Computing Machinery, 2018.
- [4] M. Waseem, P. Liang, G. Márquez, and A. D. Salle. Testing microservices architecture-based applications: A systematic mapping study. In *2020 27th Asia-Pacific Software Engineering Conference (APSEC)*, pages 119–128, 2020.
- [5] R. Mark. *Microservices vs. Service-Oriented Architecture*. O'Reilly Media, Inc., 1st edition, 2016.
- [6] P. Bourque and R. E. Fairley, editors. *SWEBOK: Guide to the Software Engineering Body of Knowledge*. IEEE Computer Society, version 3.0 edition, 2014.
- [7] I. Beschastnikh, P. Wang, Y. Brun, and M. D. Ernst. Debugging distributed systems. *Commun. ACM*, 59(8):32–37, jul 2016.
- [8] A. Hofstede, W. van der Aalst, M. Adams, and N. Russell. *Modern Business Process Automation: YAWL and Its Support Environment*. Springer Publishing Company, Incorporated, 1st edition, 2009.
- [9] M. Rivadeh and S. Mirian Hosseinabadi. Formal translation of yawl workflow models to the alloy formal specifications: a testing application. 11 2022.
- [10] D. Jackson. *Software Abstractions: Logic, Language, and Analysis*. The MIT Press, 2012.
- [11] J. Lewis and M. Fowler. Microservices, a definition of this new architectural term, 2014.

- [12] M. Mazzara and S. Govoni. A case study of web services orchestration. volume 3454, pages 1–16, 04 2005.
- [13] C. Peltz. Web services orchestration and choreography. *Computer*, 36(10):46–52, 2003.
- [14] A. AGUIRRE, G. BARTHE, M. GABOARDI, D. GARG, and P.-Y. STRUB. A relational logic for higher-order programs. *Journal of Functional Programming*, 29, 2019.
- [15] J. M. Spivey. *The Z Notation: A Reference Manual*. Prentice-Hall, Inc., USA, 1989.
- [16] J. Oetsch, M. Prischink, J. Pührer, M. Schwengerer, and H. Tompits. On the small-scope hypothesis for testing answer-set programs. *13th International Conference on the Principles of Knowledge Representation and Reasoning, KR 2012*, pages 43–53, 01 2012.
- [17] D. Jackson. Alloy: A language and tool for exploring software designs. *Commun. ACM*, 62(9):66–76, aug 2019.
- [18] B. Beizer. *Software Testing Techniques (2nd Ed.)*. Van Nostrand Reinhold Co., USA, 1990.
- [19] P. Ammann and J. Offutt. *Introduction to Software Testing*. Cambridge University Press, USA, 2nd edition, 2017.
- [20] J. G. Quenum and S. Aknine. Towards executable specifications for microservices. In *2018 IEEE International Conference on Services Computing (SCC)*, pages 41–48, 2018.
- [21] S.-P. Ma, C.-Y. Fan, Y. Chuang, W.-T. Lee, S.-J. Lee, and N.-L. Hsueh. Using service dependency graph to analyze and test microservices. In *2018 IEEE 42nd Annual Computer Software and Applications Conference (COMPSAC)*, volume 02, pages 81–86, 2018.
- [22] V. Heorhiadi, S. Rajagopalan, H. Jamjoom, M. K. Reiter, and V. Sekar. Gremlin: Systematic resilience testing of microservices. In *2016 IEEE 36th International Conference on Distributed Computing Systems (ICDCS)*, pages 57–66, 2016.
- [23] J. Lotz, A. Vogelsang, O. Benderius, and C. Berger. Microservice architectures for advanced driver assistance systems: A case-study. In *2019 IEEE International Conference on Software Architecture Companion (ICSA-C)*, pages 45–52, 2019.

- [24] M. J. Kargar and A. Hanifzade. Automation of regression test in microservice architecture. In *2018 4th International Conference on Web Research (ICWR)*, pages 133–137, 2018.
- [25] M. Großmann and C. Ioannidis. Continuous integration of applications for onos. In *2019 IEEE Conference on Network Softwarization (NetSoft)*, pages 213–217, 2019.
- [26] A. Camargo, I. Salvadori, R. Mello, and F. Siqueira. An architecture to automate performance tests on microservices. pages 422–429, 11 2016.
- [27] S. Sharma, N. Uniyal, B. Tola, and Y. Jiang. On monolithic and microservice deployment of network functions. In *2019 IEEE Conference on Network Softwarization (NetSoft)*, pages 387–395, 2019.
- [28] M. Camilli, C. Bellettini, L. Capra, and M. Monga. *A Formal Framework for Specifying and Verifying Microservices Based Process Flows*, pages 187–202. 02 2018.
- [29] H. Schulz, T. Angerstein, D. Okanović, and A. van Hoorn. Microservice-tailored generation of session-based workload models for representative load testing. In *2019 IEEE 27th International Symposium on Modeling, Analysis, and Simulation of Computer and Telecommunication Systems (MASCOTS)*, pages 323–335, 2019.
- [30] P. Valderas, V. Torres, and V. Pelechano. A microservice composition approach based on the choreography of bpmn fragments. *Information and Software Technology*, 127:106370, 06 2020.
- [31] A. Nadeem and M. Malik. A case for microservices orchestration using workflow engines. pages 6–10, 10 2022.
- [32] R. Pietrantuono, S. Russo, and A. Guerriero. Run-time reliability estimation of microservice architectures. In *2018 IEEE 29th International Symposium on Software Reliability Engineering (ISSRE)*, pages 25–35, 2018.

واژه‌نامه

الف

bit بیت
deadlock بن‌بست

split انشعاب

Alloy الوی

abstraction انتزاع

signature امضا

atom اتم

assertion اظهار

transition انتقال

safety ایمنی

security امنیت

model-driven testing آزمون مدل-راانه

debugging اشکال زدایی

propagation انتشار

automated testing آزمون خودکار

model-based testing آزمون مبتنی بر مدل

acceptance testing آزمون پذیرش

unit testing آزمون واحد

deployment استقرار

regression testing آزمون رگرسیون

Ontology آنتولوژی

پ

join پیوند

query پرس‌مان

coverage پوشش

complexity پیچیدگی

prefix پیشوند

postfix پسوند

restricted active clause پوشش گزاره‌ی فعال محدود

coverage (RACC)

ت

Token توکن

decidable تصمیم‌پذیر

extended توسعه یافته

partition تقسیم‌بندی

mesh توری

distributed توزیع شده

continuous delivery تحویل مداوم

ب

online برخط

reset بازنشانی

ج

جفت‌شدگی coupling
 جعبه سیاه black box
 جویبار داده data stream
 جریان flow

ح

حقیقت fact
 حریرانه greedy

خ

خوشه cluster
 خطی linear

د

داده data
 داده‌کاوی data mining
 درستی correctness
 دوبرابر سازی doubling
 دودویی binary

ر

رأس vertex
 رسمی formal
 ریاضیات گسسته discrete mathematics

ز

زیرامضا subsignature
 زمینه theme

س

سرایت infection
 سلسه‌مراتبی hierarchical

ش

شرط ورودی input condition
 شرط خروجی output condition
 شیء object
 شبیه‌سازی simulation

ص

صدق‌پذیری satisfiability
 صحیح sound

ط

طراحی design

ع

عملکرد performance

غ

غلبه dominate

ف

فاصله distance
 فضا space

ق

قابلیت اطمینان reliability
 قابل دسترس بودن reachability

entity	موجودیت	maintainability	قابلیت نگهداری
engine	موتور	revealable	قابل آشکار شدن

ن

syntax	نحو
type	نوع
center point	نقطه‌ی مرکزی
test requirement	نیازمندی آزمون
asynchronous	ناهمگام

و

AND	و
task	وظیفه
properties	ویژگی‌ها

ه

Synchronization	همگام‌سازی
-----------------------	------------

ی

edge	یال
OR	یا
XOR	یای انحصاری
continuous integration	یکپارچه‌سازی مستمر

ک

reduce	کاهش
efficiency	کارایی

گ

graph	گراف
clause	گزاره
workflow	گردش کار

م

set	مجموعه
cancellation region	منطقه‌ی لغو
relational logic	منطق رابطه‌ای
false positive	مثبت نادرست
symmetry breaking	محدودیت‌های شکست تقارن
constraints	
criteria based	مبتهی بر معیار
human based	مبتهی بر انسان
fault/failure	خطا/شکست
logic	منطق
predicate	مسند
acrchitecture	معماری

پیوست آ

مطالب تکمیلی

پیوست‌های خود را در صورت وجود می‌توانید در این قسمت قرار دهید.