
第1班(Tomorrow) 進捗報告発表資料

片山・丸中・三上・水野・横山

1 コア (丸中)

- FPU 待ち
- FPU ができるまではコアジェネレータで作ってコアのデバッグを進める

2 コンパイラ (片山)

- レイトレに整数割り算が存在している部分への対応
- \sin , \cos , \arctan を実装。

3 アセンブラ (横山)

- コアの自動テストをするシェルスクリプトを書いた
 - /dev/ttyUSB0 を cat, dd で読み書きしてテストするもの
- FPU に関する命令以外はテストは通っている

4 シミュレータ (三上)

- メモリあたりに適当な箇所があったので修正
- halt 命令の実装
- 高速化しようとした時に埋め込んだバグをデバッグ中
- 上のバグが根が深そうなので、先に命令実行速度を調べようかと思っている。

5 FPU(水野)

- finv のテーブル終わり
- fsqrt のテーブルがあわない