

Capaian dan Tujuan Pembelajaran

A. Capaian Pembelajaran

- 1 Memahami konsep dan komponen yang membentuk arsitektur unit penyimpanan.
- 2 Menjelaskan sifat rangkaian dan elemen penyimpanan yang terkait dengan kinerja unit penyimpanan.
- 3 Memahami desain sirkuit dan karakteristik cell memori dalam unit penyimpanan.
- 4 Membandingkan tradeoff yang terlibat dalam memilih elemen penyimpanan dan cell memori.
- 5 Menggambarkan hubungan antara sinyal input, output, dan clock pada diagram waktu dalam unit penyimpanan.

B. Tujuan Pembelajaran

- 1 Memahami prinsip dasar arsitektur unit penyimpanan.
- 2 Menjelaskan sifat dan karakteristik rangkaian serta elemen penyimpanan dalam unit penyimpanan.
- 3 Memahami desain sirkuit dan konfigurasi transistor dalam cell memori.

- 4 Memahami tradeoff yang terlibat dalam memilih elemen penyimpanan dan cell memori.
- 5 Menggambarkan hubungan sinyal input, output, dan clock dalam diagram waktu dalam unit penyimpanan.