

## Rangkuman

- Arsitektur Unit Penyimpanan dan Sirkuit Logika Digital adalah topik yang penting dalam dunia komputasi dan sistem digital.
- Arsitektur Unit Penyimpanan melibatkan elemen-elemen seperti memori utama (RAM), memori hanya-baca (ROM), dan memori cache.
- Memori utama digunakan untuk menyimpan data sementara dalam proses komputasi. Ada beberapa jenis memori utama, seperti Static RAM (SRAM) dan Dynamic RAM (DRAM).
- Memori hanya-baca digunakan untuk menyimpan instruksi dan data yang tidak dapat diubah. Jenis-jenis memori hanya-baca termasuk ROM, PROM, EPROM, dan EEPROM.
- Memori cache adalah memori yang digunakan untuk menyimpan data yang sering diakses dengan cepat oleh CPU, dengan tujuan meningkatkan kecepatan akses data.
- Sifat Circuit pada Cell Memori mencakup kestabilan data, kecepatan akses, kapasitas penyimpanan, dan konsumsi daya.
- Dalam memilih elemen penyimpanan dan cell memori, terdapat tradeoff yang perlu dipertimbangkan, seperti kecepatan akses, kapasitas penyimpanan, dan kompleksitas desain.
- Rangkaian logika digital, seperti flip-flop, latch, dan register, digunakan dalam menyimpan dan menggerakkan data dalam sistem komputer.

- Desain rangkaian waktu penting untuk mengatur aliran data dan sinkronisasi dalam unit penyimpanan.