

ARC2 – TP 3

Léo Noël-Baron & Thierry Sampaio

03/02/2016

Inspection des registres et de la mémoire

La section mémoire commence par deux `skip 4` puis la réservation d'un mot, donc la chaîne `invite_a` commence à l'adresse `0x10000C`. En plaçant un point d'arrêt sur l'instruction `movia` qui met cette adresse dans `r4`, on vérifie ce calcul.

La chaîne s'affiche à l'envers dans la mémoire ; en effet, elle y est stockée dans le bon sens mais l'affichage par défaut de la mémoire dans Altera Monitor tient compte de son organisation *little-endian* et renverse les octets pour lire les mots (de 32 bits) dans l'ordre. En choisissant d'afficher la mémoire par octet, on peut donc lire la chaîne dans le bon ordre, telle qu'elle est stockée en mémoire.

Calcul de PGCD

Les listings en assembleur des deux exercices suivants sont fournis en fichiers joints et commentés.