



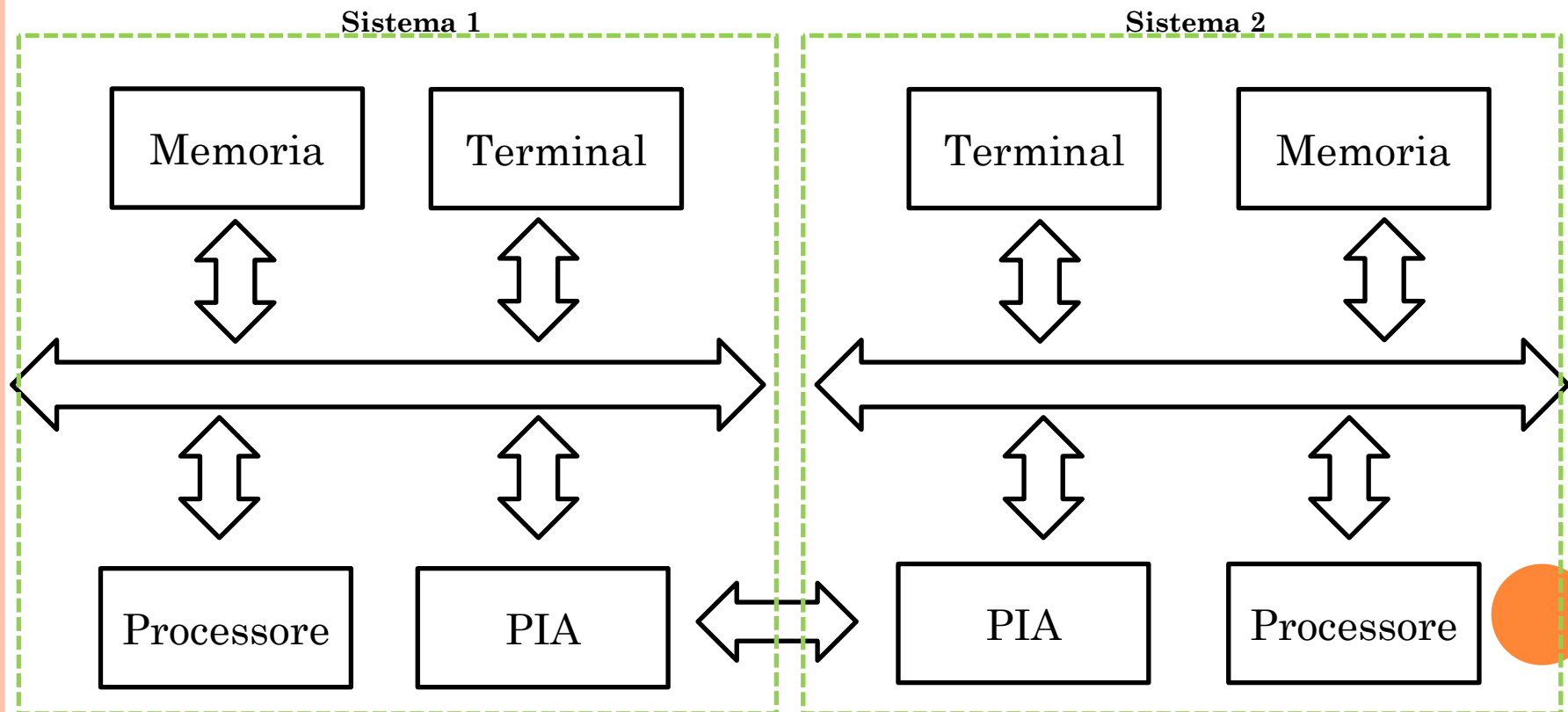
# **DISPOSITIVO PERIFERALE INTERFACE ADAPTER (PIA)**

**Configurazione “Communic”**

**Protocollo di handshaking - Tempificazione**

# CONFIGURAZIONE «COMMUNIC»

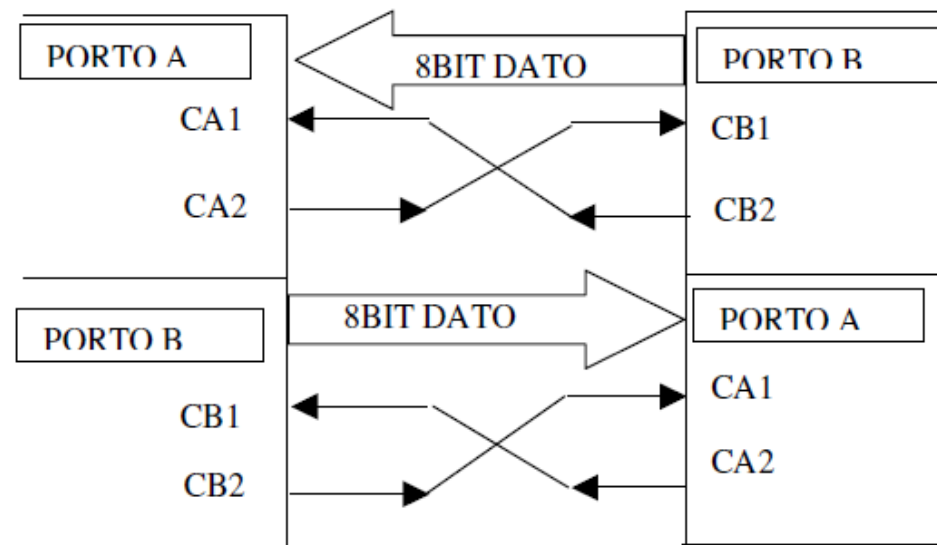
Consideriamo due sistemi identici che comunicano tramite due periferiche parallele



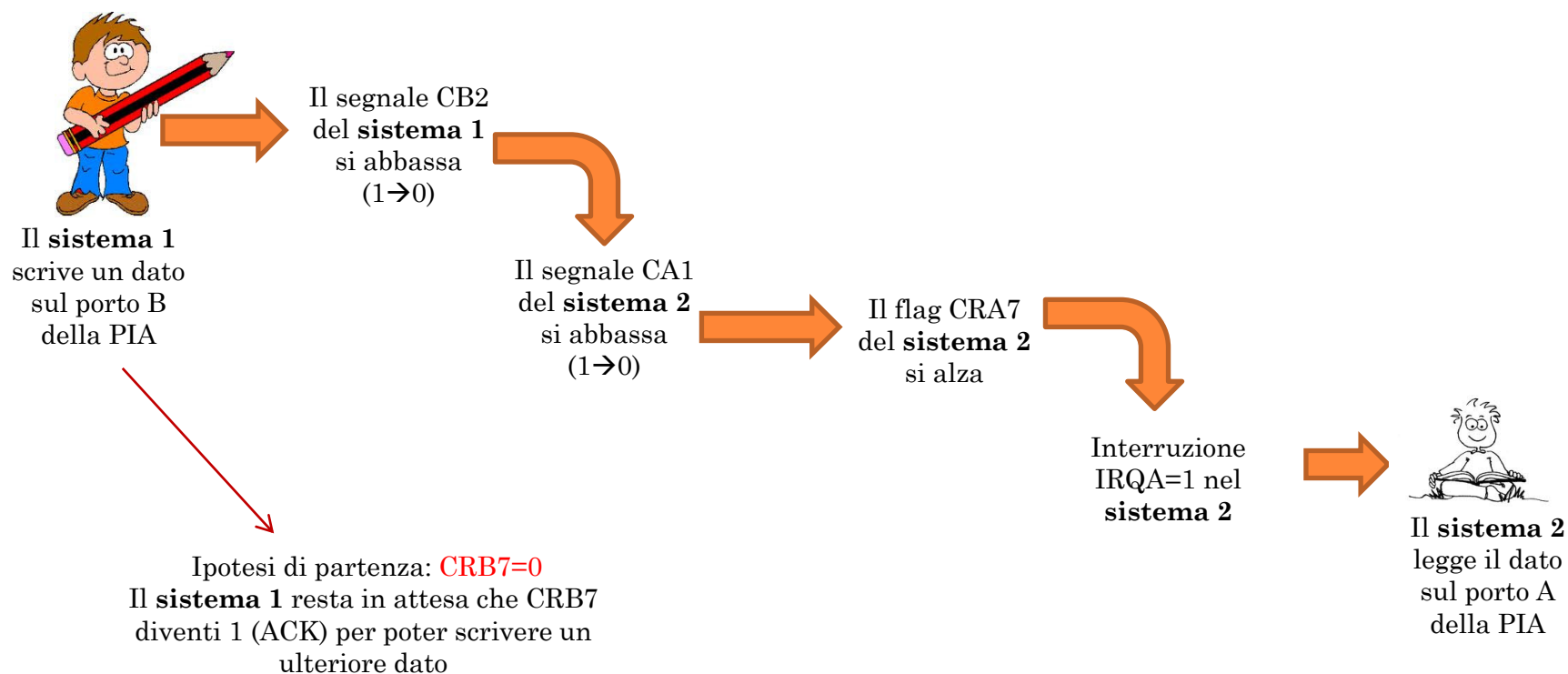
# PIA

Ogni periferica parallela consta di due porti A e B, ciascuno dei quali ha 2 segnali CA1 e CA2 (CB1 e CB2), e tre registri: uno per il modo (DRA/DRB), uno per il dato (PRA/PRB) ed uno per il controllo/stato (CRA/CRB) .

NOTA: modo e dato sono allo stesso indirizzo di memoria. Settando opportunamente lo stato, è possibile accedere o al modo o al dato.



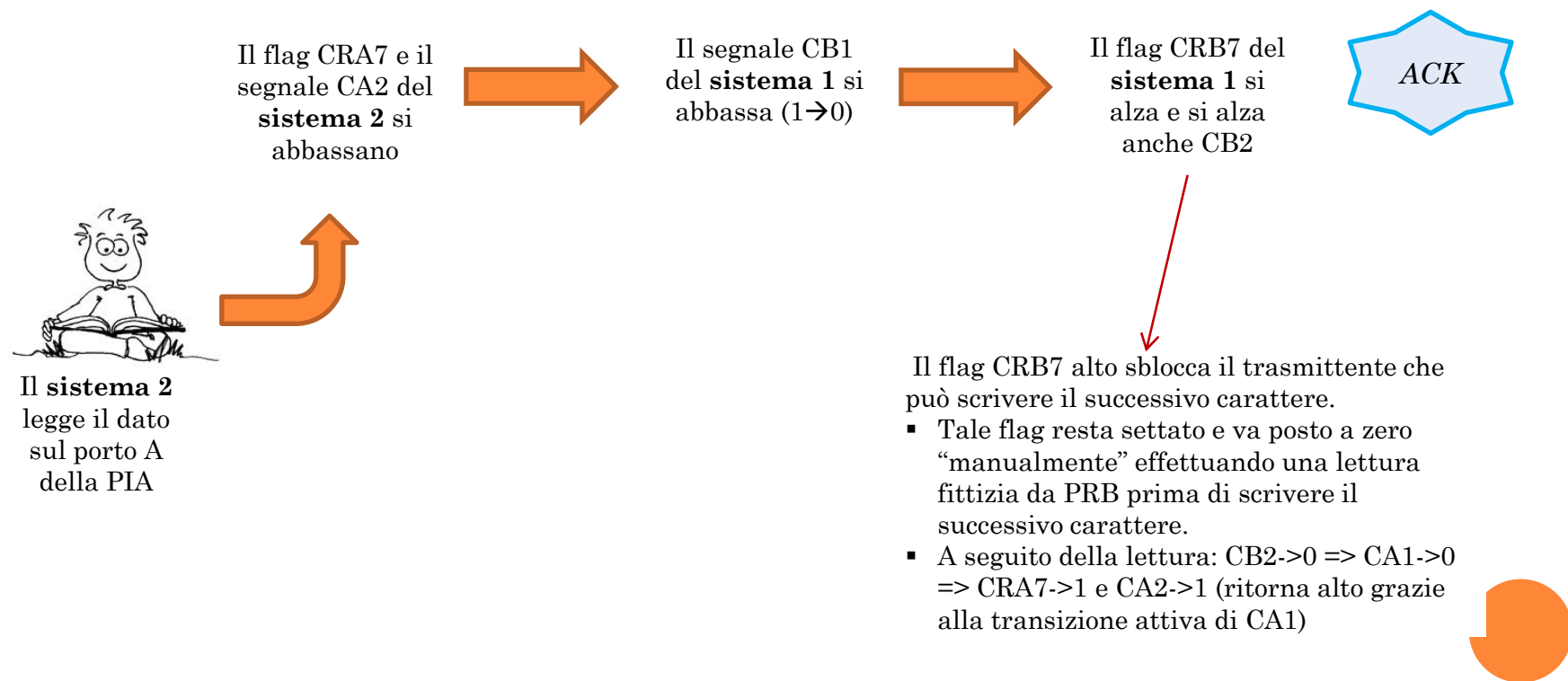
# OPERAZIONE DI SCRITTURA (MOD 100)



Nota: in mod 100:

- CB2 si abbassa dopo una scrittura e ritorna alto dopo la successiva transizione attiva di CB1.
- CA2 si abbassa dopo una lettura e ritorna alto dopo la successiva transizione attiva di CA1.

# OPERAZIONE DI LETTURA (MOD 100)



# TEMPIFICAZIONE (MOD 100)

