RPOR4BITS.__unnamed__.__unnamed__

+ RP42R0
+ RP42R1
+ RP42R2
+ RP42R3
+ RP42R4
+ RP42R5
+ __pad0__
+ RP43R0
+ RP43R1
+ RP43R2
+ RP43R3
+ RP43R4
+ RP43R5