# گزارش تکلیف ششم درس همطراحی سختافزار و نرمافزار

حسین قنبری علیرضا مهدی برزی

#### ۱ مقدمه

در این تکلیف کامپیوتری، یک سیستم کامل برای اجرای همطراحی رمزنگاری به شیوه RSA را پیادهسازی کردیم. مهمترین چالش ارتباط بین سختافزار و نرمافزار بود که درباره نحوه پیادهسازی آن مفصل صحبت خواهیم کرد. درضمن در انتهای گزارش تصاویر خروجی سیستم نهایی با استفاده از دستور gplatform به پیوست تقدیم می شود.

### ۲ شیوه پیادهسازی

با توجه به اینکه درصورت پروژه ذکر شده بود باید از شیوه memory-mapped برای برقراری ارتباط بین سختافزار و نرمافزار استفاده کنیم؛ ما به همین شکل عمل کردیم و طبق مثال کتاب جلو رفتیم و بر همین اساس آدرسهایی از حافظه به صورت قراردادی انتخاب کردیم تا پل ارتباطی میان سختافزار و نرمافزار باشد. ملاحظاتی در رابطه با شیوه تعریف هر پورت ارتباطی باید لحاظ میشد که شامل armsystemsource و armsystemsink و core=myarm ميشد؛ همچنين توجه به نوع پورت که ورودي است يا خروجي هم بسيار حائز اهمیت بود. در گام بعد هم، متغیرهایی volatile در سمت نرمافزار تعریف کردیم که با استفاده از اشاره گر به خانههای حافظه متناظر با هر بخش اشاره می کردند و فقط طراحی و پیادهسازی یک پروتکل ارتباطی لازم بود تا ارتباط سختافزار و نرمافزار بطور کامل برقرار شود. در طراحی این پروتکل ارتباطی که بخشی از ماشین حالت اصلی سختافزار بود باید به سختافزار اطلاع میدادیم که چه موقع پارامترهای ورودی سیستم که در صورت تمرین مشخص شده بود آماده استفاده است و به همین خاطر یک پورت با نام REQ تعریف کردیم تا این وظیفه را برعهده بگیرد. بعد از خواندن پارامترهای مسئله از حافظه، لازم بود عملیات رمزگذاری و رمزگشایی به شیوه RSA انجام شود و نرمافزار میبایست تا زمان آماده شدن خروجیها که شامل CipherText حاصل از رمزگذاری و PlainText حاصل از رمزگشایی بود صبر می کرد و برای همین یک پورت با نام ACK تعریف کردیم تا براساس وضعیتی که ماشین حالت سختافزار تعیین می کند نرمافزار بصورت polling صبر کند تا نتایج آماده و در خانههای حافظه قرار بگیرد. برای سادگی بیشتر به تعداد پارامترهای موردنیاز که پیش از اجرای الگوریتم لازم بود در حافظه قرار بگیرد با offset های 8 تایی در حاظه مشترک بین سختافزار و نرمافزار فضا تعریف کردیم که این فضا شامل محل قرارگیری متغیرهای ورودی و خروجی یعنی p و q و q و q و enc و enc و enc و enc و فضا تعریف کردیم که این فضا شامل محل قرارگیری متغیرهای ورودی و خروجی یعنی چالش مهم دیگر ماشین حالت اصلی سمت سختافزار بود که آن را به اجزا کوچکتر تقسیم کردیم و مرحله به مرحله کارهای لازم را روی اطلاعات ورودی انجام دادیم. به همین ترتیب CFG های سمت سختافزار را ذیل دستههای CFG های سمت سختافزار دا دیل دسته التحام دادیم. به همین ترتیب encryption ،intermediate calculations )، و encryption و encryption و encryption و decryption و میباشد. نکتهای که بسیار ما را اذیت کرد توجه به مقداردهی همه پورتهای خروجی در هر بار اجرای ماشین حالت بود که اگر این کار بدرستی انجام نمی شد دستور gplatform بطور کامل fail میشد و باعث عدم شبیه سازی می گردید که با بررسی نقطه به نقطه تمام سورس بالاخره توانستیم این مشکل را پیدا کنیم و بعضی از پورتهای خروجی را از طریق دستور always مقداردهی کردیم و برخی دیگر را هم طی همه انتقالهای صورت گرفته در ماشین حالت تا مشکل Missing Assignment برطرف شد.

برای تست سیستم از پارامترهای مختلفی استفاده کردیم که برای استخراج این پارامترها یک notebook برای نرمافزار mathematica برای نوشتیم تا اعداد اول رندم تولید و صحت پارامترهای لازم برای شبیه سازی نهایی را اعتبار سنجی کنیم. باتوجه به رفت و برگشتهای زیاد

سورس کد تا برطرف شدن همه خطاها یک bash script هم برای ubuntu نوشتیم تا روند cross compile و اجرای gplatform با سرعت بیشتری انجام شود که شامل خطوط زیر بود:

```
arm-linux-gcc -static rsa.c -o rsa
gplatform model.fdl
```

در پیادهسازی الگوریتم RSA همه قسمتهای خواسته شده در سختافزار پیادهسازی کردیم و فقط تامین ورودی اولیه و نمایش خروجی نهایی الگوریتم توسط نرمافزار صورت میپذیرد. بنابراین تمام حلقههای لازم چه برای رمزگذاری چه برای رمزگشایی بصورت ماشین حالت در سختافزار پیادهسازی الده است و سعی کردیم با نامگذاری مناسب برای CFG ها پیچیدگی پیادهسازی الگوریتم را مدیریت کنیم. درضمن در روند پیکربندی gplatform ابتدا از کراس کامپایلرهای رسمی عرضه شده در apt-get استفاده کردیم که به هیچ متسالت apt-get استفاده کردیم که به هیچ متسالت و هیچ سازگاری با جزل نداشتند یعنی دستورات arm-linux-gnueabi-gcc و -garm-linux-gnueabihf هیچکدام نتوانستند آبجکتفایل لازم برای شبیهسازی را در اختیار جزل قرار دهند که بعداً متوجه شدیم باید از 3.2.deb میکردیم و به این ترتیب مشکل کراس کامپایل هم برطرف شد.

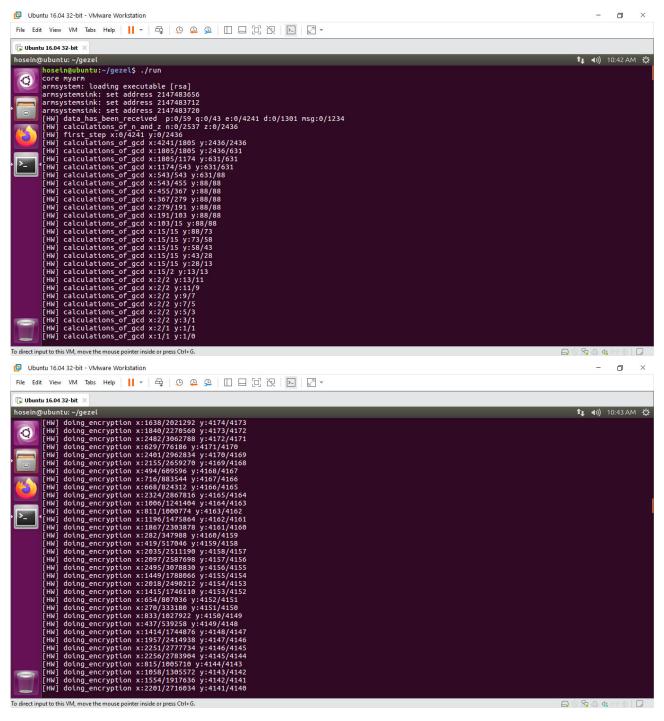
به پیوست این گزارش، فایل FDL سختافزار، سورس زبان C نرمافزار، خروجیهای VHDL جزل، فایل CrossCompile شده سورس، batch script تقدیم می شود. batch script کامپایل و اجرای شبیه سازی با gplatform و هم چنین sotebook نرمافزار

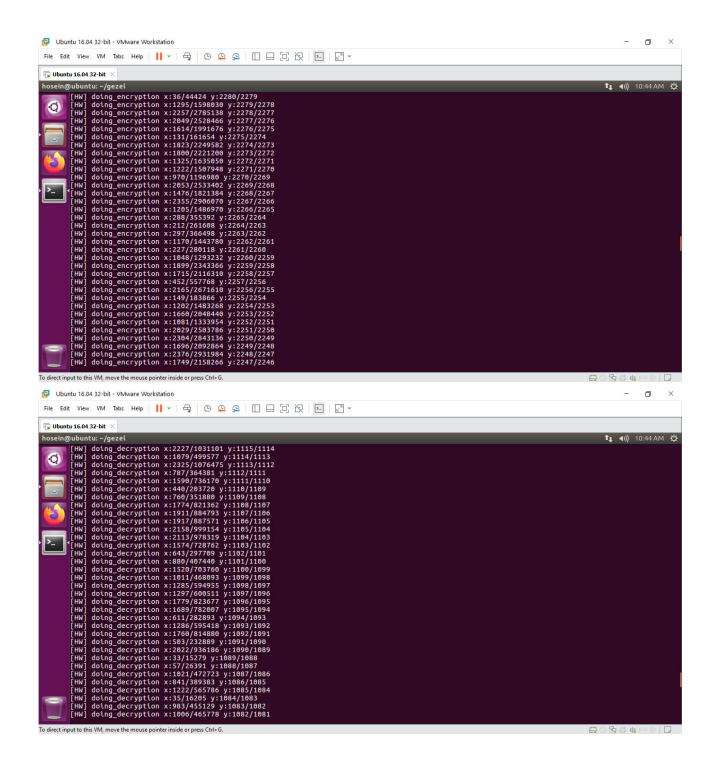
## ۳ خروجیهای شبیهسازی با gplatform

تصویر ۱ – اجرای نوتبوک mathematica برای محاسبه p,q,e,d



### مجموعه تصاویر ۲ – اجرای دستور gplatform برای شبیه سازی تکلیف با پارامترهای بدست آمده از mathematica





## ۴ نتیجه گیری

اجرای این پروژه یک تجربه جدید بود؛ به این خاطر که توانستیم در محیط شبیهسازی ارتباط بین سختافزار و نرمافزار برای انجام یک مجموعه از محاسبات را از طریق به اشتراکگذاری فضای memory انجام دهیم. هرچند که ابزار جزل به خاطر صنعتی نبودن محدودیتهای فراوانی دارد و واقعا برای خطاهای زمان اجرای آن مستندات دقیقی وجود ندارد اما برای تست چنین سناریوهایی بسیار خوب ظاهر میشود. البته اگر ابزار تجاری در اختیار داشتیم قطعا خروجیهای باکیفیت تری میتوانستیم با سرعت بیشتر تولید و پیادهسازی کنیم. طراحی سختافزارهای بهینه رمزنگاری قطعا یکی از مهمترین حوزههای طرحی سختافزار میباشد که براساس تجربیاتی که از پیادهسازی این تکلیف کامپیوتری بدست آوردیم میتوانیم تست ایدههای مختلف در این حوزه را با شبیهساز جزل انجام دهیم. شایان ذکر است به خاطر اینکه اعداد اول نسبتاً بزرگی برای شبیهسازی انتخاب شد نتیجه نهایی الگوریتم در زمان نسبتاً طولانی محاسبه میشد و شاید بتوانیم با محول کردن برخی از محاسبات رایج و ابتدایی به نرمافزار سرعت کلی سیستم را ارتقا دهیم.