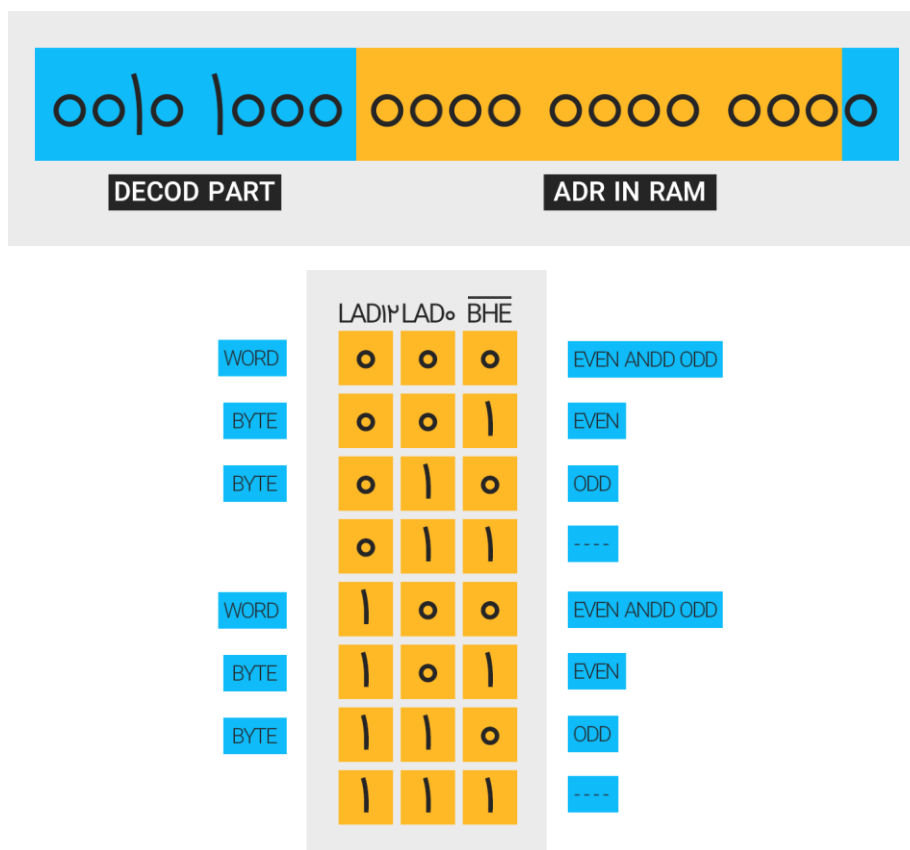


گزارش تمرین هفتم درس ریزپردازنده و زبان اسمبلی

این تمرین را می توان به دو قسمت کار با IO و اتصال حافظه ها تقسیم کرد.

در قسمت IO باید KEYPAD را به ۸۰۸۶ از طریق چیپ ۸۲۵۵ متصل کنیم. روند کلی این کار مشابه تمرین های قبل است فقط باید به جای کد C کد اسمبلی نوشت.

در بخش اتصال حافظه ها هم باید مدار دیکد را کامل کرد(در ابتدا باید توجه داشت که آدرس را باید با استفاده از ۷۴HC۳۷۳ ذخیره کنیم) ورودی های دیکدر و شیوه ی تقسیم آدرس ها به صورت زیر است:



در شکل بالا تمام جزییات مدار دیکد ذکر شده است.

نکته ی دیگر این است که چهار مموری داریم و برای فعال شدن هر کدام از آن ها دو حالت پیش می آید.

برای ۴K اول برای قسمت زوج حالت اول و دوم میتواند آن را فعال کند و حالت اول و سوم می توان قسمت فرد نیمه ی اول را فعال کند.

حالت چهارم هم مورد استفاده قرار نمی گیرد.

برای نیمه ی دوم هم حالت ۵ و ۶ باعث فعال شدن قسمت زوج و حالت ۵ و ۷ باعث فعال شدن قسمت فرد می شوند.

حالت آخر هم مثل حالت ۴ کاربردی ندارد.

برای قسمت کد هم نکته ای که باید در نظر داشت این است که DATA SEGMENT را باید برای قسمت دوم کار تغییر داد.

سوال دوم:

یکی از مهم ترین تفاوت های این دو پردازنده به دیتا باس آنها بر میگردد که در ۸۰۸۶ طول دیتا باس ۱۶ بیت و در ۸۰۸۸ طول آن ۸ بیت است.

سیگنال M/IO در ۸۰۸۸ به صورت برعکس وجود دارد بنابراین برای استفاده از آن باید ان را با استفاده از NOT معکوس کرد.

سیگنال Bank High Enable (BHE) در ۸۰۸۸ با نام Status Signal (SSO) وجود دارد.

در مجموع عمده ی تغییرات مرتبط با طول دیتا باس و واحدهای درگیر با آن خواهد بود.