NOMBRE Carlos Eduardo Sánchez Torres

El programa XYZ se ejecuta en 0.00254 segundos en la computadora A, el cual tiene una frecuencia de reloj de 1.5 GHz, intentaremos ayudar al diseñador de computadoras a que construya una máquina B que ejecute el mismo programa en 0.00206 segundos.

El diseñador ha determinado que es posible un incremento sustancial en la frecuencia del reloj, pero que este incremento afectará al resto del diseño de la CPU, haciendo que la Computadora B requiera 1.2 veces los ciclos de reloj que la Computadora A necesitaba para ejecutar el programa.

a) ¿Qué frecuencia de reloj debería ser el objetivo del diseñador (Computadora B)?

$$TiempoCPU_{A} = \frac{\textit{Ciclos de CPU}_{A}}{\textit{Frecuencial oj}_{A}} \qquad \qquad \textit{TiempoCPU}_{B} = \frac{\textit{Ciclos de CPU}_{B}}{\textit{Frecuencial oj}_{B}}$$

FrecuenciaReloj_B= 2.21941747573 GHz

SOLUCIÓN

Sabemos que

$$TiempoCPU_A = \frac{Ciclos\ de\ CPU_A}{Frecuencial\ oj_A} = \frac{A.}{1.5e+9} = 0.00254\ s$$

$$\Rightarrow A = (0.00254)(1.5e + 9) = 3810000 \ ciclos \ por \ segundo$$

у

$$TiempoCPU_{B} = \frac{Ciclos \ de \ CPU_{B}}{Frecuencial \ oj_{B}} = 0.00206$$

Pero

$$\frac{\textit{Ciclos de CPU}_{\textit{B}}}{\textit{Frecuencial oj}_{\textit{B}}} = 0.00206 \Rightarrow \textit{Frecuencia de reloj}_{\textit{B}} = \frac{\textit{Ciclos de CPU}_{\textit{B}}}{0.00206} = \frac{4572000}{0.00206} = 2219417475.73 \, \textit{Hz} = 2.21941747573 \, \textit{GHz}$$

2. Un teléfono Samsumg Galaxy S10 (GS10) y un iPhone 11 (IP11), dieron los siguientes resultados en un Benchmark sobre un par de aplicaciones.

Aplicación	Tiempo de Ejecución _{GS10}	Tiempo de Ejecución _{IP11}
Fortnite (FN)	9.8x10 ⁻³ seg	12.4x10 ⁻³ seg
Asphalt 9 (A9)	39.8x10 ⁻³ seg	29.1x10 ⁻³ seg

a) ¿Qué teléfono es más rápido y cuanto más rápido para la aplicación FN? Si

$$Rendimiento_{GS10} = \frac{1}{9.8e-3} = 102.040816327 [1/s]$$

 $Rendimiento_{IP11} = \frac{1}{12.4e-3} = 80.6451612903 [1/s]$

Entonces,

$$\frac{Rendimiento_{GS10}}{Rendimiento_{IP11}} > Rendimiento_{IP11}$$

$$\frac{Rendimiento_{GS10}}{Rendimiento_{IP11}} = 1.26530612246 \approx 1.27$$

Concluyendo

Samsumg Galaxy S10 es 1.27 veces más rápido que iPhone 11 cuando ejecutan FN.

b) ¿Qué teléfono es más rápido y cuanto más rápido para la aplicación A9?

Si

$$\begin{aligned} Rendimiento_{GS10} &= \frac{1}{39.8e-3} = 25.1256281407 \ [1/s] \\ Rendimiento_{IP11} &= \frac{1}{29.1e-3} = 34.3642611684 \ [1/s] \end{aligned}$$

Entonces.

$$\frac{\textit{Rendimiento}_{\textit{IP11}} > \textit{Rendimiento}_{\textit{GS10}}}{\frac{\textit{Rendimiento}_{\textit{IP11}}}{\textit{Rendimiento}_{\textit{GS10}}}} = 1.3676975945 \approx 1.37$$

Concluyendo

iPhone 11 es 1.37 veces más rápido que Samsumg Galaxy S10

cuando ejecutan A9.

Se tienen dos computadoras M_1 y M_2 y cuatro tipos de procesos diferentes (A, B, C y D), que corre cada una de ellas. M_1 tiene una frecuencia de reloj de 3.6 GHz y M_2 tiene una frecuencia de reloj de 3.5 GHz y se tienen las siguientes medidas.

TIPO	CPI (M1)	CPI (M2)	Uso C1 (Ci)	Uso C2 (Ci)
Α	434	245	25%	20%
В	667	456	20%	30%
С	768	444	45%	20%
D	555	456	10%	30%

La tabla adicionalmente tiene un resumen de cómo dos compiladores diferentes que usan el repertorio de instrucciones. C1 es un compilador de M1, y C2 de M2. Suponga que cada compilador usa el mismo número de instrucciones para un programa dado, pero usando la mezcla de instrucciones mostrada en la tabla.

- a) Usando C1, Calcular el Rendimiento M1 vs M2
- b) Usando C2, Calcular el Rendimiento M1 vs M2
- c) Si se comprara M1. ¿Qué compilador se debería usar?
- d) Si se comprara M2. ¿Qué compilador se debería usar?

SOLUCIÓN:

Entiendo que "Para el inciso C, tienen que comparar los tiempos de ejecución de M1, tanto del compilador C1, como de C2 Para el inciso D, tienen que comparar los tiempos de ejecución de M2, tanto del compilador C1, como de C2" significa que los compiladores son portables. Lo cual contradice "C1 es un compilador de M1, y C2 de M2": C2 no funciona en M1 y C1 no funciona en M2. Sin embargo, como el profesor indico lo primero y las preguntas sugieren lo mismo, se hace caso omiso a lo segundo.

a) Usando C1, Calcular el Rendimiento M1 vs M2

Valor preguntas: 1 (10 puntos) y 2 (30 puntos), 3 (40 puntos) y 4 (20 puntos), Total 100 puntos

Ciclos de reloj
$$CPU_{M1} = (0.25)(434) + (0.2)(667) + (0.45)(768) + (0.1)(555) = 643$$

Ciclos de reloj $CPU_{M2} = (0.25)(245) + (0.2)(456) + (0.45)(444) + (0.1)(456) = 397.85$

Tiempo de ejecución $CPU_{M1} = \frac{643}{3.6e+9} = 1.78611111e - 7 s$

Tiempo de ejecución $CPU_{M2} = \frac{397.85}{3.5e+9} = 1.13671429e - 7 s$

Rendimiento $CPU_{M1} = \frac{1}{1.78611111e-7} = 5598755.83552$ [1/s]

Rendimiento $CPU_{M2} = \frac{1}{1.13671429e-7} = 8797285.37591$ [1/s]

$$Rendimiento \ CPU_{M2} > Rendimiento \ CPU_{M1}$$

$$\frac{Rendimiento CPU_{M2}}{Rendimiento CPU_{M1}} = 1.57129291478$$

Valor preguntas: 1 (10 puntos) y 2 (30 puntos), 3 (40 puntos) y 4 (20 puntos), Total 100 puntos

$$Rendimiento CPU_{M2} > Rendimiento CPU_{M1}$$

$$\frac{\textit{Rendimiento CPU}_{M2}}{\textit{Rendimiento CPU}_{M1}} = 1.4344649713595021$$

c) Si se comprara M1. ¿Qué compilador se debería usar?

Como

$$\textit{Rendimiento CPU}_{\mathit{M1-C2}} > \textit{Rendimiento CPU}_{\mathit{M1-C1}}$$

Entonces, debería usarse el compilador C2.

d) Si se comprara M2. ¿Qué compilador se debería usar?

Como

$$\textit{Rendimiento CPU}_{\textit{M2-C1}} > \textit{Rendimiento CPU}_{\textit{M2-C2}}$$

Entonces, debería usarse el compilador C1.

∧ Relacione ambas columnas

_

Α	Procesadores con Arquitecturas RISC	
В	Forma en la cual los componentes se	
	relacionan entre sí.	
С	Componente principal de la 1er Generación de	
	Computadoras	
D	Inventor del Circuito Integrado	
Е	GigaHertz	
F	La densidad de los transistores se dobla cada 2	
	años	
G	1er microprocesador (1971)	
Н	Arquitecturas CISC	

D	Robert Noyce	
F	Ley de Moore	
M	Computación distribuida	
Н	Intel x86, Motorola 68000	
Т	Lenguajes Compilados	
N	Memoria No volátil	
В	Estructura de una computadora	
P	Función de una computadora	

I	Componente principal de la 2da. Generación de
	Computadoras
J	Inventor de Procesador
K	Memoria de acceso aleatorio
L	Co-Inventor del Transistor
M	Cloud Computing (paradigma)
N	Memoria permanente
0	Lenguajes que se ejecutan línea por línea
P	Operación que realizan los componentes
	individuales
Q	Memoria no volatíl de sólo lectura
R	Programación declarative (lenguajes)
S	Programación imperativa (lenguajes)
Т	Lenguajes que generan código binario como salida
U	Principales características de una computadora
	que afecten el Rendimiento
V	Quién propuso el concepto "programa
	almacenado en Memoria"
W	

I	Transistores
L	William Shockley
G	Intel 4004
0	Lenguajes interpretados
L	John Bardeen
Q	ROM
U	RAM, CPU, Cache, Tarjeta Gráfica
R	Lisp, Prolog
E	1x10 ⁹ Hz
	Alan Turing
	Disco Duro, Puertos E/S,
	Resolución
K	RAM
A	PowerPC, SPARC, IBM RS/600
V	John Von Neumann
С	Bulbos
S	C, C#, PHP
M	Computación en la nube
Н	Intel 8088
	Línea de commandos
	William Mauchly

Notas.

- 1. El concepto de CPU o procesador y el programa almacenado en memoria solo tiene sentido con el trabajo de Von Neumann, por tanto se le atribuye a él.
- 2. Arquitecturas CISC, lo entendi como "Procesadores con esa arquitectura", porque A tiene el mismo formato.
- 3. Cloud computing (paradigma), como no enuncia definicion o manera de relacionarlo, tiene dos posibles maneras: traduccion (computación en la nube) y tipos (computación distribuida).
- 4. CLI (linea de comandos) es un lenguaje declarativo. Sin embargo, esto tiene sentido cuando se conoce Bash (por mencionar el más popular).

FÓRMULAS:

$$\label{eq:timpode} TiempodeEjecuci\'on = \frac{N\'umerodeCiclosde\, \text{Re}\, loj CPU}{Frecuenciade\, \text{Re}\, loj}$$

$$Ciclosde \operatorname{Re} lojCPU = \sum_{i=1}^{n} (CPIixCi)$$

 $\frac{\operatorname{Re} n \operatorname{dim} ientoCPU(M1)}{\operatorname{Re} n \operatorname{dim} ientoCPU(M2)} = \frac{TiempodeEjecución(M2)}{TiempodeEjecución(M1)}$

Si y solo si, M1 es más rápida que M2