///////////////////////////////////////////////////////////////////////////////////////

////////////////////// REGISTERS //////////////////////////

///////////////////////////////////////////////////////////

//---------------------

// CONTROL\_REGISTER

//--------------------

// ADDRESS --0x00--

//--------------------

// 0- WR (CMD\_WRITE\_SPI)

// 1- RD (CMD\_READ\_SPI)

// 2- IRQ\_RESET

// 3- IRQ\_WR\_ENABLE

// 4- IRQ\_RD\_ENABLE

//---------------------

// STATUS\_REGISTER

//---------------------

// ADDRESS --0x01--

//---------------------

// 0- IDET\_ZAPIS // 00- SVOBODEN // 01- IDET\_ZAPIS

// 1- IDET\_4TENIE // 00- SVOBODEN // 10- IDET\_4TENIE

// 2- empty

// 3- IRQ\_WR\_READY

// 4- IRQ\_RD\_READY

//---------------------

// DATA\_WRITE\_REGISTER

//---------------------

// ADDRESS --0x02--

//---------------------

// ALL 32 BIT

//---------------------

// DATA\_READ\_REGISTER

//---------------------

// ADDRESS --0x03--

//---------------------

// ALL 32 BIT

//---------------------

// RESET

//---------------------

// ADDRESS --0x04--

//---------------------

// CMD\_RESET == 32'b\_a5\_a5\_a5\_a5;

///////////////////////////////////////////////////////////////////////////////////////

///////////////////////////////////////////////////////////////////////////////////////