

KAUNO TECHNOLOGIJOS UNIVERSITETAS INFORMATIKOS FAKULTETAS KOMPIUTERIŲ KATEDRA

Kompiuterių architektūros antrasis laboratorinis darbas

"Procesorių sistemos komandos architektūra"

Atliko:

IFF 6/8 grupės studentas Tadas Laurinaitis

Priėmė

Lekt. T. Bakšys

1. ĮŽANGA

Buvo gauta užduotis suprojektuoti duotas funkcijas naudojantis "Assembly" ir emu8088 programa, atsižvelgiant į kiekvieno kintamojo duomenų formatą, patikrinti jų veikimą bei visą veiksmų eigą aprašyti ataskaitoje.

329 Laurinaitis Tadas	IFF-6/8	2	9	Be ženklo

Pav. Nr. 1 – individualios užduoties variantai, ženklas.

2.

$$y = \left\{ \begin{array}{ll} a+c^2 & \text{, jei } c=2x \\ |b-2x| & \text{, jei } c<2x \\ \left] \frac{3c+x}{c-2x} \right[& \text{, jei } c>2x \end{array} \right.$$

Pav. Nr. 2 – Variantas Nr. 2 bei jo funkcijos.

Užd. nr.	A	В	C	X	Y
1	b	b	w	w	w
2	b	\mathbf{w}	b	\mathbf{w}	\mathbf{w}
3	b	\mathbf{w}	\mathbf{w}	b	\mathbf{w}
4	b	\mathbf{w}	\mathbf{w}	\mathbf{w}	b
5	w	b	b	\mathbf{w}	\mathbf{w}
6	w	b	\mathbf{w}	b	\mathbf{w}
7	w	b	\mathbf{w}	\mathbf{w}	b
8	w	\mathbf{w}	b	b	\mathbf{w}
(9	w	w	b	w	b)
10	w	w	w	b	b
11	b	b	b	\mathbf{w}	\mathbf{w}
12	b	\mathbf{w}	b	b	\mathbf{w}
13	b	\mathbf{w}	\mathbf{w}	b	b
14	w	b	b	b	\mathbf{w}
15	w	\mathbf{w}	b	b	b
16	b	b	\mathbf{w}	b	\mathbf{w}

Pav. Nr. 3 – mėlynai apibrauktas naudotas duomenų formatas, pagal gautą individualią užduotį.

2. TEORIJA

Naudotas "x86 procesoriaus komandų sąrašas":

PERSIU	JNTIMO			VĖLEVĖLĖS			_	\neg				
Pavad.	Komentaras	Kodas	Operacija	0	D	I	\mathbf{T}	\mathbf{s}	\mathbf{z}	A	\mathbf{P}	C
MOV	Perkelti (kopijuoti)	MOV Op1, Op2	Op1:=Op2									
XCHG	Sukeisti	XCHG Op1, Op2	Op1:=Op2 , Op2:=Op1									
STC	Nust. Carry	STC	CF:=1	Π	Π	П					Г	1
CLC	Išval. Carry	CLC	CF:=0									0
CMC	NE Carry	CMC	CF:=¬ CF									±
STD	Nust. Kryptį	STD	DF:=1	Г	1	П	Г	Г			Г	
CLD	Išval. Kryptį	CLD	DF:=0		0							
STI	Nust. Pertraukimus	STI	IF:=1	Г	П	1	П	Π			Г	
CLI	Atš. Pertraukimus	CLI	IF:=0	Г	Г	0					Г	Г
PUSH	Įstumti į steką	PUSH Op	DEC SP, [SP]:=Op	Π	Т	П	Г	Π	П	П	Г	\Box
PUSHF	Įstumti į FLAGS	PUSHF	O,D,I,T,S,Z,A,P,C		Г							
PUSHA	Įstumti visus reg.	PUSHA	AX,CX,DX,BX,SP,BP,SI,DI									
POP	Ištraukti iš steko	POP Op1	Op1:= [SP], INC SP	Г	Т	П	П	П		П	Г	
POPF	Ištraukti FLAGS	PUSHF	O,D,I,T,S,Z,A,P,C	±	±	±	\pm	±	±	±	±	±
POPA	Ištraukti visus reg.	POPA	DI,SI,BP,SP,BX,DX,CX,AX									
CBW	Baitas \mapsto žod.	CBW	AX:=AL (su ženklu)					П			Г	
CWD	Žod. → dvigubas	CWD	DX:AX:=AX (su ženklu)	±	Т	Т	Г	±	±	\pm	±	±
CWDE	Žod. → išpl. dvig.	CWDE	EAX:=AX (su ženklu)									
IN i	Įvedimas	IN Op1, Prievadas	AL,AX,EAX:=Prievadas		Τ	Τ						
OUT i	Išvedimas	OUT Prievadas, Op1	Prievadas:=AL,AX,EAX									

i-skaityti aprašą. Vėlevėlės: $\pm =$ pakeičiamos šia instrukcija ? = nežinomos po šios instrukcijos vykdymo

Pav. Nr. 4 – "x86 procesoriaus komandų sąrašas" pirma dalis.

ARITM	ETINĖS			VĖLEV			EV	ĖΙ	\neg			
Pavad.	Komentaras	Kodas	Operacija	o	\mathbf{D}	I	$ \mathbf{T} $	\mathbf{s}	\mathbf{z}	Α	Р	c
ADD	sudėtis	ADD Op1, Op2	Op1:=Op1+Op2	±		Г	П	±	\pm	±	±	±
ADC	sudėtis su pernaša	ADC Op1, Op2	Op1:=Op1+Op2+CF	\pm				±	±	土	±	\pm
SUB	atimtis	SUB Op1, Op2	Op1:=Op1-Op2	\pm		Π		±	±	±	±	\pm
SBB	atimtis su pernaša	SBB Op1, Op2	Op1:=Op1-(Op2+CF)	\pm				±	\pm	±	±	±
DIV	dalyba (be ženklo)	DIV Op	Op=baitas: AL:=AX/Op AH:=liek.	?	Ī	T		?	?	?	?	?
DIV	dalyba (be ženklo)	DIV Op	Op=žodis: AX:=DX:AX/Op DX:=liek.	?		Г	П	?	?	?	?	?
IDIV	dalyba (su ženklu)	IDIV Op	Op=baitas: AL:=AX/Op AH:=liek.	?	T	T	П	?	?	?	?	?
IDIV	dalyba (su ženklu)	IDIV Op	Op=žodis: AX:=DX:AX/Op DX:=liek.	?		T	П	?	?	?	?	?
MUL	daugyba (be ženklo)	MUL Op	Op=baitas: AX:=AL*Op jei AH=0 •	\pm	T	T		?	?	?	?	?
MUL	daugyba (be ženklo)	MUL Op	Op=žodis: DX:AX:=AX*Op jei DX=0 ◆			Т	П	?	?	?	?	?
$\mathrm{IMUL}i$	daugyba (su ženklu)	IMUL Op	Op=baitas: AX:=AL*Op •		Ī	T		?	?	?	?	?
IMUL	daugyba (su ženklu)	IMUL Op	Op=žodis: DX:AX:=AX*Op ◆	\pm				?	?	?	?	?
INC	padidinti	INC Op	Op:=Op + 1 (CF nesikeičia!)	\pm	П	Г	П	±	±	±	±	П
DEC	sumažinti	DEC Op	Op:=Op - 1 (CF nesikeičia!)	\pm				±	±	±	±	П
CMP	palyginti	CMP Op1, Op2	Op1-Op2	±				±	\pm	±	±	\pm
SAL	aritm. p. į kairę	SAL Op, dydis	U←B	i	Ť	T		±	H	?	±	\pm
SAR	arimt. p. į dešinę	SAR Op, dydis	U←B	i				±	±	?	±	±
RCL	cikl. p. į kairę su C	RCL Op, dydis	\$\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\\	i		Г					П	\pm
RCR	cikl. p. į dešinę su C	RCR Op, dydis		i								\pm
ROL	cikl. p. į kairę be C	SAL Op, dydis	S 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8 8	i	Τ	Г						±
ROR	cikl. p. į dešinę be C	SAR Op, dydis		i								±

i-skaityti aprašą. • Tuomet CF:=0, OF:=0 kitu atveju CF:=1, OF:=1

Pav. Nr. 5 – "x86 procesoriaus komandų sąrašas" antra dalis.

19

LOGIN	ĖS			VĖLEVĖLĖS		;						
Pavad.	Komentaras	Kodas	Operacija	О	D	Ι	\mathbf{T}	\mathbf{s}	\mathbf{z}	A	P	$^{\rm C}$
NEG	neigimas (pap.k)	NEG Op	Op:=0-Op, jei Op=0, CF:=0	\pm				±	±	±	±	±
NOT	bitų inversija	NOT Op	Op:=¬Op (invertuoti bitai)									
AND	loginis IR	AND Op1, Op2	Op1:=Op1∨Op2	0				±	\pm	?	\pm	0
OR	loginis ARBA	OR Op1, Op2	Op1:=Op1∧Op2	0				±	±	?	±	0
XOR	suma moduliu 2	XOR Op1, Op2	Op1:=Op1⊕Op2	0				±	±	?	±	0
SHL	p. į kairę	SHL Op, dydis	U-B	i		Γ		±	±	?	±	±
SHR	p. į dešinę	SHR Op, dydis		i		Г		±	\pm	?	±	±

ĮVAIRIOS					VĖLEVĖLĖS								
Pavad.	Komentaras	Kodas	Operacija	О	D	Ι	\mathbf{T}	S	\mathbf{z}	Α	P	$^{\rm C}$	
NOP	nėra operacijos	NOP	Nėra operacijos										
LEA	užkrauti adresą	LEA Op1, Op2	Op1:= Op2 adresas			Γ							
INT	petraukimas	INT Nr	pertraukia programą			0	0					Г	

ŠUOLL	AI (vėlevėlės nes	ikeičia)					
Pavad.	Komentaras	Kodas	Operacija	Pavad.	Komentaras	Kodas	Operacija
CALL	kviesti proc.	CALL Proc		RET	Grįžti iš proc.s	RET	
JMP	besąlyginis	JMP tikslas					
JE	jei lygu	JE tikslas	(≡JZ)	JNE	jei ne lygu	JNE tikslas	(≡JNZ)
JZ	jei nulis	JZ tikslas	(≡JE)	JNZ	jei ne nulis	JNZ tikslas	(≡JNE)
JCXZ	jei CX nulis	JCXZ tikslas					
JP	jei paritetas lyg.	JP tikslas	(≡JPE)	JNP	jei paritetas nelyg.	JNP tikslas	(≡JPO)
JPE	jei paritetas lyg.	JPE tikslas	(≡JP)	JPO	jei paritetas nelyg.	JPO tikslas	(≡JNP)

Pav. Nr. 6 – "x86 procesoriaus komandų sąrašas" trečia dalis.

ŠUOLL	AI be ženklo		ŠUOLIAI su ženklu							
Pavad.	Komentaras	Kodas	Ekviv.	Pavad.	Komentaras	Kodas	Ekviv.			
JA	jei daugiau	JA tikslas	(≡JNBE)	JG	jei daugiau	JG tikslas	(≡JNLE)			
JAE	jei daugiau ar lygu	JAE tikslas	(≡JNB≡JNC)	JGE	jei daugiau ar lygu	JGE tikslas	(≡JNL)			
JB	jei mažiau	JB tikslas	(≡JNAE≡JC)	JL	jei mažiau	JL tikslas	(≡JNGE)			
JBE	jei mažiau ar lygu	JBE tikslas	(≡JNA)	JLE	jei mažiau ar lygu	JLE tikslas	(≡JNG)			
JNA	jei ne daugiau	JNA tikslas	(≡JBE)	JNG	jei ne daugiau	JNG tikslas	(≡JLE)			
JNAE	jei mažiau ar lygu	JNAE tikslas	(≡JB≡JC)	JNGE	jei mažiau ar lygu	JNGE tikslas	(≡JL)			
JNB	jei ne mažiau	JNB tikslas	(≡JAE≡JNC)	JNL	jei ne mažiau	JNL tikslas	(≡JGE)			
JNBE	jei daugiau	JNBE tikslas	(≡JA)	JNLE	jei daugiau	JNLE tikslas	(≡JG)			
JC	jei pernaša	JC tikslas		JO	jei perpilda	JO tikslas				
JNC	jei nėra pernašos	JNC tikslas		JNO	jei nėra perpildos	JNO tikslas				
				JS	jei yra ženklas (-)	JS tikslas				
				JNS	jei nėra ženklo (+)	JNS tikslas				

197

Pav. Nr. 7 – "x86 procesoriaus komandų sąrašas" ketvirta dalis.

3. REALIZACIJA

```
, kai c = 2x
, kai c < 2x
, kai c > 2x
                                a + c^2
|b-2x|
](3c+x)/(c-2x)[
                     y = 1
   suskaiciuoti
                           /
  skaiciai be zenklo
Duomenys a - w, b - w, c - b, x - w, y - b
stekas SEGMENT STACK
DB 256 DUP(0)
stekas ENDS
assume ss:stekas, ds:duom, cs:prog
pr:
MOV ax, duom
MOV ds, ax
XOR si, si
XOR di, di
                      ; (suma mod 2) si = 0
; di = 0
c_pr:
MOV cx, kiek
JCXZ pab
cikl:
MOV ax, 2
MOV bl, c
XOR bh, bh
MUL x[si]
CMP bx, ax
JB f2 ; c < 2x
JA f3 ; c > 2x
;==== a + c^2, kai c = 2x ====
f1:
MOV al, c
XOR ah, ah
MUL c ; dx:ax=c^2
JC kl1 ; sandauga netilpo i ax
XCHG ax, dx
MOV ax, a
;XOR ah, ah
ADD dx, ax ; c^2+a
JC kl1 ; suma netilpo i ax
MOV ax, dx
XOR dx, dx
;DIV bx ; ax=rez
JMP re
```

Pav. Nr. 8 – programos kodo dalis

```
;==== b - 2x, kai c < 2x ====
f2:
MOV ax, x[si]
MOV dx, 2
MUL dx
JC kl1; perpildymas
XCHG ax, bx
XOR ax, ax
MOV ax, b
:===
CMP ax, bx
JB k14; atsakymas yra maziau uz 0
SUB ax, bx
XOR bx, bx
JMP re
; 2 * x <----- automatiskai nuresetina dx kazkodel :/
re:
CMP ah, 0
                         ;ar telpa rezultatasi baita
ger: M
INC si
INC si
INC di
LOOP cikl
              MOV y[di], al
 ;rezultatu isvedimas i ekrana
  _____
;=======
XOR si, si
XOR di, di
MOV cx, kiek
JCXZ is_pab
is_cikl:
MOV ax, x[si] ; isvedamas skaicius x yra ax reg.
PUSH ax
MOV bx, offset isvb+2
PUSH bx
CALL binasc
MOV al, y[di]
XOR ah, ah ; isvedamas skaicius y yra ax repush ax
MOV bx, offset isvb+11
PUSH bx
CALL binasc
                               ; isvedamas skaicius y yra ax reg.
```

Pav. Nr. 9 – programos kodo dalis

```
==== paspausti bet kuri klavisa ===
LEA dx, spausk
MOV ah, 9
INT 21h
MOV ah, 0
INT 16h
; programos pabaiga, grizti i OS
 LEA dx, perp
kl1:
MOV ah,
INT 21h
XOR al,
JMP ger
             al
             LEA dx, daln
kl2:
MOV ah,
INT 21h
XOR al,
JMP ger
             al
             LEA dx, netb
; ===========
   skaiciu vercia i desimtaine sist. ir issaugo
ASCII kode. Parametrai perduodami per steka
Pirmasis parametras ([bp+6])– verciamas skaicius
Antrasis parametras ([bp+4])– vieta rezultatui
binasc
PUSH bp
MOV bp,
                 PROC NEAR
            sp
; naudojamu registru issaugojimas
PUSHA
; rezultato eilute uzpildome tarpais
MOV cx, 6
MOV bx, [bp+4]
tarp: |
INC bx
LOOP tarp
             MOV byte ptr[bx], ' '
; skaicius paruosiamas dalybai is 10
MOV ax, [bp+6]
MOV si, 10
           XOR dx, dx
val:
DIV si
gauta liekana verciame i ASCII koda
ADD dx, '0' ; galima--> ADD dx, 30h
irasome skaitmeni i eilutes pabaiga
DEC bx
MOV [bx], dl
i skaiciuojame pervestu simboliu kieki
INC cx
; ar dar reikia kartoti dalyba?
CMP ax. 0
JNZ val
POPA
POP bp
RET
binasc
           ENDP
END br
```

Pav. Nr. 10 - programos kodo dalis

Sprendimo eiga: Pirmas žingsnis buvo peržiūrėti pavyzdinę užduotį ir suvokti pačius pradmenis. Po to atsižvelgiant į kintamųjų formatus, apsirašiau kintamuosius, bei paeiliui koregavau duotą pavyzdinę užduotį, pradedant nuo ciklo funkcijos, kurioje atsižvelgiama į lygties sąlygą ir peršokama į reikiamą funkciją, baigiant trečios lygties skaičiavimo funkcija. Sprendimo metu susidūrus su klaida, suemuliuodavau kodą ir eidavau pažingsniui stengdamasis išsiaiškinti padarytą klaidą.

4. REZULTATAI

```
a + c^2
|b-2x|
](3c+x)/(c-2x)[
   suskaiciuoti
                                                                kai
                                                                kai
                                                                     С
   skaiciai be zenkļo
   Duomenys a - w, b - w, c - b, x - w, y - c
         SEGMENT STACK
DUP(0)
stekas
DB 256
            ENDS
stekas
           SEGMENT
10 ;10000 ; perpil
150
10
1,2,3,8,7,13,19
duom
       DW
DW
DB
DW
a
                  ;10000 ; perpildymo situacijai
С
×
            Pav. Nr. 11 – sprendžiamos lygtys, jų sąlygos, kintamųjų formatai bei reikšmės.
```

```
x= 1 y= 3
x= 2 y= 5
x= 3 y= 8
x= 8 y= 134
x= 7 y= 136
x= 13 y= 124
x= 19 y= 112
Skaiciavimas baigtas, spausk bet kuri klavisa,
```

Pav. Nr. 12 – suemuliavus ir paleidus programą gauti rezultatai.

Suskaičiavus pačiam ir patikrinus rezultatus su gautais rezultatais galima teigti, jog programa skaičiuoja teisingai.

5. IŠVADOS

Šio laboratorinio darbo metu sėkmingai susipažinau su Assembly pradmenimis, taip pat susipažinau su emu8088 aplinka bei valdymu. Individualioje užduotyje nurodytos užduotys buvo sėkmingai išspręstos, išnagrinėtos bei patikrintas jų teisingumas.

6. PAVEIKSLŲ SĄRAŠAS

"Pav. Nr. 1 – Individualios užduoties variantai, ženklas."	2 Psl.
"Pav. Nr. 2 – Variantas Nr. 2 bei jo funkcijos."	2 Psl.
"Pav. Nr. 3 – Duomenų formatas"	2 Psl.
"Pav. Nr. 4 – "x86 procesoriaus komandų sąrašas" pirma dalis."	3 Psl.
"Pav. Nr. 5 – "x86 procesoriaus komandų sąrašas" antra dalis."	3 Psl.
"Pav. Nr. 6 – "x86 procesoriaus komandų sąrašas" trečia dalis."	4 Psl.
"Pav. Nr. 7– "x86 procesoriaus komandų sąrašas" ketvirta dalis."	4 Psl.
"Pav. Nr. 8 – programos kodo dalis."	5 Psl.
"Pav. Nr. 9 – programos kodo dalis."	6 Psl.
"Pav. Nr. 10 – programos kodo dalis."	7 Psl.
"Pav. Nr. 11 – Sprendžiamos lygtys, jų sąlygos, kintamųjų formatai bei reikšmės."	8 Psl.
Pay Nr. 12 – Suemuliavus ir naleidus programa gauti rezultatai "	8 Pcl