

## INFORME DE PROYECTO II

Para cumplir con los requisitos para este proyecto y simular lo más exacto posible la arquitectura Pro-CORE, utilicé:

- 1) Un arreglo de registros para almacenar de manera consecutiva e indexada cada registro (S0...S7).
- 2) Tomando en cuenta que los registros solo almacenan datos y direcciones de 1 byte, creé un arreglo de 256 casillas para simular la memoria, en el cual cada casilla almacenará un dato o una dirección de memoria de 1 byte.

Al empezar el programa se despliega el menú principal, en el cual se observan 6 opciones:

- 1) **Mostrar el estado de los registros:** imprime el contenido de cada registro.
- 2) **Mostrar el estado de la memoria:** dada dos direcciones de memoria se imprimen todas las casillas en ese rango.
- 3) **Desensamblar un programa:** se toma como entrada una cadena codificada de 0 y 1, el programa va recorriendo la cadena de 3 en 3 decodificándola e imprimiendo por pantalla su significado.
- 4) **Ejecutar un programa:** se toma como entrada una cadena codificada de 0 y 1, el programa va recorriendo la cadena de 3 en 3 y ejecutando dependiendo a la instrucción y los datos leídos.
- 5) **Créditos:** Se imprime por pantalla los datos correspondientes al responsable de dicha implementación de la arquitectura Pro-CORE.
- 0) **Salir:** Indica la salida del programa.