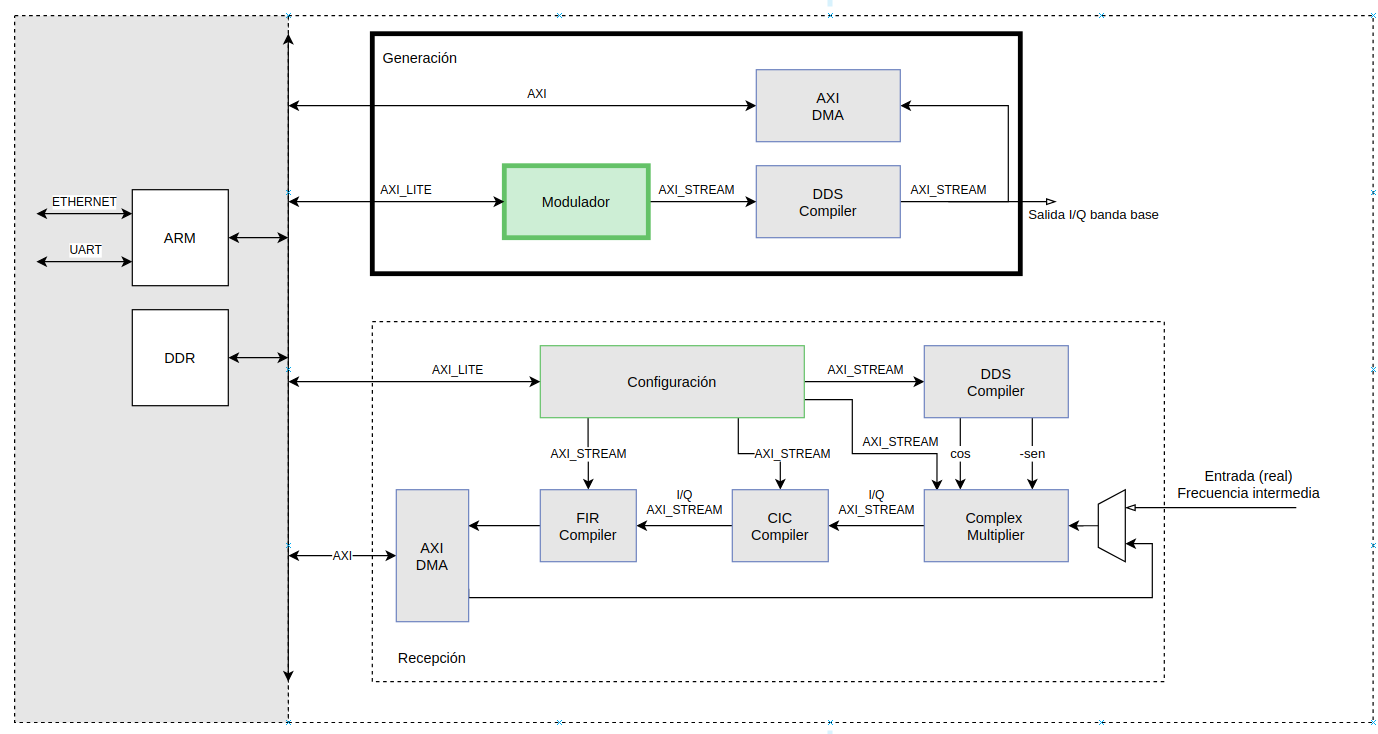
# Trabajo Práctido Final CESE 10ma cohorte

### Resumen

El bloque de hardware implementado comprende una parte del desarrollo del trabajo final de la CESE «Desarrollo de etapa digital para Radar Pulsado Multipropósito». El sistema en general se muestra en la imagen a continuación, y el presente trabajo es parte del bloque «Modulador» marcado en color verde.



La funcionalidad del bloque de Generación es generar formas de onda típicamente usadas en radares, con combinaciones de formas de onda continuas, pulsadas, moduladas en frecuencia o en fase.

Para la síntesis de las señales se eligió en el trabajo final de la CESE utilizar el IP Core de Xilinx DDS Compiler, pero para la generación de las formas de onda mencionadas, era necesario configurar el DDS Compiler de forma dinámica para generar pulsos y variaciones en la frecuencia y fase instantánea de la señal de salida.

### DDS Compiler

### Bloque Modulador

Imagen registros + modulador

Modo continuo

Modo pulsado

Modulacion en frecuencia + Imagen Rampa

Modulación en fase + describir subpulsos