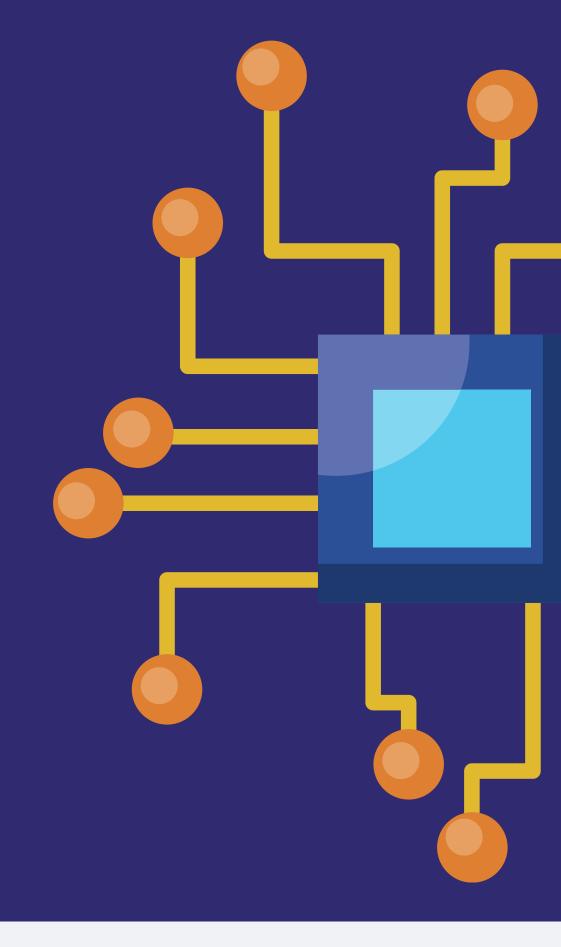
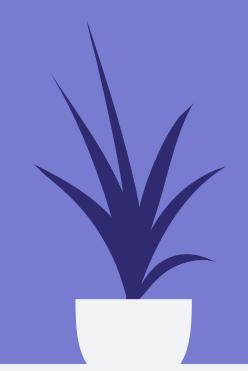
Primera Entrega Proyecto Final Electrónica digital II

Diego Alejandro Sanchez Lopez Juan Sebastian Martinez Bohorquez Leonardo Daniel Talledos Rodriguez



Contenido



Tovimiento del Robot

Funcionamiento del Radar

Procesamiento de Imagen

Contenido



4

Propuesta periférico LCD

5

Protocolos de comunicación

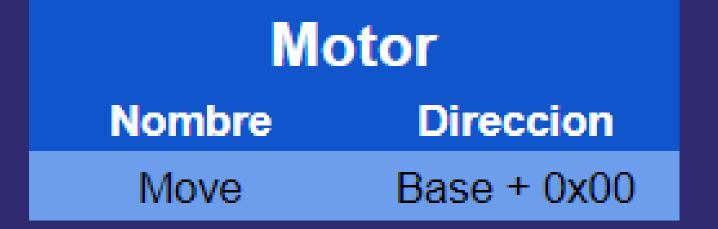
6

Mapa de Memoria



Movimiento del Robot

Driver dentro del SoC, incluyendo el seguidor de linea.







Funcionamiento del Radar

Uso de Hardware

Radar				
Nombre	Direccion			
Enable	Base + 0x00			
Position	Base + 0x04			
Out	Base + 0x08			

Enable	Motor/Sensor	Señal
0x00	1'b	1'b

Position	Posicion
0x04	2'b

Out	Done Motor	Done Sensor	Salida Informacion
0x8	1'b	1'b	1'b



Procesamiento de Imagen

Procesamiento por Hardware

Camara				
Nombre	Direccion			
Figure	Base + 0x00			
Color	Base + 0x04			

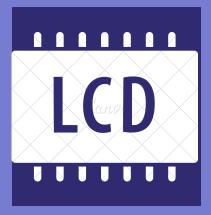
Figure	Figura
0x04	2'b
Color	Color
0x04	2'b

VGA				
Nombre	Direccion			
RGB	Base + 0x00			
Dir	Base + 0x04			
Sync	Base + 0x08			

DCD	R (Red)	G (Green)	B (Blue)
RGB	4'b	4'b	4'b

Div	Xgrid	Ygrid		
Dir	4'b	4'b		

Come	init	Hsync	Vsync
Sync	1'b	1'b	1'b



Propuesta periférico

Módulo LCD

Funcionamiento

Se cuenta con una serie de instrucciones:

Configuración LCD.

Leer / Escribir caracteres ASCII

Objetivo

Obtener confirmación visual de las variables sensadas por el robot.

Instruction register in

IR_i	ID	SH	D	С	В	SC	RL	DL	N	F	E
IR_I	1'b										

Address counter

AC_i (Address counter)
7'b

Instruction selector

IS (Instruction selector)
4'b

DR_i (Data register_in)

DR_i DB_i (Data Bus)
8'b

DR_o (Data register_out)

DR_o DB_o (Data Bus)
8'b

IR_o (Instruction register_out)

IR_o

BF (Busy Flag) AC_o (Address counter)

1'b 7'b

LCD

Nombre	Direccion
IR_i	Base + 0x00
AC_i	Base + 0x04
IS	Base + 0x08
DR_i	Base + 0x0C
DR_o	Base + 0x10
IR_o	Base + 0x14





Protocolos de comunicación

GPIO		
Nombre	Direccion	
Write	Base + 0x00	
Read	Base + 0x04	
Dir	Base + 0x08	



Protocolos de comunicación

Baud	Baud_i
0x00	16'b

UCR	tx_busy	rx_error	rx_avail	tx_init
0x04	1'b	1'b	1'b	1'b

RXTX	rx_reg	tx_reg
0x08	8'b	8'b

Uart		
Nombre	Direccion	
Baud	Base + 0x00	
UCR	Base + 0x04	
RXTX	Base + 0x08	



Protocolos de comunicación

I2C		
Nombre	Direccion	
Control	Base + 0x00	
SDA	Base + 0x04	
FSCL	Base + 0x08	
Pol	Base + 0x0C	
Pha	Base + 0x10	

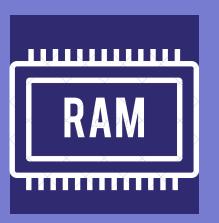
Control	Busy	Ack
0x00	1'b	1'b

SDA	Direccion	Data	R/W
0x04	7'b	8'b	1'b

FSCL	Frecuencia
0x08	16'b

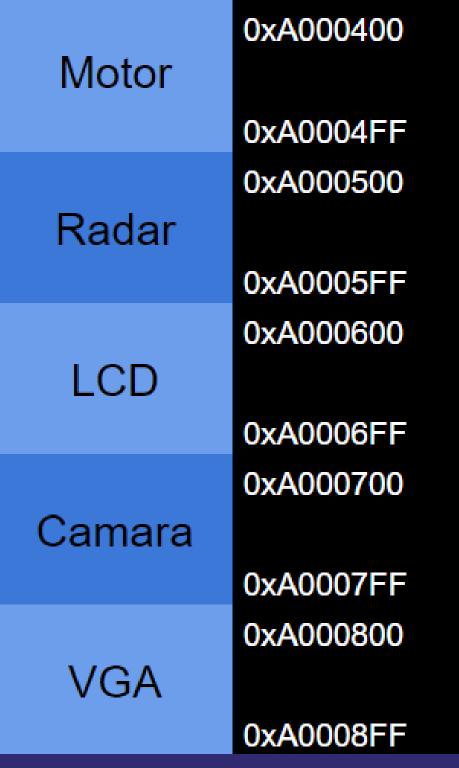
Pol	PolP
0x0C	1'b

Phase	FaseP
0x10	1 6'b



Mapa de Memoria General

Mapa de memoria		
Nombre	Direccion	
SRAM	0x0000000	
RAM	0x9FFFFFF	
Uart1	0xA000000 0xA0000FF	
Uart2	0xA000100 0xA0001FF	
I2C	0xA000200 0xA0002FF	
GPIO	0xA0003FF	



Muchas Gracias