

	opcode	op1	op2	issue cell	no of bits
NOP	00000	-		0	6
SETC	00001	-		0	6
CLRC	00010	-		0	6
NOT Rdst	00011	xxx		0	9
INC Rdst	00100	xxx		0	9
DEC Rdst	00101	xxx		0	9
OUT Rdst	00110	xxx		1	9
IN Rdst	00111	xxx		1	9
MOV Rsrc, Rdst	01000	xxx	xxx	0	12
ADD Rsrc, Rdst	01001	xxx	xxx	0	12
SUB Rsrc, Rdst	01010	xxx	xxx	0	12
AND Rsrc, Rdst	01011	xxx	xxx	0	12
OR Rsrc, Rdst	01100	xxx	xxx	0	12
SHL Rsrc, Rdst	01101	xxx	xxx	0	12
SHR Rsrc, Rdst	01110	xxx	xxx	0	12
PUSH Rdst	01111	xxx		1	9
POP Rdst	10000	xxx		1	9
LDM Rdst, Imm(15 bit)	10001	xxx	??	1	9
LDD Rsrc, Rdst	10010	xxx	xxx	1	12
STD Rsrc, Rdst	10011	xxx	xxx	1	12
JZ Rdst	10100	xxx		0	9
JN Rdst	10101	xxx		0	9
JC Rdst	10110	xxx		0	9
JMP Rdst	10111	xxx		0	9
CALL Rdst	11000	xxx		1	9
RET	11001	-		1	6
RTI	11010	-		1	6
Reset	11011	-		1	6
Interrupt	11100	-		1	6