

۱. یک نیم تفریق گر را در سطح گیت پیاده‌سازی کنید.

۲. یک تمام تفریق گر را با استفاده از ماژول نیم تفریق گر که در بخش ۱ پیاده‌سازی شده است، پیاده‌سازی کنید.
(کل طرح در سطح گیت پیاده‌سازی نشود از ماژول بخش ۱ استفاده کنید).

۳. با استفاده از یک جمع‌کننده ۴ بیتی یک جمع‌کننده/تفریق‌کننده در سطح ماژول بسازید.

(از $A-B = A+B'+1$ استفاده کنید).