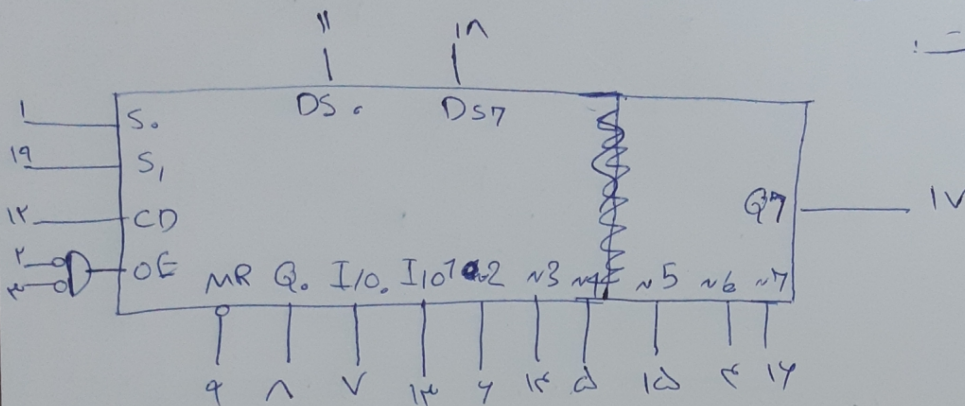


با این تفاوت :

این آدرس که کیفیت رجیستر ورودی با این ها موازی I/O مستیک (ورودی و خروجی مشترک) می باشد.  
این آدرس که من ۲ بایت می باشد که بایت های ۱ و ۲ آن به ترتیب GND و  $V_{CC}$  هستند و این آدرس  
۱۲ بیت است و در وقت کار این آدرس ۱۲ بیت است و از فرکانس TTL است.

نیاز منفرجه آن به این شکل است :



که در بایت ها :  $CP$  ورودی یا بس ساعت (Active rising Edge)

$DS_0$  = ورودی به یال داده برای کیفیت رجیستر

$DS_1$  = ورودی به یال داده برای کیفیت رجیستر

$\overline{MR}$  : ورودی به یال ماسک (فعال low)

$S_0$  و  $S_1$  : حالت انتقال ورودی

Asynchronous Master Reset Input

$\overline{OE}_1$  و  $\overline{OE}_2$  : خروجی به یال فعال کردن ورودی حافظه (low)

Parallel Data Inputs or 3-state  
Parallel outputs

$I_{10}$  -  $I_{107}$  : ورودی حافظه موازی :

$Q_0$  -  $Q_7$  : خروجی های به یال