## به نام خدا

## برنامهنویسی چندهستهای



تمرين اول

مهلت تا ۱۳۹۶/۱۲/۲۰

نمره تمرین: ۱۰۰ واحد

- ۱. در رابطه با معماریهای UMA و NUMA سخن رفت. لطفاً در مورد دو معماری hUMA و COMA تحقیق کنید و یافتههای خود را گزارش کنید.
- ۲. قانون امدال فرض می کند که اگر همان برنامه را با همان اندازه ورودی بر روی سیستمی با منابع پردازشی بیشتر اجرا کنیم حداکثر چه میزان تسریع در اجرا را می توانیم انتظار داشته باشیم. قانون گاستافسون-باسیس و قانون سان-نی محاسبه تسریع را با فرضیات دیگری انجام می دهند. لطفاً در مورد هر یک تحقیق کرده و فرضیات آنها را عنوان کنید.
- ۳. کارایی یک هسته ی پردازشیِ چندنخی ممکن است کاهش یابد، اگر که حافظه نهان<sup>†</sup> بزرگی داشته باشد و نخهای زیادی اجرا کند.
  چرایی این کاهش کارایی را شرح دهید.
- ۴. یکی از ابزارهای کوچک و مفید برای نمایش مشخصات سیستم CPU-Z است. لطفاً به کمک این ابزار و یا ابزارهای مشابه، دادههای خواسته شده در ذیل را از یک سیستم چندهستهای به دست آورده و در قالب یک جدول گزارش کنید.
  - ۱) تعداد هسته و نخهای CPU و بیشینه فرکانس کاری آن.
  - ۲) تعداد سطوح حافظه ی نهان و اندازه ی هر کدام. همچنین اندازه ی خطوط حافظه نهان  $^{ ext{ iny{0}}}$ 
    - ۳) حجم حافظهی اصلی سیستم ۶.
  - ۴) توپولوژی $^{V}$  اتصال هستههای پردازنده (نسل  $^{A}$  پردازنده می تواند در به دست آوردن این داده کمک کند).

با آرزوی موفقیت

پ.ن: لطفاً پاسخهای خود را حتماً بهصورت تایپ شده و در قالب pdf در سامانه بارگذاری کنید.

احمد سیاوشی آزمایشگاه سیستمهای رقمی توان پایین siavashi@aut.ac.ir



<sup>\</sup> Amdahl's law

<sup>&</sup>lt;sup>۲</sup> Gustafson-Barsis's law

<sup>&</sup>lt;sup>r</sup> Sun-Ni's law

<sup>&</sup>lt;sup>f</sup> Cache

<sup>&</sup>lt;sup>a</sup> Cache line

<sup>&</sup>lt;sup>°</sup> RAM

<sup>&</sup>lt;sup>∨</sup> Topology

<sup>&</sup>lt;sup>^</sup> Generation/Code name