

به نام خدا



سری دوم تمرین عملی مدار منطقی

طراح: آرش علم

- کد وریلاگ فلیپ فلاپ D حساس به لبه با Reset را پیاده سازی کنید.
 - (Mux 2:1) ، مالتی پلکسر دو به یک را به هر سه صورت assign و if و case به صورت جداگانه پیاده سازی کنید.
 - کد وریلاگ فلیپ فلاپ T را پیاده سازی کنید.
 - یک Decoder با 4 ورودی را با روش assign ، پیاده سازی کنید.
- یک ویدیوی کوتاه از شرح پیاده سازی تمامی کد ها به همراه کامپایل و شبیه سازی با مقدار ورودی دلخواه آماده کنید. (به تلگرام من ارسال کنید)
- زمان تحویل این سری تمرین یک هفته است و تمدید نخواهد شد، و محل آپلود Quera می باشد.
- تمامی فایل کد ها را در نهایت به صورت zip به فرمت نام و نام خانوادگی_شماره ی دانشجویی (در quera آپلود کنید).
- نمونه :

ArashAlam_5616615.zip