

Sistemas Microprogramados

Pós-Aula 03
Unidade Jundiaí



3. Arquitetura de Computadores II

1. Qual o princípio na hierarquia de memórias que as caches utilizam? Explique.
2. Analise as dissertações a seguir, considerando um mesmo processador em 2 arquiteturas distintas: RISC e CISC.
 - A. O comando ADD na arquitetura CISC utiliza 5 ciclos de execução e 1 instrução. Na arquitetura RISC utiliza 1 ciclo de execução e 3 instruções. Qual destas arquiteturas tem melhor performance? Explique.
 - B. O comando MOV na arquitetura CISC utiliza 3 ciclos de execução e 1 instrução. Na arquitetura RISC utiliza 1 ciclo de execução e 3 instruções. Qual destas arquiteturas tem melhor performance? Explique.
 - C. Um comando XXX na arquitetura RISC utiliza 1 ciclo de execução e 4 instruções. Como deve ser a implementação deste mesmo comando em uma arquitetura CISC para ser equivalente em termos de processamento? Explique.