

D:/Projects/Raspberrypi
_pico/pico_freertos_final
/freertos_pico2/pico_freertos
/FreeRTOS-Kernel/portable/ThirdParty
/GCC/Xtensa_ESP32/include/xtensa_config.h

```
graph TD; A["D:/Projects/Raspberrypi_pico/pico_freertos_final/freertos_pico2/pico_freertos/FreeRTOS-Kernel/portable/ThirdParty/GCC/Xtensa_ESP32/include/xtensa_config.h"] --> B["xtensa/hal.h"]; A --> C["xtensa/config/core.h"]; A --> D["xtensa/config/system.h"]; A --> E["xtensa_context.h"]; E --> F["xtensa/xtensa_context.h"];
```

xtensa/hal.h

xtensa/config/core.h

xtensa/config/system.h

xtensa_context.h

xtensa/xtensa_context.h