SPRINT23

DIVE INTO CODE SPRINT23

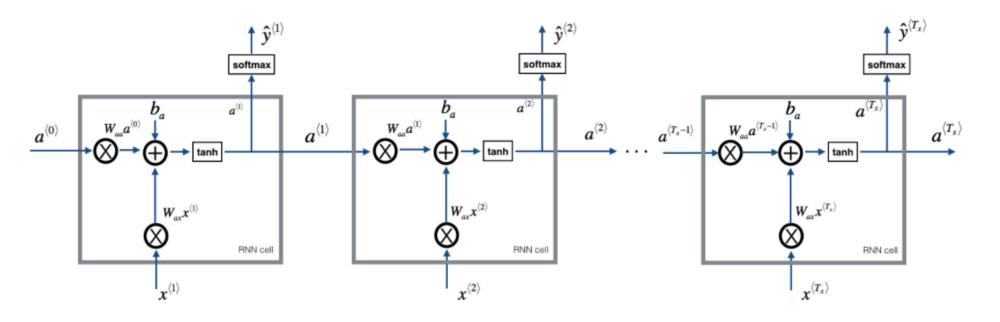
RNNとは

(背景)

RNNは、各タイムステップにおいて、以前のタイムステップからアクティベーションされた値を情報として加えられるというものでした。具体的には、この値に対し隠れ状態から隠れ状態への推移行列(transition matrix)が掛け合わされて足し合わされます。

この推移行列の特異値が1(絶対値)以外であるとき、勾配 消失または勾配爆発を起こすという問題がありました。

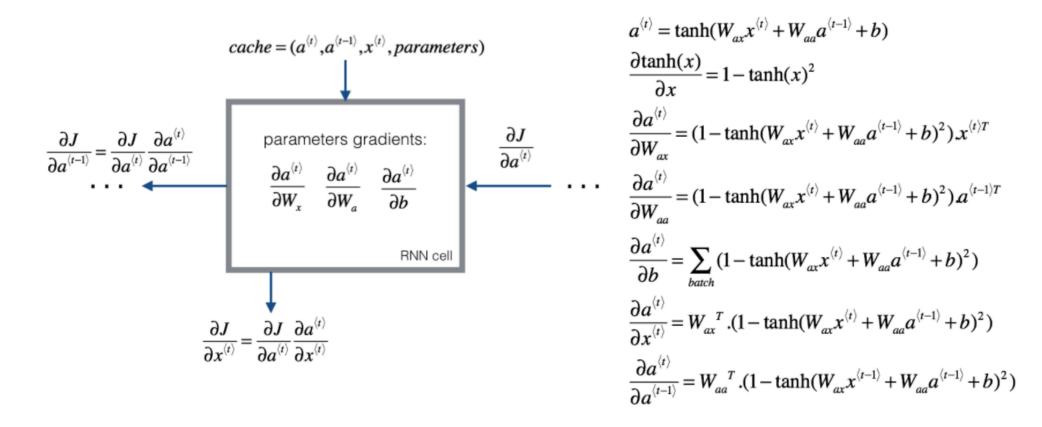
RNN Forward Pass



2 SLIDE

[Andrew Ng, Sequential Models Course, Deep Learning Specialization]

RNN Backward Pass



[Andrew Ng, Sequential Models Course, Deep Learning Specialization]

DIVE INTO CODE SPRINT23 3 SLIDE

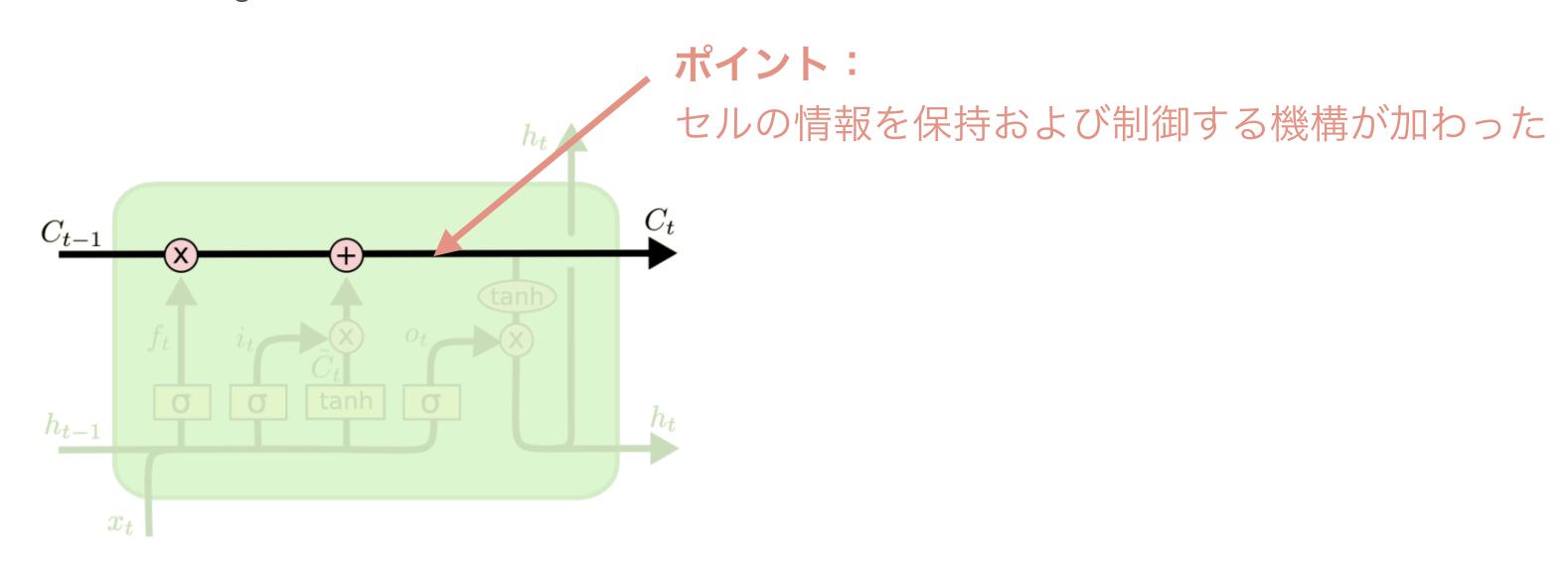
LSTMとは

Long Short-Term Memory (1997年)

https://www.bioinf.jku.at/publications/older/2604.pdf

勾配の消失の問題を解決する方法として

1997年にSepp HochreiterとJürgenSchmidhuberによって提案されました。



http://colah.github.io/posts/2015-08-Understanding-LSTMs/

LSTMのネットワーク

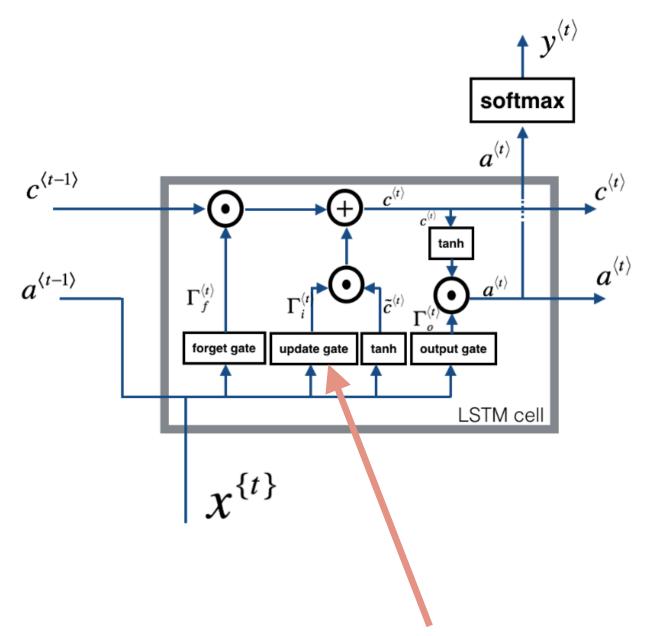
RNNと比較されるLSTMのネットワークの特徴は、状態を保存するユニットと以下のゲート(gate)と呼ばれる制御の機構を保有することです。

Input gate:情報を書き込むかどうかを制御する(write)

Output gate:情報を出力するかどうかを制御する(read)

Forget gate:情報を削除かどうかを制御する(forget)

LSTM Cell



Input gate:

- 。 0.0のとき、何も書き込まない
- 。 1.0のとき、全部書き込む
- 。 0.0~1.0の間、一部書き込む

Output gate:

- 。 0.0のとき、何も出力しない
- 。 1.0のとき、全部出力する
- 0.0~1.0の間、一部出力する

Forget gate:

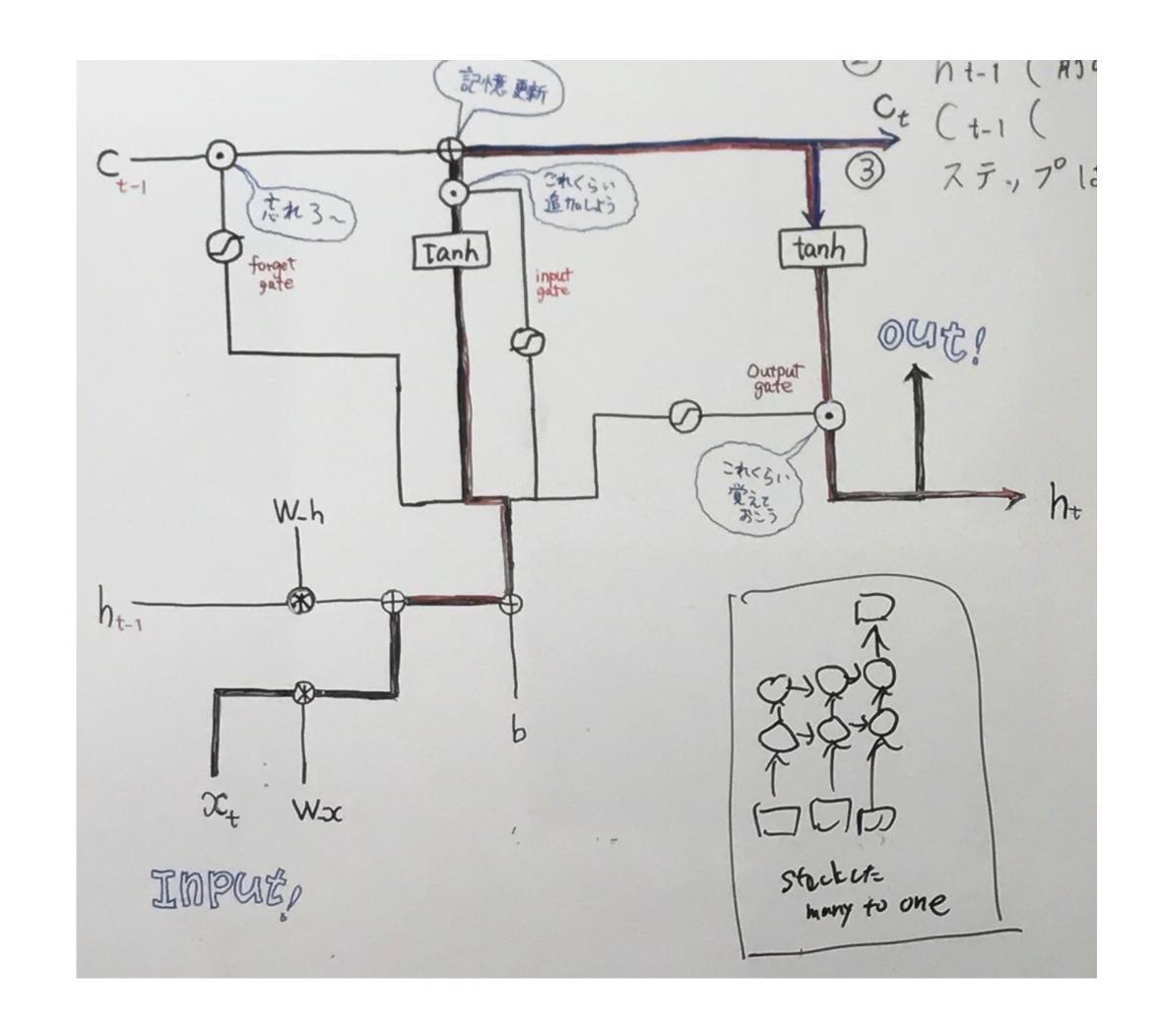
- 。 0.0のとき、全部削除する
- 1.0のとき、何も削除しない
- 0.0~1.0の間、一部削除する

Input gateは、Update gateと呼ばれることも

LSTMのネットワーク

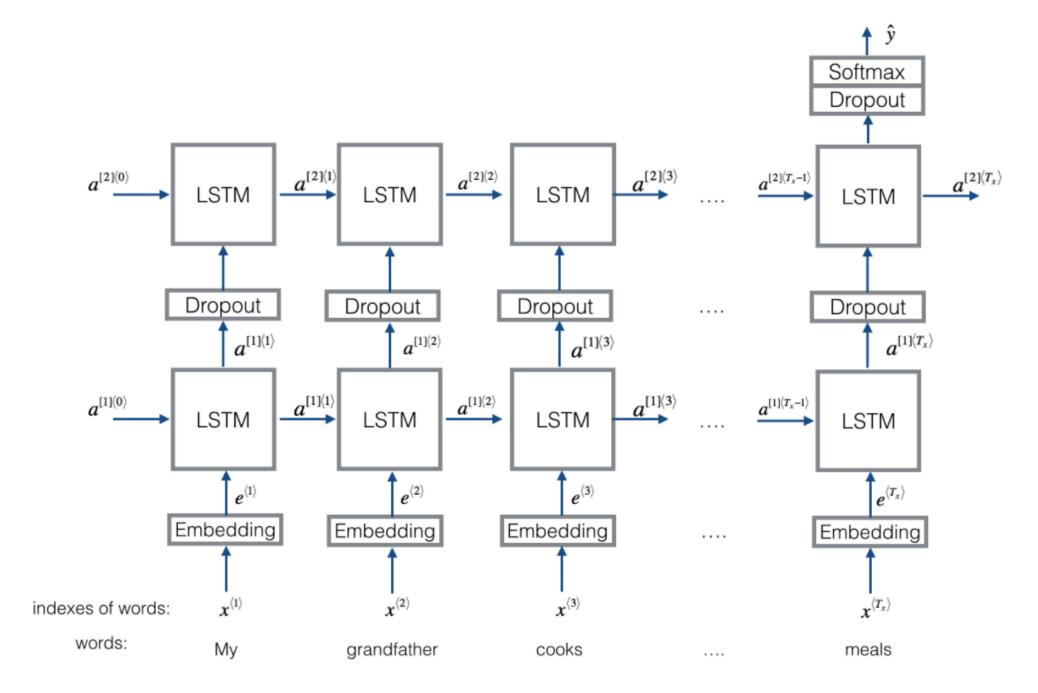
先述した構造によって、LSTMは**セル状態**と呼ばれる長期記憶ユニットと、**隠れ状態**と呼ばれる短期記憶ユニットという部分を持つことになります。これらのユニットがタイムステップと層を通じて誤差逆伝搬します。エラーの減衰を防ぐ本質的な装置は**長期記憶のプラス**(加算)の部分です(乗算の方ではなく)。

ゲートはコンピュータのメモリのように、セルに情報を読み込み、書き出しする役割を果たします。メモリと異なる点は、ゲートが入力、出力、削除をどれだけ許可するかを学習するところです。



DIVE INTO CODE SPRINT23 6 SLIDE

LSTMのネットワーク



[Andrew Ng, Sequential Models Course, Deep Learning Specialization]

Parameters:

Layer (type)	Output	Shape	Param #
input_1 (InputLayer)	(None,	10)	0
embedding_1 (Embedding)	(None,	10, 50)	20000050
lstm_1 (LSTM)	(None,	10, 128)	91648
dropout_1 (Dropout)	(None,	10, 128)	0
lstm_2 (LSTM)	(None,	128)	131584
dropout_2 (Dropout)	(None,	128)	0
dense_1 (Dense)	(None,	5)	645
activation_l (Activation)	(None,	5)	0

Total params: 20,223,927 Trainable params: 20,223,927 Non-trainable params: 0 DIVE INTO CODE SPRINT23 7 SLIDE

LSTMチューニングのベストプラクティス

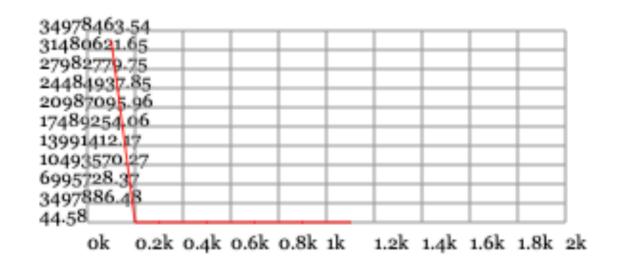
- ① 学習率が高いとperplexity(確率の逆数によって、予測候補をどれくらい絞り 込めたかを表す指標。正解ラベルを用いることなく計算可能)が発散する。
- ② softmax sample temperature (softmaxの温度) の調整。
- ③tanhの代わりにsoftsignを用いる(計算が早く、飽和しにくい)。tanhは指数 関数的に収束し、softsignは多項式的に収束する。(p8)
- ④parameters > samples は過剰適合(オーバーフィッティング)する。

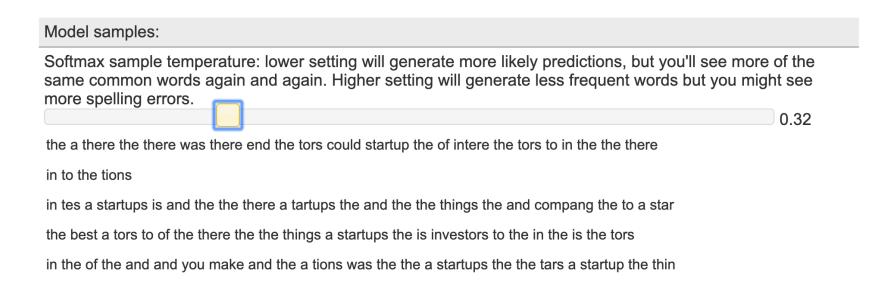
https://cs.stackexchange.com/questions/79241/what-is-temperature-in-lstm-and-neural-networks-generally

- ⑤レイヤーを積み重ねるとよい。
- ⑥epoch数を複数パターン試してパフォーマンスを評価し、早期終了(early stopping)を試す。
- ⑦ RMSProp、AdaGrad(学習率を減衰させる)を用いる。
- ⑧Xavierの初期値を用いることで、出力の分散が小さすぎたり大き過ぎるのを防ぐ。

DIVE INTO CODE SPRINT23 8 SLIDE

(おまけ) perplexity

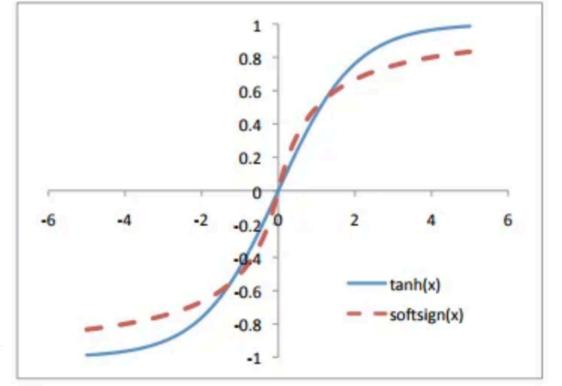


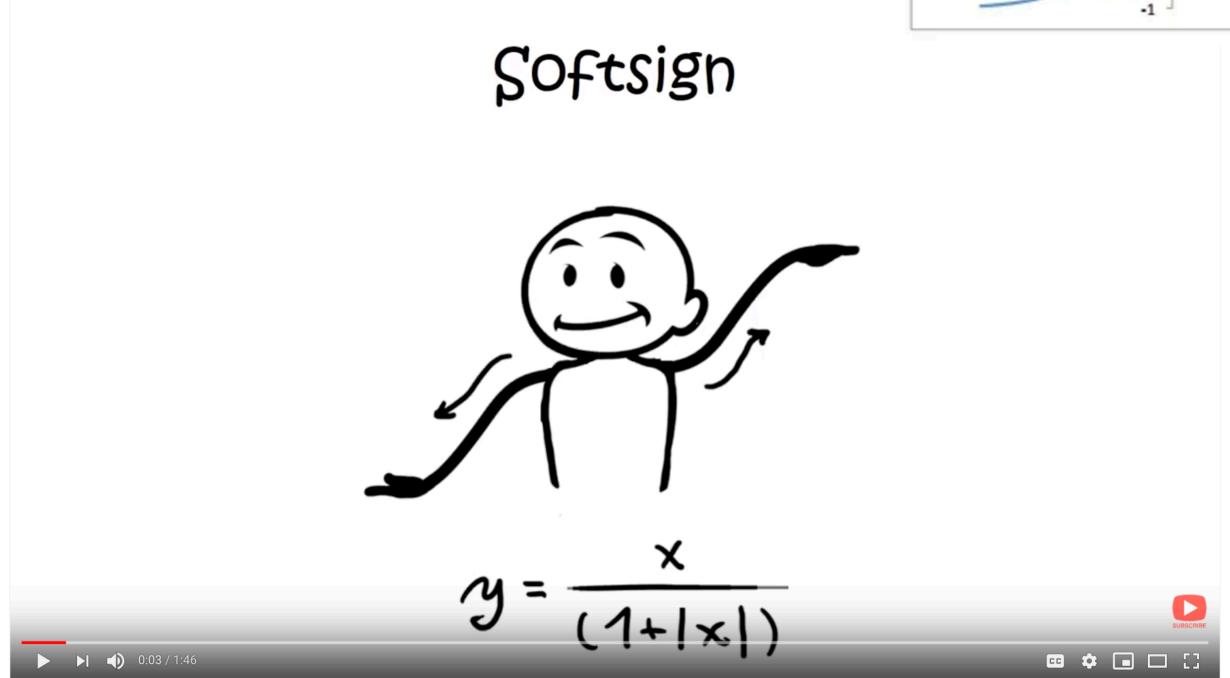


DIVE INTO CODE SPRINT23 9 SLIDE

(おまけ) 活性化関数

;D 体で覚えよう!





もう一つの対策

勾配発散への対策

勾配クリッピング という手法が提案されました。

ニューラルネットワークで使用されるすべてのパラメータの最大値(あるいは閾値)を保持し、

勾配∆wのノルム I∆wI>∆max のとき

$$\Delta w \leftarrow \Delta w rac{\Delta_{max}}{|\Delta w|}$$

に制限します。(閾値を用いるときは Δ maxをthresholdとする)

勾配の方向は変わらず、大きさだけを変えられます。 これによって、1つのパラメータ更新ステップが大きくならな いように調整できます。

発展の話題

RNNおよびLSTMの構造は、今のタイムステップからの予測には、このタイムステップにおける入力のみならず、それ以前のタイムステップからの出力も(隠れ状態やセル状態のパスを通って)合わせて寄与するようなアーキテクチャだといえる。

これらのアーキテクチャの問題点は、シーケンス全体のうち前方のタイムステップの情報のみを用いて予測をするという点である。**後方のタイムステップの情報に現在のタイムス**

テップでの予測に寄与できる重要な情報があってもそれを用いることができない。

この問題に対処した手法に、Bi-directional RNN(双方向性 RNN)がある。これは単方向ではなく双方向のタイムステップからの情報を予測に寄与させるアーキテクチャである。