

## Práctica No. 1

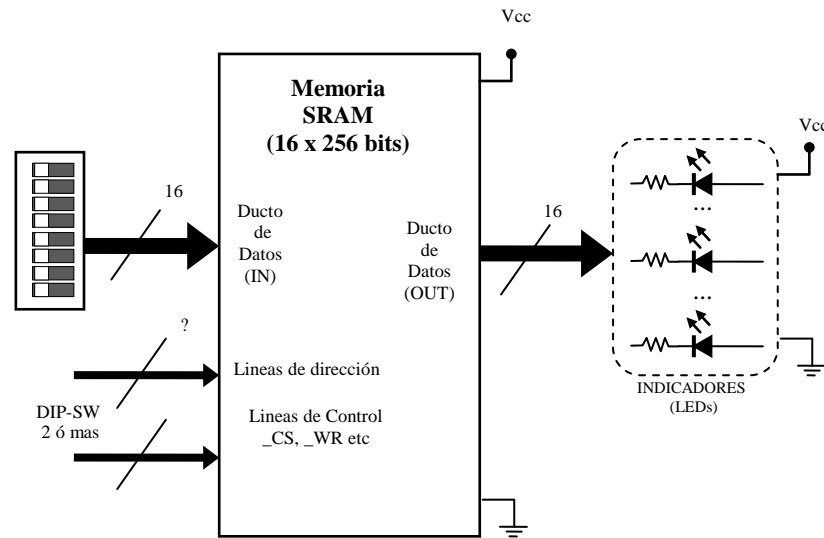
### Organización la Memoria de programa (Procesador de 4 bits)

**Objetivo:** Organización de la memoria de programa SRAM (16 x 256 bits) requerida para el procesador

**Material:**

- 1- Computadora Personal con el simulador de circuitos lógicos LigiSim.

**Teoría:** \*\*\* Investigación Sobre Memorias RAM ( estáticas y dinámicas) \* \* \*



**Figura 1.** Memoria SRAM de 16x256 bits.

**Desarrollo:**

1. Diseñe e simule **Logisim** el circuito para el manejo de la memoria de programa del procesador.
2. Verificar direcciones de la memoria con las funciones de lectura, escritura y no selección.
3. Considerando la existencia de sólo memorias RAM de 8x256 bits proponga una solución para poder tener funcionalmente una sección de memoria de 16x256 bits.
4. Diseñe e implemente una memoria de 4 x 4 bits basada en flip-flops tipo D. Para esto tome como base la memoria descrita en la página 10 del documento “ **Introduccion.pdf**” de la unidad 1 mostrada en moodle.

**Conclusiones y Comentarios.**