

Práctica 2

Organización de la Sección de Entrada/Salida

Objetivo:

Organización de la sección de E/S requerida para un procesador genérico.

Teoría:

Investigación sobre organización de puertos de E/S (genéricos)

Resumen de los dispositivos 74HC373 y 74HC573

Equipo:

- Computadora Personal con el simulador de circuitos lógicos LigiSim

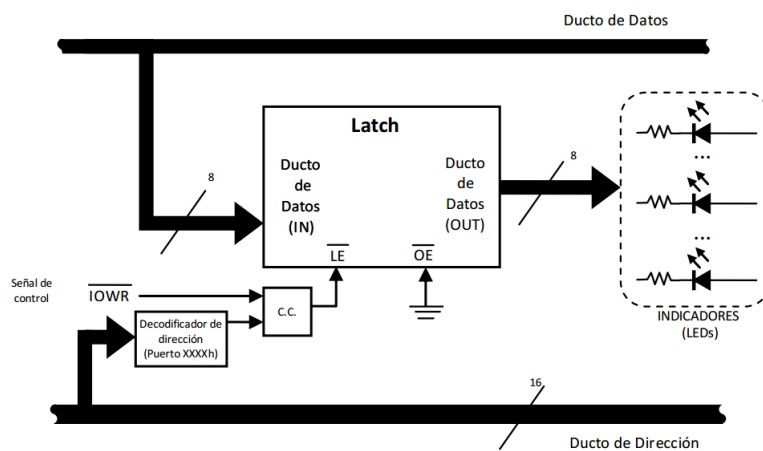


Figura 1. Puerto de Salida

Desarrollo:

1. Usando componentes de **Logisim** simule el **puerto de salida** mostrado en la Figura 1, para ello considere una dirección de puerto XXXXH. Es necesario diseñar el decodificador y quizás hacer ajustes en las líneas de control del dispositivo.
2. Verificar su funcionalidad mediante el direccionamiento al puerto y la función de escritura a E/S (\overline{IOWR}).
3. Incluir al archivo de Logisim un **puerto de entrada** que responda a una dirección de puerto diferente; además deberá incluir su señal de control correspondiente para la función de lectura ($\overline{IOR\overline{D}}$).

Conclusiones y Comentarios.

Bibliografía.