

Práctica No. 3

Unidad Aritmética y Lógica de 8 bits

Objetivo: Diseño y simulación de una ALU de 8 bits para realizar las operaciones aritméticas y lógicas básicas.

Equipo: Computadora con Logisim

Teoría: * * * RESUMEN SOBRE ALU y FPU * * *

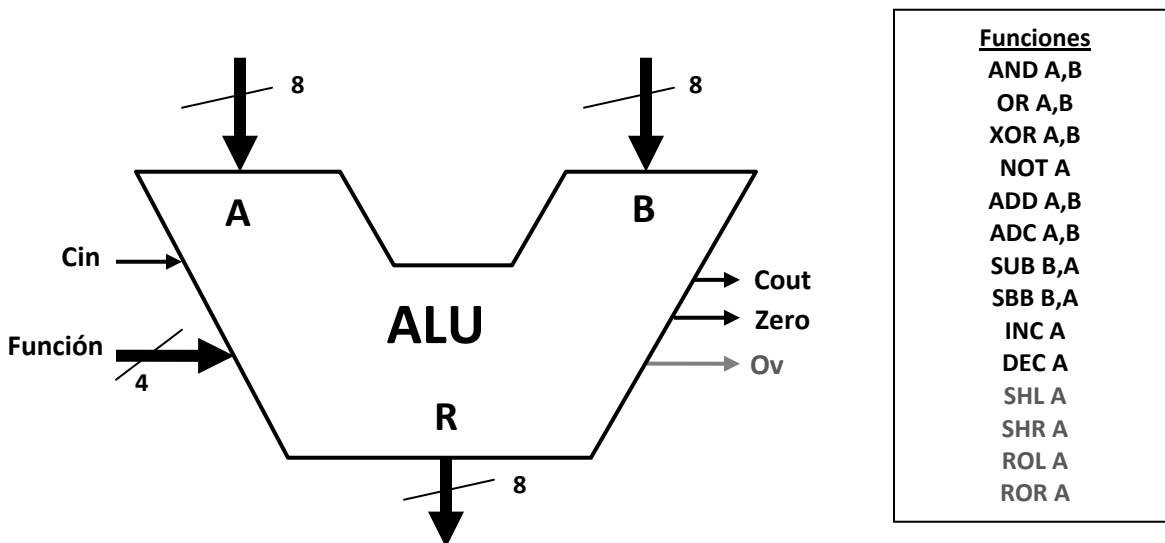


Figura 1. Unidad Artimética y Lógica de 8 bits.

Desarrollo:

- 1) Diseñe en Logisim una Unidad Aritética y Lógica (ALU) de 8 bits que realice las funciones listadas en la table de la Figura 1.
- 2) Simule la ALU diseñada para verificar las operaciones realizadas sean correctas.

Conclusiones y Comentarios.

Bibliografía