**1. ARM**

**架构的指令集是：**

A. x86

B. ARM

**C. MIPS**

D. RISC-V

**2. ARM**

处理器中的

Cortex-A

**系列主要用于：**

A.

**嵌入式系统**

B.

**移动设备**

C.

**服务器**

D.

**桌面电脑**

**3. ARM**

处理器中的

Cortex-M

**系列主要用于：**

A.

**嵌入式系统**

B.

**移动设备**

C.

服务器

D.

桌面电脑

4. ARM

架构中的

Thumb

指令集是：

A. 16

位指令集

B. 32

位指令集

C. 64

位指令集

D. 128

位指令集

5. ARM

架构中的分支指令可以预测执行，这是哪种技术：

A.

流水线技术

B.

乱序执行技术

C.

动态分支预测技术

D.

静态分支预测技术

6. ARM

架构中的指令对齐要求是：

A. 2

字节对齐

B. 4

字节对齐

C. 8

字节对齐

D. 16

字节对齐

7. ARM

架构中的寄存器

R15

是：

A.

程序计数器

B.

链接寄存器

C.

栈指针寄存器

D.

基址寄存器

8. ARM

架构中的指令可以访问的最大内存地址是：

A. 4GB

B. 8GB

C. 16GB

D. 32GB

9. ARM

架构中的异常处理机制中，异常向量表的起始地址是：

A. 0x00000000

B. 0xFFFF0000

C. 0x00008000

D. 0xFFFFFF00

10. ARM

架构中的指令可以进行的操作不包括：

A.

加法

B.

乘法

C.

除法

D.

逻辑运算

答案：

1. B

2. B

3. A

4. A

5. C

6. B

7. A

8. A

9. B

10. C

二、多项选择题（每题

2

分，共

10

题）

1. ARM

架构支持的指令类型包括：

A.

算术运算

B.

逻辑运算

C.

位操作

D.

浮点运算

2. ARM

架构中的存储器访问权限包括：

A.

只读

B.

读写

C.

执行

D.

非对齐访问

3. ARM

架构中的异常类型包括：

A.

复位异常

B.

中断异常

C.

未定义指令异常

D.

软件中断异常

4. ARM

架构中的处理器模式包括：

A.

用户模式

B.

系统模式

C.

管理模式

D.

监控模式

5. ARM

架构中的指令可以进行的操作包括：

A.

加法

B.

乘法

C.

除法

E.

浮点运算

6. ARM

架构中的寄存器包括：

A. R0-R14

B. R15

C. SP

D. LR

7. ARM

架构中的指令集状态包括：

A. ARM

状态

B. Thumb

状态

C. ThumbEE

状态

D. Jazelle

状态

8. ARM

架构中的指令对齐要求包括：

A. 2

字节对齐

B. 4

字节对齐

C. 8

字节对齐

D. 16

字节对齐

9. ARM

架构中的异常向量表包含的异常处理程序包括：

A.

复位异常处理程序

B.

中断异常处理程序

C.

未定义指令异常处理程序

D.

软件中断异常处理程序

10. ARM

架构中的指令可以进行的操作不包括：

A.

加法

B.

乘法

C.

除法

E.

浮点运算

答案：

1. ABCD

2. AB

3. ABCD

4. ABCD

5. ABCE

6. ABCD

7. ABC

8. BCD

9. ABCD

10. CE

三、判断题（每题

2

分，共

10

题）

1. ARM

架构是一种复杂指令集计算机（

CISC

）架构。（错误）

2. ARM

处理器中的

Cortex-A

系列主要用于移动设备。（正确）

3. ARM

架构中的

Thumb

指令集是

32

位指令集。（错误）

4. ARM

架构中的分支指令不能预测执行。（错误）

5. ARM

架构中的指令对齐要求是

2

字节对齐。（错误）

6. ARM

架构中的寄存器

R15

是链接寄存器。（错误）

7. ARM

架构中的指令可以访问的最大内存地址是

32GB

。（错误）

8. ARM

架构中的异常向量表的起始地址是

0xFFFF0000

。（正确）

9. ARM

架构中的指令可以进行除法操作。（错误）

10. ARM

架构中的指令可以进行浮点运算。（正确）