FTC czy tam FCT

dwie implementacje

Szymon Bagiński Artur Walasz

Prowadzący: nie pamiętam chwilowo

Styczeń 2018

Spis treści

Wstęp	1
1 jakis tam rozdzial 1.1 sekcja	1 2 2
2 nastepny rozdzial	2
Podsumowanie	2
Bibliografia	3
Dodatki	4
A Pliki wykorzystane do treningu	4
B Pliki wykorzystane do testowania	4

Wstęp

```
EEG
Python
cos tam Cos tam
code code code
```

- \bullet jeden
- drugi
- \bullet trzeci

 $\verb|https://github.com/sbag13/EEG_sleep_stages_recognition|.$

Rozdział 1

jakis tam rozdzial

Huge LARGE Large normalsize small tiny nie pamiętam jakie tam jeszcze były, można sprwadzic

```
Listing 1.1: Interfejs klasy RubyInterpreter
```

1.1 sekcja

trzeba_escapowac_rozne_znaki Wyliczenia numerowane

- 1. łan
- 2. tu
- 3. tri

1.1.1 podsekcja

Rozdział 2

nastepny rozdzial

odniesienie do jakiejs labelki 2.1.



Rysunek 2.1: Rust rules

cos tam nowa linie nastepna linia hardy wzorek:

$$-\frac{1}{n} \sum_{j=1}^{n} y_{j}^{(i)} \log(y_{j}^{(i)}) + (1 - y_{j}^{(i)}) \log(1 - y_{j}^{(i)})$$

Podsumowanie

takze tego

Bibliografia

- [1] GNU General Public License [online], Data dostępu: 07.12.2017. Tryb dostępu: http://www.gnu.org/licenses/gpl.html.
- [2] Google Test [online], Data dostępu: 07.12.2017. Tryb dostępu: https://github.com/google/googletest.

Dodatek A

Pliki wykorzystane do treningu

SC4001E0-PSG.edf SC4002E0-PSG.edf SC4011E0-PSG.edf SC4012E0-PSG.edf SC4021E0-PSG.edf SC4022E0-PSG.edf SC4031E0-PSG.edf SC4032E0-PSG.edf SC4041E0-PSG.edf SC4042E0-PSG.edf SC4051E0-PSG.edf ${\rm SC4052E0\text{-}PSG.edf}$ SC4061E0-PSG.edf SC4062E0-PSG.edf SC4071E0-PSG.edf ${\tt SC4072E0\text{-}PSG.edf}$ SC4081E0-PSG.edf SC4082E0-PSG.edf ${\rm SC4091E0\text{-}PSG.edf}$ SC4092E0-PSG.edf SC4122E0-PSG.edf SC4131E0-PSG.edf SC4141E0-PSG.edf SC4142E0-PSG.edf SC4151E0-PSG.edf SC4152E0-PSG.edf SC4161E0-PSG.edf

Dodatek B

Pliki wykorzystane do testowania

SC4101E0-PSG.edf SC4102E0-PSG.edf SC4111E0-PSG.edf SC4112E0-PSG.edf SC4121E0-PSG.edf