

EJERCITACIÓN

1,2,3

4,5

7

16,17,18

22

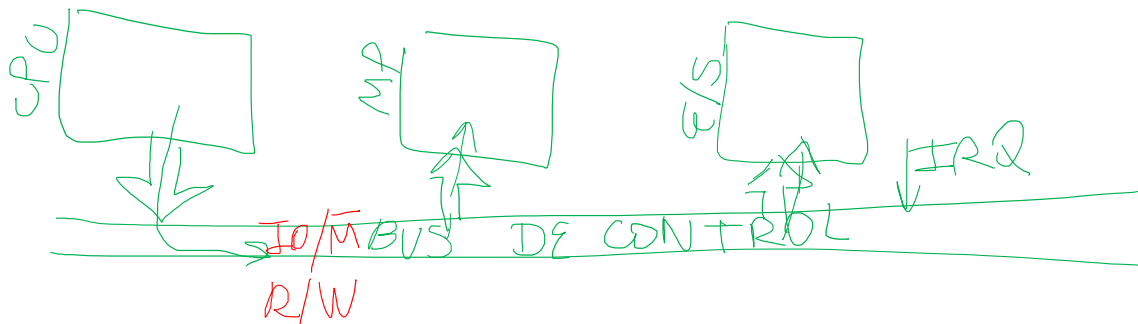
# UNIDAD N° 4

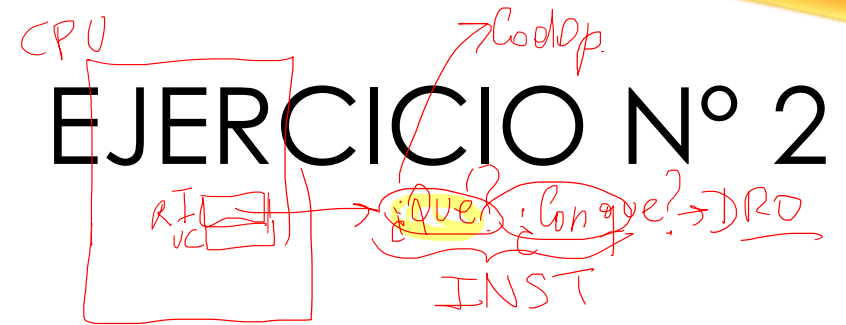


# EJERCICIO N° 1

1) Complete el siguiente cuadro:

	(1) Bus de datos	(2) Bus de direcciones	(3) Bus de control
Unidireccional		X	X
Bidireccional	X		
Transfiere datos solo de la U.C.P a la memoria			
Va de CPU a Memoria o E/S salvo en el caso de IRQ			X
Lleva las señales "lectura" o "escritura" para la memoria			X
Transfiere direcciones de memoria principal		X	





2) Marque la / s respuestas correctas. Al registro de instrucciones:

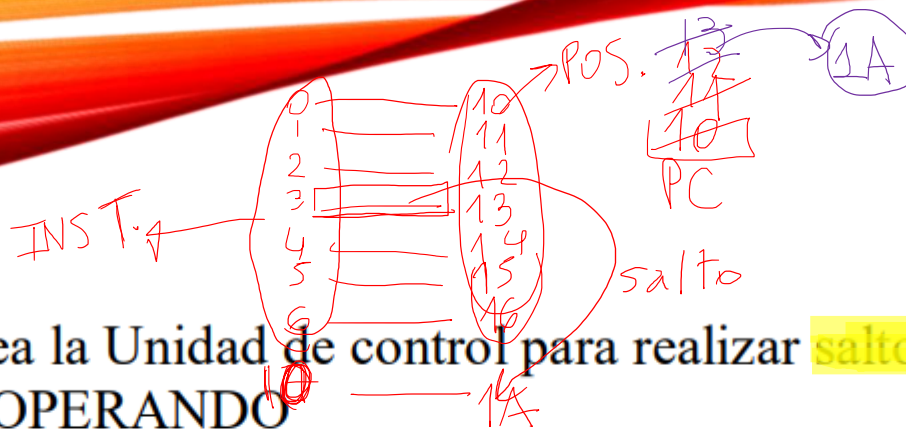
- ☒ a. Van los resultados de la ALU. → Acumulador
- ☒ b. Va la dirección donde está el código de cada instrucción. → Instrucción
- ☒ c. Van los datos con que opera cada instrucción. → Memoria RTO
- ☒ d. Está sólo el código de la instrucción que se está ejecutando.
- ☒ e. Está la instrucción que se está ejecutando
- ☐ f. Ninguna de las anteriores.

# EJERCICIO N° 3

3) Marque la / s respuestas correctas. El Registro Contador de Programa (CP o PC) contiene:

- a. La ubicación del operando indicada en la instrucción de un procesador de una dirección.
- b. El código de la instrucción que se está ejecutando.
- ☒ c. El lugar de la memoria donde se encuentra almacenada la próxima instrucción que se va a ejecutar.
- d. Los datos con que opera cada instrucción. *posición*

# EJERCICIO N° 7



7) El registro que emplea la Unidad de control para realizar saltos condicionales es:

- a) REGISTRO DE OPERANDO
- b) MAR
- c) ACUMULADOR
- d) MBR
- e) REGISTRO DE ESTADOS

Condicionales  
Ejemplo en C IF

Incondicionales  
Ejemplo en C break;

Salto

PC

Registros  
de Estado

