

Übung 9

С	Assembler
int function1(int par1, short par2, char	0: push ebp
par3)	1: mov ebp,esp
{	3: sub esp,0x0
return par1 + par2 + par3; }	9: mov eax,DWORD PTR [ebp+0x8]
	c: movsx ecx,WORD PTR [ebp+0xc]
int main()	10: add eax,ecx
{ int a = 1; return function1(a, 1, '0') + 1;	12: movsx ecx,BYTE PTR [ebp+0x10]
}	16: add eax,ecx
	18: leave
	19: ret
	1a: push ebp
	1b: mov ebp,esp
	1d: sub esp,0x4
	23: mov eax,0x1
	28: mov DWORD PTR [ebp- 0x4],eax
	2b: mov eax,0x30
	30: push eax
	31: mov eax,0x1
	36: push eax



37: mov	eax,DWORD PTR [ebp-
0x4]	
3a: push	eax
3b: call	0x0
40: add	esp,0xc
43: inc	eax
44: leave	
45: ret	

```
Gegeben ist ein C-Programm und der von einem Compiler (
Befehle:
tcc -m32 -nostdlib -WI,-Ttext,0x0 -WI,--oformat,binary -static uebung11.c -o uebung11
objdump -b binary -mi386 -M intel -D uebung11 > uebung11.s
)
erzeugte x86 32bit Assembler Code (Tipp: https://c9x.me/x86/):
```

 Erörtern Sie die Bedeutung der folgenden Anweisungen für die

Programmausführung, sowie deren Einfluss auf den Stack:

- push ebp mov ebp,esp
- call
- leave
- ret
- 2. Erstellen Sie eine Skizze des Programmstacks, die für die Funktionen "main" und "function1" die Position des gesicherten "eip", des gesicherten "esp", der lokalen Variablen, der übergebenen Parameter, sowie den aktuellen Wert des "esp" wiederspiegelt. Gehen Sie dabei davon aus, dass die Rücksprungadresse der



Funktion "main" an Position "Oxffffffb" im Speicher liegt und die Programmausführung in Zeile 16 des Assembler-Codes angehalten wurde.

- 3. Wo befindet sich im gezeigten Beispiel der jeweilige Rückgabewert der Funktionen
- 4. Erläutern sie Anhand des gezeigten Codes, wie lokale Variablen einer C-Funktion in Assembler abgebildet werden.
- 5. Erläutern sie Anhand des gezeigten Codes, wie die Übergabe von Funktionsparametern in Assembler realisiert wird.
- 6. Erläutern sie Anhand des gezeigten Codes, wie der Zugriff auf Funktionsparameter in Assembler realisiert wird und vervollständigen Sie den nachfolgenden Befehl so, dass der erste Funktionsparameter in Form eines 32bit Wertes in das Register "eax" abgelegt wird.

mov	eax,

7.

a) Erörtern sie den folgenden Assemblercode

sub esp,0x0

mov eax,DWORD PTR [ebp+0x8] movsx ecx,WORD PTR [ebp+0xc]

add eax,ecx

movsx ecx,BYTE PTR [ebp+0x10]

add eax,ecx

b) Welchem Abschnitt des C-Codes entspricht der in a) gezeigte Code?