Fachpraktikum Parallele Programmierung, Wintersemester 2024/25

3. Aufgabe: Histogramm

*Johannes Becker, Norbert Baumstark, Stefan Butz*

**Aufgabenstellung**

Es sollten Routinen zur Erstellung eines Histogramms auf einer GPU implementiert und hinsichtlich ihrer Laufzeit untersucht werden. Dabei sollte gezählt werden, wie oft einzelne Bytewerte in einem Array von Bytes vorkommen. Das Hochzählen der Anzahlen in den Bins des Histogramms sollte durch atomare Operationen erfolgen. Es waren zwei Varianten zu untersuchen: zum einen das Hochzählen direkt im globalen Speicher; zum anderen sollten zunächst mehrere Instanzen der Bins im Shared Memory angelegt und diese erst abschließend zu einem einzigen Histogramm akkumuliert werden.

Die Eingabedaten waren nach Annahme Bytewerte zwischen 1 und 128. Es waren zwei Varianten des Histogramms zu erstellen, eine mit 128 Bins für die einzelnen Bytewerte sowie eine weitere mit jeweils einem Bin für die Buchstaben ‚A‘ bzw. ‚a‘ bis ‚Z‘ bzw. ‚z‘ und einem weiteren Bin für alle anderen Zeichen, d.h. insgesamt 27 Bins.

**Verzeichnisstruktur**

Auf der obersten Verzeichnisebene befinden sich zwei Dateien, nämlich ein Makefile sowie ein Python-Skript perform\_measurements.py, welches alle Messungen ausführt.

Es gibt folgende Unterverzeichnisse:

* src/ enthält den Quellcode.
* analysis/: enthält ein Jupyter-Notebook zur Auswertung der Messergebnisse.
* doc/ enthält diese Dokumentation.
* input\_data/ enthält die Testdaten, die der Aufgabenstellung beigefügt waren.
* nvidia/ enthält das mit den CUDA-Entwicklungstools mitgelieferte Beispielprogramm deviceQuery, welches Geräteinformationen über die GPU ausgibt.
* bin/ wird ggf. von make angelegt und dient als Zielverzeichnis für die Objektdateien sowie die ausführbaren Dateien deviceQuery und histogram.
* measurements/ wird ggf. von perform\_measurements.py angelegt und dient der Ablage der Geräteinformationen und Messergebnisse.

In den abgegebenen Dateien sind die Messergebnisse enthalten, die dieser Dokumentation zugrunde liegen.

**Aufruf**

Nach Erstellen der ausführbaren Dateien durch

make

startet man durch

./perform\_measurements.py

die Messungen. Gegebenfalls sind die Parameter im Makefile auf die verwendete Architektur und im Python-Skript der Pfad zum Python-Interpreter anzupassen.

Das Python-Skript ermittelt zunächst die Geräteinformationen durch Aufruf von bin/deviceQuery und ruft dann bin/histogram mit verschiedenen Kommandozeilenargumenten auf, um verschiedene Szenarien zu messen. Insbesondere wird bin/histogram angewiesen, pro Szenario und Kernel 100 Messungen vorzunehmen. Neben den der Aufgabenshhistellung beiliegenden Testdaten umfassen die gemessenen Datengrössen den Bereich von Bytes bis GiB in Zweierpotenzen. Die Ausführungsdauer des Python-Skripts ist also erheblich. Sollen aus Gründen der Zeitersparnis weniger als 100 Durchläufe je Szenario erfolgen, kann die Konstante N\_RUNS im Python-Skript entsprechend angepasst werden.

Die Geräteinformationen werden als Textdatei, die Messergebnisse im JSON-Format in einem Unterverzeichnis von measurements/ gespeichert. Das angelegte Unterverzeichnis trägt einen Zeitstempel als Namen.

Einzelne (wiederholte) Messungen können direkt durch Aufruf des Binarys bin/histogram mit entsprechenden Kommandozeilenargumenten vorgenommen werden.

Beispiele:

bin/histogram ./input\_data/test.txt

führt mit jedem der vier Kernels eine Messung für die Beispieldatei aus, wobei 128 Bins verwendet werden.

bin/histogram -- 10500 asl 7

führt für pseudo-zufällige Daten der Grösse 10500 Bytes mit den Kernels histogram\_atomic\_private (‘a’) und histogram\_atomic\_private\_stride (‘s’) jeweils 7 Messungen aus, wobei 27 Bins (‘l’) verwendet werden.

Die Usage-Message, die nach Aufruf von bin/histogram ohne Argumente erscheint (sie findet sich auch am Anfang von src/histogram.cu), erklärt die Bedeutung der möglichen Kommandozeilenargumente.

**Der Programmcode – histogram.cu**

Kernels

Die Kernels sind als Template-Funktionen ausgestaltet. Für den Template-Parameter Mapping kann eine struct übergeben werden, welche die Zuordnung von Zeichencodes zu Bins definiert. Wir verwenden zwei Mappings, entsprechend den beiden Aufgabenteilen.

Für Aufgabenteil a werden die Zeichencodes 1 bis 128 den Bins 0 bis 127 zugeordnet:

struct Mapping128 {

constexpr static size\_t numBins = 128;

constexpr static \_\_host\_\_ \_\_device\_\_ unsigned char map(

unsigned char c

) {

return (c - 1u) & 0x7f;

}

};

Für Aufgabenteil b werden die Buchstaben ‘A’/’a’ bis ‘Z’/’z’ (Zeichencodes 65 bzw. 90 bis 97 bzw. 122) den Bins 1 bis 26 zugeordnet; alle übrigen Zeichencodes dem Bin 0:

struct MappingLetter {

constexpr static size\_t numBins = 27;

constexpr static \_\_host\_\_ \_\_device\_\_ unsigned char map(

unsigned char c

) {

c = (c & 0xdf) - 64u;

return c & (0u - (c <= 26u));

}

};

Es werden vier Kernels untersucht.

atomic\_global

«Baseline» ist ein einfacher Kernel, bei dem jeder Thread genau ein Zeichen bearbeitet und dann den entsprechenden Bin im globalen Speicher hochzählt:

template<typename Mapping>

\_\_global\_\_ void histogram\_kernel\_atomic\_global(

unsigned char \* input, BinType \* bins, size\_t numElements

) {

unsigned int idx = blockIdx.x \* blockDim.x + threadIdx.x;

if (idx >= numElements) return;

unsigned char c = input[idx];

atomicAdd(&bins[Mapping::map(c)], 1);

}

Beim Aufruf des Kernels wird berechnet, wie viele Blöcke benötigt werden, in Abhängigkeit von der Eingabegrösse:

constexpr size\_t nThreadsPerBlock = 128;

// …

dim3 dimGrid(

(numElements + nThreadsPerBlock - 1) / nThreadsPerBlock, 1, 1

);

dim3 dimBlock(nThreadsPerBlock, 1, 1);

histogram\_kernel\_atomic\_global<Mapping> <<<dimGrid, dimBlock>>> (

input, bins, numElements

);

atomic\_private

Der zweite Kernel unterscheidet sich vom ersten nun in der Verwendung von Shared Memory. Jeder Block erhält eine private Instanz des Bins-Arrays im Shared Memory. Diese Instanzen werden abschliessend im globalen Speicher aggregiert.

template <typename Mapping>

\_\_global\_\_ void histogram\_kernel\_atomic\_private(

unsigned char \* input, BinType \* bins, size\_t numElements

) {

unsigned int idx = blockIdx.x \* blockDim.x + threadIdx.x;

\_\_shared\_\_ BinType sBins[Mapping::numBins \* sizeof(BinType)];

for (

unsigned int t = threadIdx.x; t < Mapping::numBins;

t += blockDim.x

) {

sBins[t] = 0;

}

\_\_syncthreads();

if (idx < numElements) {

unsigned char c = input[idx];

atomicAdd(&sBins[Mapping::map(c)], 1);

}

\_\_syncthreads();

for (

unsigned int t = threadIdx.x; t < Mapping::numBins;

t += blockDim.x

) {

atomicAdd(&bins[t], sBins[t]);

}

}

Der Aufruf erfolgt entsprechend wie beim ersten Kernel – es werden so viele Blöcke angefordert, wie für die Eingabe benötigt werden.

atomic\_private\_stride

Beim dritten Kernel ist die Anzahl der Threads fest, unabhängig von der Eingabegrösse. Pro Schritt («stride») wird ein Block von nebeneinanderliegenden Zeichen bearbeitet, bis die Eingabe abgearbeitet ist. Es wird wieder mit privaten Instanzen des Bins-Arrays für die einzelnen Blöcke gearbeitet.

template <typename Mapping>

\_\_global\_\_ void histogram\_kernel\_atomic\_private\_stride(

unsigned char \* input, BinType \* bins, size\_t numElements

) {

unsigned int idx = blockIdx.x \* blockDim.x + threadIdx.x;

// initialisiere Array im shared memory mit 0

\_\_shared\_\_ BinType sBins[Mapping::numBins \* sizeof(BinType)];

for (

unsigned int t = threadIdx.x; t < Mapping::numBins;

t += blockDim.x

) {

sBins[t] = 0;

}

\_\_syncthreads();

{

// baseLimit ist die kleinste Zeichenposition, ab der ein

// ab baseLimit beginnender Stride genau am letzten Zeichen

// des Inputs endet oder über den Input hinausragt.

// Im Prinzip wäre das die letzte Iteration der Schleife. Da

// allerdings hier durch eine if-Abfrage geprüft werden

// müsste, ob idx noch innerhalb des Inputs liegt, spart es

// etwas Zeit, den letzten Stride separat zu behandeln.

int stride = blockDim.x \* gridDim.x;

size\_t baseLimit = numElements >= stride ?

numElements - stride : 0;

size\_t base = 0;

for (; base < baseLimit; base += stride) {

unsigned char c = input[base + idx];

atomicAdd(&sBins[Mapping::map(c)], 1);

}

if (base + idx < numElements) {

unsigned char c = input[base + idx];

atomicAdd(&sBins[Mapping::map(c)], 1);

}

}

\_\_syncthreads();

for (

unsigned int t = threadIdx.x; t < Mapping::numBins;

t += blockDim.x

) {

atomicAdd(&bins[t], sBins[t]);

}

}

Die Anzahl Threads ist nun unabhängig von der Eingabegrösse:

constexpr size\_t nThreadsPerBlock = 256;

// …

dim3 dimGrid(1024, 1, 1);

dim3 dimBlock(nThreadsPerBlock, 1, 1);

histogram\_kernel\_atomic\_private\_stride<Mapping> <<<dimGrid, dimBlock>>> (

input, bins, numElements

);

Anmerkung: Die Anzahl Blöcke wurde mittels «Trial and Error» und aufgrund von allgemeinen Empfehlungen aus dem Web als 1024 festgelegt. Die gemessenen Ausführungszeiten scheinen nicht wesentlich von der Anzahl der Blöcke abzuhängen, sofern diese nicht zu klein wird. Bei einer grossen Anzahl Blöcken wird der Kernel wohl äquivalent zum Kernel ohne Stride. Die optimalen Parameterwerte sind wahrscheinlich geräteabhängig und nur mittels eines Skripts sinnvoll zu ermitteln.

atomic\_global\_stride

Der vierte Kernel behält das Stride-Konzept bei, verzichtet jedoch auf die Verwendung von Shared Memory – die Bins werden direkt im globalen Speicher hochgezählt:

template <typename Mapping>

\_\_global\_\_ void histogram\_kernel\_atomic\_global\_stride(

unsigned char \* input, BinType \* bins, size\_t numElements

) {

unsigned int idx = blockIdx.x \* blockDim.x + threadIdx.x;

{

int stride = blockDim.x \* gridDim.x;

size\_t baseLimit = numElements >= stride ?

numElements - stride : 0;

size\_t base = 0;

for (; base < baseLimit; base += stride) {

unsigned char c = input[base + idx];

atomicAdd(&bins[Mapping::map(c)], 1);

}

if (base + idx < numElements) {

unsigned char c = input[base + idx];

atomicAdd(&bins[Mapping::map(c)], 1);

}

}

}

Der Aufruf erfolgt wie beim dritten Kernel – die Anzahl der Threads ist unabhängig von der Eingabegrösse.

Vorgehen bei den Messungen

Das Programm allokiert zunächst (einmalig) Host- und Device-Speicher. Danach wird für *jeden* der zu messenden Kernels Folgendes durchgeführt:

* Um Verfälschungen der Messungen durch niedrigeren Takt der GPU im Idle-Zustand auszuschliessen, werden zunächst 200 Warmup-Runs mit einer Datengrösse von 100 MiB durchgeführt, d.h. der jeweilige Kernel wird 200mal aufgerufen.
* Danach werden die mittels Kommandozeile spezifizierte Anzahl von Malen
  + die Eingabedaten vom Host- zum Device-Speicher transferiert,
  + der Kernel ausgeführt, d.h. das Histogramm erstellt,
  + das Histogramm vom Device- in den Host-Speicher übertragen.

Die Zeiten für jeden dieser drei Schritte werden mittels CUDA-Events gemessen.

* Das Ergebnis der letzten Wiederholung wird durch Vergleich mit einem auf der CPU erstellten Histogramm auf Korrektheit geprüft.

Das Programm gibt die Aufrufparameter sowie die Messergebnisse im JSON-Format auf stdout aus.

Eingabedaten

Das Programm erlaubt sowohl das Einlesen einer Textdatei als auch die Generierung synthetischer Daten beliebiger Grösse. Da zu erwarten ist, dass die Laufzeit von der Anzahl auftretender Konflikte beim atomaren Zugriff auf den Speicher abhängt (was sich durch die Messwerte bestätigt), verwenden wir zweierlei synthetische Daten:

* Pseudozufällige Daten (Werte zwischen 1 und 128), die durch einen Lehmer-Zufallszahlengenerator erzeugt werden. Der Seed des Zufallszahlengenerators ist fest, d.h. jeder Durchlauf arbeitet mit den gleichen Daten. Die Implementierung des Zufallszahlengenerators entstammt der Wikipedia. Es ist nicht anzunehmen, dass die Zufallszahlen von guter Qualität sind – allerdings sind sie für den vorliegenden Zweck wohl ausreichend, da es nur darum geht, sehr kurze, systematische Muster zu vermeiden. Die Zahlenwerte von 1 bis 128 sind in den Daten annähernd gleichverteilt. Bei generierten Zahlenwerten hat jeder der 128 Zahlenwerte eine relative Häufigkeit von 0.7817 %, und der Unterschied in den relativen Häufigkeiten des seltensten und des häufigsten Zahlenwerts beträgt Prozentpunkte.
* Gleichförmige, d.h. konstante Daten, die nur aus dem Zeichen ‘a’ bestehen.

Hardware

Die Messungen wurden auf folgenden Geräten durchgeführt:

* NVIDIA Jetson Xavier NX 16 GB in einem Seeed Studio reComputer J2022;  
  GPU gemäss Datenblatt: 384-core NVIDIA Volta GPU with 48 Tensor Cores,  
  CPU gemäss Datenblatt: 6-core NVIDIA Carmel ARM v8.2 64-bit CPU 6MB L2 + 4MB L3.
* NVIDIA Tesla V100-SXM2-32GB,

funkel.fernuni-hagen.de.

Da es einfach durchzuführen war, wurde der CUDA-Code mit dem Tool hipify-perl von AMD nach HIP konvertiert und mittels hipcc für AMD-GPUs kompiliert. Es waren keine wesentlichen Anpassungen am konvertierten Code erforderlich. Zum Vergleich mit den GPUs von NVIDIA wurden die Messungen dann auch auf folgender Grafikkarte durchgeführt:

* AMD Radeon 6800 XT, 16 GB, auf einem AMD Ryzen 9 7950X mit 64 GB Hauptspeicher.

Der Code für AMD ist der Abgabe *nicht* beigefügt, findet sich aber auf Github unter

**[TODO: URL einfügen]**

Die Ausgaben von deviceQuery für die einzelnen Geräte finden sich im Anhang.

Messergebnisse für die Beispieldatei

Die Beispieldatei ./input\_data/test.txt enthält 10532866 Zeichen, ist also rund 10 MiB gross. Tabelle X und Abbildung X zeigen die Häufigkeitsverteilung der einzelnen Zeichencodes.

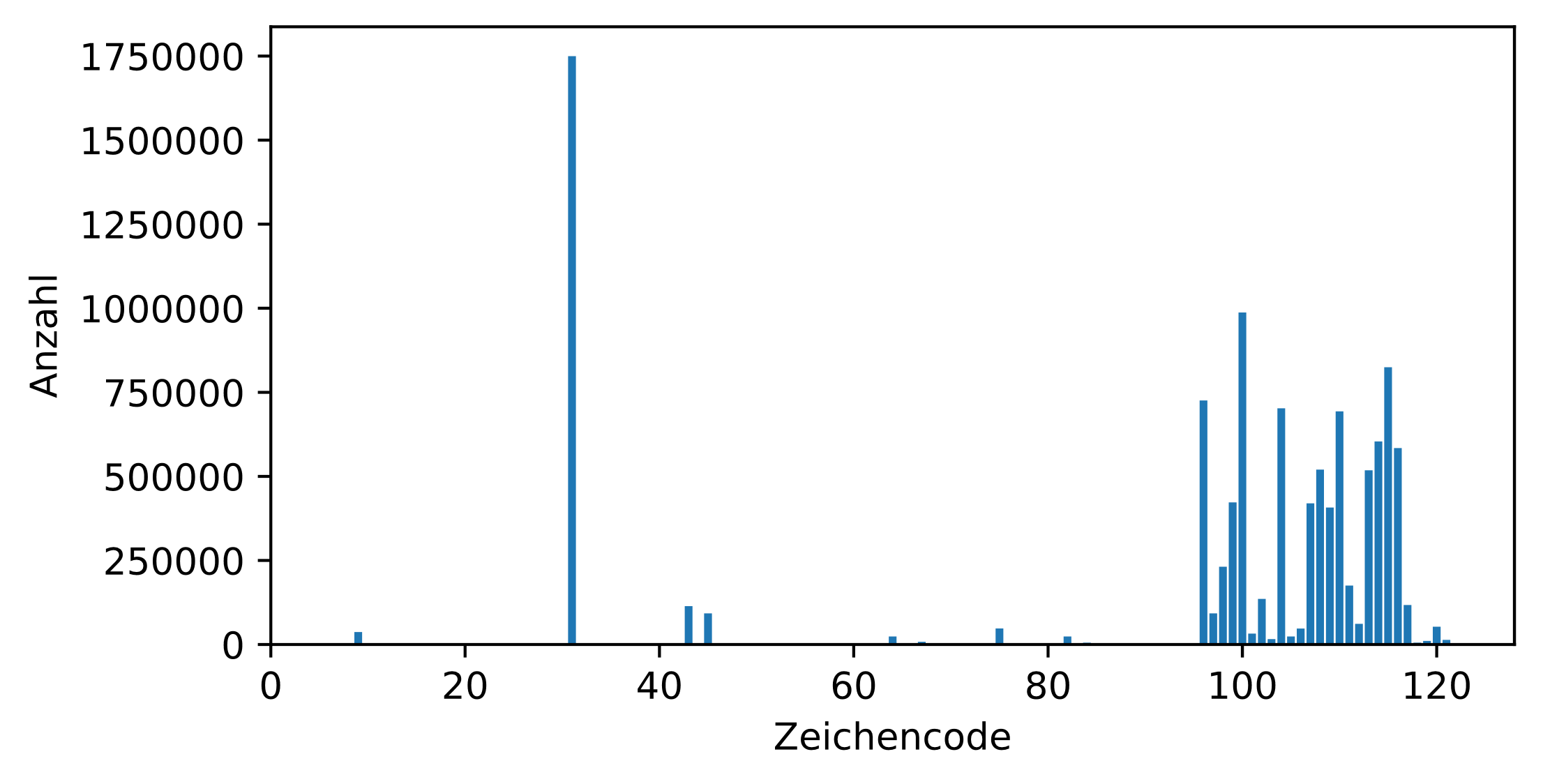
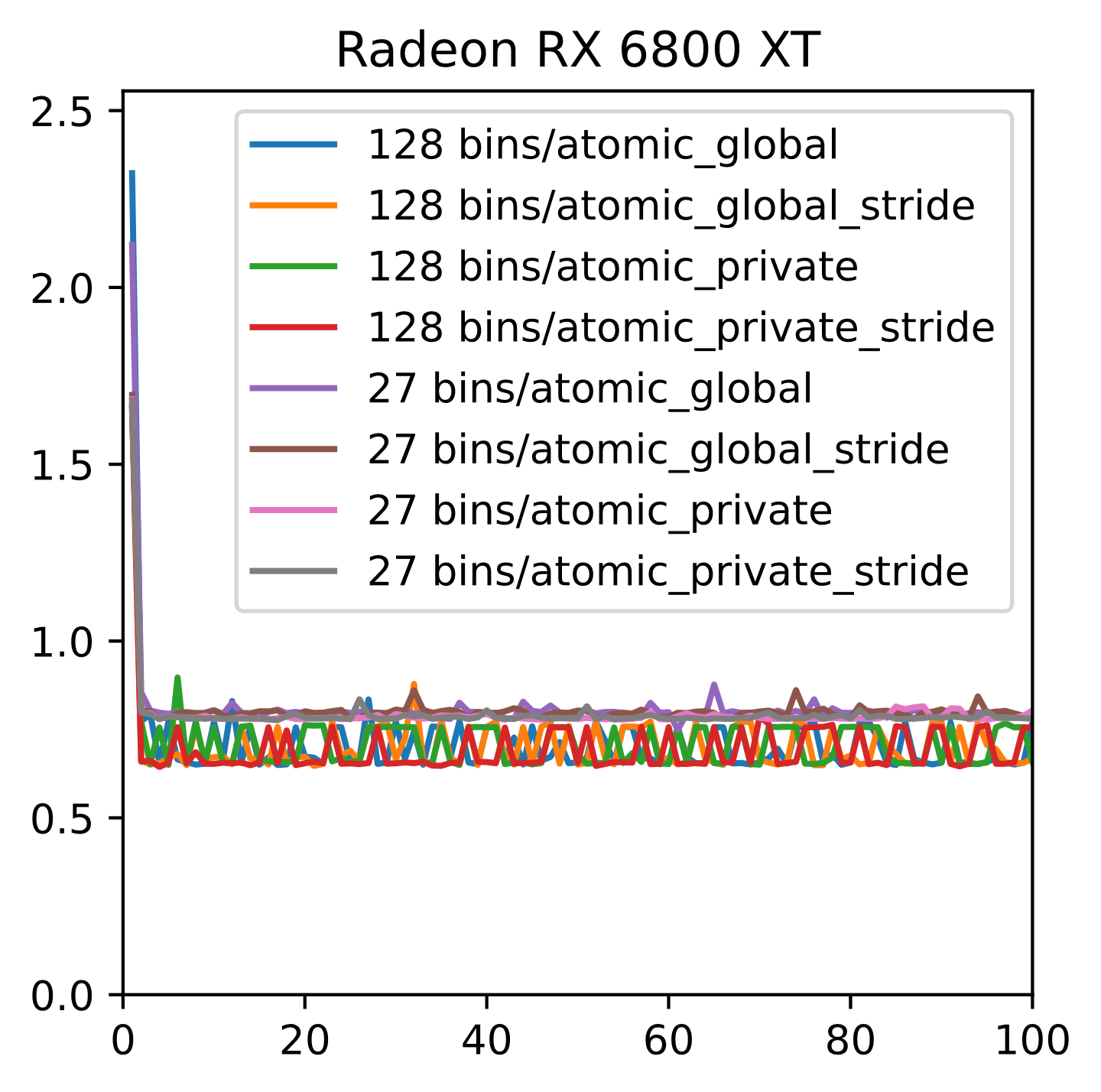
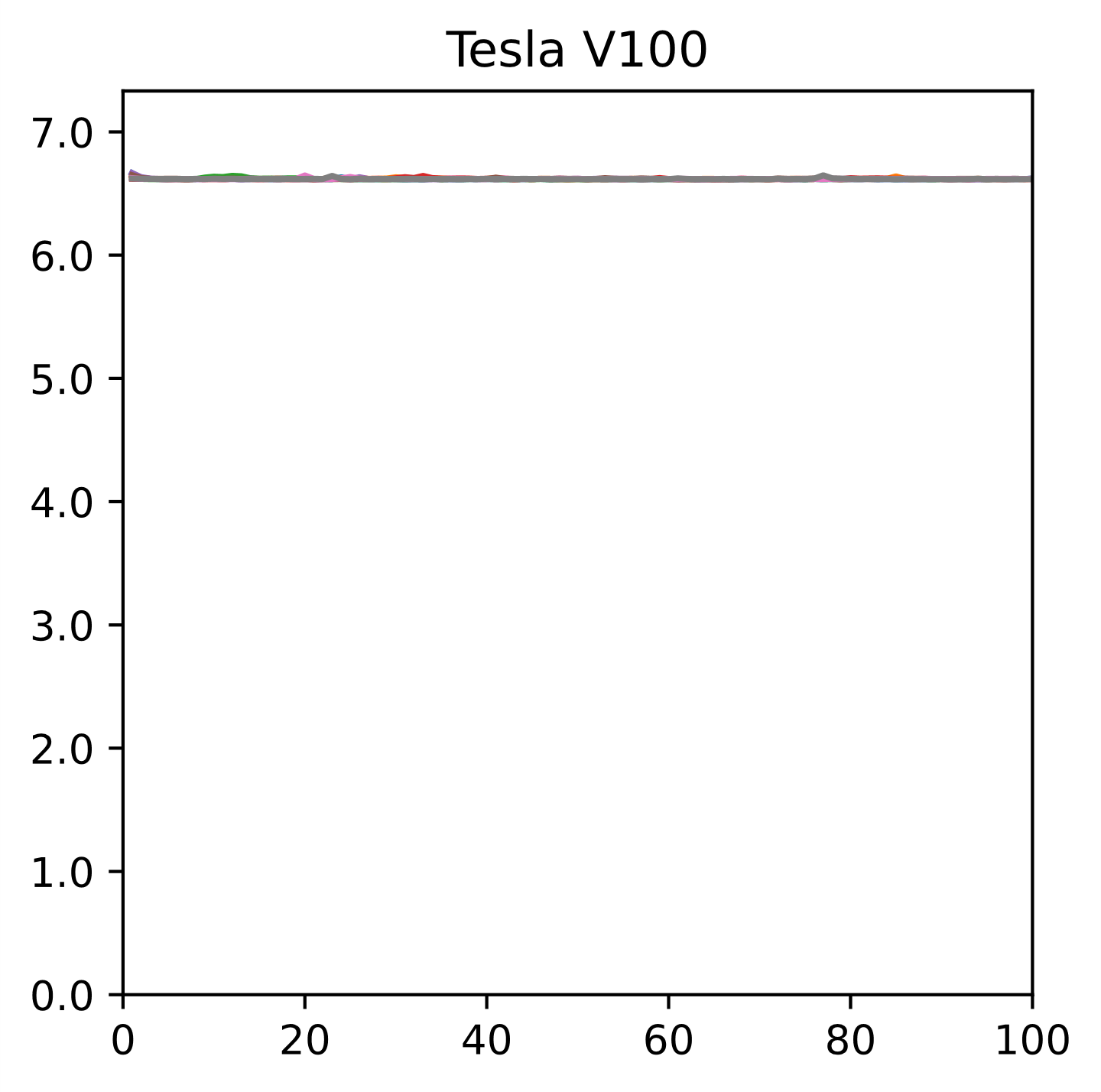
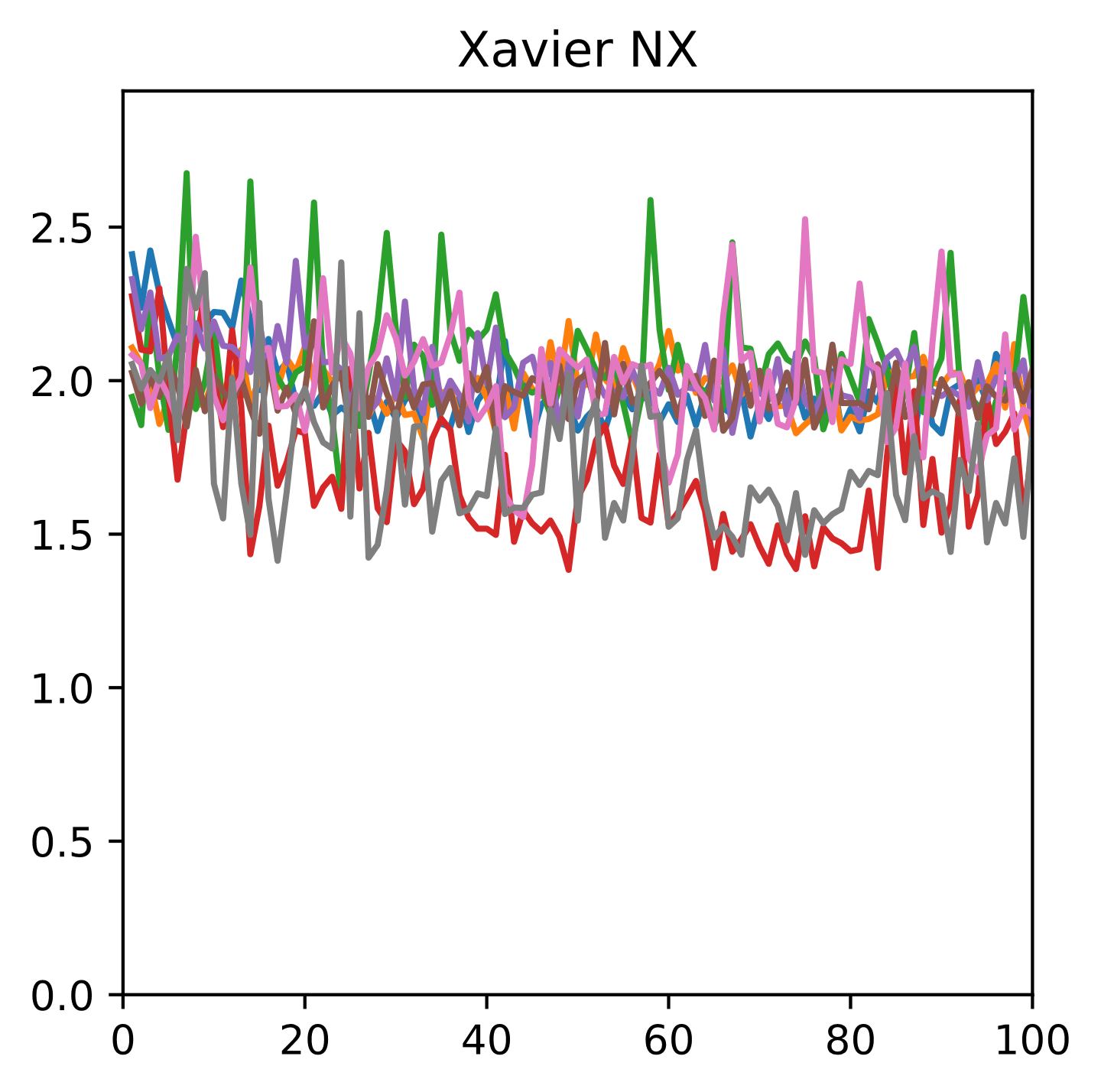


Tabelle X zeigt eine Zusammenfassung der Messergebnisse:

* die Zeit für den Datentransfer vom Host zum Device,
* die Ausführungszeit auf dem Device,
* die Transferzeit vom Device zum Host,
* die Summe dieser drei Zeiten.

Es sind jeweils die minimale Zeit, das 10%-Quantil, der Median, das 90%-Quantil und die maximale Zeit angegeben.

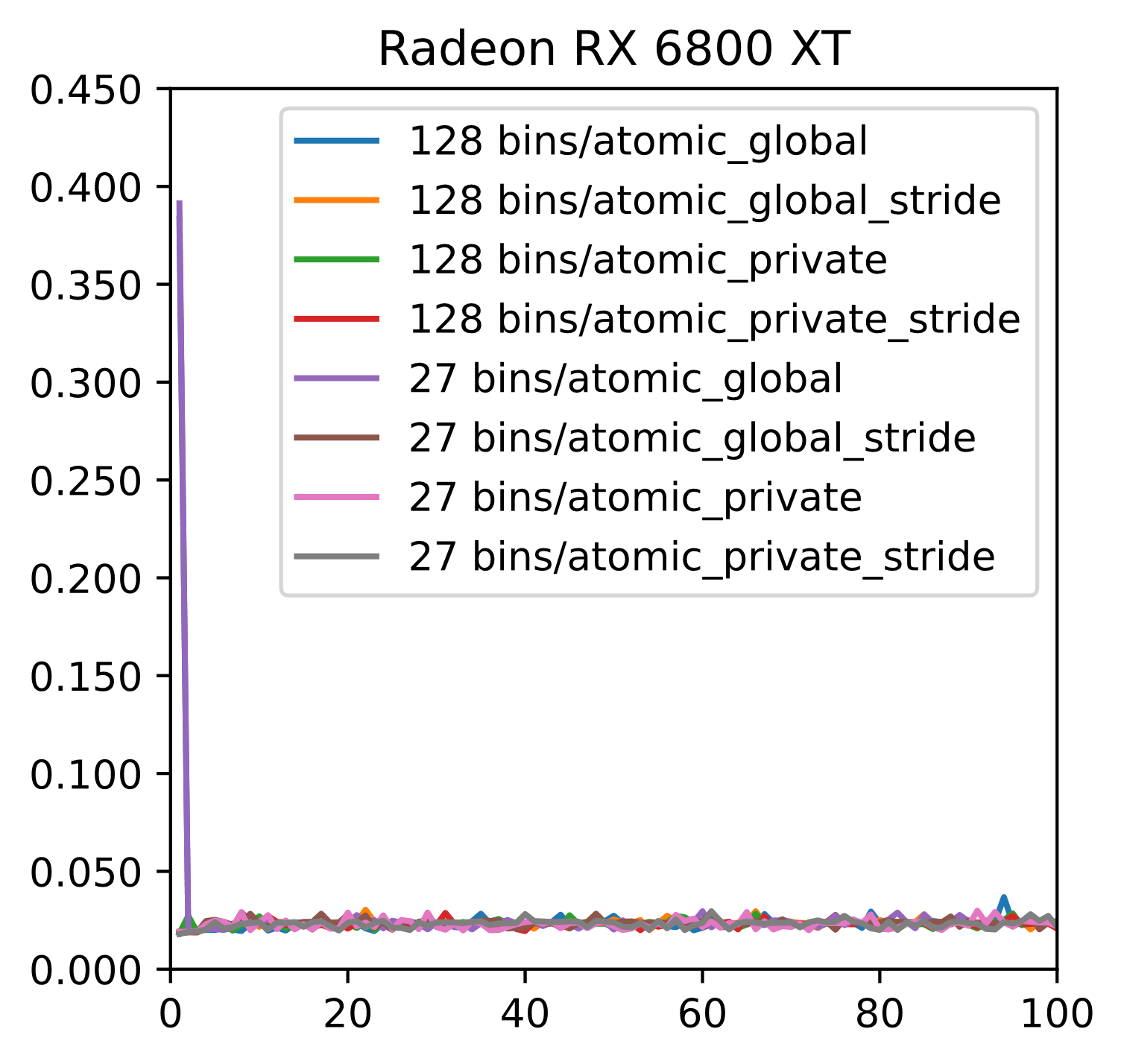
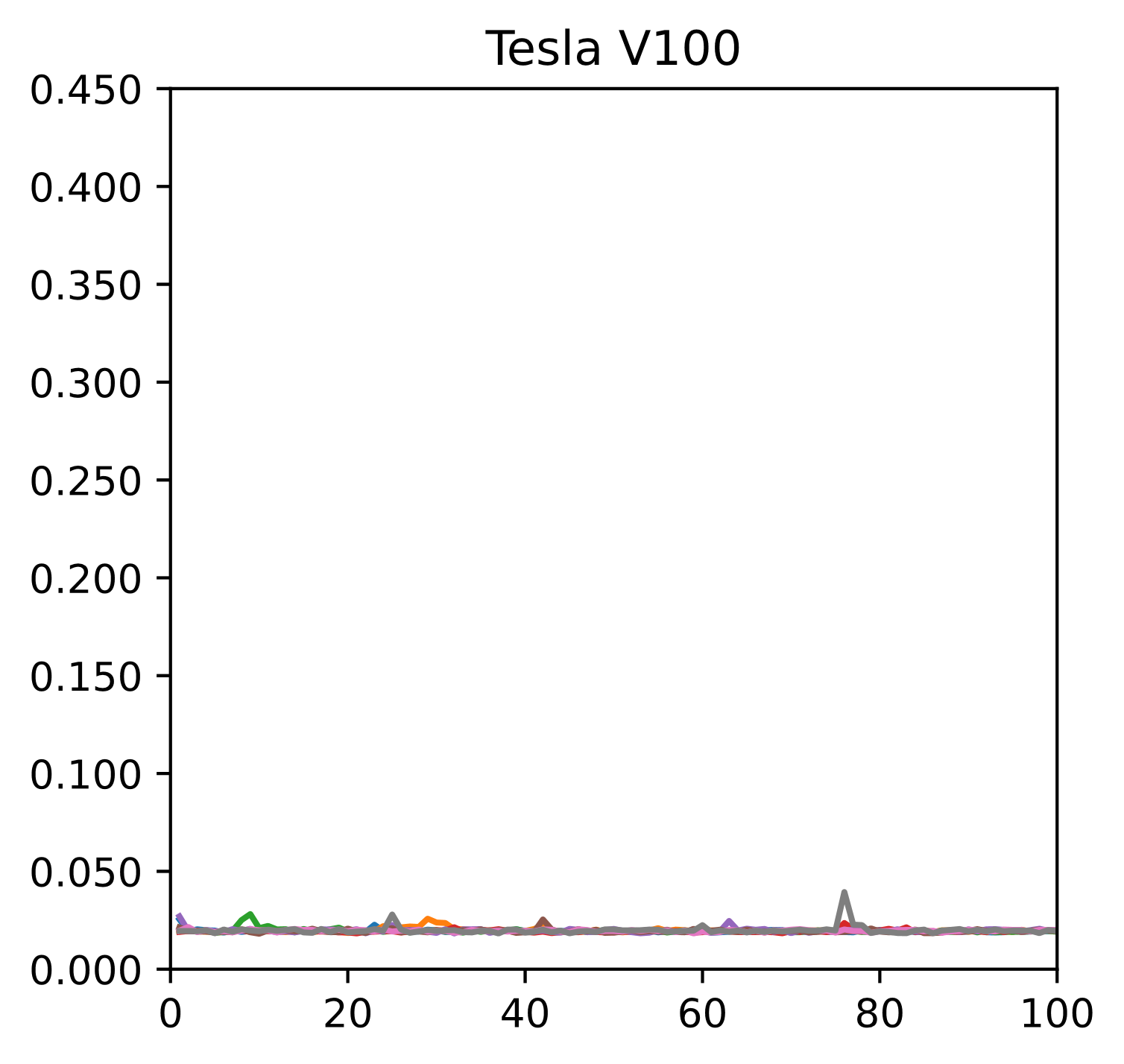
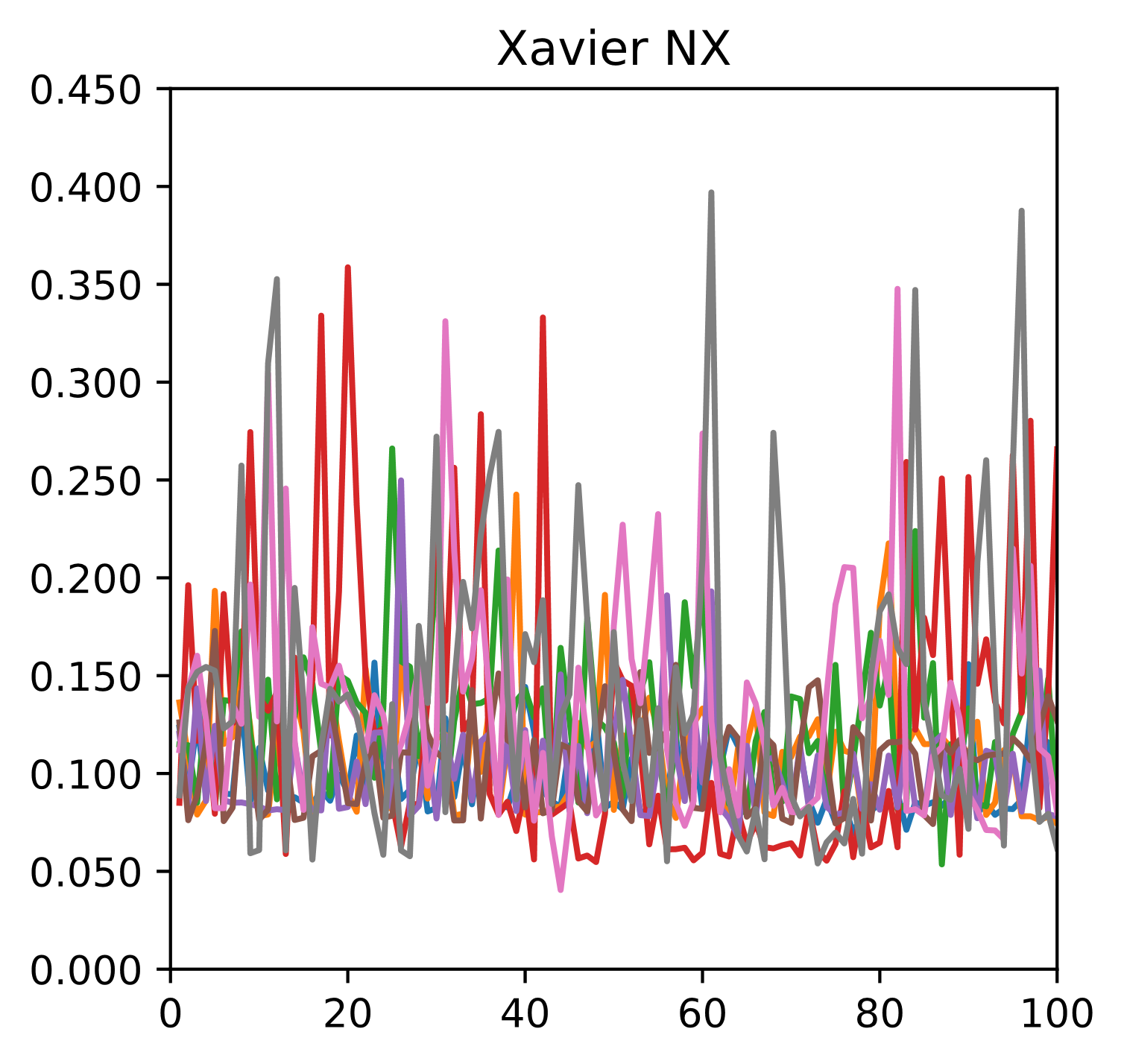
Es fällt auf, dass die Transferzeiten teilweise eine recht grosse Variation aufweisen. Abbildung X zeigt den zeitlichen Verlauf der Zeiten für den Transfer vom Host zum Device über die jeweils 100 Wiederholungen.



*Auf der jeweils vertikalen Achse ist die gemessene Transferzeit in Millisekunden (ms) abgetragen. Man beachte die unterschiedliche Skalierung der vertikalen Achsen in den drei Diagrammen.*

Während die Transferzeiten auf die Tesla-GPU sehr konstant sind, erkennt man bei den anderen beiden Geräten erhebliche Fluktuationen. Bei der Radeon-GPU fällt auf, dass der jeweils erste Transfer weitaus länger dauert als die folgenden. Sowohl bei der Xavier-GPU als auch bei der Radeon-GPU scheint der Transfer für einige Kernels länger zu dauern als für andere, wenngleich dies bei beiden GPUs für unterschiedliche Kernels der Fall ist. Die Fluktuationen scheinen also nicht rein zufällig zu sein. Wir haben für dieses Verhalten keine plausible Erklärung. Möglicherweise hängt es mit Compileroptimierungen oder Cache-Effekten zusammen. Es wurde *nicht* geprüft, ob sich das Verhalten mit Änderungen am Programmcode, insbesondere einer anderen Ausführungsreihenfolge der Kernels, ändert.

In Abbildung X sind der Vollständigkeit halber die Zeiten für den Transfer vom Device zum Host dargestellt. Aufgrund der geringen Datenmenge (128 bzw. 27 Werte vom Typ unsigned int) sind die Messwerte wohl wenig aussagekräftig und die Schwankungen als «Noise» zu betrachten.



Wir kommen nun zur Analyse der Ausführungszeiten. Abbildung X zeigt, dass die Ausführungszeiten im Laufe der 100 Wiederholungen jeweils sehr konstant sind; wir können also beim Vergleich der Kernels und Mappings mit den Medianwerten arbeiten.

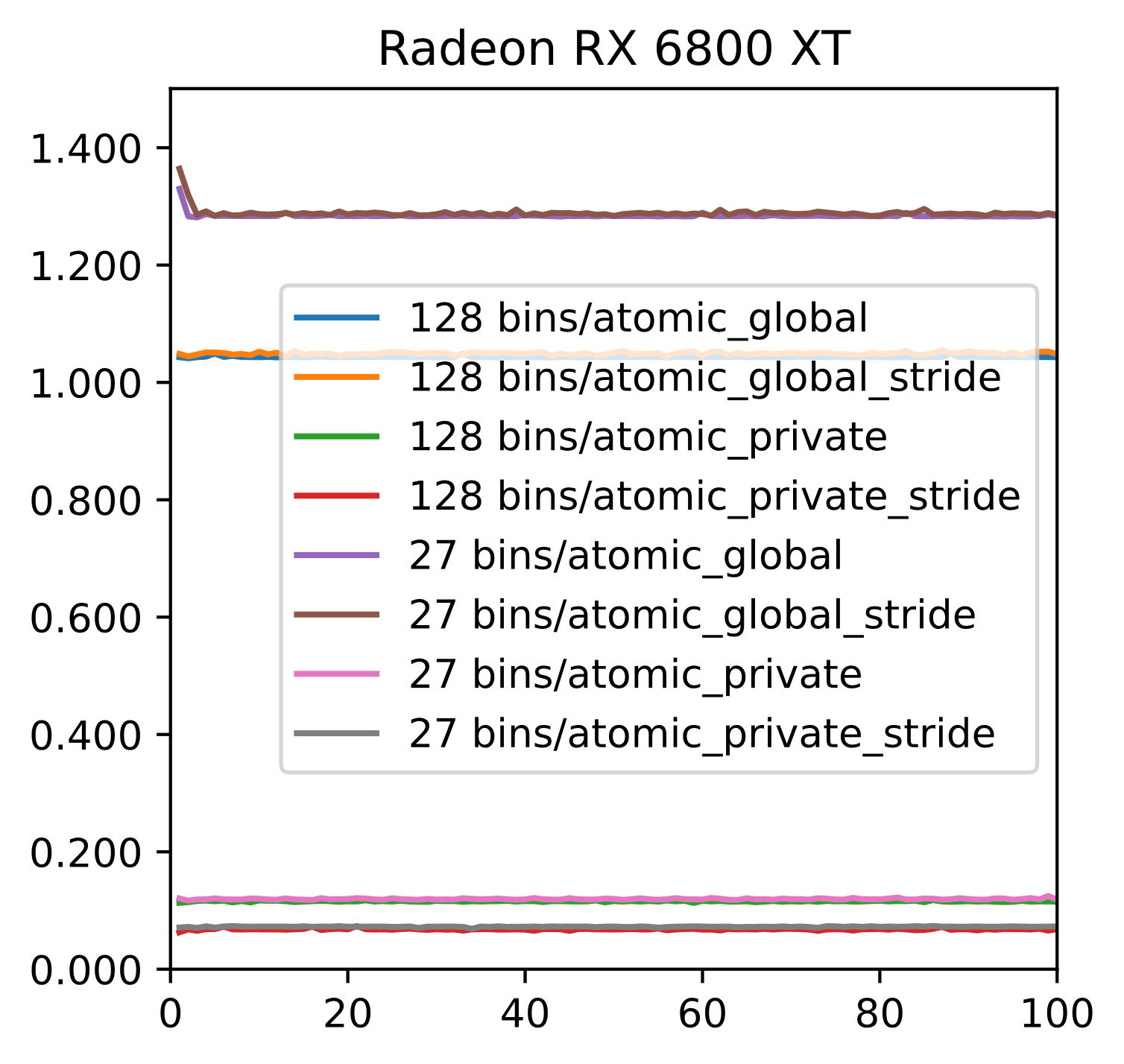
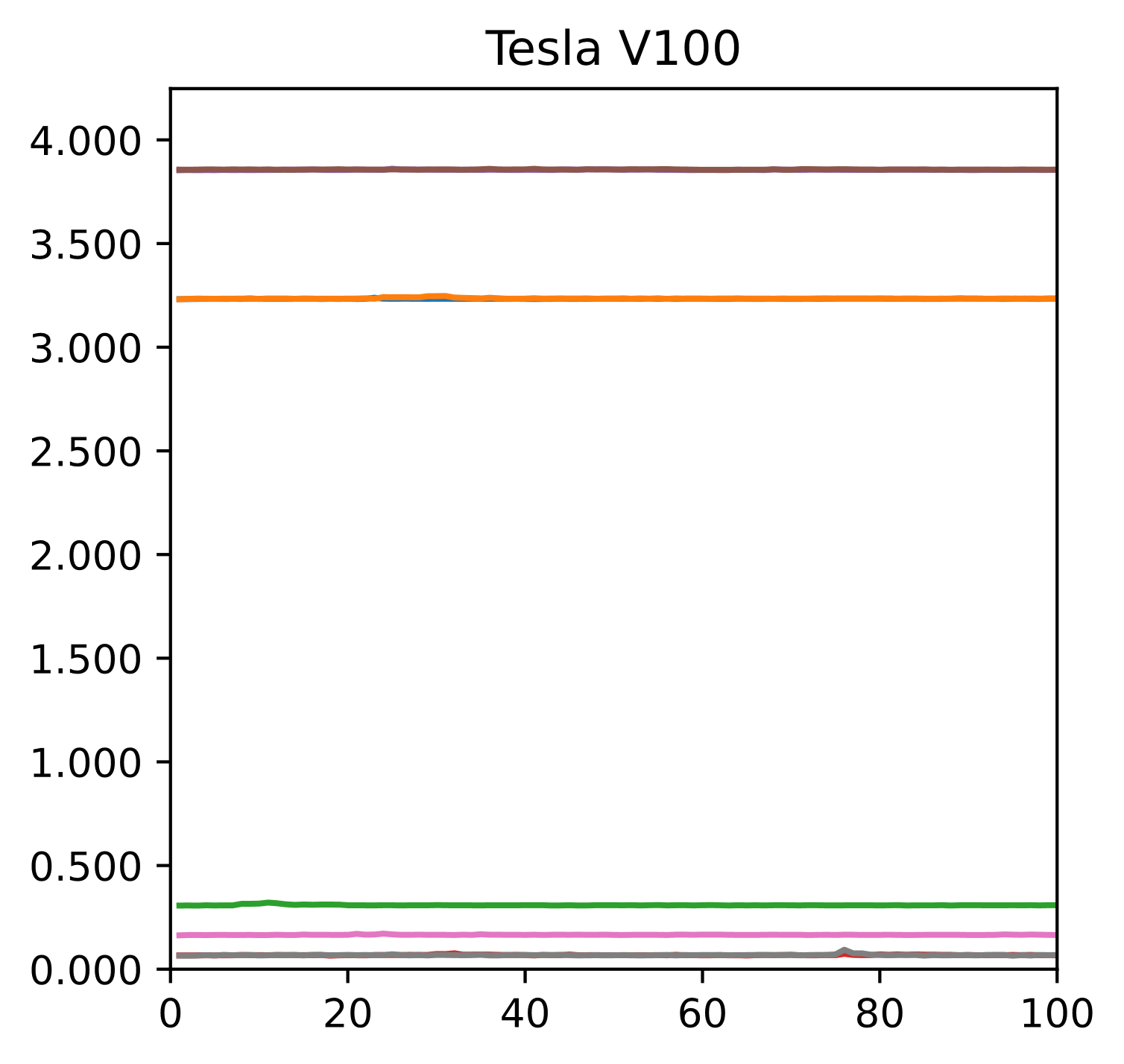
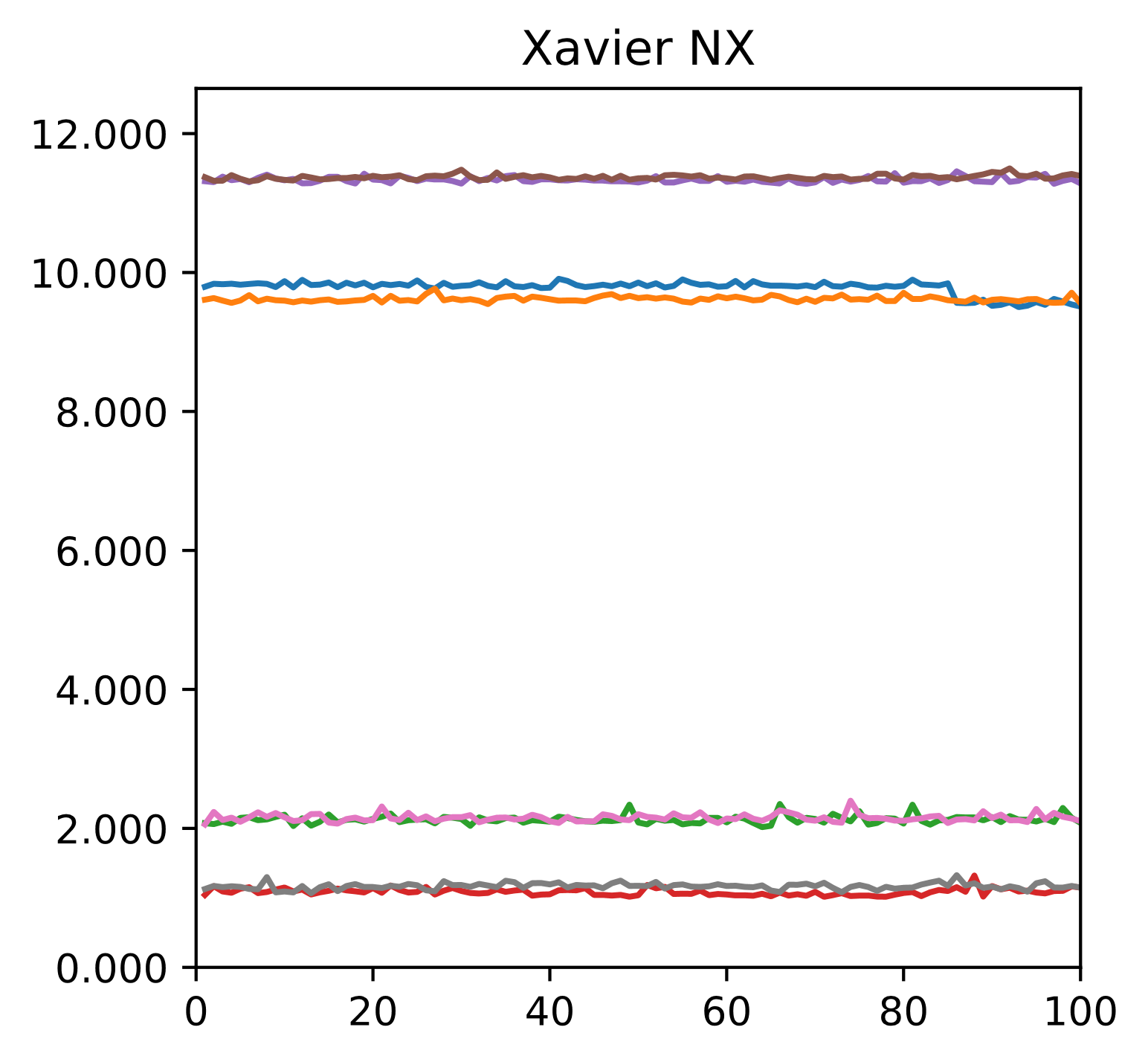
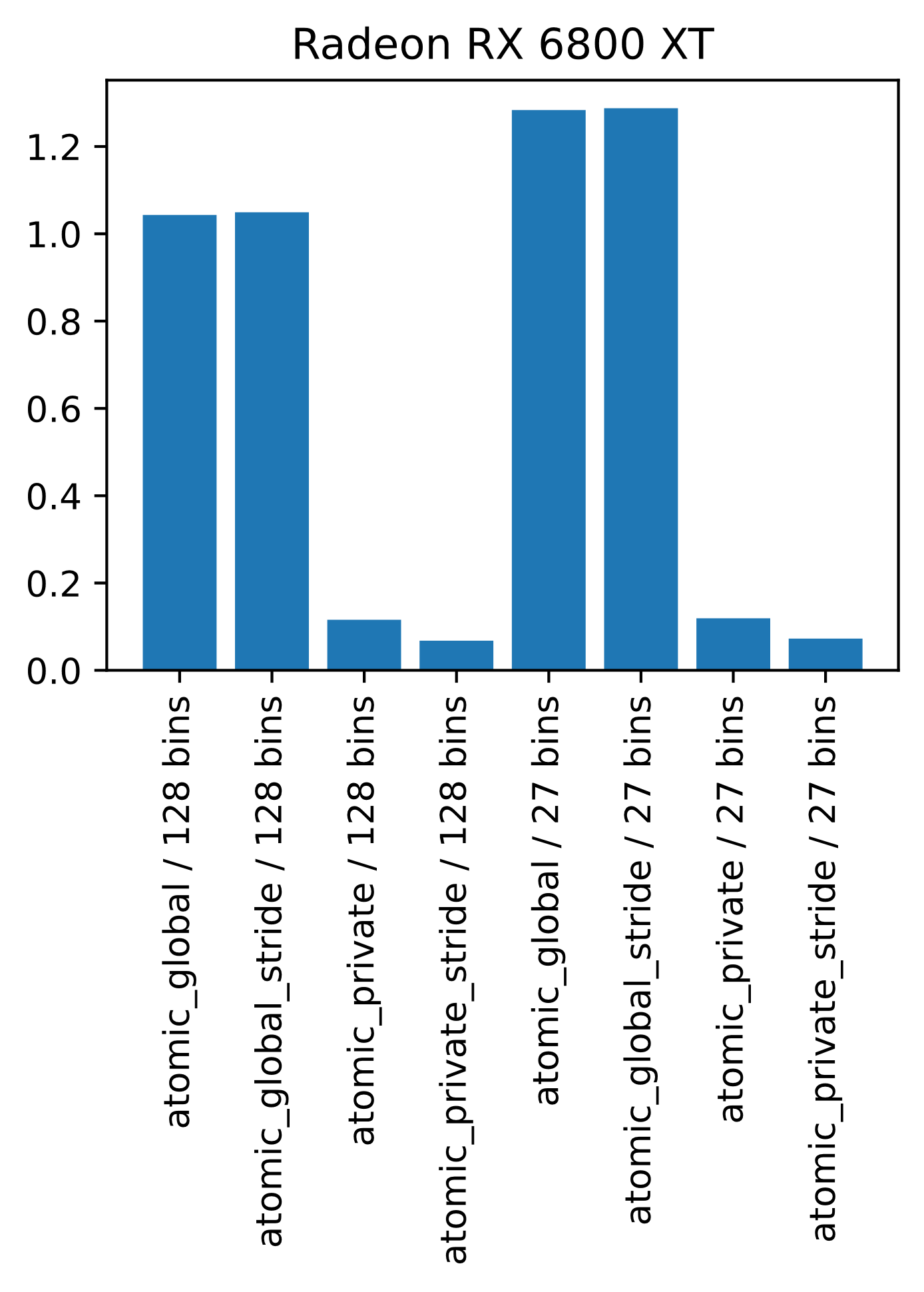
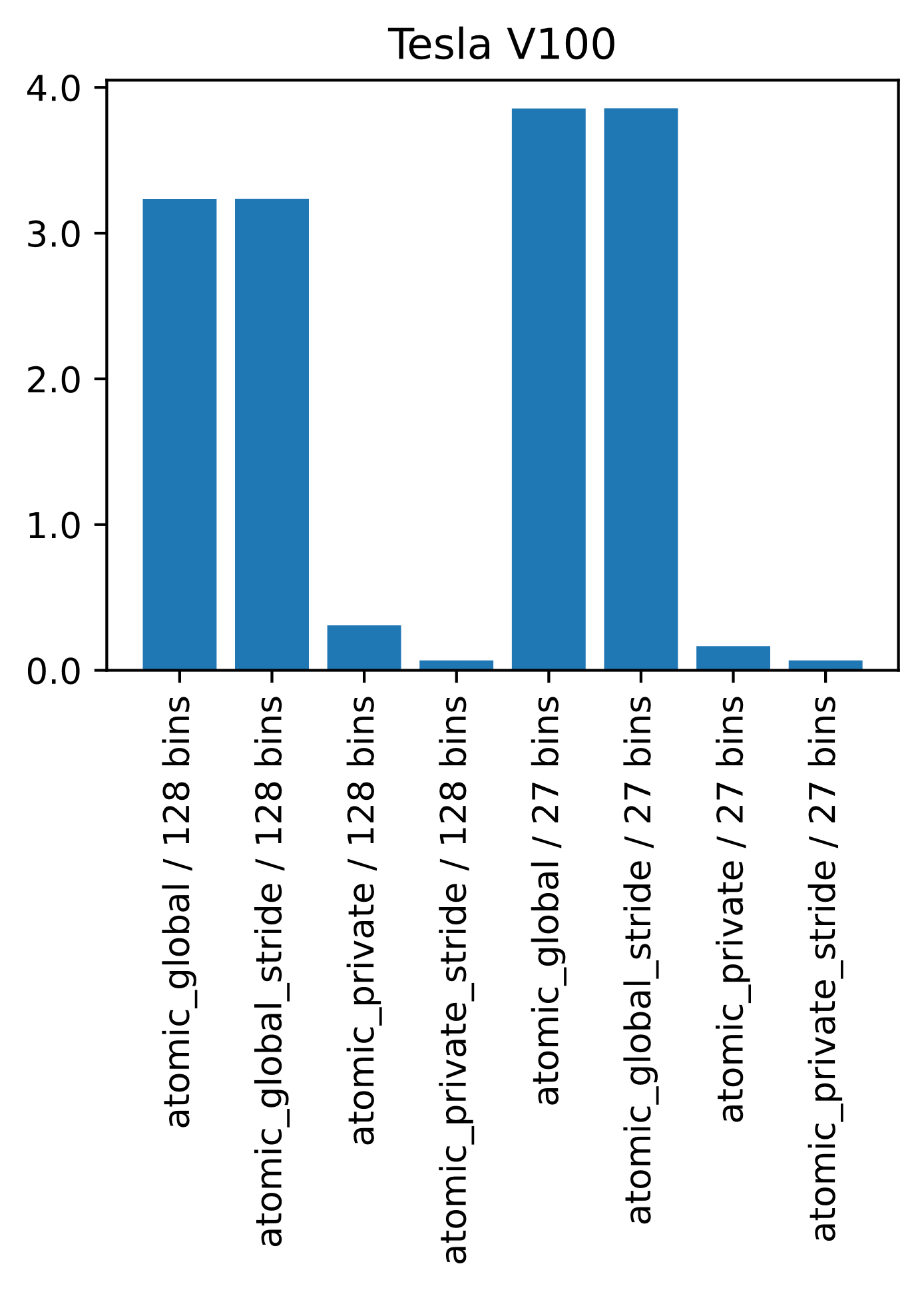
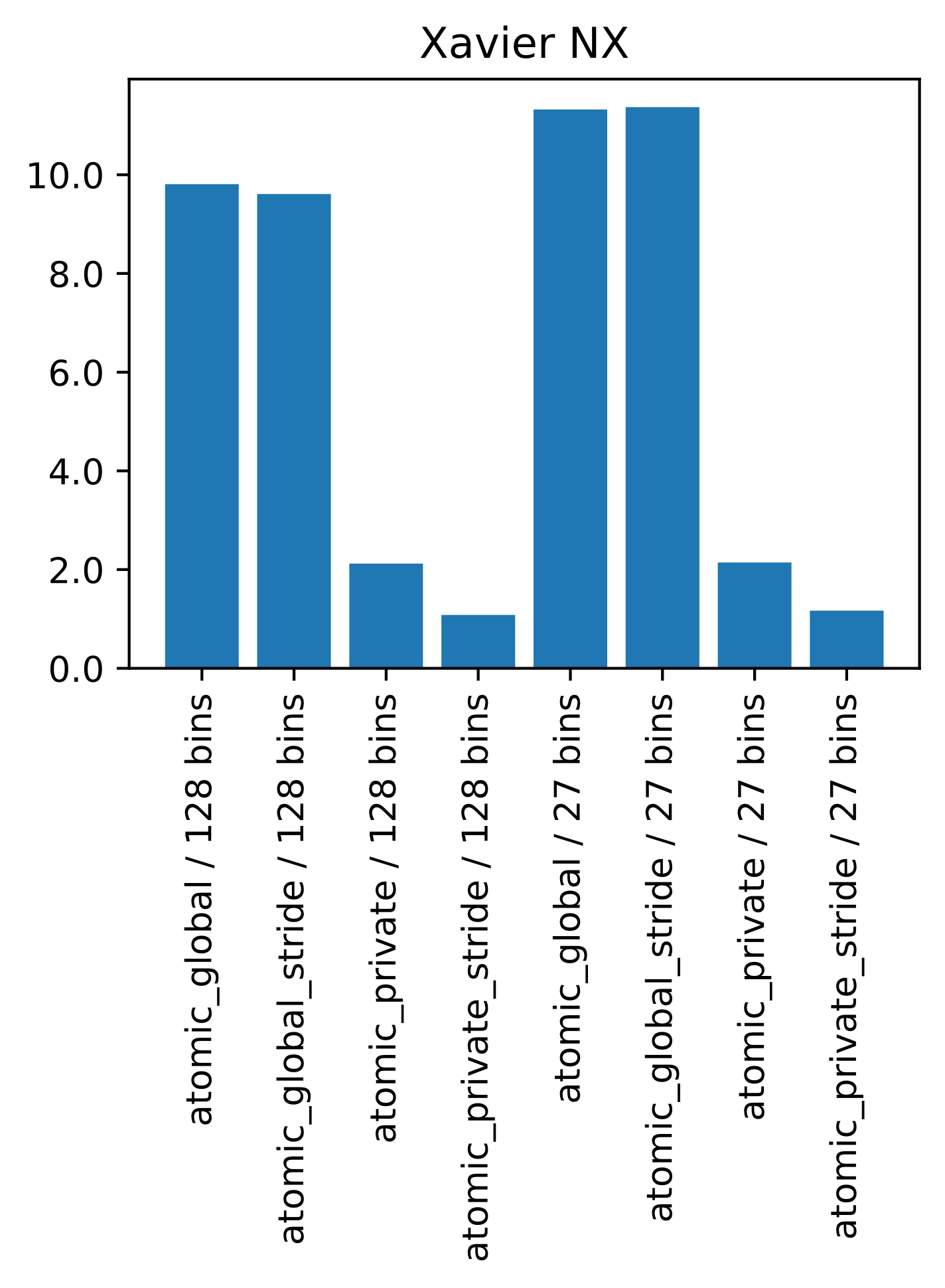


Abbildung X zeigt die Mediane der Ausführungszeiten. Es fällt zweierlei auf.

Zum einen: Während bei ausschliesslicher Verwendung des globalen Speichers (Kernels atomic\_global und atomic\_global\_stride) das Stride keinen nennenswerten Unterschied macht, führt bei Verwendung von Shared Memory (Kernels atomic\_private und atomic\_private\_stride) der Stride zu einem deutlichen Zeitvorteil. Die uns am wahrscheinlichsten scheinende Erklärung für dieses Verhalten ist der verringerte Zugriff auf den globalen Speicher bei der abschliessenden Aggregation durch die niedrigere Anzahl an Blöcken ( Blöcke ohne Stride vs. 1024 Blöcke mit Stride).

Zum anderen: Bei ausschliesslicher Verwendung globalen Speichers führt eine höhere Anzahl von Bins zu einem Zeitvorteil. Dieser Effekt ist bei Verwendung von Shared Memory nicht zu sehen. Eine mögliche Erklärung wäre, dass bei einer höheren Anzahl von Bins seltener Kollisionen auftreten, d.h. verschiedene Threads gleichzeitig denselben Bin hochzählen möchten. Bei Verwendung von Shared Memory treten solche Kollisionen prinzipbedingt seltener auf.



Die Tabellen XXa und XXb zeigen den Speedup im Vergleich zum Kernel atomic\_global für 128 bzw. 27 Bins. Tabelle YY zeigt den Faktor, um den die Ausführungszeit bei 27 Bins gegenüber 128 Bins höher ist.

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | Speedup gegenüber atomic\_global, 128 Bins | | | |
| Device | atomic\_global | atomic\_global\_stride | atomic\_private | atomic\_private\_stride |
| Xavier NX | 1.00 | 1.02 | 4.62 | 9.08 |
| Tesla V100 | 1.00 | 1.00 | 10.49 | 47.53 |
| Radeon RX 6800 XT | 1.00 | 0.99 | 9.01 | 15.37 |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | Speedup gegenüber atomic\_global, 27 Bins | | | |
| Device | atomic\_global | atomic\_global\_stride | atomic\_private | atomic\_private\_stride |
| Xavier NX | 1.00 | 1.00 | 5.28 | 9.69 |
| Tesla V100 | 1.00 | 1.00 | 23.26 | 56.77 |
| Radeon RX 6800 XT | 1.00 | 1.00 | 10.77 | 17.68 |

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | Ausführungszeit 27 Bins im Verhältnis zur Ausführungszeit 128 Bins | | | |
| Device | atomic\_global | atomic\_global\_stride | atomic\_private | atomic\_private\_stride |
| Xavier NX | 1.154 | 1.183 | 1.010 | 1.082 |
| Tesla V100 | 1.192 | 1.192 | 0.538 | 0.998 |
| Radeon RX 6800 XT | 1.230 | 1.227 | 1.030 | 1.070 |

|  |  |  |
| --- | --- | --- |
| Code | Anzahl | relative Häufigkeit |
| 10 | 37022 | 0.351 % |
| 32 (‘ ’) | 1749664 | 16.611 % |
| 44 (‘,’) | 114062 | 1.083 % |
| 46 (‘.’) | 92662 | 0.880 % |
| 65 (‘A’) | 23754 | 0.226 % |
| 67 (‘C’) | 2568 | 0.024 % |
| 68 (‘D’) | 8132 | 0.077 % |
| 76 (‘L’) | 47722 | 0.453 % |
| 78 (‘N’) | 2568 | 0.024 % |
| 83 (‘S’) | 23754 | 0.226 % |
| 85 (‘U’) | 5350 | 0.051 % |
| 97 (‘a’) | 725674 | 6.890 % |
| 98 (‘b’) | 92662 | 0.880 % |
| 99 (‘c’) | 231334 | 2.196 % |
| 100 (‘d’) | 422650 | 4.013 % |
| 101 (‘e’) | 987396 | 9.374 % |
| 102 (‘f’) | 32528 | 0.309 % |
| 103 (‘g’) | 135676 | 1.288 % |
| 104 (‘h’) | 16050 | 0.152 % |
| 105 (‘i’) | 702348 | 6.668 % |
| 106 (‘j’) | 23754 | 0.226 % |
| 107 (‘k’) | 47508 | 0.451 % |
| 108 (‘l’) | 419868 | 3.986 % |
| 109 (‘m’) | 520020 | 4.937 % |
| 110 (‘n’) | 407242 | 3.866 % |
| 111 (‘o’) | 693360 | 6.583 % |
| 112 (‘p’) | 175266 | 1.664 % |
| 113 (‘q’) | 61418 | 0.583 % |
| 114 (‘r’) | 518094 | 4.919 % |
| 115 (‘s’) | 603908 | 5.734 % |
| 116 (‘t’) | 824542 | 7.828 % |
| 117 (‘u’) | 584220 | 5.547 % |
| 118 (‘v’) | 117486 | 1.115 % |
| 119 (‘w’) | 5350 | 0.051 % |
| 120 (‘x’) | 10700 | 0.102 % |
| 121 (‘y’) | 52858 | 0.502 % |
| 122 (‘z’) | 13696 | 0.130 % |
| Summe | 10532866 | 100.000 % |

|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
|  |  | timeTransferToDevice | | | | | timeExecution | | | | | timeTransferFromDevice | | | | | timeTotal | | | | |
| Device | Kernel | min | q10 | med | Q90 | max | min | q10 | med | Q90 | max | min | q10 | med | Q90 | max | min | q10 | med | Q90 | max |
| Xavier NX | atomic\_global | 1.818 | 1.841 | 1.942 | 1.942 | 2.424 | 9.503 | 9.572 | 9.810 | 9.810 | 9.910 | 0.070 | 0.081 | 0.088 | 0.088 | 0.157 | 11.471 | 11.649 | 11.839 | 11.839 | 12.382 |
| atomic\_global\_stride | 1.806 | 1.875 | 1.983 | 1.983 | 2.194 | 9.546 | 9.574 | 9.610 | 9.610 | 9.768 | 0.074 | 0.078 | 0.113 | 0.113 | 0.243 | 11.439 | 11.588 | 11.708 | 11.708 | 12.051 |
| atomic\_private | 1.617 | 1.889 | 2.030 | 2.030 | 2.676 | 2.019 | 2.066 | 2.122 | 2.122 | 2.352 | 0.054 | 0.084 | 0.128 | 0.128 | 0.266 | 3.868 | 4.091 | 4.274 | 4.274 | 4.932 |
| atomic\_private\_stride | 1.384 | 1.450 | 1.635 | 1.635 | 2.300 | 1.016 | 1.032 | 1.080 | 1.080 | 1.322 | 0.055 | 0.059 | 0.094 | 0.094 | 0.359 | 2.469 | 2.590 | 2.858 | 2.858 | 3.688 |
| Tesla V100 | atomic\_global | 6.615 | 6.616 | 6.617 | 6.617 | 6.666 | 3.232 | 3.233 | 3.234 | 3.234 | 3.239 | 0.019 | 0.019 | 0.019 | 0.019 | 0.026 | 9.868 | 9.869 | 9.870 | 9.870 | 9.923 |
| atomic\_global\_stride | 6.617 | 6.617 | 6.618 | 6.618 | 6.644 | 3.232 | 3.234 | 3.235 | 3.235 | 3.247 | 0.019 | 0.019 | 0.020 | 0.020 | 0.026 | 9.870 | 9.871 | 9.873 | 9.873 | 9.902 |
| atomic\_private | 6.615 | 6.616 | 6.617 | 6.617 | 6.644 | 0.307 | 0.308 | 0.308 | 0.308 | 0.321 | 0.019 | 0.019 | 0.020 | 0.020 | 0.028 | 6.942 | 6.943 | 6.945 | 6.945 | 6.982 |
| atomic\_private\_stride | 6.616 | 6.617 | 6.618 | 6.618 | 6.643 | 0.065 | 0.067 | 0.068 | 0.068 | 0.077 | 0.018 | 0.019 | 0.019 | 0.019 | 0.024 | 6.701 | 6.703 | 6.705 | 6.705 | 6.733 |
| Radeon RX 6800 XT | atomic\_global | 0.650 | 0.651 | 0.668 | 0.668 | 2.323 | 1.041 | 1.043 | 1.043 | 1.043 | 1.049 | 0.019 | 0.021 | 0.024 | 0.024 | 0.383 | 1.714 | 1.718 | 1.735 | 1.735 | 3.750 |
| atomic\_global\_stride | 0.647 | 0.651 | 0.670 | 0.670 | 1.659 | 1.044 | 1.046 | 1.049 | 1.049 | 1.055 | 0.019 | 0.021 | 0.024 | 0.024 | 0.030 | 1.717 | 1.723 | 1.744 | 1.744 | 2.726 |
| atomic\_private | 0.650 | 0.653 | 0.673 | 0.673 | 1.660 | 0.113 | 0.114 | 0.116 | 0.116 | 0.118 | 0.018 | 0.021 | 0.023 | 0.023 | 0.029 | 0.787 | 0.792 | 0.812 | 0.812 | 1.791 |
| atomic\_private\_stride | 0.644 | 0.652 | 0.656 | 0.656 | 1.666 | 0.063 | 0.066 | 0.068 | 0.068 | 0.074 | 0.018 | 0.021 | 0.023 | 0.023 | 0.029 | 0.733 | 0.741 | 0.747 | 0.747 | 1.747 |

Beispieldatei, Mapping128

|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
|  |  | timeTransferToDevice | | | | | timeExecution | | | | | timeTransferFromDevice | | | | | timeTotal | | | | |
| Device | Kernel | min | q10 | med | Q90 | max | min | q10 | med | Q90 | max | min | q10 | med | Q90 | max | min | q10 | med | Q90 | max |
| Xavier NX | atomic\_global | 1.830 | 1.896 | 2.012 | 2.012 | 2.390 | 11.277 | 11.290 | 11.324 | 11.324 | 11.456 | 0.068 | 0.079 | 0.087 | 0.087 | 0.250 | 13.216 | 13.322 | 13.455 | 13.455 | 13.894 |
| atomic\_global\_stride | 1.825 | 1.880 | 1.964 | 1.964 | 2.193 | 11.312 | 11.334 | 11.371 | 11.371 | 11.499 | 0.074 | 0.076 | 0.111 | 0.111 | 0.173 | 13.246 | 13.322 | 13.449 | 13.449 | 13.674 |
| atomic\_private | 1.556 | 1.788 | 2.017 | 2.017 | 2.526 | 2.058 | 2.096 | 2.143 | 2.143 | 2.399 | 0.040 | 0.079 | 0.127 | 0.127 | 0.348 | 3.699 | 4.019 | 4.290 | 4.290 | 4.907 |
| atomic\_private\_stride | 1.413 | 1.491 | 1.641 | 1.641 | 2.385 | 1.068 | 1.106 | 1.169 | 1.169 | 1.327 | 0.054 | 0.061 | 0.129 | 0.129 | 0.397 | 2.577 | 2.766 | 2.984 | 2.984 | 3.792 |
| Tesla V100 | atomic\_global | 6.616 | 6.617 | 6.618 | 6.618 | 6.666 | 3.854 | 3.855 | 3.856 | 3.856 | 3.861 | 0.018 | 0.019 | 0.020 | 0.020 | 0.027 | 10.491 | 10.492 | 10.493 | 10.493 | 10.546 |
| atomic\_global\_stride | 6.616 | 6.617 | 6.619 | 6.619 | 6.649 | 3.856 | 3.856 | 3.857 | 3.857 | 3.861 | 0.018 | 0.019 | 0.019 | 0.019 | 0.025 | 10.492 | 10.494 | 10.496 | 10.496 | 10.527 |
| atomic\_private | 6.616 | 6.617 | 6.618 | 6.618 | 6.647 | 0.163 | 0.165 | 0.166 | 0.166 | 0.172 | 0.018 | 0.019 | 0.020 | 0.020 | 0.022 | 6.801 | 6.802 | 6.804 | 6.804 | 6.832 |
| atomic\_private\_stride | 6.616 | 6.617 | 6.618 | 6.618 | 6.648 | 0.065 | 0.067 | 0.068 | 0.068 | 0.094 | 0.018 | 0.019 | 0.020 | 0.020 | 0.039 | 6.702 | 6.704 | 6.706 | 6.706 | 6.755 |
| Radeon RX 6800 XT | atomic\_global | 0.749 | 0.782 | 0.798 | 0.798 | 2.121 | 1.281 | 1.283 | 1.283 | 1.283 | 1.330 | 0.019 | 0.021 | 0.024 | 0.024 | 0.391 | 2.054 | 2.090 | 2.105 | 2.105 | 3.842 |
| atomic\_global\_stride | 0.780 | 0.783 | 0.797 | 0.797 | 1.696 | 1.284 | 1.285 | 1.288 | 1.288 | 1.364 | 0.019 | 0.021 | 0.024 | 0.024 | 0.029 | 2.089 | 2.094 | 2.109 | 2.109 | 3.079 |
| atomic\_private | 0.778 | 0.779 | 0.782 | 0.782 | 1.684 | 0.117 | 0.118 | 0.119 | 0.119 | 0.125 | 0.019 | 0.020 | 0.023 | 0.023 | 0.030 | 0.917 | 0.921 | 0.926 | 0.926 | 1.824 |
| atomic\_private\_stride | 0.776 | 0.780 | 0.783 | 0.783 | 1.681 | 0.069 | 0.072 | 0.073 | 0.073 | 0.074 | 0.018 | 0.020 | 0.024 | 0.024 | 0.030 | 0.871 | 0.874 | 0.879 | 0.879 | 1.771 |

Beispieldatei, MappingLetter