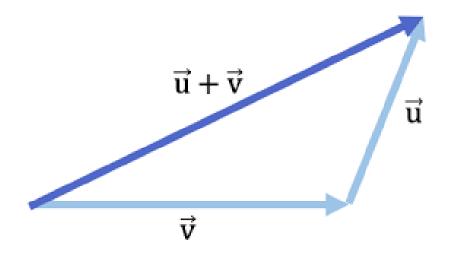
Práctica 06. Suma de vectores



U.A.Q. Fac. de Informática

Dra. Sandra Luz Canchola Magdaleno

Correo: sandra.canchola@uaq.mx

Dra. Reyna Moreno Beltrán

Correo: reyna.moreno@uaq.mx

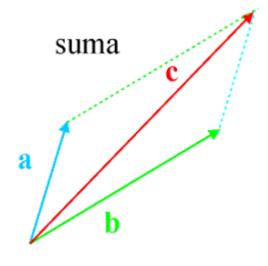


Suma de vectores 2D y 3D

Sea \vec{u} y \vec{v} vectores en el mismo espacio, entonces:

2D:
$$\vec{u} + \vec{v} = (u_1 + v_1, u_2 + v_2)$$

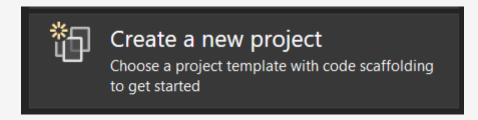
3D:
$$\vec{u} + \vec{v} = (u_1 + v_1, u_2 + v_2, u_3 + v_3)$$

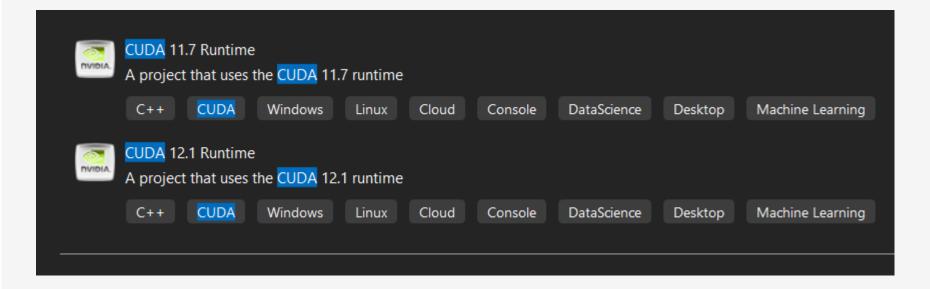


$$\mathbf{a} + \mathbf{b} = \mathbf{c}$$

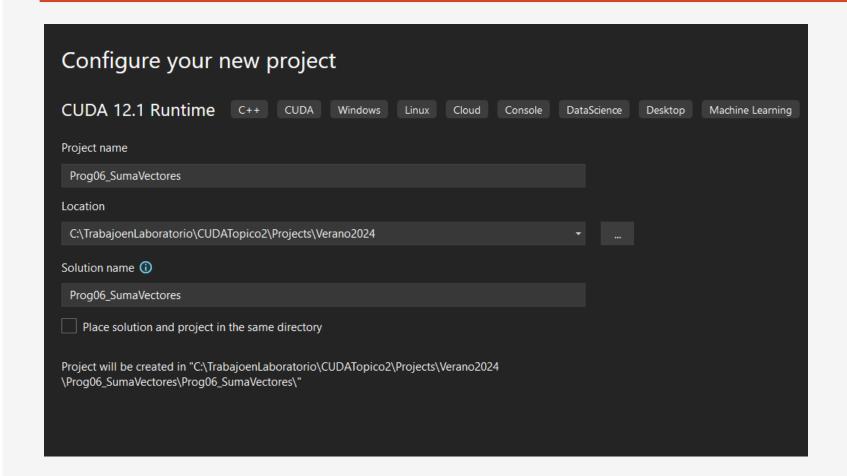
Suma de vectores n-Dimensionales

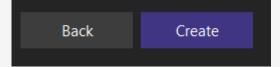
Proyecto CUDA





Proyecto CUDA





Operaciones de memoria (CPU)

```
• malloc.- Reserva un bloque de memoria de un tamaño definido de bytes,
retornando un apuntador al inicio de dicho bloque. El contenido de dicho bloque
no se inicializa por lo que es indeterminado. Ejemplo:
       void* malloc (size t size);
       buffer = (char*) malloc (sizeof(char)*100);
• memset. - asigna valores en secciones de memoria. Ejemplo:
       Memset (variable, valor a asignar, tamaño de memoria)
       Donde: tamaño de memoria se define como n * sizeof(tipo)
• memcpy. - Copia el contenido de un bloque de memoria referenciado por un
apuntador a otro apuntador. Ejemplo:
       void* memcpy( void* dest, const void* src, std::size t count );
       memcpy (ptrDest, ptrOrigen, sizeof(int)*100);
• free. - Liberar la memoria reservada con el comando malloc. Ejemplo:
       free(pointerName);
       free (array2);
```

Operaciones de memoria (GPU)

• cudaMalloc. - asigna una sección de memoria en GPU de acuerdo con el espacio solicitado. Ejemplo: cudaMalloc((void**) & apuntador, tamaño de memoria) Donde: tamaño de memoria se define como n * sizeof(tipo) • cudaMemset. - asigna valores en secciones de memoria. Ejemplo: Memset (apuntador, valor a asignar, tamaño de memoria) Donde: tamaño de memoria se define como n * sizeof(tipo) • cudaMemcpy. - copia memoria hacia y desde el device. Ejemplo: cudaMemcpy(destino, origen, tamaño de memoria, indicador flujo de inf) Donde Indicador = cudaMemcpyHostToDevice, cudaMemcpyDeviceToHost, cudaMemcpyDeviceToDevice • cudaFree.-libera la memoria reservada por un apuntador. Ejemplo: cudaFree (apuntador)

Memoria

E10

Memoria reservada

Apuntador

CPU	(Host)
-----	--------

CPU (Host)											
A01	length	50									
A05	maxHilos	1024									
A10	а	α	ф	η	λ	τ	κ	π	3	•••	ω
A15	b	χ	γ	φ	θ	ι	ω	υ	β	•••	δ
A20	gpu_c	α	ф	η	λ	τ	κ	π	3	•••	ω
		+	+	+	+	+	+	+	+		+
		χ	γ	φ	θ	ι	ω	υ	β		δ
В01	cpu_c	α	ф	η	λ	τ	κ	π	3		ω
		+	+	+	+	+	+	+	+		+
		χ	γ	φ	θ	ι	$\boldsymbol{\varpi}$	υ	β		δ
В05											
B10	dev_a	D10									
B15	dev_b	D45									
B20	dev_c	D90									
C30											
E07											

GPU (Device)

	α	ф	η	λ	τ	κ	π	3	•••	ω
	χ	γ	φ	θ	ι	ω	υ	β	•••	δ
	α	ф	η	λ	τ	κ	π	3		ω
	+	+	+	+ θ	+ 1	+	+ ပ	- -		+ δ
	χ	γ	φ	U	t	$\overline{\omega}$	U	β		U

D01

D05

D10

D45

D90

F01

F05

F10

F15

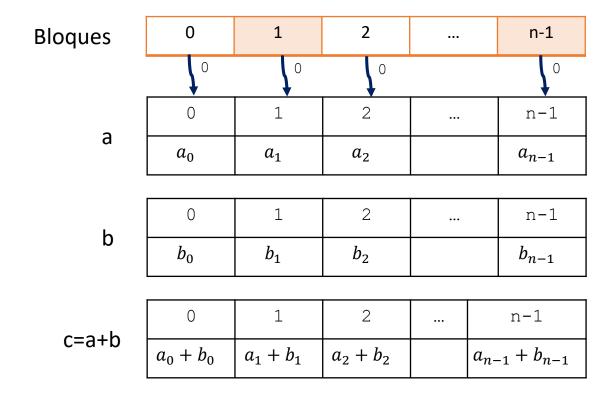
F20

G30

H07

I10

Caso 1. N Bloques con un hilo único



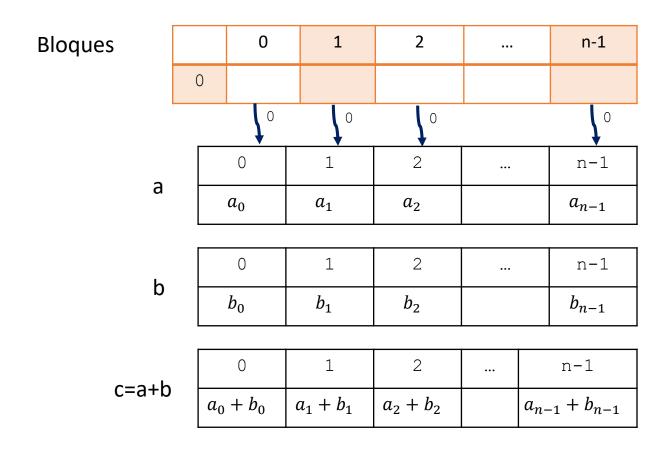
Caso 1. N Bloques con un hilo único

```
Ejemplo:

dim3 dimGrid(length);
dim3 dimBlock(1);
...
int tid = blockldx.x;
c[tid] = a[tid] + b[tid];
```

```
© C:\TrabajoenLaboratorio\CUD ×
Propiedad de la tarjeta de video
Hilos maximos por bloque: 1024
Suma de vector con 57590 elementos.
Operacion en CPU toma
                           0.000 ms.
Operacion en Device toma
                              1.000 ms.
Configuracion de ejecucion:
Grid [57590, 1, 1] Bloque [1, 1, 1]
Hilos por Bloque: 7 elementos por hilo: 5
Elementos diferentes 0 (0.000 %) Con valor de 0.0000000000000000000
Presione cualquier tecla para salir...
```

Caso 2. 1xN Bloques con un hilo único



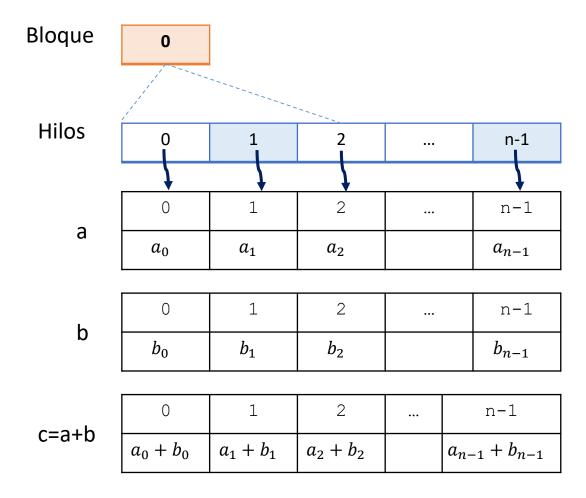
Caso 2. 1xN Bloques con un hilo único

```
Ejemplo:

dim3 dimGrid(1, length);
dim3 dimBlock(1);
...
int tid = blockldx.y;
```

c[tid] = a[tid] + b[tid];

Caso 3. Un bloque con N hilos



Caso 3. Un bloque con N hilos

```
Ejemplo:
```

```
dim3 dimGrid (1);
dim3 dimBlock(length);
...
int tid = threadIdx.x;
c[tid] = a[tid] + b[tid];
```

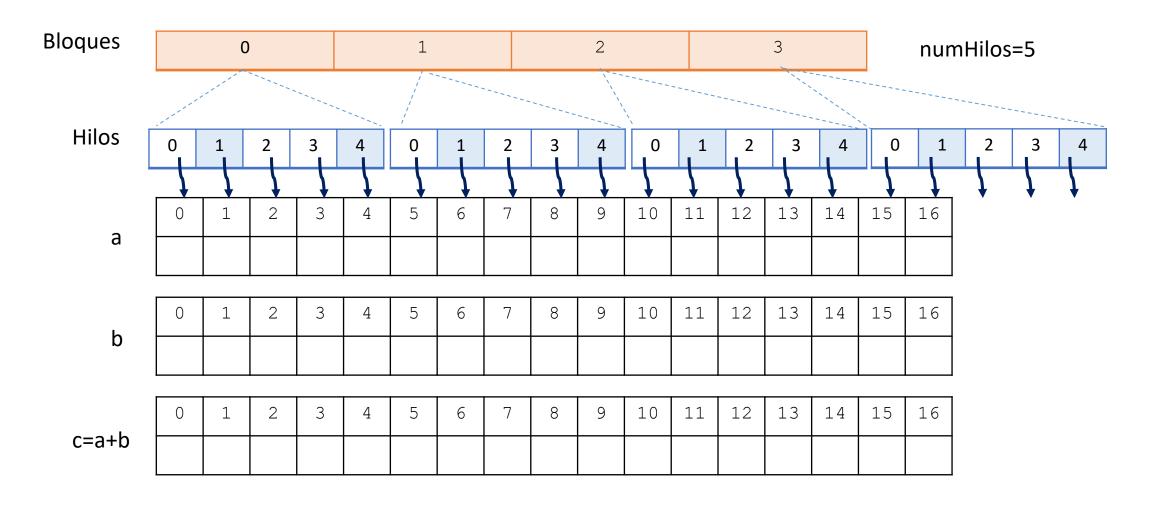
```
© C:\TrabajoenLaboratorio\CUD ×
Propiedad de la tarjeta de video
Hilos maximos por bloque: 1024
Suma de vector con 1024 elementos.
Operacion en CPU toma
                           0.000 ms.
Operacion en Device toma
                              1.000 ms.
Configuracion de ejecucion:
Grid [1, 1, 1] Bloque [1024, 1, 1]
Elementos diferentes 0 (0.000 %) Con valor de 0.0000000000000000000
Presione cualquier tecla para salir...
```

Caso 4. X bloques con numHilos c/u

Ejemplo:

```
Si length es 5000 y numHilos es 1024, entonces se generan [(5000/1024)≈5] 5 bloques, por lo tanto tenemos 5120 hilos. Si se requieren 5000 hilos, tenemos 120 hilos extras sin hacer trabajo (ociosos).
```

Caso 4. X bloques con numHilos c/u



blockIdx.x	threadIdx.x	tid		
0	0	0		
0	1	1		
0	2	2		
0	3	3		
0	4	4		
1	0	5		
1	1	6		
1	2	7		
1	3	8		
1	4	9		
2	0	10		
2	1	11		
2	2	12		
2	3	13		
2	4	14		
3	0	15		
3	1	16		
3	2	17		
3	3	18		
3	4	19		

tid= (blockIdx.x*blockDim.x)+threadIdx.x

Caso 4. X bloques con numHilos c/u

Ejemplo:

Caso 5. X bloques con numHilos c/u tratando de generar los menos hilos ociosos

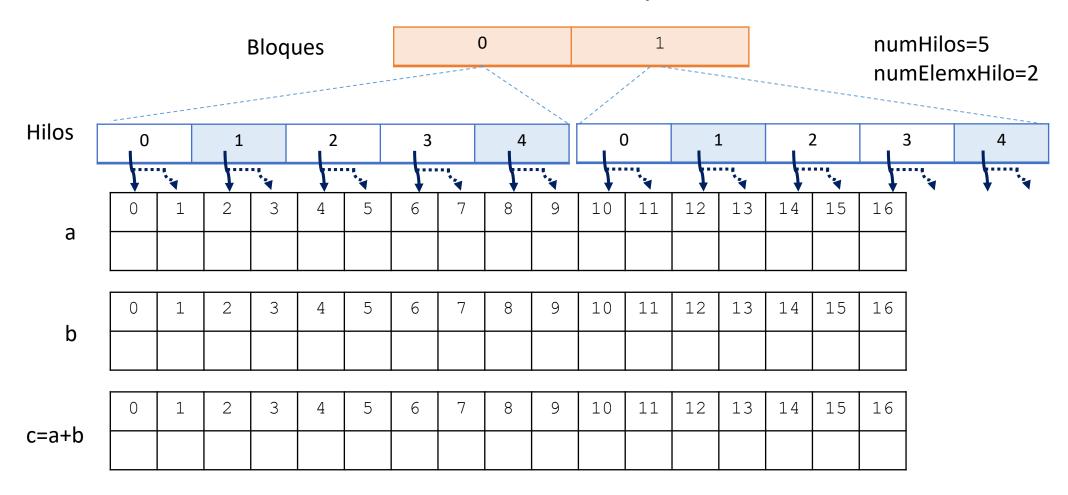
```
Ejemplo:
Si length es 5000 y maxHilos es 1024, entonces:
NumBloques= 5000/1024 = 4.8828 \approx 5
NumHilos= 5000/5 = 1000 (Hilos totales 5000)
Si length es 4833 y maxHilos es 1024, entonces:
NumBloques= 4833/1024 = 4.7197 \approx 5
NumHilos= 4833/5 = 966.6 \approx 967 (Hilos totales 4835)
Si length es 2512 y maxHilos es 1024, entonces:
NumBloques= 2512/1024 = 2.453 \approx 3
NumHilos= 2512/3 = 837.333 \approx 838 (Hilos totales 2514)
```

Caso 5. X bloques con numHilos c/u tratando de generar los menos hilos ociosos

Ejemplo:

```
cudaDeviceProp devProp;
cudaGetDeviceProperties(&devProp, 0);
int maxHilos = devProp.maxThreadsPerBlock;
int numBloques = divEntera(length, maxHilos);
int numHilos = divEntera(length, numBloques);
dim3 dimGrid(numBloques);
dim3 dimBlock(numHilos);
int tid = (blockIdx.x*blockDim.x)+ threadIdx.x;
if (tid < length)
        c[tid] = a[tid] + b[tid];
```

Caso 6. X bloques con numHilos que atienden cada uno a numElemxHilo c/u



blockIdx.x	threadIdx.x	tid	Elementos atendidos
0	0	0	0,1
0	1	1	2,3
0	2	2	4,5
0	3	3	6,7
0	4	4	8,9
1	0	5	10,11
1	1	6	12,13
1	2	7	14,15
1	3	8	16,17
1	4	9	18,19

tid= (blockIdx.x*blockDim.x)+threadIdx.x PrimerElemento = tid * numElemxHilo

Caso 6. X bloques con numHilos que atienden cada uno a numElemxHilo c/u

```
Ejemplo:
                                          Propiedad de la tarjeta de video
                                          Hilos maximos por bloque: 1024
#define elemxHilo 5
                                          Suma de vector con 57590 elementos.
#define hilosxBloque 7
                                          Operacion en CPU toma
                                                                   0.000 ms.
                                          Operacion en Device toma
                                                                      0.000 ms.
                                          Configuracion de ejecucion:
int numBloques = divEntera(length,
                                          Grid [1646, 1, 1] Bloque [7, 1, 1]
                                          Hilos por Bloque: 7 elementos por hilo: 5
         hilosxBloque * elemxHilo);
                                          Elementos diferentes 0 (0.000 %) Con valor de 0.0000000000000000000
dim3 dimGrid(numBloques);
dim3 dimBlock(hilosxBloque);
                                          Presione cualquier tecla para salir...
int tid = ((blockIdx.x * blockDim.x) + threadIdx.x) * elemxHilo;
for (int i = 0; i < elemxHilo; i++) {
         if ((tid + i) < length)
                  c[tid + i] = a[tid + i] + b[tid + i];
```

sandra.canchola@uaq.mx

23

Bibliografía

- Documentación CUDA C++ Programming Guide NVIDIA. 2024 https://docs.nvidia.com/cuda/cuda-c-programming-guide/index.html
- Sitio CUDA Toolkit Documentation NVIDIA, 2024. https://docs.nvidia.com/cuda/index.html
- Storti, Duane; Yurtoglu, Mete. **CUDA for Engineers:An Introduction to High-Performance Parallel Computing**. Addisson Wesley. 2015.
- Cheng, John; Grossman, Max; McKercher. Professional CUDA C Programming. Edit. Wrox. 2014.
- Sanders, Jason; Kandrot, Edward. **CUDA by Example:An Introduction to General-Purpose GPU Programming**. Addisson Wesley. 2011.
- Kirk, David; Hwu, Wen-mei. Programming Massively Parallel Processors: A Hands-on Approach. Elsevier. 2010.

Gracias por su atención

U.A.Q. Fac. de Informática Campus Juriquilla

Dra. Sandra Luz Canchola Magdaleno sandra.canchola@uaq.mx Cel. 442-1369270

Dra. Reyna Moreno Beltrán reyna.moreno@uaq.mx

DRA. + Sandra Luz
CANCHOLA
MAGDALENO