

# **Computer Architektur**

## **Studienarbeit**

# **Emulation des Soundsystems**

## **Game Boy Advance Reverse Engineering**

**Dominik Scharnagl - Florian Boemmel - Ngoc Luu Tran**

bei Nils Weis / Prof. Dr. Hackenberg

16. Mai 2018

# Inhaltsverzeichnis

1	Einleitung	1
1.1	Untersuchungsgegenstand . . . . .	2
1.2	Verwendete Software . . . . .	2
2	Emulation des Soundsystems	2
2.1	Übersicht der Register . . . . .	3
2.2	Übersicht der Register des Sound Masters . . . . .	4
2.2.1	DMG Master Control . . . . .	4
2.2.2	Direct Sound Master Control . . . . .	5
2.2.3	Master Sound Output Control / Status . . . . .	6
2.3	Interaktion mit dem Betriebssystem . . . . .	8
2.3.1	Abgrenzung der Untersuchung . . . . .	8
2.3.2	Start der Anwendung . . . . .	8
2.3.3	Laden und Starten eines ROM . . . . .	8

# 1 Einleitung

Der Game Boy Advance zählt zu einer der erfolgreichsten Spielekonsolen der Welt. Der 2001 von Nintendo[1] veröffentlichte Nachfolger des Game Boy Classic findet sich heute noch in den Schubladen der damaligen Jugend. Deshalb überrascht es auch nicht, dass die Fans der Konsole den Erinnerungen aus ihrer Kindheit neues Leben einhauchen und sogar Emulatoren für diverse Spiele-Klassiker der Plattform entwickeln.



Abbildung 1: Game Boy Advanced - Blue Edition

Der zentrale Inhalt der Studienarbeit, ist das Reverse Engineering eines solchen Game Boy Advance Emulators. Der genaue Inhalt dieser wird in den nächsten Kapiteln zunächst eingeschränkt und später weiter konkretisiert.

Emulatoren gehören zu einem beliebten Werkzeug der Informatik. Sie bilden ein System oder ein Teilsystem ab. Dabei ist zu beachten, dass diese nur bekanntes Verhalten nur „nachahmen“. Genauer ausgeführt bedeutet dies, dass zum Beispiel bei einem Game Boy Advance Emulator die Software intern anders als auf dem originalen Gerät arbeitet. Jedoch kommt es beim Emulieren nicht auf die gleiche Arbeitsweise an, sondern auf das Ergebnis. In diesem konkreten Fall, einen voll funktionsfähigen Nachbau des Game Boys in Software. Mit dem es möglich ist digitalisierte Versionen eines Spieles spielen zu können.

<b>CPU</b>	16,77 MHz 32 Bit RISC (ARM7TDMI) 8 Bit CISC CPU (Z80/8080-Derivat)
<b>Arbeitsspeicher</b>	32 KB IRAM (1 cycle/32 bit) + 96 KB VRAM (1-2 cycles) + 256 KB ERAM (6 cycles/32 bit)
<b>Lautsprecher</b>	Lautsprecher (Mono), Kopfhörer (Stereo)

Tabelle 1: Technische Daten des Game Boy Advance[3]

## 1.1 Untersuchungsgegenstand

In dieser Studienarbeit wird die Fragestellung, wie wird das Soundsystem des Game Boy Advance in einem beliebigen Emulator emuliert, thematisiert. Ein konkreter Emulator wurde nicht vorgegeben. Wir einigten uns demnach auf den Game Boy Advance Emulator „mGBA“. Dieser stellt im Folgenden unseren zentralen Untersuchungsgegenstand dar.

Die Untersuchung wird in vier Unterthemen gegliedert:

- Erstellung eines Beispielprogramms
- Untersuchung der Fragestellung mit Hilfe eines Beispielprogrammes
- Untersuchung der Interaktion des Beispielprogrammes mit dem Emulator
- Untersuchung der Interaktion von Emulator und Betriebssystem

## 1.2 Verwendete Software

- **Betriebssysteme:** Ubuntu 16.0 x64, Windows 10 x64, macOS 10.13.4
- **Disassembler:** IDA Pro
- **Emualtor:** mGBA
- **SDK:** devkitPro
- **IDE's:** Programmer's Notepad, Visual Studio Code, Eclipse, Qt Creator

## 2 Emulation des Soundsystems

Der Game Boy Advance verfügt über sechs Soundkanäle. Vier davon wurden, vor allem aus Gründen der Abwärtskompatibilität, aus dem Vorgänger „Game Boy Classic“ übernommen.

Kanal	Art
1	Rechteckwellengenerator (square wave generator)
2	Rechteckwellengenerator (square wave generator)
3	Klangerzeuger (Sample-Player)
4	Rauschgenerator (Noise-Generator)
A	Direct Sound
B	Direct Sound

Tabelle 2: Übersicht der Soundkanäle des Game Boy Advance

Intern besitzt der Game Boy Advance drei Sound-Master-Register. Dort müssen, je nach Einstellungswunsch, ein paar Bits gesetzt werden. Erst dann ist eine Soundwiedergabe oder die generelle Funktionsfähigkeit des Soundsystems möglich.[4]

## 2.1 Übersicht der Register

Der Offset im Folgenden bezieht sich auf die Basisadresse 0x04000000 und wird in hexadezimaler Schreibweise angegeben. An dieser Stelle muss darauf hingewiesen werden, dass die Bezeichnungen der Register nicht eindeutig sind und sich je nach verwendeter Quelle unterscheiden.

Offset	Kanal	Funktion	Bezeichnung
0x060	1	DMG Sweep control	SOUND1CNT_L
0x062	1	DMG Length, wave and envelope control	SOUND1CNT_H
0x064	1	DMG Frequency, reset and loop control	SOUND1CNT_X
0x068	2	DMG Length, wave and envelope control	SOUND2CNT_L
0x06C	2	DMG Frequency, reset and loop control	SOUND2CNT_H
0x070	3	DMG Enable and wave ram bank control	SOUND3CNT_L
0x072	3	DMG Sound length and output level control	SOUND3CNT_H
0x074	4	DMG Frequency, reset and loop control	SOUND3CNT_X
0x078	4	DMG Length, output level and envelope control	SOUND4CNT_L
0x07C	4	DMG Noise parameters, reset and loop control	SOUND4CNT_H
0x080		DMG Master Control	SOUNDCNT_L
0x082		Direct Sound Master Control	SOUNDCNT_H
0x084		Master Sound Output Control / Status	SOUNDCNT_X
0x088		Sound Bias	SOUNDBIAS

Tabelle 3: Übersicht der Sound-Register - Teil 1

Die in Tabelle 3 und in Tabelle 4 gelisteten Register sind im mGBA als Felder der Enumeration *GBAIORegisters* (Datei: `$/include/mgba/internal/gba/io.h`) gelistet und entsprechend ihrer Registeradressen belegt. Sie werden unter anderen zur Adressierung des emulierten Speichers verwendet. Als Quelle für die beiden Tabellen diene neben der *io.h* auch die Webseite <http://belogic.com/gba/>, Stand Juni 2018.

Offset	Kanal	Funktion	Bezeichnung
0x090	3	DMG Wave RAM Register	WAVE_RAM0_L
0x092	3	DMG Wave RAM Register	WAVE_RAM0_H
0x094	3	DMG Wave RAM Register	WAVE_RAM1_L
0x096	3	DMG Wave RAM Register	WAVE_RAM1_H
0x098	3	DMG Wave RAM Register	WAVE_RAM2_L
0x09A	3	DMG Wave RAM Register	WAVE_RAM2_H
0x09C	3	DMG Wave RAM Register	WAVE_RAM3_L
0x09E	3	DMG Wave RAM Register	WAVE_RAM3_H
0x0A0	A	Direct Sound FIFO	FIFO_A_L
0x0A2	A	Direct Sound FIFO	FIFO_A_H
0x0A4	B	Direct Sound FIFO	FIFO_B_L
0x0A6	B	Direct Sound FIFO	FIFO_B_H

Tabelle 4: Übersicht der Sound-Register - Teil 2

## 2.2 Übersicht der Register des Sound Masters

Die Register DMG Master Control, Direct Sound Master Control und Master Sound Output Control / Status bilden die Sound Master Register.

### 2.2.1 DMG Master Control

Hier müssen zunächst einige Bits gesetzt werden, bevor eine generelle Verwendung des Sound-Systems möglich ist.

F	E	D	C	B	A	9	8	7	6 5 4	3	2 1 0
R4	R3	R2	R1	L4	L3	L2	L1	-	RV	-	LV

Tabelle 5: Register DMG Master Control

Bits	Name	Definition	Beschreibung
0-2	LV		Left volume
4-6	RV		Right volume
8-B	L1-L4	SDMG_LSQR1, SDMG_LSQR2, SDMG_LWAVE, SDMG_LNOISE	Channels 1-4 on left
C-F	R1-R4	SDMG_RSQR1, SDMG_RSQR2, SDMG_RWAVE, SDMG_RNOISE	Channels 1-4 on right

Tabelle 6: Registerinhalt DMG Master Control

## 2.2.2 Direct Sound Master Control

Dieses Register kontrolliert die Lautstärke der DMG Kanäle und aktiviert diese. Die Einstellungen können separiert voneinander für den linken und rechten Lautsprecher vorgenommen werden.

F	E	D	C	B	A	9	8	7 6 5 4	3	2	1 0
BF	BT	BL	BR	AF	AT	AL	AR	-	BV	AV	DMGV

Tabelle 7: Register Direct Sound Master Control

Bits	Name	Definition	Beschreibung
0-1	DMGV	SDS_DMG25, SDS_DMG50, SDS_DMG100	DMG Volume ratio 00: 25% 01: 50% 10: 100% 11: forbidden
2	AV	SDS_A50, SDS_A100	DSound A volume ratio. 50% if clear; 100% of set
3	BV	SDS_B50, SDS_B100	DSound B volume ratio. 50% if clear; 100% of set
8-9	AR,AL	SDS_AR, SDS_AL	DSound A enable Enable DS A on right and left speakers
A	AT	SDS_ATMR0, SDS_ATMR1	Dsound A timer. Use timer 0 (if clear) or 1 (if set) for DS A
B	AF	SDS_ARESET	FIFO reset for Dsound A. When using DMA for Direct sound, this will cause DMA to reset the FIFO buffer after it's used.
C-F	BR, BL, BT, BF	SDS_BR, SDS_BL, SDS_BTMR0, SDS_BTMR1, SDS_BRESET	As bits 8-B, but for DSound B

Tabelle 8: Registerinhalt Direct Sound Master Control

### 2.2.3 Master Sound Output Control / Status

Aus diesem Register kann zu einem der Status der einzelnen DMG Kanäle ausgelesen werden und zum Anderen die generelle Soundausgabe aktiviert werden. Dazu muss das Bit 7 gesetzt werden.

F E D C B A 9 8	7	6 5 4	3	2	1	0
-	MSE	-	4A	3A	2A	1A

Tabelle 9: Register Master Sound Output / Status



Bits	Name	Definition	Beschreibung
0-3	1A-4A	SSTAT_SQR1, SSTAT_SQR2, SSTAT_WAVE, SSTAT_NOISE	Active channels. Indicates which DMA channels are currently playing. They do not enable the channels; that's what DMG Master Control 2.2.1 is for.
7	MSE	SSTAT_DISABLE, SSTAT_ENABLE	Master Sound Enable. Must be set if any sound is to be heard at all. Set this before you do anything else: the other registers can't be accessed otherwise, see GBATek for details.

Tabelle 10: Registerinhalt Master Sound Output / Status

## 2.3 Interaktion mit dem Betriebssystem

Die Anwendung „mGBA“ wurde von den Entwicklern mit dem GUI-Toolkit Qt realisiert. Qt ermöglicht die plattformunabhängige Entwicklung von Anwendungen mit grafischer Benutzeroberfläche und basiert auf der Sprache C++. Damit ist es den Entwicklern auch möglich, die bereits realisierte Basis-Software problemlos zu integrieren.

### 2.3.1 Abgrenzung der Untersuchung

Für die Untersuchung, wie der Emulator mit dem Betriebssystem interagiert, wird im Folgenden nur auf die dafür benötigten Klassen, Methoden und Konzepte eingegangen. Dabei liegt der Fokus ausschließlich auf Abläufe die zur Emulation des Soundsystem notwendig sind.

### 2.3.2 Start der Anwendung

Wie üblich beginnt auch beim mGBA die Anwendung in der main-Methode. Diese initialisiert den **ConfigController** mittels argc und argv. Anschließend wird eine neue Instanz der Klasse **GBAApp** ebenfalls mit argc und argv, sowie dem vorinitialisierten configController initialisiert. Die weitere Logik der main-Methode dient der Initialisierung und Lokalisierung einer **Window**-Instanz zur Anzeige der mGBA GUI.

#### GBAApp

Im Konstruktor der **GBAApp** Klasse wird der lokale m\_configController mit dem übergebenen initialisiert und der Treiber der **AudioProcessor**-Klasse mittels AudioProcessor.setDriver(...) festgelegt. Der **AudioProcessor.Driver** (eine Enumeration) legt dabei fest, ob entweder die **AudioProcessor**-Spezialisierung **AudioProcessorQt** oder **AudioProcessorSDL** mittels AudioProcessor.create()-Aufruf erstellt wird. Der zu verwendende **AudioProcessor.Driver** wird dabei durch den **ConfigController** über die Option „audioDriver“ bereitgestellt.

#### Window

Im Konstruktor der **Window**-Klasse wird die lokale m\_config mit dem übergebenen **ConfigController** (config-Parameter) und der lokale m\_inputController initialisiert. Daraufhin wird eine neue Instanz der **GameController**-Klasse erzeugt, in der Membervariablen m\_controller gespeichert und abschließend der m\_inputController an die **GameController**-Instanz mittels m\_controller.setInputController(...) übergeben.

### 2.3.3 Laden und Starten eines ROM

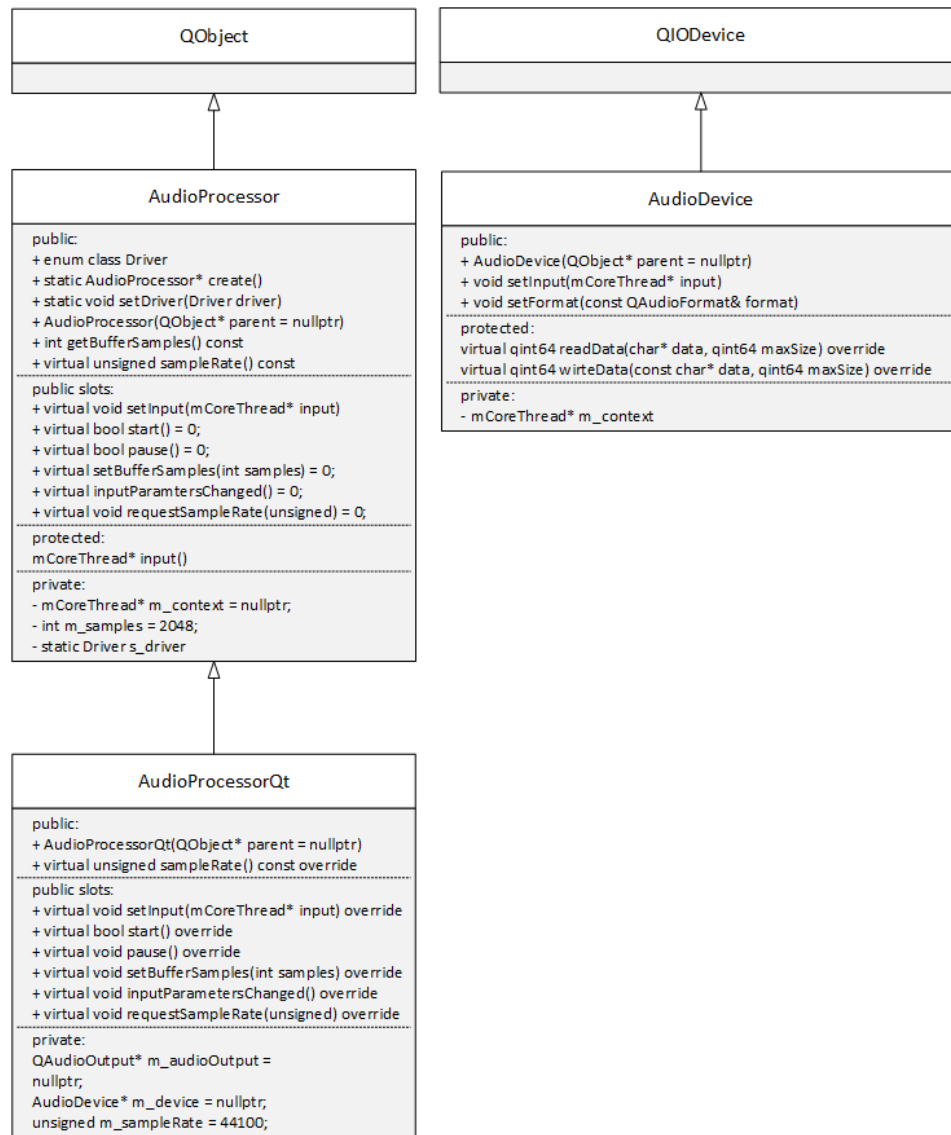


Abbildung 2: Audioklassen in der QT-Anwendung

## Literatur

- [1] Nintendo: *Game Boy Advance*  
<https://www.nintendo.de/Unternehmen/Unternehmensgeschichte/Game-Boy-Advance/Game-Boy-Advance-627139.html>, Mai 2018
- [2] Giga Ratgeber: *Was ist der Unterschied zwischen Simulation, Emulation & Virtualisierung?*  
<https://www.giga.de/extra/ratgeber/specials/was-ist-der-unterschied-zwischen-simulation-emulation-virtualisierung-computertechnik/>, Mai 2018
- [3] Nintendo: *Game Boy Advance*  
[http://de.nintendo.wikia.com/wiki/Game\\_Boy\\_Advance](http://de.nintendo.wikia.com/wiki/Game_Boy_Advance), Mai 2018
- [4] Coranac: *18. Beep! GBA sound introduction*  
<https://www.coranac.com/tonc/text/sndsqr.htm#sec-intro>, Mai 2018
- [5] BELOGIC: *The Audio ADVANCE*  
<http://belogic.com/gba/>, Juni 2018

# Bilder

- Abbildung 1: *Game Boy Advance - Blue Edition*  
<https://d3nevzfk7ii3be.cloudfront.net/igi/L3WryntCMswfDks1.large>, Mai 2018
- Abbildung 2: *Übersicht der Audioklassen in der Qt Applikation*