# CT Praktikum: Modulare Programmierung – Linker

# 1 Einleitung

In diesem Praktikum lernen Fehler zu beheben bei der Verwendung von fremden Libraries und wie Sie den Debugger dazu bringen, auch in die Library Funktionen hinein zu springen. Zusätzlich lernen Sie die Output Daten des Linkers zu lesen.

Das Projekt besteht aus einer Library mit dazu passenden Header Files.

Sie müssen der Entwicklungsumgebung angeben, wo die Header Files liegen, fehlende Include Direktiven im main.c angeben, und schliesslich angeben, wo der Linker die Library findet.

Danach geht es darum, mit dem erfolgreich gebildeten Programm zu debuggen. Dabei lernen Sie, wie Sie beim Builden zwischen Libraries mit und ohne Debug Information wechseln, und wie Sie dem Debugger sagen, wo er die Sourcen für Source-Line-Debugging findet.

### 2 Lernziele

- Sie können Compiler und Linker Fehlermeldungen, welche im Zusammenhang mit modularer Programmierung entstehen können, interpretieren und korrigieren
- Sie k\u00f6nnen Libraries inklusive notwendiger Header Files einbinden
- Sie können ELF Symbol Sections ausgeben und interpretieren
- Sie k\u00f6nnen Linker Map Files interpretieren

# 3 Aufgaben

### 3.1 Compiler und Linker Fehlermeldungen interpretieren und korrigieren

In einem ersten Schritt soll das unfertige Projekt zum Laufen gebracht werden. Dazu müssen die Fehlermeldungen des Präprozessors, des Compilers und des Linkers interpretiert und korrigiert werden.

Siehe dazu die Task-Liste in der Datei main.c.

Modulare Programmierung bedeutet für dieses Projekt, dass neben dem Code im *app* Ordner zusätzliche Library Header Files im . \inc Ordner liegen. Dieser Ordner muss an geeigneter Stelle in den Projekt Properties (C/C++ Tab) angegeben werden, damit diese Header Dateien vom Präprozessor/Compiler auch gefunden werden.

Analog müssen die einzelnen Libraries im Linker Tab der Projekt Properties unter *Misc Controls* dem *1ib* Ordner angegeben werden. Geben sie dazu die benötigte Library in diesem Feld ein (z.B. *1ib\read\_write.1ib*)

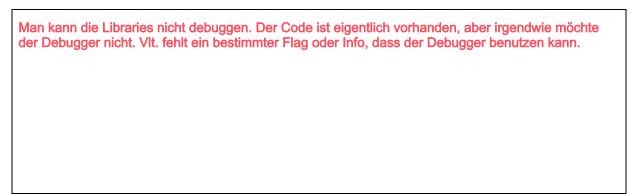
Wenn Sie alle Fehler erfolgreich korrigiert haben, können sie das Programm auf das CT-Board laden.

Die Funktion des Programms ist simpel: Wenn Sie auf T0 drücken, wird beim ersten Mal drücken von dunkel auf ein fixes Muster gewechselt, mit jedem weiteren T0 Drücken, werden die LEDs invertiert.

## 3.2 Debugging

a) Versuchen Sie das Programm im Debugger in Einzelschritten auszuführen (Step/F11). Was beobachten Sie bei der Funktion read8 (BUTTONS)? (Infos zu Debugging finden Sie auf CT Board Wiki (https://ennis.zhaw.ch) unter «Compile and Debugging»)

#### Was beobachten Sie?



- b) Ersetzen Sie im Linker Tab die Referenz auf 1ib\read\_write.1ib mit 1ib\_debug\read\_write.1ib. Was beobachten Sie wenn Sie nun kompilieren, linken und debuggen?
- c) Schliesslich ersetzen sie die Referenz durch 1ib\_debug\_with\_src\read\_write.1ib. Beim Debugging mit Sourcen müssen
  Sie dem Debugger zusätzlich noch angeben, wo sich die Source-Files genau befinden.
  Im Library File selbst befinden sich nämlich keine Source-Files, lediglich die Symbole.
  Geben sie hierfür im Command Window des Debuggers folgenden Befehl ein:

Der Debugger weiss jetzt, wo sich die Source-Files befinden. Achten Sie darauf, dass es im Pfad kein Leerzeichen hat.

Was beobachten Sie wenn Sie nun kompilieren, linken und debuggen?

### Was ist der Grund für das veränderte Verhalten?

J	etzt ist das Debuggen der Libraries möglich bzw. wir können zu dem entsprechenden Assembler Code hin.

### 3.3 Symbole extrahieren

Das Tool *frome1f.exe* kann den Inhalt der binären ELF Dateien in lesbarer Form ausgeben. Die Objekt Dateien (file.o), die Libraries (file.lib) und die Programme (file.axf) sind alle in ELF File Format gegeben.

Führen Sie fromelf.exe in einem Command Prompt aus.

Ein Command Prompt öffnen Sie indem sie cmd.exe ausführen.

Das Tool **fromelf.exe** wird über diesen Pfad ausgeführt (Pfad kann abweichen je nachdem wo KEIL installiert wurde): C:\Keil v5\ARM\ARMCC\bin\fromelf.exe.

z.B.

```
Command Prompt
 c:\TEMP\c:\Keil_v5\ARM\ARMCC\bin\fromelf.exe
Product: MDK-ARM Lite 5.10
Component: ARM Compiler 5.04 update 1 (build 49)
Tool: fromelf [5040049]
 fromelf [options] input_file
  Options:
                                                                                                                            display this help screen
display version information
the output file. (defaults to stdout for -text format)
do not put debug areas in the output image
do not put sections in the output image
                                                   -help
                                                    output file
                                                   -nodebug
-nolinkview
 Binary Output Formats:
                                                                                                                              :
Plain Binary
Motorola 32 bit Hex
Intel 32 bit Hex
Byte Oriented Hex format
                                                    -bin
-m32
-i32
-vhx
                                           --base addr
                                                                                                                              Optionally set base address for m32,i32
 Output Formats Requiring Debug Information
—fieldoffsets Assembly Language Description of Structures/Classes
—expandarrays Arrays inside and outside structures are expanded
--expension of the control of the co
                                                                                             Flags for Text Information
                                                                                                                                                                ext Information
verbose
print data addresses (For images built with debug)
disassemble code
print contents of data section
print exception tables
print debug tables
print relocation information
print symbol table
                                                                                                                                                                  print string table
print dynamic segment contents
print code and data size information
  Software supplied by: ARM Limited
   c:\TEMP>
```

Generieren Sie für *Objects\toggle.o*, *Objects\main.o* und *1ib\read\_write.1ib* die Symbol Tabelle. Fokusieren Sie auf Code und Data Einträge und ignorieren Sie Debug Einträge

Welches sind lokale Symbole?

Welches sind exportierte Symbole?

Welches sind importierte Symbole (referenzierte Symbole)?

**Hinweis:** Gesucht sind nicht die Namen der einzelnen Symbole, sondern mit welcher Bezeichnung diese in der generierten Tabelle hinten markiert werden.

Lokal	Importiert	Exportiert
Binding Lc	Sec Ref	Binding Gb und jene mit Sec ohne Ref

Vergleichen Sie die obige Antwort mit dem entsprechenden Header File.

Was ist mit den als exportierten Symbolen gemeldeten Einträgen, die nicht im Header File stehen?

compiler generiert auch symbole vlt. wurden die Funktionen vom Ersteller der Library extra nicht im Header angegeben.

Wenn Sie eine Library haben und keine dazu passende Header Files, können Sie dann mit dem fromelf.exe Tool alle nötigen Informationen aus der Library extrahieren um selber ein Header File zu schreiben? Fehlt etwas?

Man kann nur mit diesen Daten den Headerfile selber nicht schreiben. Die Signatur z.B. der Funktionen sind nicht bekannt und ob Symbole Funktionen oder Konstanten sind, ist nicht erkennbar.

## 3.4 Linker Map Interpretieren

Beim Linken wird ein Map File kreiert. Prüfen Sie, welche der Informationen unter "Project" → "Options for Target ..." → Tab "Listing" im Map File vorkommen.

Memory Map, Cross Reference, Symbols					

Erklären Sie anhand des Linker Map Files, wie das Memory Map aussieht.

Wo sind welche Konstanten, welche Funktionen und welche Daten abgelegt?

Ab 0x08000000 ist eine Tabelle die Funktionen und die Konstanten	

## 3.5 Bewertung

Die lauffähigen Programme müssen präsentiert werden. Die einzelnen Studierenden müssen die Lösungen und den Quellcode verstanden haben und erklären können.

Bewertungskriterien	Gewichtung
Das Programm ist gemäss Aufgabe 3.1 auf dem Board ausführbar.	1/4
Antworten gegeben für Aufgabe 3.2	1/4
Antworten gegeben für Aufgabe 3.3	1/4
Antworten gegeben für Aufgabe 3.4	1/4