Ministerul Educaţiei, Tineretului şi Sportului al Republicii Moldova

Universitatea Tehnică a Moldovei

Facultatea Calculatoare, Informatică şi Microelectronică

Demaptamentul Informatică și Ingineria Sistemelor

RAPORT

Lucrare de laborator nr.2

la Analiza şi Sinteza Dispozitivelor Numerice

Tema: Sinteza convertoarelor de cod

A efectuat: st. gr. TI-231 Raevschi Grigore

A verificat: asistent univ.

Ursu Adriana

Chişinău 2024

**Tema:** Sinteza convertoarelor de cod

# Exemplul propus spre rezolvare

A screenshot of a table

Description automatically generated

# Rezolvare în caiet

A graph paper with writing on it

Description automatically generated

# Schema funcției



# Schema de timp:

A line of black and red lines

Description automatically generated with medium confidence

# Concluzie:

În concluzie, lucrarea de laborator a oferit o înțelegere practică a procesului de sinteză a convertoarelor de cod, aplicând metode teoretice în cadrul unui sistem de laborator și în software-ul LogicWorks. Am asamblat și verificat funcționalitatea unui convertor de cod binar-zecimal în setul de elemente ŞI-NU, am determinat costul și timpul de reținere ale circuitelor și am reprezentat funcțiile atât în forma disjunctivă normală perfectă, cât și în forma disjunctivă minimală. Aceste activități au consolidat cunoștințele legate de proiectarea circuitelor logice și de optimizarea funcțiilor logice prin diverse forme de reprezentare, oferind o bază solidă pentru sinteza și analiza convertoarelor de cod.