M7 MEMORY BIT 7

M6 MEMORY BIT 6

N NO. CYCLES

NO. BYTES

	NSTRUCTIONS	lmm	edia	e 4	her	olute	T2	Zero	Pac	10	Acc		Т	lmp	lied	П	(tno	d.) X	T	(Ind	1.) Y	7	Z, Pa	ge,	x	Ab	s. X	Т	Abs	. Y	Τ	Rela	tive	ī	ind	lirect		Z, Pa	ıge,	, Y	Ĺ		DITION	_
Mnemonic	Operation	_	N	-	_	N ,	+	OP	$\vec{}$	-	_	_	-		N	_	OP	÷	-	OP	÷	-	OP	_	-+	OP	N	#	OP	N 4	. ()P	N	#	OP	N f	#	OP	N	#	N	z c	ΙD	v
LDX	M→X (1)	-	${}^{+}$	-	-	4 :	+	_	-+	2	Ŭ.	~	+	-	7	7	-	Ħ	Ť		7	1		1	7		\forall	7	BE	4 3	1	T	┪	1		П	T	B6	4	2	1	/ -		-
LDY	M→Y (1)	AO	-	-	-+	4 :	+	-	-	2	\neg	7	+		\forall	┪	\neg	\vdash	\forall	\neg	7	7	B4	4	2	вс	4	3	\neg	T	T	\neg	T	T		П	Т		П	П	-	-		-
LSR	0→[7 0]→C	~	1	-	-	6	+	\rightarrow	5	-	4À	2	╗	-	\forall	+	_	\dashv	\dashv	\dashv	\forall	7	56	6	2	5E	7	3	寸	+	Ť	7	7	7		П	T		П	П	0	ر مر		_
NOP	NO OPERATION	\vdash	Н	+	<u>"-</u>	+	+	***	4	+	"	+	_	EA	,	1		\vdash	\dashv		\forall	┪	-	H	7		Н	7	┪	†	+	7	7	7	_	П	7		П	П	-			-
ORA	AVM→A	09	2	2 0		4	3	05	3	ᆟ	-	\forall	+		H	H	01	6	2	11	5	5	15	4	2	1D	4	3	19	4	寸	╛	7	\top		П	7		П	П	1	<u>, , </u>		Ξ
	A→MS S - 1→S	09	╣	+	۳	+	+	00	+	4	\neg	Н	+	48	3	1		ř	7		H	7	-	H	7		Н	7	\neg	7	†	7	┪	7		П	7		П	П	-			_
PHA		-	Н	+	\dashv	+	+	\dashv	+	\dashv	_	Н	+	08	3	1		Н	\dashv		Н	\dashv		Н	7		H	7	_	†	†	\neg	7	十	_	П	7		П	П	-			-
PHP		-	Н	+	\dashv	+	+	\dashv	+	\dashv	-	Н	\dashv	68	4	1		Н	Н	\vdash	Н	\dashv		Н	┪		H	+	\neg	+	+	┪	7	7		Ħ	7	$\overline{}$	П	П	~	,		_
PLA	S + 1→S MS→A	-	Н	+	-	+	+	\dashv	+	\dashv	_	Н	+	28	4	H		Н	Н	\vdash	Н	Н		Н	\dashv		Н	7	\neg	+	+	_	┪	7	_	H	7		Г	Н	0	RES	TOREC)
PLP	S + 1→S MS→P	-	Н	+	\dashv	+	+	-	+	\dashv		H	+	20	Н	Η		Н	Н		Н	Н	36	6	2	3E	7	7		+	+	7	┪	_	_	Ħ	┪		Г	П	1	7	/	_
ROL	r-i2 of-Cl-1	_	Ц	12	2E	6	3	26	5	-	2A	2	\rightarrow		Н	Н		\sqcup	Н	\vdash	Н	Н		Ľ	-	_	Н	-	-	+	+	\dashv	Н	+	_	H	\dashv		H	Н	١.,		<u> </u>	_
ROR				- 6	6E	6	3	66	5	2	6A	2	1					Ш	Ш		Ц	Ц	76	6	2	7E	7	3		4	4	_	Ц	\dashv	_	H	4	_	₽	╀	1	_		_
RTI	(See Figure A-1) RTRN INT		П	T		T								40	6	1																		Ц		Ц			L	L	Ľ	RES	TOREC))
RTS	(See Figure A-1) RTRN SUB		П	T		1	T							60	6	1		П	П																	Ц		L	L	L	ŀ	_		_
SBC	A - M - C→A (1)	E9	2	2 E	ED	4	3	E5	3	2		П	П		Г		E1	6	2	F1	5	2	F5	4	2	FD	4	3	F9	4	3		Ц	Ц	_	Ц	لــا	<u>_</u>	L	Ļ	"	10	(3)	_
SEC	1→C	Т	П	\top		┪	7		П			П	П	38	2	1		П	П	Г	Г			Γ	П		П							Ш	_	Ц	لـــا	L	┸	┖	Ŀ	_	1	_
SED	1→D	1	П	\top	\neg	\top	十		Π	П			П	F8	2	1		П	П		П			Г										Ц		Ш	Ш	L	L	L	Ļ-	_	1	_
SEI	1→I	\vdash	П	\top		7	7		П			П	П	78	2	1		П	П	Г	Г			Γ			П							Ш	_	Ш		L	\perp	L	Ŀ	_	- 1 -	-
STA	A→M	\vdash	H	1	BD	4	3	85	3	2		П	П		Г	Г	81	6	2	91	6	2	95	4	2	9D	5	3	99	5	3		L			Ш		L	\perp	\perp	ļ-	-		_
STX	х→м		Н	٦,	8E	4	3	86	3	2		Г	П		Г	Г		П	Г		Г	Г	Г	Г	П		П									Ш		96	4	2	Ŀ	_		_
STY	Y→M	1	Ħ	1	вС	4	3	84	3	2	_	Г	П		Τ	Г			Г	\vdash	Γ	Г	94	4	2		Π	Г											\perp	\perp	Ŀ	· -		-
TAX	A→X	┰	Ħ	+		7	+		Н			Т	П	AA	2	1		Τ	Г	Г	T	Г	Г	Т	Г	Г	Т	Г		П	П						L		\perp		4	"		-
TAY	A→Y	\vdash	Н	+	_	\dashv	+		Н	\vdash		T	П	A8	2	1	Ť	Τ	Τ	Т	Τ	Т	\vdash	Τ	Г	Г	Τ	Г		П						\Box			\perp		"	"		
TSX	s→x	t	H	+	_	\dashv	+		H			t	Н	ВА	2	1		T	Т	\vdash	T		Г	T	Г	Τ	Τ	Γ		П	\Box								Γ	Γ	"	~		
TXA	X→A	+	H	+	_	\dashv	+		Н	\vdash	\vdash	t	H	8A	2	┿		T	Τ	Т	T	Τ		T	Γ		T	Γ		П	\exists										V	"		
TXS	x→s	\vdash	H	+	_	\dashv	+		Н		\vdash	t	Н	9A	2	-	T	+	T	\vdash	T	T		T	Γ	Г	T	Г	Г	П	\exists		Γ	П						\prod	<u> </u>			
TYA	Y→Á	+	H	+		\forall	+		Н	\vdash	<u> </u>	\vdash	H	98	-	+	\vdash	\dagger	T	\vdash	t	T	-	†	Τ	\vdash	†	Г	Г	П			Γ	Г		T			T	Ι	4	. ,		
(1) ADD 1	TO "N" IF PAGE BOUNDA								ш		X		NDE:	ХX	1-	_	_	_	_	_	-	_		_		+ A[- Sl		RAC	т		_					-	- 1	MOD	МО	DIF				

 \land AND

∨ OR

Y EXCLUSIVE OR

A ACCUMULATOR

M MEMORY PER EFFECTIVE ADDRESS

MS MEMORY PER STACK POINTER

Figure A.4

(3) CARRY NOT = BORROW.

(4) IF IN DECIMAL MODE Z FLAG IS INVALID

ADD 2 TO "N" IF BRANCH OCCURS TO DIFFERENT PAGE.

ACCUMULATOR MUST BE CHECKED FOR ZERO RESULT.