

실험실습. 트랜지스터 스위치

1. 그림 1 과 같이 회로를 구성한다. (트랜지스터의 핀 번호에 유의한다.)

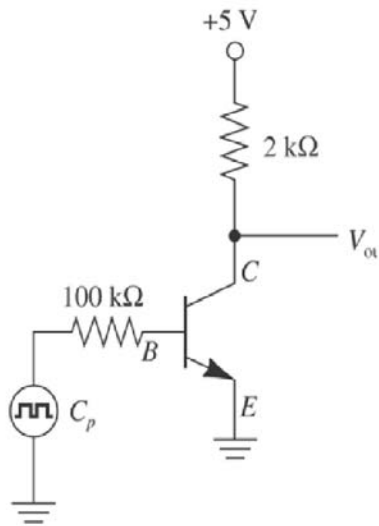


그림 4. 트랜지스터 스위치



그림 2. 2N3904 핀 정보

2. Cp 에 0V 를 가하였을 때의 Vout 를 오실로스코프로 측정하고, 트랜지스터의 상태는?
_____ V_i Transistor 가 (On, Off)이다.
3. Cp 에 5V 를 가하였을 때의 Vout 를 오실로스코프로 측정하고, 트랜지스터의 상태는?
_____ V_i Transistor 가 (On, Off)이다.
4. Cp 에 함수 발생기(Function generator)로 0~5V 크기의 1kHz 펄스를 넣었을 때의 출력을 관찰하여 그래프로 그리거나 사진을 찍어서 첨부

* 추가실험 (시간이 허락하면 해 보세요)

5. 그림 3 과 같이 회로를 꾸미고, 앞과 동일한 방법의 실험을 반복해 보시오.

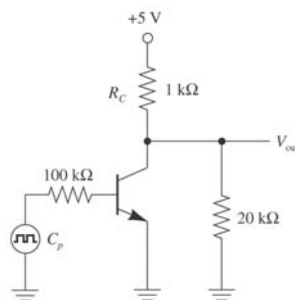


그림 3. 트랜지스터 스위치