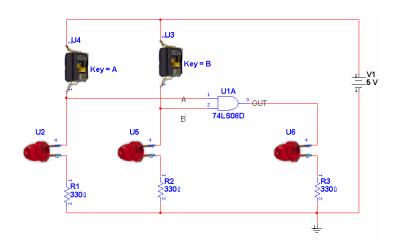
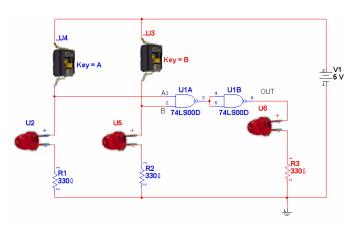
기본 논리 게이트 확인 실험

1. AND (75LS08)



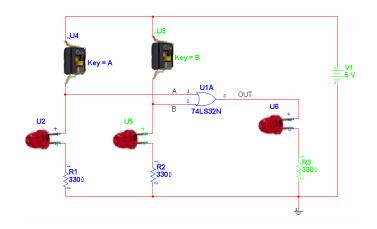
Α	В	OUT
Off	Off	
Off	0n	
0n	Off	
0n	0n	

(75LS00)



Α	В	OUT
Off	Off	
Off	0n	
0n	Off	
0n	0n	

2. OR (75LS32)



Α	В	OUT
Off	Off	
Off	0n	
0n	Off	
0n	0n	

문제) NAND gate 만을 이용하여 위의 OR 회로를 구현해 보시오.

3. NOT 과 NAND 에 대해서도 2 와 같이 해보시오.

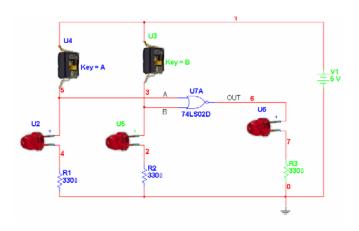
Not

Α	OUT
Off	
Off	
0n	
0n	

NAND

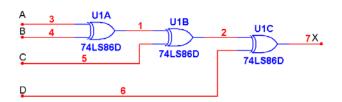
Α	В	OUT
Off	Off	
Off	0n	
0n	Off	
0n	0n	

4. NOR (75LS02)



Α	В	0UT
Off	Off	
Off	0n	
0n	Off	
0n	0n	

5. 아래 진리표를 채워보고, 부울 방정식으로 표현해 보자.

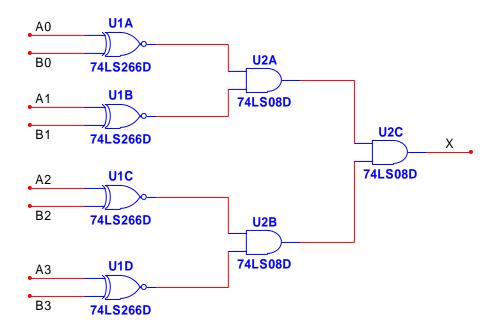


Α	В	С	D	Х
Off	Off	Off	Off	
Off	Off	Off	0n	
Off	0ff	0n	Off	
Off	Off	0n	0n	
Off	0n	Off	Off	
Off	0n	Off	0n	
Off	0n	0n	Off	
Off	0n	0n	0n	
0n	Off	Off	Off	
0n	Off	Off	0n	
0n	Off	0n	Off	
0n	Off	0n	0n	
0n	0n	Off	Off	
0n	0n	Off	0n	
0n	0n	0n	Off	
On	0n	0n	0n	

6. XNOR 을 XOR 과 Not gate 를 이용하여 구현해 보고 아래 진리표를 채워보자.

Α	В	OUT
Off	Off	
Off	0n	
0n	Off	
0n	0n	

7. 아래 회로를 구현해 보고, 그 기능이 무엇인지 말해보자.



8. 아래 회로를 Demorgan 정리를 이용하여 NOR gate 만으로 구현해 보자.

