Descriere HARDWARE [1]

Registru folosit pentru unitatea centrala cu 8 ranguri si 3 stari .

Modul de functionare este dat de urmatorul tabel :

|  |  |  |
| --- | --- | --- |
| /OC | G | 8Q-1Q |
| 0 | 0 | Vechiul continut |
| 0 | 1 | 8D-1D |
| 1 | X | A 3-a stare |

Schema interna :

