DESCRIERE HARDWARE 8086 [1] [5]

RESET : intrare pentru initializarea microprocesorului

CLOCK : intrare de tact cu frecventa uzuala de 5Mhz si factor de umplere 1/3

READY : intrare pentru sincronizarea cu circuitele de memorie si porturile mai lente

MN/ /MX :intrare care indica modul de lucru al procesorului ; 1 logic inseamna mod minim , iar 0 logic inseamna modul maxim. Modul minim se foloseste in aplicatii simple , in care procesorul genereaza el insusi semnale necesare transerurilor cu memoria si cu porturile de intrare/iesire; modul maxim se foloseste in aplicatii complexe , inclusive sisteme multiprocessor , in care semnalele de comanda pentru memorii si porturi sunt generate de un controller de magistrala

/BHE : iesire care indica daca are sau nu loc un transfer pe jumatatea superioara a magistralei de date

A19-A16 : rangurile 19-16 din magistrala de adrese

AD15-AD0 : magistrala multiplexata de adrese / date cu 3 stari

ALE : Adress Latch Enable : iesire care se activeaza atunci cand pe magistrala multiplexata de adrese / date sunt active adresele; se poate folosi pentru demultiplexarea magistralei prin incarcarea adreselor in register

/RD : READ CONTROL : iesire cu 3 stari , active atunci cand microprocesorul executa un ciclu de citire sau de intrare

/WR : WRITE CONTROL : iesire cu 3 stari , active atunci cand microprocesorul executa un ciclu de scriere sau de citire

M/ /IO : MEMORI/ INPUT-OUTPUT CONTROL : daca are valoarea 1 , inseamna ca se executa un ciclu de acces memorie , iar daca are valoarea 0 inseamna ca se executa un ciclu de transfer cu porturile de intrare/iesire

/DEN : DATA ENABLE : iesire cu 3 stari , care valideaza transferal de date pe magistrala

DT/ /R : DATA TRANSMIT / RECEIVE : iesire cu 3 stari , care indica sensul transferului pe magistrala de date : 1 indica transmisie date , 0 receptie