

Microprocesador
Contexto
Diseño de un microprocesador
Problemática: Describir un circuito RAM en VHDL
Objetivo 1: Programar una memoria RAM en VHDL.
A partir de la hoja de datos de la RAM UPD43256: <ol style="list-style-type: none">1. Describir una memoria RAM sincrona de 32x8 bits con los buses de entrada y salida de datos separados y usando el reloj de la tarjeta de desarrollo.2. Simular la memoria RAM.3. Descargar y probar el circuito en una FPGA
Resultados esperados <ol style="list-style-type: none">1. Descripción en VHDL.2. Resultados de la simulación.3. FPGA funcionando.