PC Program Counter 0110 BR Base Register 1000

SP Stack Pointer 0010 LR Limit Register 0000

X Temporary Register 0100 Temp Temporary Register 1010

Οι τιμές των Χ, Υ και Ζ

X=19

Y=25 Z = 31

BOOTSTRAP	BRA	BIN	CON	- 1	I	I	APORT	BPORT	DDATA	SH~	SELB	MWE~	MARCLK	MSTATUS	LDS~	PCE~	CARRYE~	MDE~	DDATAE~	ADDRESS
	(4:0)	(2:0)	(2:0)	(2:0)	(5:3)	(8:6)	(3:0)	(3:0)	(1:0)											
SW+0- >PC,MAR	xxxxx	000	XXX	111	000	011	xxxx	0110	xx	х	0	1	1	х	1	0	1	1	1	m00
NEXT(PC)	XXXXX	000	XXX	000	000	001	XXXX	XXXX	XX	х	Х	1	0	х	0	х	1	Х	0	m01

LOADBR #K	BRA	BIN	CON	I	I	I	APORT	BPORT	DDATA	SH~	SELB	MWE~	MARCLK	MSTATUS	LDS~	PCE~	CARRYE~	MDE~	DDATAE~	ADDRESS
	(4:0)	(2:0)	(2:0)	(2:0)	(5:3)	(8:6)	(3:0)	(3:0)	(1:0)											
PC+1->PC,MAR	XXXXX	000	XXX	101	000	011	0110	0110	01	Х	1	1	1	х	1	1	1	1	0	m02
MDR+0->BR	XXXXX	000	XXX	111	000	011	XXXX	1000	00	Х	1	1	0	Х	1	1	1	0	1	m03
PC+1->PC,MAR	XXXXX	000	XXX	101	000	011	XXXX	0110	01	Х	1	1	1	х	1	1	1	1	0	m04
NEXT(PC)	XXXXX	000	XXX	000	000	001	XXXX	XXXX	XX	Х	Х	1	0	х	0	Х	1	Х	0	m05

LOADSP #K	BRA	BIN	CON	- 1	I	- 1	APORT	BPORT	DDATA	SH~	SELB	MWE~	MARCLK	MSTATUS	LDS~	PCE~	CARRYE~	MDE~	DDATAE~	ADDRESS
	(4:0)	(2:0)	(2:0)	(2:0)	(5:3)	(8:6)	(3:0)	(3:0)	(1:0)											
PC+1->PC,MAR	XXXXX	000	XXX	101	000	011	0110	0110	01	Х	1	1	1	х	1	1	1	1	0	m06
MDR + 0 -> ST	XXXXX	000	XXX	111	000	011	XXXX	0010	00	Х	1	1	0	х	1	1	1	0	1	m07
PC+1->PC,MAR	XXXXX	000	XXX	101	000	011	XXXX	0110	01	Х	1	1	1	х	1	1	1	1	0	m08
NEXT(PC)	XXXXX	000	XXX	000	000	001	XXXX	XXXX	XX	Х	Х	1	0	х	0	Х	Х	Х	Х	m09
																				m0c
																				m0d

LOADLR #K	BRA	BIN	CON	- 1	- 1	- 1	APORT	BPORT	DDATA	SH~	SELB	MWE~	MARCLK	MSTATUS	LDS~	PCE~	CARRYE~	MDE~	DDATAE~	ADDRESS
	(4:0)	(2:0)	(2:0)	(2:0)	(5:3)	(8:6)	(3:0)	(3:0)	(1:0)											
PC+1->PC,MAR	XXXXX	000	XXX	101	000	011	0110	0110	01	Х	1	1	1	х	1	1	1	1	0	m0e
MDR+0->LR	XXXXX	000	XXX	111	000	011	XXXX	0000	00	Х	1	1	0	х	1	1	1	0	1	m0f
PC+1->PC,MAR	XXXXX	000	XXX	101	000	011	XXXX	0110	01	Х	1	1	1	х	1	1	1	1	0	m10
NEXT(PC)	XXXXX	000	XXX	000	000	001	XXXX	XXXX	XX	Х	Х	1	0	х	0	Х	Х	Х	х	m11
																				m12
																				m13

MICRO

c BOOTSTRAP

LOADBR #K : αρχικοποίηση του base register με την τιμή Κ.

c LOADBR #K

LOADSP #K : αρχικοποίηση του stack pointer με την τιμή Κ

c LOADSP #K

LOADLR #K : αρχικοποίηση του limit register με την τιμή Κ

c LOADLR #K

c PUSH \$K

MAPPER

m00 02 LOADBR #K

m01 06 LOADSP #K

m02 0a LOADLR #K

m03 Oe PUSH \$K

m04 12 LDA \$K

m05 17 STA \$K

m06 1b LDAX

m07 21 STAX

m08 25 LDA \$K,X

m09 29 STA \$K,X

m0a 2d LDA (\$K,X)

m0b 32 STA (\$K,X)

MAIN

m00 00 // opcode εντολής LOADBR #K

m01 18 // έντελο εντολής LOADBR #K

m02 01 // opcode LOADSP #K

m03 18 // έντελο LOADSP #K

m04 02 // opcode LOADLR #K

m05 10 // έντελο LOADLR #K

m06 03 // opcode PUSH \$K

m07 07 // έντελο PUSH \$K

m08 04 // έντελο PUSH \$K

m09 0d // έντελο LDA \$K

m0a 05 // opcode STA \$K

mOb 05 // έντελο STA \$K

mOc 06 // opcode LDAX

mOd 11 // xrhsimopoihtai

m0e 01 έντελο LDAX

mOf 07 //opcode STAX

m10 11// εντελο STAX

m11 08 //opcode LDA \$K,X

m12 bf // LDA \$K,X

m13 09 // STA \$K,X

m14 11 // έντελο STA \$K,X

m15 Oa // opcode LDA (\$K,X) m16 11// εντελο LDA (\$K,X)

m17 0b

m18 22

ΑΥΓΕΡΗΣ ΝΙΚΟΛΑΟΣ 1067508