7 寄存器描述

7.1 JTAG\_CTL

JTAG 控制寄存器

7.2 GPIO0\_CTL

GPIO0控制器

|  |  |  |
| --- | --- | --- |
| 位 | 名称 | 描述 |
| 31:26 | - | 保留 |
| 25 | GPIO\_INTC\_MSK | GPIO中断屏蔽  0：屏蔽中断，不发送中断到INTC模组  1：当检测到GPIO触发事件后发送中断到INTC |
| 24 | - | 保留 |
| 23:21 | GPIO\_TRIG\_CTL | GPIO触发模式  000：上升沿  001：下降沿  010：双边沿  011：高电平  100：低电平  其他：保留 |
| 20 | GPIO\_INTCEN | GPIO INTC使能  0：禁用，不生成中断事件也不发送到INTC  1：使能，当检测到GPIO触发事件后生成中断事件 |
| 19:16 | - | 保留 |
| 15 | DNMOS | 双NMOS  0：禁用  1：使能 |
| 7 | GPIOINEN | GPIO输入使能  0：禁用  1：使能 |
| 6 | GPIOOUTEN | GPIO输出使能  0：禁用  1：使能 |
| 5 | SMIT | PAD施密特使能 |
| 4:0 | MFP | GPIO复用  0：GPIO  1：NF\_D0  2：LCD\_D0  4：SDC0\_CMD  6：SPI0\_SS  9：UART0\_TX  16：PWM1  20：  31：SPI0\_MOSI |