

DEPARTAMENTO DE INGENIERÍA DE SISTEMAS

SISTEMAS OPERATIVOS JOHN CORREDOR

TALLER 3
EVALUACIÓN
DE
RENDIMIENTO

SEBASTIÁN SÁNCHEZ OLAYA TOMÁS OSPINA ULLOA DAVID SANTIAGO RODRÍGUEZ PRIETO IVÁN CORTÉS CONSTAIN

Link Repositorio: https://github.com/sebas0430/Taller-Rendimiento-SO

6 DE MAYO DE 2025 BOGOTÁ D.C.

TABLA DE CONTENIDOS

- I. INTRODUCCIÓN
- II. DOCUMENTACIÓN DETALLADA
- III. PLAN DE PRUEBAS
- IV. CONCLUSIONES
- V. REFERENCIAS

I. INTRODUCCIÓN

Este taller tiene como objetivo aplicar los conocimientos sobre un algoritmo en serie y uno paralelo midiendo el rendimiento en distintos sistemas de cómputo. Donde para probar esto se utilizan diferentes programas para multiplicar matrices de diferentes tamaños y mediremos el tiempo de ejecución de cada uno en los distintos ambientes de cómputo, modificando los métodos y los hilos con los que se ejecutan estos programas.

II. DOCUMENTACIÓN DETALLADA

Para este taller contamos con 4 sistemas de cómputo distintos, 3 máquinas virtuales y uno nativo, donde sus características se pueden evidenciar en las siguientes figuras:

```
x86 64
Architecture:
                           32-bit, 64-bit
  CPU op-mode(s):
  Address sizes:
                           39 bits physical, 48 bits virtual
  Byte Order:
                           Little Endian
CPU(s):
  On-line CPU(s) list:
                           0 - 7
Vendor ID:
                           GenuineIntel
  Model name:
                           Intel(R) Core(TM) i5-8250U CPU @ 1.60GHz
    CPU family:
                           6
    Model:
                           142
    Thread(s) per core:
                           2
    Core(s) per socket:
                           4
    Socket(s):
                           1
                           10
    Stepping:
    CPU(s) scaling MHz:
                           56%
    CPU max MHz:
                           3400.0000
    CPU min MHz:
                           400.0000
    BogoMIPS:
                           3600.00
```

Figura 1: Especificaciones de la máquina nativa.

```
Architecture:
                           x86_64
                           32-bit, 64-bit
  CPU op-mode(s):
  Address sizes:
                           43 bits physical, 48 bits virtual
                           Little Endian
  Byte Order:
CPU(s):
                           4
  On-line CPU(s) list:
                           0 - 3
Vendor ID:
                           GenuineIntel
  Model name:
                           Intel(R) Xeon(R) Gold 6240R CPU @ 2.40GHz
    CPU family:
                           6
    Model:
                           85
    Thread(s) per core:
                           1
    Core(s) per socket:
                           1
    Socket(s):
                           4
                           7
    Stepping:
    BogoMIPS:
                           4788.74
```

Figura 2: Rendimiento Máquinas Virtuales.

A su vez, se trabaja con tres programas, cada uno manejando las matrices de diferentes maneras: Uno usa *fork()*, otro usa *OpenMP*, y el último usa *POSIX*. El objetivo es comparar su rendimiento con diferentes tamaños de matriz a procesar y diferentes hilos con los que se

procesa la multiplicación de matrices (ver la sección III. PLAN DE PRUEBAS para más información sobre los valores de entrada). Para ello, se utiliza un programa llamado *lanza.pl* con un lenguaje conocido como *PERL*, el cual nos permite ejecutar todas las repeticiones y pruebas de manera automática sin necesidad de ejecutarla una por una, ahorrando tiempo y recursos. Ahora, para extraer los tiempos de ejecución (en ms) de cada programa se siguen los siguientes pasos:

- 1. Editar el programa *lanza.pl* con los valores de entrada deseados, el programa al cual se le extraen los tiempos de ejecución y la carpeta de destino de los archivos resultantes (para efectos prácticos se cambia la extensión a .csv).
- 2. Ejecutar *lanza.pl* y esperar a que todas las repeticiones finalicen, cuando lo haga, aparecen 15 archivos .csv en la carpeta de destino definida.
- 3. Exportar cada .csv a Excel para sacar el promedio de cada una de las listas de valores para pegar ese valor resultante a una tabla que recopila los tiempos de cada manera de manejo de la matriz.
- 4. Repetir el proceso con las otras dos maneras restantes de manejar las matrices.

III. PLAN DE PRUEBAS

<u>Resultados para las Máquinas Virtuales</u>

Descripción del Caso	Valores de Entrada	Valor Esperado	Valor Obtenido				
La matriz se multiplica			MMCLASICAFORK				
utilizando <i>fork()</i> con la variación de hilos y	- Repeticiones:		Tamaño de Matriz/ Hilos	100	500	1000	
tamaños.	30		1	6225,5	574735,83	5290303,3	
	- Hilos: 1 (en	Se espera que en cierto	2 4 8	2942,56667	150684,73	2550252,83 1166550,5	
	\	punto de uso de hilos se	16	2949,53 3911,7	,	1160108,13 1184698,63	
	serie) 2,4,8,16	consiga el menor tiempo	10	3911,7	152301,207	1104090,03	
La matriz se multiplica	(en paralelo)	posible (en ms), es decir,	MMCLASICAOPENMP				
utilizando comandos de <i>OpenMP</i> con la	1	si se hace uso excesivo de hilos, se espera que se	Tamaño de Matriz/ Hilos	100	500	1000	
variación de hilos y	Matriz: 100,	demore más tiempo; al	1	1138,5	159354,233	1803910,4	
tamaños.	500, 1000	igual que si usamos muy	2	1074,23333	87966,1667	928156,7	
tamanos.		pocos hilos.	4	3351,06667	65266,5667	480515,9	
		Requerimos los hilos	8	1659,76667	57390,1333	468064,5	
		I	16	1765,66667	54316,5667	461307,667	
		necesarios para					
La matriz se multiplica	Los valores del	conseguir el mejor	MMCLASICAPOSIX				
utilizando comandos de <i>POSIX</i> con la variación	tiempo en que se demora cada	tiempo estimado.	Tamaño de Matriz/Hilos	100	500	1000	
			1	5785,26666	7 467763,433	3638952,96	
de hilos y tamaños.	hilo en operar		2	3649,86666	7 246297,4	1841196,56	
	cada tamaño de		4	2840,93	147591,166		
	matriz		8	3162,16666			
	11144112		16	3911,7	132822,133	857654,53	

Resultados para las Máquina Nativa

Descripción del Caso V	Valores de Entrada	Valor Esperado	Valor Obtenido					
La matriz se multiplica utilizando fork() con la variación de hilos y tamaños. La matriz se multiplica utilizando comandos de OpenMP con la variación de hilos y tamaños. La matriz se multiplica utilizando comandos de POSIX con la variación de hilos y tamaños.	- Repeticiones: 30 - Hilos: 1 (en serie) 2,4,8,16 (en paralelo)	Se espera que en cierto punto de uso de hilos se consiga el menor tiempo posible (en ms), es decir, si se hace uso excesivo de hilos, se espera que se demore más tiempo; al igual que si usamos muy pocos hilos. Requerimos los hilos necesarios para conseguir el mejor tiempo estimado.	FORK Numero de Hilos / Tamaño Matriz 1 2 4 8 16 OpenMP Numero de Hilos / Tamaño Matriz 1 2 4 8 16 Posix Numero de Hilos / Tamaño Matriz	100 4883.067 : 2901.733 : 2227.3 : 2403.933 : 2762.967 366 1081 611.4 456.6 5877.633 1109.8	500 586774.2 381212.8 264172.3 363162.5 363162.5 3588.667 500 157679.6 80412.8 150373 154289.5 119480.9 0 500 3 534772.4 1 46500.7 1 292356.4	1000 7188713 3605284 2659385 3592917 348760 1000 3688459 2083616 2271888 2160792 2129080 1000 6350488 4756349 2565656 2257211		

IV. CONCLUSIONES

Para concluir, se observó que los algoritmos paralelos, al hacer uso de múltiples hilos, mejoran considerablemente los tiempos de ejecución en comparación con los algoritmos en serie, especialmente en matrices de mayor tamaño. Sin embargo, también se evidenció que existe un punto óptimo en la cantidad de hilos utilizados, ya que un número excesivo puede generar sobrecarga en el sistema y disminuir el rendimiento. Por el contrario, el algoritmo en serie presenta un comportamiento más constante pero significativamente más lento a medida que aumenta la carga de trabajo.

La elección de los tamaños de matriz (100, 500 y 1000) se hizo para representar distintos niveles de carga computacional: pequeña, media y alta, respectivamente. Esto permite evaluar cómo escalan los algoritmos en diferentes escenarios. Por su parte, el uso de 1, 2, 4, 8 y 16 hilos permite analizar el impacto del paralelismo progresivo, desde una ejecución secuencial (1 hilo) hasta una altamente concurrente (16 hilos), y así determinar el número de hilos que ofrece el mejor rendimiento sin incurrir en sobrecarga innecesaria.

V. REFERENCIAS
Apuntes y clase de Sistemas Operativos - Prof. John Corredor