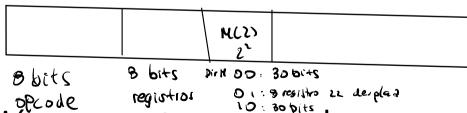
Problema 1:

- Sea un procesador con las siguientes características:
 - Conjunto de 150 instrucciones
 - Banco de 256 registros
 - Memoria de 1 Giga-posiciones
 - Cada instrucción tiene dos operandos explícitos:
 - 1^{er} operando: Indica siempre un registro (direccionamiento directo a registro)
 - 2º operando: Indica siempre una posición de memoria
 - Los posibles modos de direccionamiento para el 2º operando son:
 - Directo a memoria
 - Relativo (registro explícito)
 - Indirecto por memoria



• Diseña el formato de instrucción para este procesador, indicando los campos que lo componen así como la longitud en bits de cada uno.

Problema 2b:

- Diseña el formato de instrucción de un procesador:
 - El tamaño de la instrucción debe ser 16 bits.
 - El formato debe admitir un máximo de 64 instrucciones.
 - El procesador cuenta con un banco de 32 registros. = 25
 - Todas las instrucciones tienen un único operando explícito.
 - Habrá tres tipos de instrucciones distintas según sea el modo de direccionamiento de su operando explícito:
 - Tipo1: operando con modo de direccionamiento directo registro.
 - Tipo2: operando con modo de direccionamiento relativo con registro explicito.
 - Tipo3: operando con modo de direccionamiento directo a memoria.

Tipo1	6 bits opcode	J bits registro	XX X X X
Tipo2	6 bits opende	I Pita reditto	Joits desplan.
Tipo3	6 bits opeade	lo bits memovia	

- ¿Máximo desplz. en instrucciones Tipo2 (Natural)? પ્રાયાદ ૩ ો
- ¿Capacidad de memoria direccionable Tipo3 (KB)؟ کوری یا کا کا دیا۔ در کا کا دیا۔ کا

Problema 5:

[2 PUNTO(S)] Sea un procesador que posee una instrucción suma con dos operandos explícitos: **ADD OP1, OP2**, cuya acción es: $OP1 \leftarrow OP1 + OP2$. El formato de instrucción es de 16 bits repartidos como

se muestra a continuación:

El modo de direccionamiento de ambos operandos (OP1 y OP2) es el mismo. Dado el contenido (en hexadecimal) de las primeras posiciones de memoria del procesador que aparece en la tabla anterior, y el valor almacenado en PC = 0 y en el registro Base = 5, rellena la siguiente tabla indicando, para la primera instrucción que se ejecuta, dónde escribe dicha instrucción y el valor que escribe (en hexadecimal) teniendo en cuenta los siguientes modos de direccionamiento de los operandos. En la columna Lugar indica si escribe en memoria (M) o registro (R) además de la posición (para memoria) o número de registro (para registro) (por ejemplo M(20) para posición 20 de memoria ó R20 para registro 20).

Memoria principal

	month principal		
Pos.	Contenido (hex)		
0	$60C2_{(16)}$		
1	0010(16		
2	0008 ₍₁₆		
3	0001 ₍₁₆		
4	$001A_{(16}$		
5	$F000_{(16}$		
6	5555 ₍₁₆		
7	$BAFE_{(16)}$		
8	1000 ₍₁₆		

		OP1	OP2	
Instrucción ejecutada:	ADD	3	2_	

M.Direccionamiento de OP1 y OP2	Lugar	Valor (hex)
Directo a Memoria	M(3)	6062
Indirecto por memoria	MCI	101066
Relativo a PC (recuerda que	MC41 601B	
PC se incrementa en el fetching)		
Relativo a Base	M(B)	CAFE

Problema 6:

 Dados los siguientes formatos de instrucciones (tabla 1) y sabiendo que el estado de memoria es el mostrado en la figura, obtener el nuevo estado de memoria tras la ejecución de las instrucciones del programa.

Tabla 1

Formato	Direccionamiento
	(fte1,fte2,dest)
SUMA1 $fte1$, $#fte2$, $dest$	Direc.mem., Inmediato, Direc.mem.
SUMA2 $\#fte1, \#fte2, (dest)$	Inmediato, Inmediato, Indirecto
SUMA3 $\#fte1, (fte2), dest$	Inmediato, Indirecto, Direc.mem.

