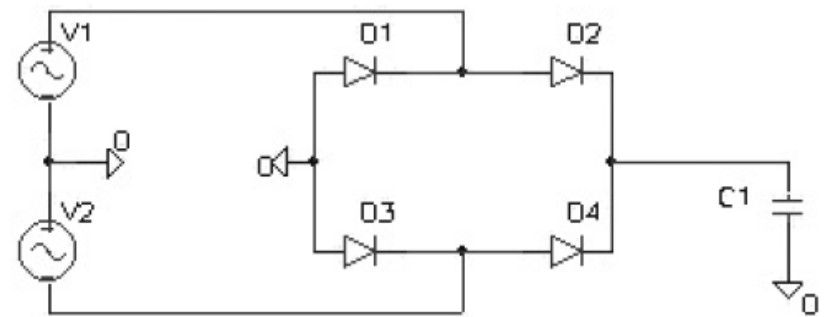


전파정류, 평활회로

전파정류, 평활회로

전파정류는 전원회로에 가장 일반적으로 사용되는 회로로서 브릿지 정류와 양파 정류 2가지가 있다.

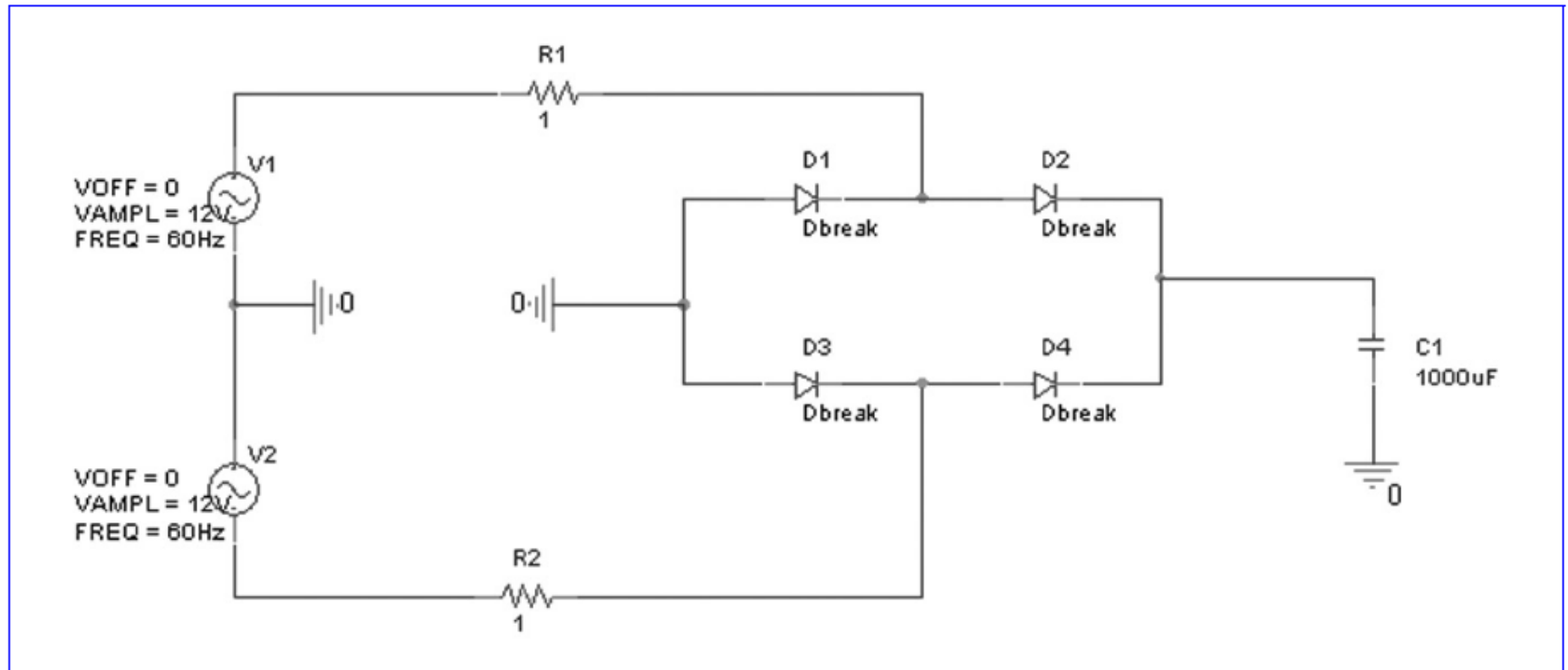
$$I_d = \frac{V_{dc} - 0.6}{R_1}$$



A전위 > B전위 경우에는 D2→C1→D3 경로, B전위>A전위 경우 D4→ C1→D1 경로로 전류 경로를 이루며 교류입력 정극성과 부극성전압 둘다 이용하는 방식이다.

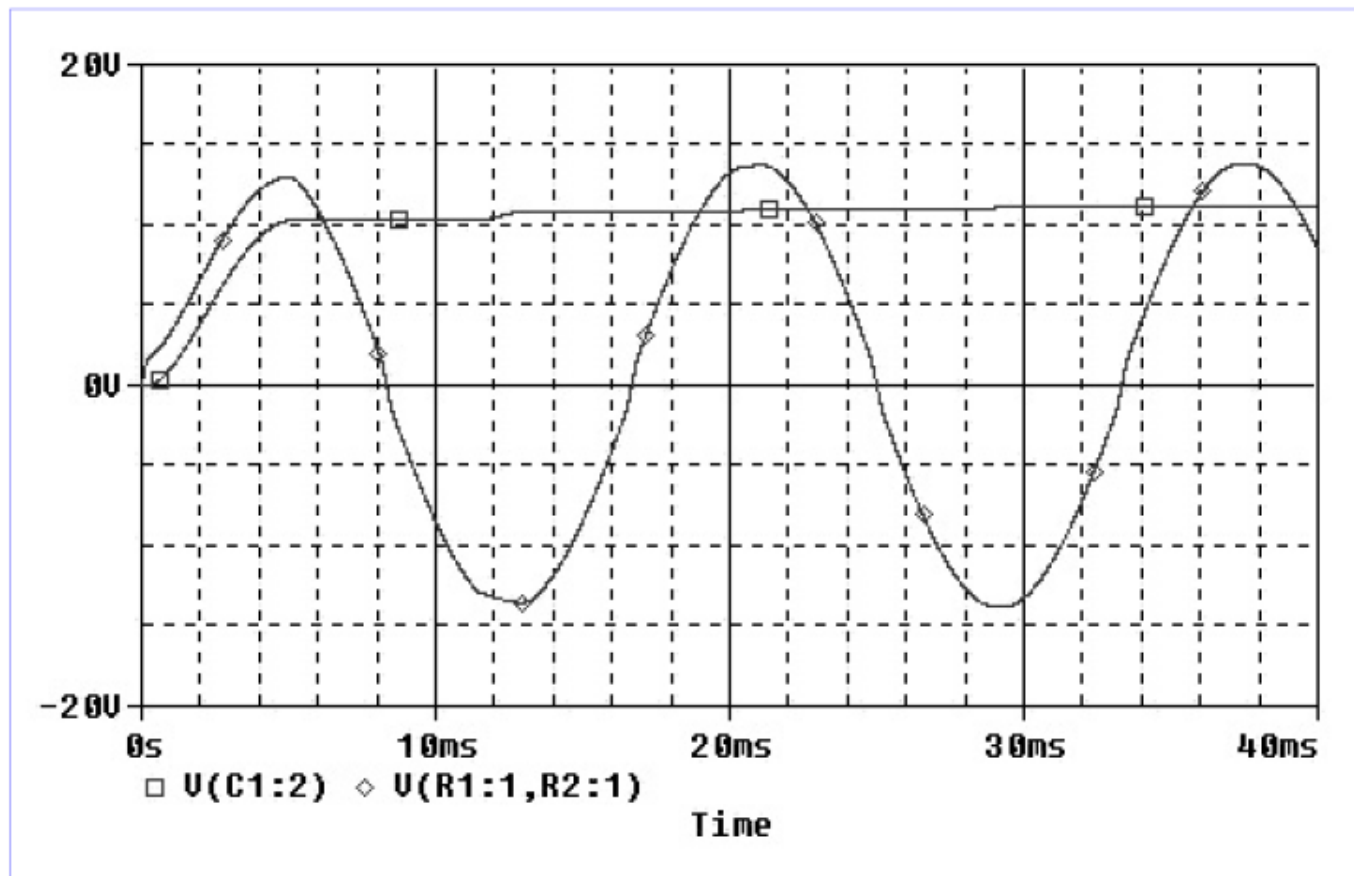
전파정류, 평활회로

실험회로 I



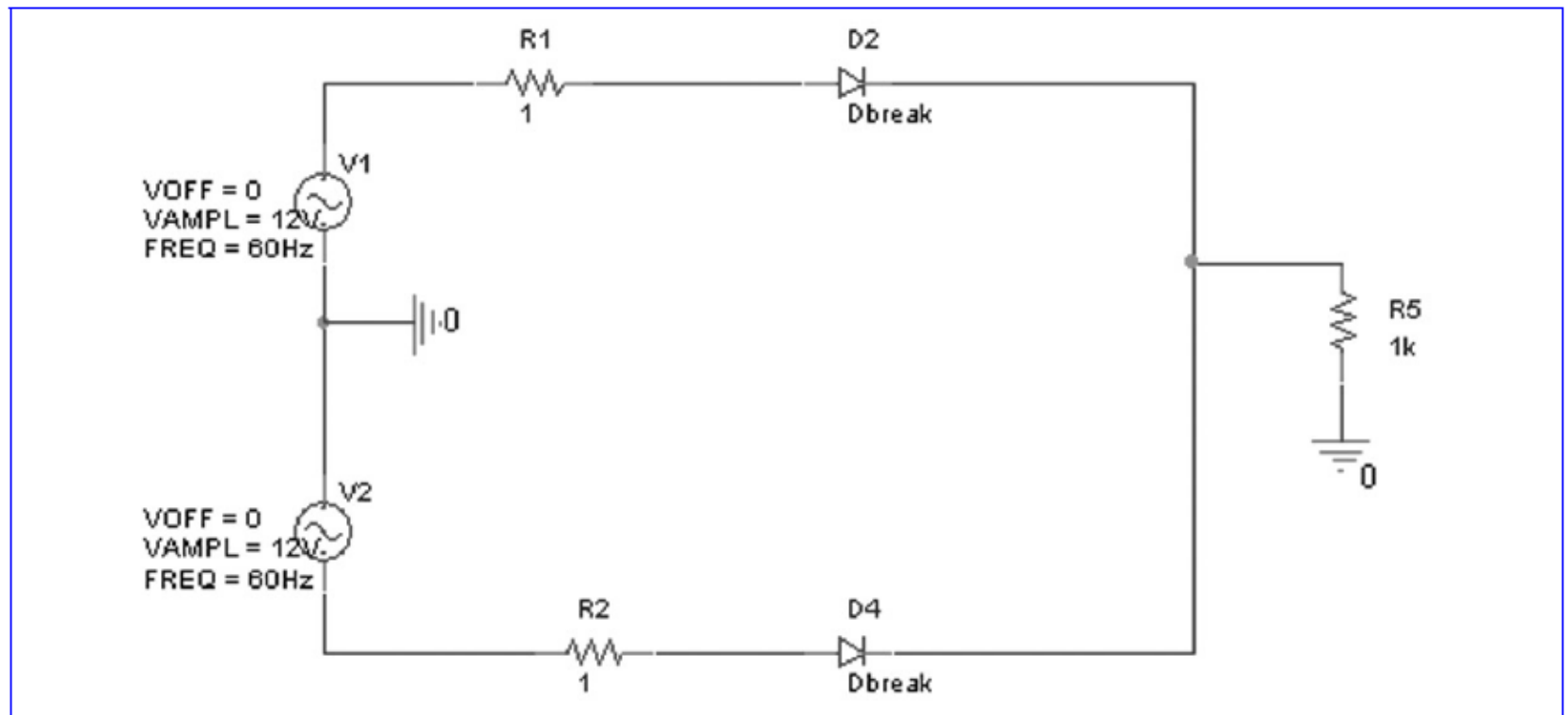
전파정류, 평활회로

■ 시뮬레이션 결과



전파정류, 평활회로

실험회로 II



전파정류, 평활회로

■ 시뮬레이션 결과

