

Chapter 12

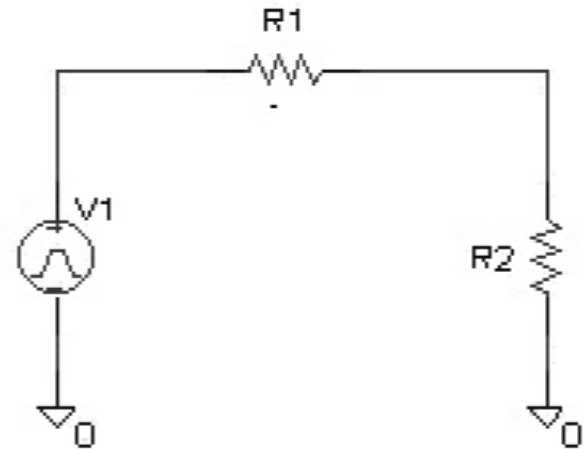
R, L, C 기본회로

12.2 저항 분할회로

저항 분할회로

저항과 저항이 직렬구성한 회로로서 저항 R1과 R2의 분배비에 의해 신호원 V1이 분압되는 회로로서 VOLTAGE DIVIDER로 작용한다.

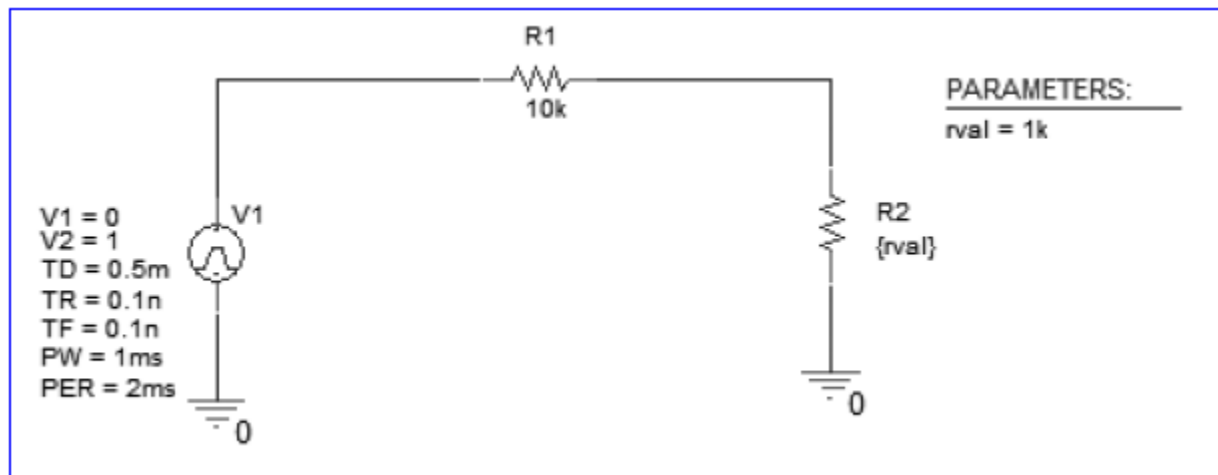
$$V_{out} = V1 \times \frac{R2}{R1 + R2}$$



12.2 저항 분할회로

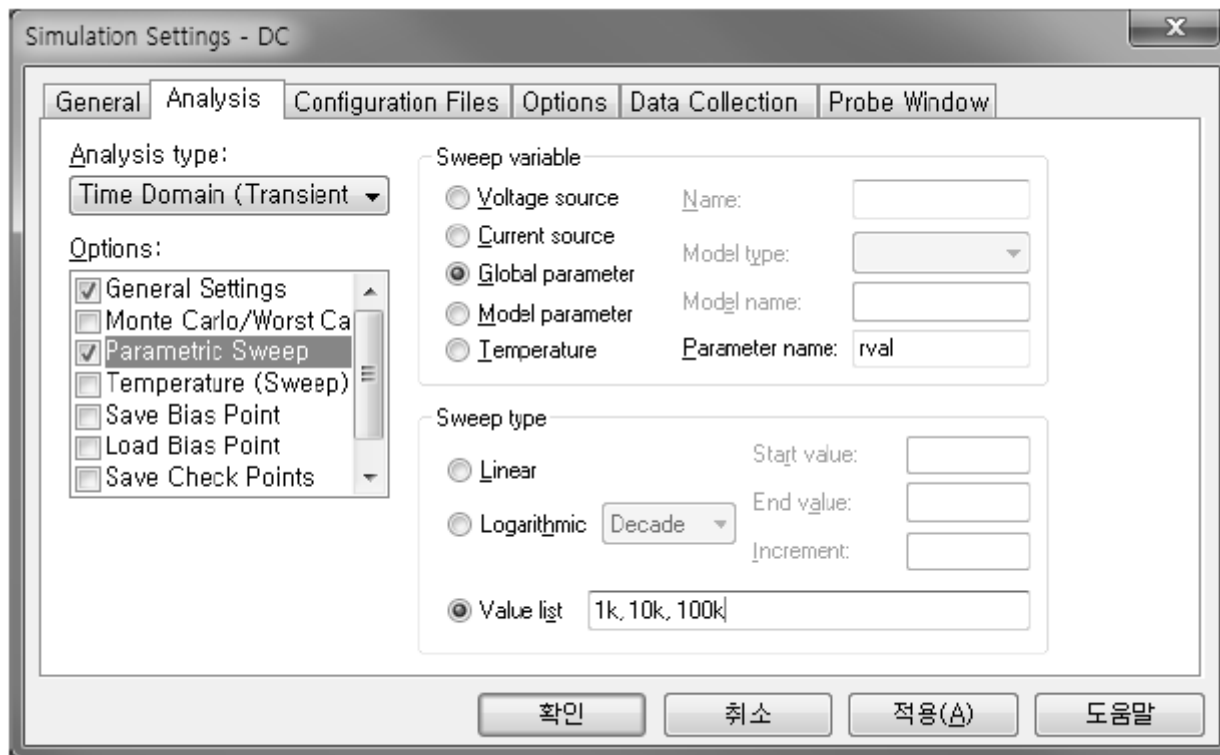
12.2.2 실험회로

■ 회로개요



12.2 저항 분할회로

■ 시뮬레이션 조건



12.2 저항 분할회로

■ 시뮬레이션 결과

