

## 1 Lezione del 05-12-24

### 1.1 Vista funzionale delle interfacce seriali

L'interfaccia seriale è effettivamente un'interfaccia di ingresso uscita con handshake, dove ingressi e uscite sono i bit  $t_{xa}$  di trasmissione e  $r_{xa}$  di ricezione. In particolare, questi sono gestiti rispettivamente da due sottointerfacce dette **ricevitore** e **trasmettitore**, sincronizzati da un **generatore di segnali di sincronizzazione** e interfacciati con una sottointerfaccia di gestione attraverso handshake  $_{dav}$  -  $_{rfd}$ . Nell'handshake lato sottointerfaccia di gestione, il **ricevitore** è *produttore* e il **trasmettitore** è il *ricevitore*, cioè il ricevitore *restituisce* i dati ricevuti e il trasmettitore *prende* i dati da trasmettere. Lato processore si hanno comunque 8 bit di uscita, cioè un byte, e il bit di indirizzo che discrimina fra porte di ingresso / uscita (cioè fra ricevitore e trasmettitore).

descrizione di entrambi